

Se precisa Ingeniero en Telecomunicaciones, Electrónico o Industrial con 2 años de experiencia en Lenguaje VHDL, desempeñando el rol de desarrollador FW.

El profesional se integrará en departamento de I+D de 4fores, trabajando en el desarrollo de soluciones innovadoras para instalaciones de generación de Energías Renovables.

Funciones

- Diseño de arquitectura FW, desarrollo y validación de prototipos.
- Implementación de sistemas de control en FPGAs de Xilinx o Altera (preferible FPGAs modernas: Max 10 / Cyclone V / Spartan)
- Integración de FPGA con GUI

Se requiere:

- Experiencia con herramientas de diseño de FPGAs (ModelSim, Quartus, SignalTap ...)
- Experiencia con varios dominios de reloj y alta frecuencia en diseños con FPGAs
- Experiencia con procesado de señal en FPGA
- Experiencia en implementación de sistemas de control en FPGA
- Experiencia en C/C++ y microcontroladores embebidos
- Experiencia con comunicaciones (Ethernet, PCIe, RS485, Modbus...)

Valorable:

- Valorable que tenga experiencia en HW (diseño de esquemáticos, ruteado de PCB...)
- Valorable experiencia en simulación eléctrico-electrónica (PSCAD/PSIM)
- Valorable experiencia en validación de prototipos conforme a normativa EMC/EMI
- Valorable experiencia en desarrollo de sistemas de electrónica de potencia

Se ofrece:

- Horario flexible
- Incorporación inmediata a empresa en constante crecimiento, con un equipo joven y dinámico
- Formación a cargo de la empresa