

Seminarios MUISE 2020

mar 26 de may de 2020

3:30pm - 7pm

Seminario SIE (Parte 1): Ingeniero Electrónico: habilidades para la empleabilidad y su papel en la empresa

Calendario: Seminarios MUISE 2020

Creado por: Gabriel Garcera

Descripción:

NOTA: Esta es la primera parte del seminario organizado por el SIE (Servicio Integrado de Empleo de la UPV), titulado Ingeniero Electrónico: habilidades para la empleabilidad y su papel en la empresa. El coste total del seminario es de 5 €, lo que permitirá a los alumnos la obtención del correspondiente certificado de aprovechamiento. Para obtener el certificado de aprovechamiento será necesaria la asistencia a las 2 sesiones y la realización de la tarea establecida en Poliformat. **Objetivo General:** Facilitar la integración en el mercado laboral de los alumnos a través de la adquisición de las habilidades más demandadas por el entorno empresarial. **Objetivos Específicos:** Conocer el papel del ingeniero electrónico en una empresa. Conocer los procesos de selección de las empresas. Conocer las habilidades demandadas en el mercado de trabajo. **Contenidos:** Primera sesión (26-05-2020): **Conferenciantes:** Nuria Garcia Serra, Licenciada en psicología. Puesto: Técnico de empleo SIE-UPV. 15:30h a 17:25h. Marta Naval Moral, Licenciada en psicología. Puesto: Responsable de RRHH en DAS Photonics. 17:30h a 19:00h. **Mercado de trabajo:** perfiles demandados, intermediarios. **Herramientas de búsqueda de empleo:** Curriculum y redes sociales. **Cómo preparar los procesos de selección:** dinámicas y entrevista.

lun 1 de jun de 2020

3pm - 8pm Seminario MUISE Metodología de diseños de alta velocidad en FPGA

Calendario: Seminarios MUISE 2020

Creado por: marcos.martinez.peiro@gmail.com

Descripción:

TÍTULO: Metodología de diseños de alta velocidad en FPGA **CONFERENCIANTE:** Sergio Alonso de Santocildes Nebreda: Sergio Alonso es un profesional egresado del Master MUISE que cuenta con amplia experiencia en empresas internacionales de diseño digital con sede en España, su punto de vista técnico y personal del sector es de sumo interés para los alumnos que deseen focalizar su futuro empleo en el área de sistemas digitales. En concreto Sergio Alonso ha trabajado en la empresa estadounidense Marvell Semiconductores (actual MaxLinear), en el diseño de modelos de distorsión del ASIC para Power Line Communications; ha sido Ingeniero de FPGAs en Indra, participando en el desarrollo de los sistemas de radar en la fragata F-110.; asimismo ha sido Ingeniero de FPGAs en Das Photonics, trabajando en el equipo de diseño e implementación de diferentes productos de guerra electrónica como el C-ESM y R-ESM. **DURACION:** 5H **RESUMEN:** Se mostrarán diferentes técnicas para abordar diseños de alta velocidad en FPGA. - Static Timing Analysis (STA). Qué es y cómo tenerlo en cuenta desde el inicio del diseño. - Clock Domain Crossing (CDC). Dónde aparecen y que tipos de CDC nos podemos encontrar. - Circuitos de Sincronización y metaestabilidad. Qué problemas acarrea y cómo solucionarlo. - Ejemplo de uso de la herramienta de Vivado para Timing constraints, visualización y corrección de errores. - Caso práctico sobre la teoría desarrollada. **REQUISITOS DE SOFTWARE PARA EL CASO PRÁCTICO:** Es interesante para realización del caso práctico que los alumnos se instalen en sus PCs la versión gratuita de Vivado 2018.3 para diseños con FPGA de XILINX (www.xilinx.com).

Seminarios MUISE 2020

mar 2 de jun de 2020

3pm - 5pm

Seminario MUISE: AMS AustriaMicroSystems, Diseño de Circuitos Integrados en la Empresa.

Calendario: Seminarios MUISE 2020

Creado por: marcos.martinez.peiro@gmail.com

Descripción:

TITULO Diseño de Circuitos Integrados: la experiencia en una empresa internacional de la industria microelectrónica.
CONFERENCIANTE Rafael Serrano-Gotarredona
EMPRESA Austria MicroSystems (AMS)
About amsams is a global leader in the design and manufacture of advanced sensor solutions. Our mission is to shape the world with sensor solutions by providing a seamless interface between humans and technology. ams' high-performance sensor solutions drive applications requiring small form factor, low power, highest sensitivity and multi-sensor integration. Products include sensor solutions, sensor ICs, interfaces and related software for consumer, communications, industrial, medical, and automotive markets. With headquarters in Austria, ams employs about 9,000 people globally and serves more than 8,000 customers worldwide. ams is listed on the SIX Swiss Exchange (ticker symbol: AMS). More information about ams can be found at <https://ams.com>
DURACION: 2h
TEMARIO Es difícil para la Universidad contar experiencias reales de trabajo en sectores tan complejos y competitivos como la microelectrónica. Afortunadamente empresas como AMS pueden mostrar al futuro egresado en qué trabajará, cómo será su entorno de trabajo y qué productividad aportará en el sector de diseño de IC. El Máster MUISE ofrece con esta serie de seminarios la experiencia de una empresa dedicada al diseño de IC como core business. Se abordarán las cuestiones relativas al ciclo de vida del diseño de un Circuito Integrado (IC) de señal mixto. Se detallarán aspectos teórico-prácticos del diseño de IC, focalizando en:
- Etapas en el proyecto de diseño de un IC,
- Equipo de trabajo: qué personas intervienen y cuál es la tarea asignada a cada uno.
- Experiencias de diseño reales de AMS. De esta forma el alumno puede enfocar su futuro profesional en el diseño de Circuitos Integrados, modulando su CV para adaptarlo a los requerimientos de las empresas de la industria microelectrónica a nivel internacional.

3pm - 8pm

Seminario: Sistemas de potencia espaciales (1). Sistemas electrónicos de potencia en un entorno hostil

Calendario: Seminarios MUISE 2020

Creado por: Gabriel Garcera

Descripción:

Conferenciante: Esteban Sanchis Kilders. Es Catedrático de Universidad del Depto. de Ingeniería Electrónica de la Universidad de Valencia. Su línea de investigación es la electrónica de potencia y tienen una amplia experiencia en sistemas de potencia aeroespaciales, siendo responsable de la fuente de alimentación del experimento PHI que va a volar a bordo del satélite Solar Orbiter. Además, realizó una estancia de dos años en el centro tecnológico de la Agencia Espacial Europea (ESA). En la actualidad aún mantiene una estrecha relación profesional con la ESA. El seminario pretende introducir al alumno en el mundo de la electrónica de potencia espacial, que se caracteriza por estar diseñada para enfrentarse a un medio muy hostil y tener una fiabilidad extrema. Se describirán a su vez las diferentes arquitecturas de buses utilizados en la actualidad con sus bloques más importantes. Finalmente se realizará un ejercicio práctico simulado de un bus regulado.
Temas a tratar son:
1. Introducción
2. Sistemas de potencia espaciales
3. Subsistemas generadores de energía
4. Sistemas de potencia no regulados
5. Sistemas de potencia regulados
6. Fiabilidad de los sistemas de potencia
El seminario se impartirá en modo remoto con la herramienta de videoconferencia TEAMS en la fecha prevista (seminarios síncrono).

Seminarios MUISE 2020

mié 3 de jun de 2020

3pm - 8pm

SEMINARIO Analog Devices I: Introduction to semiconductors. Example of chips in ADI

Calendario: Seminarios MUISE 2020

Creado por: Gabriel Garcera

Descripción:

TÍTULO Introduction to semiconductors. Example of chips in ADI **EMPRESA** Analog Devices **DURACIÓN:** 10h **EVENING 1 (1st session), Introduction & Digital Verification-** A brief history of the semiconductor industry. Duration: 1 hour- Presenter: Adam Glibbery **Biography:** Adam Glibbery has been working for Analog Devices for 17 years as an Analog IC designer working mainly on precision signal chain components. He has a strange obsession with motor drives and once had breakfast with Barry Gilbert.- Steps to make a successful chip. Duration: 2 hours- Presenter: Miguel Usacho **Biography:** Miguel Usach Merino is a staff applications engineer in the Linear and Precision Technology Group in Valencia, Spain. He received his degree in electronic engineering from the Universitat de Valencia back in 2008. He currently holds a postgrad in Programa Superior de Marketing, and a master degree in Data Science.- Digital Verification. Duration: 2 hours- Presenter: Ruben Sanchez **Biography:** Rubén Sánchez graduated in Electronic Systems Engineering at Universitat Politècnica de Catalunya (UPC) in 2015 and studied Telecommunication engineering master's degree and electronic systems master's degree at Universitat Politècnica de València (UPV). After an internship in the Institut d'Estudis Espacials de Catalunya (IEEC) and working as a researcher in the Wave Phenomena Group at UPV, he joined ADI in July 2017 in the CSPT group as Digital Verification engineer. **Evening 2 (Tomorrow): Applications - Healthcare & Cap Touch- Vital Sign Monitoring applications.** Duration: 2 hours- Presenter: Jose Carlos Conchello **Biography:** José Carlos Conchello is a product applications engineer in the Medical Products Group, based in Valencia, Spain. He focuses on bio-impedance applications and he is in charge of the hardware designs. José Carlos Conchello joined ADI in 2011. He received BS and MS degrees in electrical engineering and an MS degree in Bio-Medical engineering from Valencia University, Spain, in 2007, 2010, and 2017.- ECG, SPO2. Duration: 1 hour 30 minutes- Presenter: Roberto Muñoz **Biography:** Roberto Muñoz holds a Master's Degree in Telecommunications (Electronics intensification) from the Polytechnic University of Valencia, Spain. Roberto Muñoz joined Analog Devices in the year 2000 where he has held several roles: 5 years as a Probe/Test Engineer, 4 years as a Design Evaluation Engineer and 10 years working as an Applications Engineer in the Healthcare Business- Cap Touch. Duration: 1 hour 30 minutes- Presenter: Enrique Company Bosch **Biography:** Enrique Company-Bosch received a BE degree in electronic engineering from University Polytechnic of Valencia in 2000. He joined ADI in 2000 and since then have been working on Sigma-Delta ADCs, High Accurate Temperature Sensors, Haptic controllers and Capacitive-to-digital Converters. He is based in Valencia, Spain.

Seminarios MUISE 2020

3pm - 8pm

Seminario: Sistemas de potencia espaciales (2). Sistemas electrónicos de potencia en un entorno hostil

Calendario: Seminarios MUISE 2020

Creado por: Gabriel Garcera

Descripción:

Conferenciante: Esteban Sanchis Kilders. Es Catedrático de Universidad del Depto. de Ingeniería Electrónica de la Universidad de Valencia. Su línea de investigación es la electrónica de potencia y tienen una amplia experiencia en sistemas de potencia aeroespaciales, siendo responsable de la fuente de alimentación del experimento PHI que va a volar a bordo del satélite Solar Orbiter. Además, realizó una estancia de dos años en el centro tecnológico de la Agencia Espacial Europea (ESA). En la actualidad aún mantiene una estrecha relación profesional con la ESA. El seminario pretende introducir al alumno en el mundo de la electrónica de potencia espacial, que se caracteriza por estar diseñada para enfrentarse a un medio muy hostil y tener una fiabilidad extrema. Se describirán a su vez las diferentes arquitecturas de buses utilizados en la actualidad con sus bloques más importantes. Finalmente se realizará un ejercicio práctico simulado de un bus regulado. Los temas a tratar son: 1. Introducción 2. Sistemas de potencia espaciales 3. Subsistemas generadores de energía 4. Sistemas de potencia no regulados 5. Sistemas de potencia regulados 6. Fiabilidad de los sistemas de potencia. El seminario se impartirá en modo remoto con la herramienta de videoconferencia TEAMS en la fecha prevista (seminarios síncrono).

jue 4 de jun de 2020

3pm - 8pm

SEMINARIO Analog Devices I: Introduction to semiconductors. Example of chips in ADI

Calendario: Seminarios MUISE 2020

Creado por: marcos.martinez.peiro@gmail.com

Descripción:

TÍTULO: Introduction to semiconductors. Example of chips in ADI
EMPRESA: Analog Devices
DURACIÓN: 10h (segunda sesión)
Evening 2: Applications – Healthcare & Cap Touch- Vital Sign Monitoring applications. Duration: 2 hours- Presenter: Jose Carlos Conchello
Biography: José Carlos Conchello is a product applications engineer in the Medical Products Group, based in Valencia, Spain. He focuses on bio-impedance applications and he is in charge of the hardware designs. José Carlos Conchello joined ADI in 2011. He received BS and MS degrees in electrical engineering and an MS degree in Bio-Medical engineering from Valencia University, Spain, in 2007, 2010, and 2017.- ECG, SPO2. Duration: 1 hour 30 minutes- Presenter: Roberto Muñoz
Biography: Roberto Muñoz holds a Master's Degree in Telecommunications (Electronics intensification) from the Polytechnic University of Valencia, Spain. Roberto Muñoz joined Analog Devices in year 2000 where he has held several roles: 5 years as a Probe/Test Engineer, 4 years as a Design Evaluation Engineer and 10 years working as an Applications Engineer in the Healthcare Business- Cap Touch. Duration: 1 hour 30 minutes- Presenter: Enrique Company Bosch
Biography: Enrique Company Bosch received a BE degree in electronic engineering from University Polytechnic of Valencia in 2000. He joined ADI in 2000 and since then have been working on Sigma-Delta ADCs, High Accurate Temperature Sensors, Haptic controllers and Capacitive-to-digital Converters. He is based in Valencia, Spain.

Seminarios MUISE 2020

3pm - 8pm Seminario Sistemas de Alimentación Ininterrumpida. Parte 1

Calendario: Seminarios MUISE 2020

Creado por: Gabriel Garcera

Descripción:

Conferenciante: Prof. José Luis García de Vicuña. El profesor José Luis García de Vicuña es Catedrático de Universidad y responsable del grupo de investigación de Sistemas Electrónicos de Potencia y Control de la Universidad Politécnica de Cataluña. Sus trabajos de investigación están orientados hacia el control no lineal de convertidores de potencia y en el modelado y control de microrredes eléctricas. Imparte materias relacionadas con el modelado y control de convertidores y sistemas de la Electrónica de Potencia. En el seminario revisará las topologías de potencia más utilizadas en sistemas de alimentación ininterrumpida, sus características principales y los fundamentos de control, incluyendo una aproximación al control de este tipo de sistemas desde la perspectiva del control no lineal. 1.- Topologías de potencia en sistemas de alimentación ininterrumpida 2.- Control convencional de sistemas de alimentación ininterrumpida 3.- Control no lineal de sistemas de alimentación ininterrumpida 4.- Estudio comparativo de sistemas de alimentación ininterrumpida entre técnicas convencionales y no lineales. El seminario se impartirá en modo remoto con la herramienta de videoconferencia TEAMS en la fecha prevista (seminarios síncrono).

vie 5 de jun de 2020

3pm - 8pm SEMINARIO Analog Devices II: ANALOG AND DIGITAL IC DESIGN

Calendario: Seminarios MUISE 2020

Creado por: marcos.martinez.peiro@gmail.com

Descripción:

TITULO ANALOG AND DIGITAL IC DESIGN EMPRESA Analog Devices DURACIÓN: 10h
Evening 3 (1st session): Integrated Circuit Design- Digital Design. Duration: 2 hour 30 minutes-
Presenter: Lucas Valentino Biography: Lucas Valentin joined Analog Devices in 2006 after receiving an MSc degree in Telecommunications Engineering from Universitat Politècnica de Valencia. He initially worked in the design of low power RF transceivers with the RF group in Cork (Ireland). Then in 2007 he transferred to Valencia where he worked on the design of high speed HDMI receivers and transceivers in the Digital Video Products group. Today Lucas is a digital designer in the Infotainment Processing & Connectivity group where he is involved in the design of automotive high speed video link parts. - Analog Design. Trade Off in analog design. Noise in electronic devices Duration: 2 hour 30 minutes Presenters: Pepe Tejada, Jesus Bonache and Santiago Iriarte Biography: Jose Tejada Gomez received a BE degree in telecommunications engineering from UPV in 2000. He joined ADI in 2000 working in the design of high speed laser diode drivers and HDMI equalizers. He moved to Texas Instruments Japan in 2004 where he worked in CMOS image sensors. Back in ADI since 2009 he has worked in ultra low power micro converters and high voltage drivers. He is the inventor of more than 10 patents. Evening 4 (next session): Integrated Circuit Design- Converters (DACs and ADCs). Duration: 2 hours- Presenter: Ramon Tortosa Biography: Ingeniero en Electrónica por la Universidad de Valencia. Doctorado en Microelectrónica por la Universidad de Sevilla, tesis sobre convertidores Sigma-Delta de Tiempo Continuo. IC Design Engineer en Motorola, Irlanda. Diseño analógico de filtros de banda base, PLLs y Osciladores en ICs transmisores/receptores de telefonía móvil. IC Design Engineer en Analog Devices, diseño analógico en ICs para aplicaciones de interfaces capacitivas · Analog Design. Power Management for Integrated Circuits. Duration: 2 hours Presenters: Pepe Tejada, Jesus Bonache and Santiago Iriarte- IC Layout. Duration: 1 hour- Presenter: Juan Carlos Perez- Biography: Juan Carlos works in ADI since 2007 as layout engineer for the consumer organization.

Seminarios MUISE 2020

3pm - 8pm Seminario Sistemas de Alimentación Ininterrumpida. Parte 2

Calendario: Seminarios MUISE 2020

Creado por: Gabriel Garcera

Descripción:

Conferenciante: Prof. José Luis García de Vicuña. El profesor José Luis García de Vicuña es Catedrático de Universidad y responsable del grupo de investigación de Sistemas Electrónicos de Potencia y Control de la Universidad Politécnica de Cataluña. Sus trabajos de investigación están orientados hacia el control no lineal de convertidores de potencia y en el modelado y control de microrredes eléctricas. Imparte materias relacionadas con el modelado y control de convertidores y sistemas de la Electrónica de Potencia. En el seminario revisará las topologías de potencia más utilizadas en sistemas de alimentación ininterrumpida, sus características principales y los fundamentos de control, incluyendo una aproximación al control de este tipo de sistemas desde la perspectiva del control no lineal. 1.- Topologías de potencia en sistemas de alimentación ininterrumpida 2.- Control convencional de sistemas de alimentación ininterrumpida 3.- Control no lineal de sistemas de alimentación ininterrumpida 4.- Estudio comparativo de sistemas de alimentación ininterrumpida entre técnicas convencionales y no lineales. El seminario se impartirá en modo remoto con la herramienta de videoconferencia TEAMS en la fecha prevista (seminarios síncrono).

lun 8 de jun de 2020

3pm - 8pm SEMINARIO Analog Devices II: ANALOG AND DIGITAL IC DESIGN

Calendario: Seminarios MUISE 2020

Creado por: Gabriel Garcera

Descripción:

TITULO: ANALOG AND DIGITAL IC DESIGN EMPRESA: ANALOG DEVICES DURACION: 10h Evening 4 (2nd session): Integrated Circuit Design- Converters (DACs and ADCs). Duration: 2 hours- Presenter: Ramon Tortosa Biography: Ingeniero en Electrónica por la Universidad de Valencia. Doctorado en Microelectrónica por la Universidad de Sevilla, tesis sobre convertidores Sigma-Delta de Tiempo Continuo. IC Design Engineer en Motorola, Irlanda. Diseño analógico de filtros de banda base, PLLs y Osciladores en ICs transmisores/receptores de telefonía móvil. IC Design Engineer en Analog Devices, diseño analógico en ICs para aplicaciones de interfaces capacitivas. Analog Design. Power Management for Integrated Circuits. Duration: 2 hours o Presenters: Pepe Tejada, Jesus Bonache and Santiago Iriarte- IC Layout. Duration: 1 hour- Presenter: Juan Carlos Perez- Biography: Juan Carlos works in ADI since 2007 as layout engineer for the consumer organization.

3pm - 8pm

SEMINARIO POWER ELECTRONICS: "Electrónica y energía: Inversores solares y cargadores para vehículo eléctrico"

Calendario: Seminarios MUISE 2020

Creado por: Gabriel Garcera

Descripción:

Conferenciante: Consuelo Gómez-Zarzuela Quel, Ingeniero Industrial. He trabajado en el sector energético en auditorías energéticas durante un año. Actualmente forma parte del departamento Universidad Corporativa de Power Electronics, puesto que ocupó desde hace año y medio. Además, está en proceso de finalizar sus estudios de doctorado en el programa de Ingeniería y Producción Industrial de la UPV. - Contenido:- Introducción Power Electronics- Fundamentos electrónicos aplicados a los productos de Power Electronics- Inversores solares- Inversores de baterías- Cargadores para vehículos eléctricos. El seminario se impartirá en modo remoto con la herramienta de videoconferencia TEAMS en la fecha prevista (seminarios síncrono).

Seminarios MUISE 2020

mar 9 de jun de 2020

3:30pm - 7pm

SEMINARIO SIE (Parte 2) - Ingeniero Electrónico: habilidades para la empleabilidad y su papel en la empresa . CELESTICA & DAS Photonics

Calendario: Seminarios MUISE 2020

Creado por: Gabriel Garcera

Descripción:

NOTA: Esta es la segunda parte del seminario organizado por el SIE(Servicio Integrado de Empleo de la UPV), titulado Ingeniero Electrónico: habilidades para la empleabilidad y su papel en la empresa. El coste total del seminario es de 5 €, lo que permitirá a los alumnos la obtención del correspondiente certificado de aprovechamiento. Para obtener el certificado de aprovechamiento será necesaria la asistencia a las 2 sesiones y la realización de la tarea establecida en Poliformat.1) Celestica (15:30h a 17:15h) "Procesos de selección" Conferenciante: Olga Ortega. Diplomada Relaciones laborales. Puesto: Responsable de selección Celestica. "Proceso de fabricación y elementos a tener en cuenta en el diseño electrónico" Conferenciante: Pedro Hernández. Ing. Teleco . Director del depto. de Ingeniería de Diseño en Celestica.2) DAS Photonics (17:30h a 19:00h) "Integración de componentes y circuitos electrónicos en dispositivos fotónicos" Conferenciante: Jorge Fe. Ingeniero Superior en Electrónica. Responsable de Desarrollo de FPGA en DAS Photonics[1] ¿Qué es la fotónica?[2] Surgimiento[3] Ventajas de utilizar la fotónica.[4] Áreas de aplicación de la fotónica (Espacio, Comunicaciones, Defensa, Salud, electrónica de consumo) .[5] Desarrollo A. Circuitos integrados fotónicos (PICs de sus siglas en inglés). B. Computación fotónica. C. Sistema de imagen fotónica. [6] Productos [7] Productos que desarrolla DAS

mié 10 de jun de 2020

3pm - 8pm

SEMINARIO Analog Devices III: Example of chips in ADI & MEASUREMENTS

Calendario: Seminarios MUISE 2020

Creado por: Gabriel Garcera

Descripción:

TITLE Example of chips in ADI & MEASUREMENTS COMPANY Analog Devices
DURATION: 10h Evening 5 (1st Session): Applications – ToF, Radar automotive and IoT- Time Of Flight. Duration: 1 hour 30 minutes- Presenter: Antonio Salcedo Biography: Antonio Salcedo received a BE in Telecommunications Engineering from UPV, Spain, in 2015. He joined Analog Devices in October 2012 as a design evaluation engineer in the RF team, where he worked in the evaluation of PLLs, VCO and mixers. At present, he works in the AIS team as a product application engineer in ToF applications.- Radar in automotive. Duration: 1 hour 30 minutes- Presenter: David Balaguero Biography: David Balaguero is an Electric and Electronic engineer from the ETSIT, The Polytechnic University of Valencia, with more than 15 years of experience in the semiconductor industry. He started developing Analog ICs for GNSS transceivers, and since he joined ADI in 2016, David works as IC design engineer in deeply-scaled sub-micron technologies for Automotive Radar products.- Internet of Things. Duration: 2 hours- Presenter: Wayne Palmer- Biography: Wayne Palmer received a BSEE/ASEE degrees in electronic engineering and Computer Science from Northeastern University Boston. 18 years new Product Design and Development at Polaroid Corp Cambridge Mass and 23 years similar experience at Analog Devices mainly in the consumer market. He is based in Valencia, Spain for 15 years.
Evening 6 (2nd session): Measurements- Duration: 5 hours- Presenters: Pedro Tomas, Francisco Sevilla, Alvaro Yebenes, David Martinez and Juan Francisco Valero· Biography: Pedro Tomas received his degree in Telecommunications Engineering from Polytechnic University of Valencia, Spain, in 2008. He joined Analog Devices in August 2008 as part of the Design Evaluation team in the Temperature Sensing Products (TSP) group, where he worked in the evaluation of temperature sensors. Nowadays, he works in the Consumer Sensing and Processing Technology (CSPT) group, evaluating controllers for capacitive touch screens and ultrasound fingerprint applications.· Topics: o Introduction to the Measurement teams in ADI o Low power measurements and practical considerations o Measurement techniques for DACs and ADCs o System level testing: EMC and robustness measurements o Testing real-life systems

Seminarios MUISE 2020

jue 11 de jun de 2020

3pm - 8pm

SEMINARIO Analog Devices III: Example of chips in ADI & MEASUREMENTS

Calendario: Seminarios MUISE 2020

Creado por: Gabriel Garcera

Descripción:

TITULO Example of chips in ADI & MEASUREMENTS COMPANY Analog Devices

DURATION: 10h Evening 6 (2nd session): Measurements- Duration: 5 hours- Presenters: Pedro Tomas, Francisco Sevilla, Alvaro Yebenes, David Martinez and Juan Francisco Valero · Biography: Pedro Tomas received his degree in Telecommunications Engineering from Polytechnic University of Valencia, Spain, in 2008. He joined Analog Devices in August 2008 as part of the Design Evaluation team in the Temperature Sensing Products (TSP) group, where he worked in the evaluation of temperature sensors. Nowadays, he works in the Consumer Sensing and Processing Technology (CSPT) group, evaluating controllers for capacitive touch screens and ultrasound fingerprint applications. · Topics: o Introduction to the Measurement teams in ADI o Low power measurements and practical considerations o Measurement techniques for DACs and ADCs o System level testing: EMC and robustness measurements o Testing real-life systems

vie 12 de jun de 2020

3pm - 8pm

Seminario MUISE: BTESA, Diseño de moduladores digitales de TV sobre FPGAs

Calendario: Seminarios MUISE 2020

Creado por: Gabriel Garcera

Descripción:

TITULO Diseño de moduladores digitales de TV sobre FPGAs CONFERENCIANTE:

Javier Cervera Gómez EMPRESA: BTESA BTESA es una empresa española con sede en Madrid y presencia en todo el mundo que se dedica desde hace más de 25 años a la fabricación de transmisores de TV y a proyectos llave en mano para redes de difusión. Fabricamos desde las fuentes de alimentación (con PFC mediante control digital en FPGAs) hasta los amplificadores de potencia, pasando por el núcleo del transmisor que es el modulador multinorma implementado sobre una FPGA con hardware propio. En este seminario se explicará cuáles son los pasos para diseñar un modulador de TV sobre una FPGA. Javier Cervera ha sido alumno del MUISE y actualmente es responsable de proyectos en BETESA, actuando asimismo como headhunter de estudiantes del área de sistemas digitales. BETESA cuenta con varios egresados del MUISE entre sus ingenieros de diseño digital. DURACIÓN: 4h

lun 15 de jun de 2020

3pm - 8pm

SEMINARIO Versa Design: Buenas prácticas y métodos de programación en C de firmware en sistemas embebidos

Calendario: Seminarios MUISE 2020

Creado por: Gabriel Garcera

Descripción:

Conferenciante: Juan Ramón Vadillo. Director de I+D Empresa: VERSA Design

Resumen de contenidos: 1) Uso en el día a día de sistemas operativos en tiempo real, particularmente en lo referente a interacción con el hardware (semáforos, áreas de memoria compartida) y el uso de la memoria dinámica. Por qué el malloc debe ser desterrado en los sistemas RTOS. 2) Actualización de firmware: como se implementa un bootloader y por qué es tan importante. 3) El uso del watchdog en sistemas que deben funcionar de forma segura en condiciones desfavorables de trabajo. 4) Técnicas de optimización del código para mejorar su eficiencia y tamaño, especialmente teniendo en cuenta el funcionamiento del compilador. 5) Las 20 reglas del buen programador: como se debe escribir el código para que otros lo entiendan. Como hacer un código robusto. El tratamiento de errores. Qué es una prueba unitaria. El seminario se impartirá en modo remoto con la herramienta de videoconferencia TEAMS en la fecha prevista (seminarios síncrono).

Seminarios MUISE 2020

mar 23 de jun de 2020

3pm - 8pm

SEMINARIO: KERAJET, Metodologías, herramientas y verificación en FPGA en la Empresa.

Calendario: Seminarios MUISE 2020

Creado por: marcos.martinez.peiro@gmail.com

Descripción:

TÍTULO: Metodologías, herramientas y verificación en FPGA en la Empresa.

CONFERENCIANTE: Ismael Pérez DURACIÓN: 5h Ismael Pérez es titulado del Máster MUISE y ha desarrollado su carrera profesional en empresas dedicadas al diseño de Sistemas Digitales en el entorno de la Comunidad Valenciana, siendo un referente para los futuros egresados que deseen iniciar su carrera profesional en nuestro entorno geográfico. Ismael ha sido Ingeniero de FPGA en DAS Photonics desarrollando proyectos de guerra electrónica y participando en el desarrollo de sistemas de integración continua para FPGA. Es desarrollador del IDE open source TerosHDL <https://www.terostech.com/>. En la actualidad trabaja en la empresa KERAjet como Ingeniero de FPGA TEMARIO: - Presentación de herramientas open source para FPGA.- Herramientas de verificación y entornos de desarrollo.- Analizadores lógicos (ILA, SignalTap)- Arquitecturas de diseños modulares y reutilizables. Buses de comunicaciones e IP cores.- Control de versiones con GIT.- Ejercicios prácticos de los temas anteriores.

jue 25 de jun de 2020

3pm - 8pm

SEMINARIO: MAXLINEAR I. Sintetizadores de frecuencia integrados: principios básicos y aplicaciones.

Calendario: Seminarios MUISE 2020

Creado por: marcos.martinez.peiro@gmail.com

Descripción:

TÍTULO: Sintetizadores de frecuencia integrados: principios básicos y aplicaciones

EMPRESA: MAXLINEAR CONFERENCIANTE: Riccardo Tonietto DURACIÓN: 5h

vie 26 de jun de 2020

3pm - 8pm

SEMINARIOS MUISE: TYRIS AI, Inteligencia Artificial aplicada en procesos industriales

Calendario: Seminarios MUISE 2020

Creado por: marcos.martinez.peiro@gmail.com

Descripción:

Título del seminario: Inteligencia Artificial aplicada en procesos industriales

Duración: 4 horas (2+2) Descripción: Se realizará una revisión de las técnicas más innovadoras de Machine Learning aplicadas a la optimización de procesos industriales y se detallará el proceso de implantación de los sistemas de Inteligencia Artificial y las barreras a superar.

Empresa: Tyrís AI - Inteligencia Artificial para la Industria www.tyris.ai Docentes: David Monzó - CTO Tyrís AI. Ingeniero en Telecomunicaciones y Doctor en Machine Learning. Especialista en desarrollos de analítica avanzada de datos y Visión por Computador con redes neuronales. Ha trabajado en el CMU, iTeam, VisualTools. Desde 2012, David ha fundado varias empresas tecnológicas. Manuel Suárez - CEO Tyrís AI Ingeniero en Informática y Máster en Ingeniería de los computadores. Manuel es especialista en tecnologías de transformación digital en industria, con 10 años de experiencia en sectores como automoción, metal, agua o reciclado. Es profesor de Másteres de Transformación Digital e Industria 4.0 y ha trabajado para empresas como Ford, Mercedes, Seat, o Mercadona.

Seminarios MUISE 2020

lun 29 de jun de 2020

3pm - 8pm

Seminario Convertidores multinivel para aplicaciones de media tensión (FACTs, tracción y energías renovables). Parte 1

Calendario: Seminarios MUISE 2020

Creado por: Gabriel Garcera

Descripción:

Conferenciante: Emilio J. Bueno nació en Madrid en 1972. Recibió los grados de Master y Doctor en Ingeniería Electrónica por la Universidad de Alcalá, en 1999 y 2005. Desde 2019 es Catedrático de Universidad en el Departamento de Electrónica de la Universidad de Alcalá, y miembro del grupo de investigación "Ingeniería Electrónica aplicada a los Sistemas de Energías Renovables (GEISER)". Desde 2010 a 2013 fue Subdirector de la Escuela Politécnica de la Universidad de Alcalá, responsable de los estudios de Ingeniería Industrial. Sus temas de interés son el control lineal de convertidores conectados a la red eléctrica y 'electrical-drives', 'power quality', sistemas de generación distribuida y topologías de convertidores de media tensión. Temario del seminario: - Introducción - Estado de la técnica de los dispositivos electrónicos de alta potencia. - Estado de la técnica de Inversores fuente de tensión de 2 niveles. - Cascaded H-Bridge Multilevel Inverters. - Neutral-Point Multilevel Inverters. o DNPCo ANPCo TNPC- Modular Multilevel Converters. - Aplicaciones de los convertidores multinivel en FACTs, sistemas de tracción y energías renovables. Comparación de las topologías. Bibliografía fundamental Bin Wu, Mehdi Narimani, "High-Power Converters and AC Drives" IEEE Press Wiley. 2017 Organización del seminario El seminario tendrá un contenido teórico y práctico. La parte práctica se realizará mediante simulaciones de Matlab/Simulink y PSIM en modo remoto mediante la herramienta VNCViewer. Los alumnos que no estén dados de alta deben solicitarlo a aggarcera@eln.upv.es. El seminario se impartirá en modo remoto con la herramienta de videoconferencia TEAMS en la fecha prevista (seminario síncrono).

mar 30 de jun de 2020

3pm - 8pm

Seminario Convertidores multinivel para aplicaciones de media tensión (FACTs, tracción y energías renovables). Parte 2

Calendario: Seminarios MUISE 2020

Creado por: Gabriel Garcera

Descripción:

Conferenciante: Emilio J. Bueno nació en Madrid en 1972. Recibió los grados de Master y Doctor en Ingeniería Electrónica por la Universidad de Alcalá, en 1999 y 2005. Desde 2019 es Catedrático de Universidad en el Departamento de Electrónica de la Universidad de Alcalá, y miembro del grupo de investigación "Ingeniería Electrónica aplicada a los Sistemas de Energías Renovables (GEISER)". Desde 2010 a 2013 fue Subdirector de la Escuela Politécnica de la Universidad de Alcalá, responsable de los estudios de Ingeniería Industrial. Sus temas de interés son el control lineal de convertidores conectados a la red eléctrica y 'electrical-drives', 'power quality', sistemas de generación distribuida y topologías de convertidores de media tensión. Temario del seminario: - Introducción - Estado de la técnica de los dispositivos electrónicos de alta potencia. - Estado de la técnica de Inversores fuente de tensión de 2 niveles. - Cascaded H-Bridge Multilevel Inverters. - Neutral-Point Multilevel Inverters. o DNPCo ANPCo TNPC- Modular Multilevel Converters. - Aplicaciones de los convertidores multinivel en FACTs, sistemas de tracción y energías renovables. Comparación de las topologías. Bibliografía fundamental Bin Wu, Mehdi Narimani, "High-Power Converters and AC Drives" IEEE Press Wiley. 2017 Organización del seminario El seminario tendrá un contenido teórico y práctico. La parte práctica se realizará mediante simulaciones de Matlab/Simulink y PSIM en modo remoto mediante la herramienta VNCviewer. Los alumnos que no estén dados de alta deben solicitarlo a aggarcera@eln.upv.es. El seminario se impartirá en modo remoto con la herramienta de videoconferencia TEAMS en la fecha prevista (seminario síncrono).

Seminarios MUISE 2020

jue 2 de jul de 2020

3pm - 8pm

SEMINARIO Versa Design. Buenas prácticas de rutados de PCBs.

Parte 1.

Calendario: Seminarios MUISE 2020

Creado por: Gabriel Garcera

Descripción:

Conferenciante: Juan Ramón García Vadillo. Director de I+D de la empresa VERSA DESIGN
Resumen de contenidos: 1) Introducción básica del ensamblado de circuitos electrónicos: las tres fases: serigrafía, pick&place y horno. 2) Cuestiones básicas: qué es la tecnología SMD y por qué se inventó, qué es un panel y por qué se panean las placas (scoring y fresado), qué es una fiducial y para qué sirve. 3) El plano de masa: por qué hay que ponerlo, por qué hay que coserlo, y por qué hay que hacer un thermal relief en los pads que se conectan. 4) Otras cuestiones de rutado y cableado: par diferencial, rutado con adaptación de impedancia, ... 5) Ejemplo de diseño y rutado de una placa básica. NOTA: Los asistentes al seminario deben haber instalado anteriormente en su ordenador particular una licencia gratuita de estudiante del software Altium Designer en el siguiente enlace: <https://www.altium.com/solutions/academic-programs/student-licenses>

vie 3 de jul de 2020

3pm - 8pm

SEMINARIO Versa Design. Buenas prácticas de rutados de PCBs.

Parte 2.

Calendario: Seminarios MUISE 2020

Creado por: Gabriel Garcera

Descripción:

Conferenciante: Juan Ramón García Vadillo. Director de I+D de la empresa VERSA DESIGN
Resumen de contenidos: 1) Introducción básica del ensamblado de circuitos electrónicos: las tres fases: serigrafía, pick&place y horno. 2) Cuestiones básicas: qué es la tecnología SMD y por qué se inventó, qué es un panel y por qué se panean las placas (scoring y fresado), qué es una fiducial y para qué sirve. 3) El plano de masa: por qué hay que ponerlo, por qué hay que coserlo, y por qué hay que hacer un thermal relief en los pads que se conectan. 4) Otras cuestiones de rutado y cableado: par diferencial, rutado con adaptación de impedancia, ... 5) Ejemplo de diseño y rutado de una placa básica. NOTA: Los asistentes al seminario deben haber instalado anteriormente en su ordenador particular una licencia gratuita de estudiante del software Altium Designer en el siguiente enlace: <https://www.altium.com/solutions/academic-programs/student-licenses>

lun 6 de jul de 2020

3pm - 8pm

Seminario MAHLE ELECTRONICS: Electrónica en el Vehículo Eléctricos MUISE 2020

Calendario: Seminarios MUISE 2020

Creado por: Gabriel Garcera

Descripción:

Conferenciante: Antón Esmoris. Head of Power Electronics in Mahle Electronics
Ingeniero Electrónico por la Universitat de Valencia. Diseñador de HW para aplicaciones de automóvil en la empresa NAGARES SA durante 15 años y en la actualidad ocupa el cargo de jefe de Electrónica de Potencia en MAHLE Electronics. Como diseñador ha trabajado durante años en el desarrollo de módulos de control para ayuda al arranque en frío de motores Diesel, en filtros de potencia y sensores para cargadores en BEV. Como jefe del grupo de Electrónica de Potencia es responsable del desarrollo de cargadores (OBC), convertidores DCDC e inversores de tracción (TI).
Breve índice del seminario: 1) Electrónica de potencia presente en BEV (battery electric vehicle). Componentes principales. 2) Componentes de MAHLE presentes en BEV. 3) Características principales MAHLE OBC (on-board charger). 4) Características principales MAHLE TI (traction Inverter). El seminario se impartirá en modo remoto con la herramienta de videoconferencia TEAMS en la fecha prevista (seminario síncrono).