



UNIVERSITAT
POLITÈCNICA
DE VALÈNCIA

UPV



MÁSTER UNIVERSITARIO EN INGENIERÍA DE SISTEMAS ELECTRÓNICOS

mise



- Introducció
- Web del MUISE
- Seminarios
- Intercambio Académico
- Pràcticas en Empresa
- Trabajo Fin de Máster
- Reconocimientos
- Doble Master MUIT-MUISE
- Dudas





UNIVERSITAT
POLITÈCNICA
DE VALÈNCIA

90 ECTS - 3 Semestres

Desarrollo de productos electrónicos

Especialidad Sistemas Electrónicos
Digitales

Especialidad Sistemas Electrónicos de
Conversión de Energía

Miise

UPV

DEPTO. INGENIERÍA ELECTRÓNICA

Universitat Politècnica de València
www.upv.es · depeln@upv.es





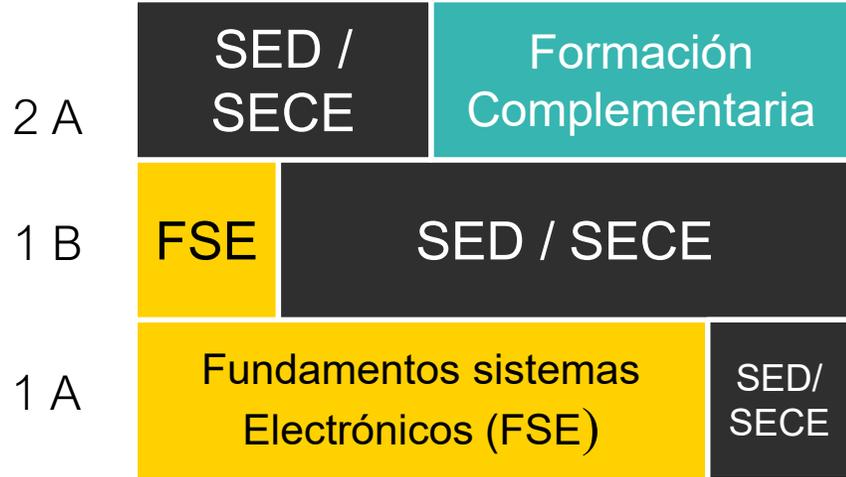
Distribución temporal

Fundamentos de
Stmas. Electrónicos
30 ECTS

Stmas. Electrónicos
Digitales
36 ECTS

Stmas. Electrónicos
de Control de
Energía
36 ECTS

Formación
Complementaria en
Stmas. Electrónicos
12 ECTS



WEB

[MUISE | Máster Universitario en Ingeniería de Sistemas Electrónicos | UPV](#)



The screenshot shows the website for the MUISE (Máster Universitario en Ingeniería de Sistemas Electrónicos) program. The page features a dark header with navigation links (Accesibilidad, Buscar, Emergencias, Directorio) and language options (VA, ES, EN). Below the header is a white navigation bar with the UPV logo, the text 'UNIVERSITAT POLITÈCNICA DE VALÈNCIA', and menu items: Admisión, Estudios, Investigación, Organización, and Comunidad UPV. A red button with a phone icon and the number '+34 620 04 00 50' and a white button labeled 'INICIAR SESIÓN' are also present. The main content area has a background image of an oscilloscope and a person working at a computer. The title 'Máster Universitario en Ingeniería de Sistemas Electrónicos' is displayed in large white text. Below the title, a grey box contains the following information: 'Título oficial' with a graduation cap icon and '90 créditos' with a red heart icon. A table lists program details: ACRÓNIMO (MUISE), IDIOMA DE IMPARTICIÓN (Español), REQUISITO LINGÜÍSTICO (Español - A2), MODALIDAD (Presencial), and CAMPUS (UPV Campus de Vera (Valencia)). The footer contains a horizontal menu with links: Inicio, En detalle, Plan de estudios, Admisión, Información estudiante, Contacto, Calidad UPV, and Buscar. On the right side of the main content area, there are four circular icons: a share icon, a search icon, a grid icon, and a refresh icon.

Seminarios Profesionales

máster universitario
en ingeniería de
sistemas electrónicos

MUISE

Seminarios Profesionales



STADLER



VERSA DESIGN



BOSCH



dismuntel

MAHLE



indra

6 ECTS

Mayo – Junio 2026

Información: [web MUISE](#)

Asistencia + Cuestionario



Intercambio Académico

Semestre 2A



- Semestre 2 A
- Se convalidan las asignaturas optativas de este semestre siempre y cuando tengan nivel de máster y estén relacionadas con la electrónica
- Trabajo Fin de Máster

SED

- Diseño Microelectrónico Avanzado
- Instrumentación en red y Comunicaciones industriales
- Sistemas Embebidos Avanzados / Prácticas en Empresa

SECE

- Diseño Microelectrónico – SECE
- Electrónica de Potencia Avanzada
- Sistemas Embebidos Avanzados / Prácticas en Empresa

Pràcticas en Empresa

[Pràcticas en empresa | MUISE | UPV](#)

12 ECTS curriculares
36 ECTS extracurriculares



Trabajo Fin de Máster

[Trabajo Fin de Máster | MUISE | UPV](#)

Cuatro convocatorias anuales



Reconocimientos

Asignaturas

- Tienen que ser de nivel de máster
- Aportar certificado de notas y guía docente de la asignatura (del año en el que se cursó)

Prácticas por actividad laboral

- Contrato de trabajo donde ponga si el TC o TP
- Vida laboral actualizada
- Certificado de la empresa donde consten las funciones y responsabilidades del cargo

Solicitud por Intranet > Secretaría Virtual > Solicitudes de Reconocimiento

[Manual de la aplicación](#)

Hasta el 30/09/2025

DOBLE MASTER MUIT-MUISE



¡¡ Recordad que cada año tenéis que pedir reconocimientos de asignaturas!!

Instrucciones detalladas:
www.upv.es/entidades/etsit/download/21384/





UNIVERSITAT
POLITÈCNICA
DE VALÈNCIA

máster universitario
en ingeniería de
sistemas electrónicos

Miise

www.upv.es