

máster universitario  
en ingeniería de  
sistemas electrónicos

**Muise**

## Programación Académica de Actividades

Curso 2025-2026



## Contenido

Programación Académica de Actividades .....	1
Introducción .....	4
Calendario académico .....	4
Fechas límites de entrega de actas .....	6
Horario de clases .....	6
Especialidad Sistemas Electrónicos Digitales – 1er Curso.....	7
Especialidad Sistemas Electrónicos Digitales – 2º Curso .....	9
Especialidad Sistemas Electrónicos de Control de Energía: 1er Curso.....	10
Especialidad Sistemas Electrónicos de Control de Energía: 2º Curso .....	12
Seminarios .....	13
Exámenes .....	13
Primer Curso Primer semestre .....	13
Primer Curso Segundo semestre .....	14
Segundo Curso Primer semestre .....	14
Trabajo Fin de Máster.....	14

## Listado de Tablas

Tabla 1. Acrónimos laboratorios y aulas .....	6
Tabla 2. Acrónimos de las asignaturas del primer curso, especialidad SED.....	8
Tabla 3. Acrónimos de las asignaturas del segundo curso, semestre A , especialidad SED. ....	10
Tabla 4. Acrónimos de las asignaturas del primer curso, especialidad SECE .....	11
Tabla 5. Acrónimos de las asignaturas del segundo curso, especialidad SECE .....	12
Tabla 6. Fechas de exámenes primer curso, semestre A .....	13
Tabla 7. Fechas de exámenes primer curso, semestre B .....	14
Tabla 8. Fechas de exámenes segundo curso .....	14

## Listado de Figuras

Figura 1. Calendario académico curso 25-26 .....	5
Figura 2. Detalle horarios Primer curso, semestre A, especialidad SED .....	7
Figura 3. Detalle horarios Primer curso, semestre B, especialidad SED .....	8
Figura 4. Detalle horarios Segundo curso, semestre A, especialidad SED .....	9
Figura 5. Detalle horarios Primer curso, semestre A, especialidad SECE .....	10
Figura 6. Detalle horarios Primer curso, semestre B, especialidad SECE.....	11
Figura 7. Detalle horarios Segundo curso, semestre A, especialidad SECE .....	12

## Introducción

Este documento tiene como finalidad presentar la programación de las actividades académicas del Máster Universitario en Ingeniería de Sistemas Electrónicos para el curso 2025-2026.

El Máster Universitario en Ingeniería de Sistemas Electrónicos se imparte durante dos cursos académicos. Durante el primer semestre se cursarán asignaturas obligatorias de la materia de Fundamentos de Sistemas Electrónicos y una asignatura de especialidad, ya sea de la materia de Sistemas Electrónicos Digitales (SED) o Sistemas de Conversión y Control de Energía (SECE). Durante el segundo semestre se cursarán asignaturas de la especialidad elegida, SED o SECE y los alumnos podrán optar por matricularse de Seminarios Profesionales (6ECTS) o realizar prácticas en empresa.

En el segundo año, los estudiantes completarán su formación con dos asignaturas avanzadas de su especialidad y la materia optativa, a escoger entre la asignatura Sistemas Embebidos Avanzados y Prácticas en empresas.

## Calendario académico

A continuación, se detallan algunas de las fechas clave del curso 25-26:

**Inicio de curso:** 1 de septiembre de 2025

**Jornadas de acogida Máster:** 5 de septiembre de 2025, en estas jornadas se realizan varias charlas informativas acerca de los servicios que ofrece la universidad, así como la organización del máster.

**Inicio de las clases del primer semestre:** 8 de septiembre de 2025

**Fin de las clases del primer semestre:** 19 de enero de 2026

**Inicio de las clases del segundo semestre:** 2 de febrero de 2026

**Fin de las clases del segundo semestre:** 28 de mayo de 2026

**Período festivo de Navidad:** del 22 de diciembre de 2025 al 6 de enero de 2026 (ambos incluidos).

**Período festivo de Fallas:** del 17 de marzo de 2026 al 20 de marzo de 2026 (ambos incluidos).

**Período festivo de Semana Santa:** del 2 de abril de 2026 al 13 de abril de 2026 (ambos incluidos).

**Festivos y días no lectivos:**

- **9 de octubre de 2025:** día de la Comunidad Valenciana
- **8 de diciembre de 2025:** día de la Inmaculada Concepción
- **22 de enero de 2026:** San Vicente Mártir
- **16 de Marzo:** no lectivo
- **24 de abril:** día del patrón de la ETSIT

**Días que permutan de horario:** El miércoles 01/04/2026 se impartirá horario de VIERNES.

La Figura 1 muestra el calendario académico con las festivos remarcados en rojo y los periodos vacacionales en naranja.

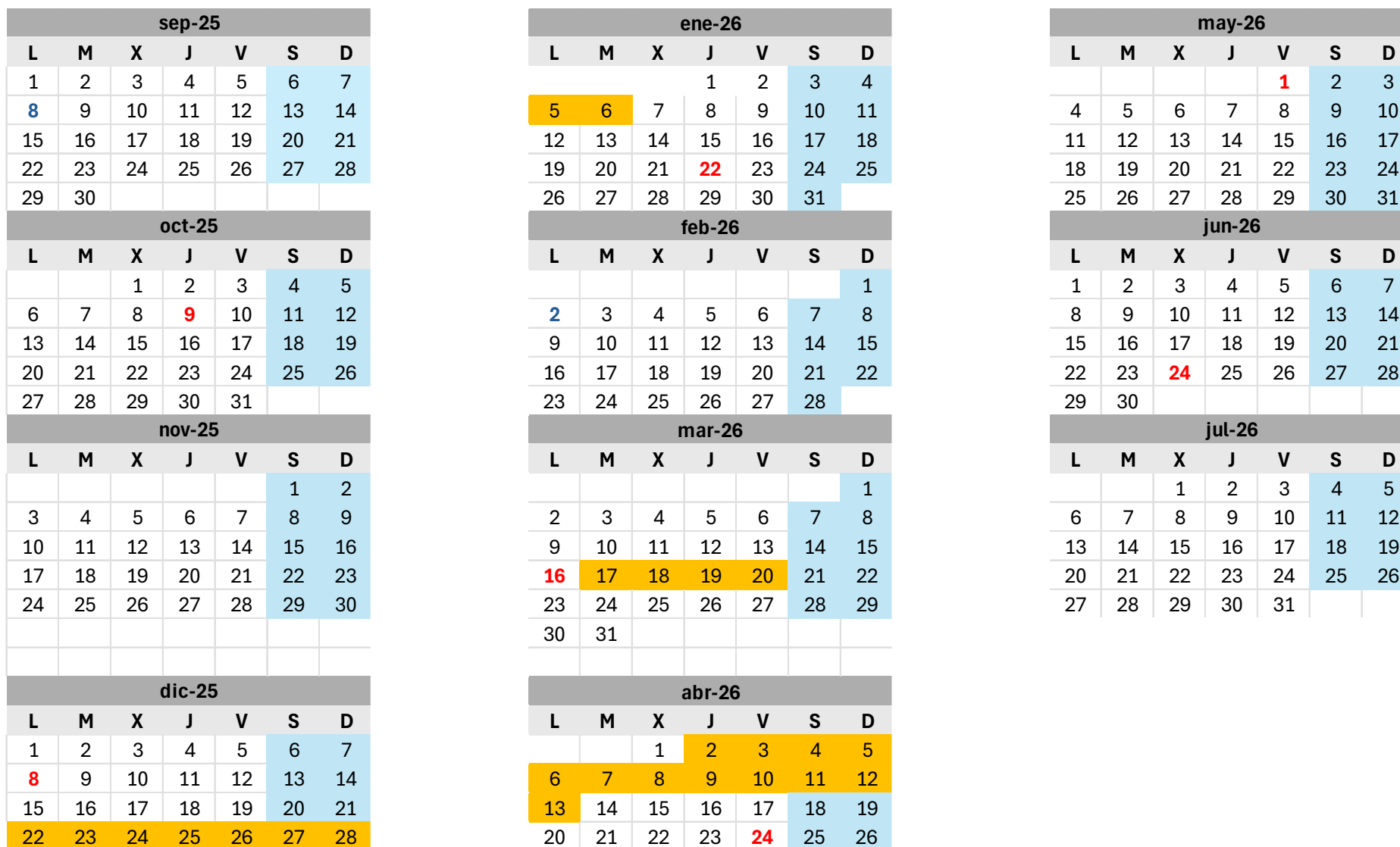


Figura 1. Calendario académico curso 25-26

## Fechas límites de entrega de actas

Las fechas siguientes indican el plazo máximo de entrega de actas de evaluación en cada semestre:

- **Primer semestre:** hasta el 20 de febrero de 2026
- **Segundo semestre:** hasta el 13 de julio de 2026

## Horario de clases

Los horarios de cada asignatura, semana a semana, se encuentran publicados en la web del máster, apartado Plan de Estudios, Horarios.

The screenshot shows the website for the 'Máster Universitario en Ingeniería de Sistemas Electrónicos'. The main title is 'Máster Universitario en Ingeniería de Sistemas Electrónicos'. Below the title, it indicates 'Título oficial' and '90 créditos'. A table provides details: ACRÓNIMO (MUISE), IDIOMA DE IMPARTICIÓN (Español), REQUISITO LINGÜÍSTICO (Español - A2), MODALIDAD (Presencial), and CAMPUS (UPV Campus de Vera (Valencia)). The navigation menu includes Inicio, En detalle, Plan de estudios, Admisión, Información estudiante, Contacto, Calidad UPV, and Buscar. A sidebar menu is open, showing options like Asignaturas, Horarios, Competencias, and Profesorado. The 'En detalle' section is active, showing 'Contenido de la página' with links for 'Descripción del título' and 'Investigación y acceso a doctorado'.

Con la finalidad de proporcionar un resumen de los mismos, se presentan a continuación los horarios generales (esto es, sin el detalle semanal).

La Tabla 1 muestra los acrónimos utilizados para definir los espacios.

Tabla 1. Acrónimos laboratorios y aulas

Acrónimo	Nombre completo	Edificio
Lab Micros	Laboratorio Microprocesadores	4D
Lab 3 7F	Laboratorio 3	7F
Lab SyCE	Laboratorio de Sistemas y Circuitos electrónicos	4D
Lab Proy 1	Laboratorio de Proyectos 1	4D
Lab 5 7F	Laboratorio 5	7F
Lab Tecno	Laboratorio Tecnología Electrónica	4D
A1.5	Aula 1.5	4D
Sótano	Aula Sótano	7F

## Especialidad Sistemas Electrónicos Digitales – 1er Curso

A continuación, se muestran los horarios de las actividades presenciales del primer curso, semestre A, de la especialidad SED. El detalle de los horarios semana a semana lo podéis encontrar en la Web.

SEMESTRE A						
		Semanas 1- 3	Semanas 4- 15			
	LUNEs	MARTES	MARTES	MIÉRCOLES	JUEVES	VIERNES
8:00-9:00						
9:00-10:00	DM (34634) - GA1/GA2 -Lab Micros 4D ETSIT		PdSSE (34624) - GA2 LAB. Micros- ETSIT	DTCE (34627) - GA3 - Lab Micros / Lab 3 7F /		
10:00-11:00	DM (34634) - GA1/GA2 -Lab Micros 4D ETSIT		PdSSE (34624) - GA2 LAB. Micros- ETSIT	DTCE (34627) - GA3 - Lab Micros / Lab 3 7F /		
11:15-12:15	DM (34634) - TA - A1.5 4D ETSIT	PdSSE (34624) - GA2 LAB. Micros- ETSIT	SE (34629) - GA2 Lab Micros 4D - ETSIT	DTCE (34627) - GA2 GA3 - Lab Micros / Lab 3 7F /	11:35 CEP (34626) - GA1 - Lab 3 7F /	
12:15-13:15	DM (34634) - TA - A1.5 4D ETSIT	PdSSE (34624) - GA2 LAB. Micros- ETSIT	SE (34629) - GA2 Lab Micros 4D - ETSIT	DTCE (34627) - GA2 - Lab Micros / Lab 3 7F /	CEP (34626) - GA1 - Lab 3 7F /	SED (34625) - GA2 Lab. SyCE 4D - ETSIT
13:15-14:15	DM (34634) - TA - A1.5 4D ETSIT			DTCE (34627) - GA2 - Lab Micros / Lab 3 7F /	CEP (34626) - GA1 - Lab 3 7F /	SED (34625) - GA2 Lab. SyCE 4D - ETSIT
15:00-16:00		SED (34625) - TA A1.5 4D - ETSIT	SED (34625) - TA A1.5 4D - ETSIT	DTCE (34627) - TA A1.5 4D ETSIT	CEP (34626) - TA A1.5 4D - ETSIT	PdSSE (34624) - TA A1.5-4D-ETSIT
16:00-17:00		SED (34625) - TA A1.5 4D - ETSIT	SED (34625) - TA A1.5 4D - ETSIT	DTCE (34627) - TA A1.5 4D ETSIT	CEP (34626) - TA A1.5 4D - ETSIT	PdSSE (34624) - TA A1.5-4D-ETSIT
17:15-18:15		SE (34629) - TA A1.5 4D - ETSIT	SED (34625) - GA1 Lab. SyCE 4D - ETSIT	DTCE (34627) - TA A1.5 4D ETSIT	CEP (34626) - TA A1.5 4D - ETSIT	PdSSE (34624) - GA1 Lab. Micros-ETSIT
18:15-19:15		SE (34629) - TA A1.5 4D - ETSIT	SED (34625) - GA1 Lab. SyCE 4D - ETSIT	DTCE (34627) - TA A1.5 4D ETSIT // GA1 - Lab Micros / Lab 3 7F /	CEP (34626) - GA2- Lab3 7F/	PdSSE (34624) - GA1 Lab. Micros-ETSIT
19:15-20:15			SE (34629) - TA A1.5 4D - ETSIT	DTCE (34627) - TA A1.5 4D ETSIT // GA1 - Lab micros ETSIT / Lab 3 7F	CEP (34626) - GA2- Lab3 7F/	SE (34629) - GA1 Lab Micros 4D - ETSIT
20:15-21:15			SE (34629) - TA A1.5 4D - ETSIT			SE (34629) - TA A1.5 4D - ETSIT

Figura 2. Detalle horarios Primer curso, semestre A, especialidad SED

La Figura 3 muestra los horarios de las actividades presenciales del primer curso, semestre B, de la especialidad SED. El detalle de los horarios semana a semana lo podéis encontrar en la Web.

SEMESTRE B						
	Semanas 1 -12	Semanas 13-14				
Lunes	LUNEs	LUNEs	MARTES	MIÉRCOLES	JUEVES	VIERNES
8:00-9:00						
9:00-10:00						
10:00-11:00					EEA (35548) - GB1 - Lab. Proyectos 4D ETSIT	
11:15-12:15	SID (34630) - GA1 - Lab. Proy 14D ETSIT	SID (34630) - GA1 - Lab. Proy 14D ETSIT			EEA (35548) - GB1 - Lab. Proyectos 4D ETSIT	
12:15-13:15	SID (34630) - GA1 - Lab. Proy 1 - 4D ETSIT	SID (34630) - GA1 - Lab. Proy 14D ETSIT				PdsFPGA (34631) -GB2 - Lab. Proy 1 - 4D ETSIT
13:15-14:15						PdsFPGA (34631) -GB2 - Lab. Proy 1 - 4D ETSIT
15:00-16:00	SID (34630) - TA - A1.5 4D ETSIT	SID (34630) - GA1 - Lab. Proy 1 - 4D ETSIT	EEA (35548) - TA - A1.5 4D ETSIT	DCE (34628) - TA - A1.5 4D ETSIT		PdsFPGA (34631) - TA A1.5 4D ETSIT
16:00-17:00	SID (34630) - TA - A1.5 4D ETSIT	SID (34630) - GA1 - Lab. Proy 1 - 4D ETSIT	EEA (35548) - TA - A1.5 4D ETSIT	DCE (34628) - TA - A1.5 4D ETSIT		PdsFPGA (34631) - TA A1.5 4D ETSIT
17:15-18:15	SID (34630) - TA - A1.5 4D ETSIT		EEA (35548) - TA - A1.5 4D ETSIT	DCE (34628) - TA - A1.5 4D ETSIT		PdsFPGA (34631) - TA A1.5 4D ETSIT
18:15-19:15	SID (34630) - GA1 - Lab. Proy 1 - 4D ETSIT		EEA (35548) - GB1 Lab. Proyectos 4D ETSIT	DCE (34628) - TA - A1.5 4D ETSIT		PdsFPGA (34631) -GB1 - Lab. Proy 1 - 4D ETSIT
19:15-20:15	SID (34630) - GA1 - Lab. Proy 1 - 4D ETSIT		EEA (35548) - GB1 Lab. Proyectos 4D ETSIT	DCE (34628) - TA - A1.5 4D ETSIT		PdsFPGA (34631) -GB1 - Lab. Proy 1 - 4D ETSIT
20:15-21:15						

Figura 3. Detalle horarios Primer curso, semestre B, especialidad SED

La Tabla 2 muestra el detalle de los acrónimos utilizados en los horarios

Asignatura	Código	Acrónimo	Semestre
Procesado de Señal en Sistemas Electrónicos	34624	PdSSE	A
Sistemas Digitales Programables	34625	SED	A
Convertidores electrónicos de potencia	34626	CEP	A
Diseño Térmico y Compatibilidad Electromagnética en Productos Electrónicos	34627	DTCE	A
Diseño de Circuitos Impresos	34628	DCI	B
Sistemas Embebidos	34629	SE	A
Diseño Microelectrónico	34634	DM	A
Electrónica de equipos audiovisuales	35548	EEA	B
Procesado Digital de la Señal en FPGA	34631	PdsFPGA	B
Sistemas Integrados Digitales	34630	SID	B

Tabla 2. Acrónimos de las asignaturas del primer curso, especialidad SED.



TA: grupo de teoría de aula

GA1: grupo 1 de prácticas de laboratorio

GA2: grupo 2 de prácticas de laboratorio

GA3: grupo 3 de prácticas de laboratorio

## Especialidad Sistemas Electrónicos Digitales – 2º Curso

A continuación, se muestran los horarios de las actividades presenciales del segundo curso, semestre A, de la especialidad SED. El detalle de los horarios semana a semana lo podéis encontrar en la Web.

SEMESTRE A					
Lunes	LUNES	MARTES	MIÉRCOLES	JUEVES	VIERNES
8:00-9:00					
9:00-10:00					
10:00-11:00					
11:15-12:15					
12:15-13:15					
13:15-14:15					
15:00-16:00	IRC (34552) - TA Aula1.7 4D - ETSIT	DMA (34632) Aula 1.7 4D - ETSIT		SEA (35556) - TA A1.7 4D - ETSIT	
16:00-17:00	IRC (34552) - TA Aula1.7 4D - ETSIT	DMA (34632) Aula 1.7 4D - ETSIT		SEA (35556) - TA A1.7 4D - ETSIT	
17:15-18:15	IRC (34552) - TA Aula1.7 4D - ETSIT	DMA (34632) Aula 1.7 4D - ETSIT		SEA (35556) - TA A1.7 4D - ETSIT	
18:15-19:15	IRC (34552) - 2GA1/2GA2 Lab Tecno 4D - ETSIT	DMA (34632) Aula 1.7 4D - ETSIT		SEA (35556) - 2GA1 Lab. Micros	
19:15-20:15	IRC (34552) - 2GA1/2GA2 Lab Tecno 4D - ETSIT	DMA (34632) Lab Microelectrónica - ETSIT		SEA (35556) - 2GA1 Lab. Micros	
20:15-21:15		DMA (34632) Lab Microelectrónica - ETSIT			

Figura 4. Detalle horarios Segundo curso, semestre A, especialidad SED

La Tabla 3 muestra el detalle de los acrónimos utilizados en los horarios

Asignatura	Código	Acónimo
Instrumentación en Red y Comunicaciones industriales (SED)	34633	IRCI
Diseño Microelectrónico Avanzado	34632	DMA
Sistemas Embebidos Avanzados	35556	SEA

Tabla 3. Acrónimos de las asignaturas del segundo curso, semestre A, especialidad SED.

TA: grupo de teoría de aula

2GA1: grupo 1 de prácticas de laboratorio

2GA2: grupo 2 de prácticas de laboratorio

## Especialidad Sistemas Electrónicos de Control de Energía: 1er Curso

A continuación, se muestran los horarios de las actividades presenciales del primer curso, de la especialidad SECE. El detalle de los horarios semana a semana lo podéis encontrar en la Web.

SEMESTRE A						
	semanas 1-3		Semanas 4-			
Lunes	LUNES	MARTES	MARTES	MIÉRCOLES	JUEVES	VIERNES
8:00-9:00						
9:00-10:00			SE (34629) - GA2 - Lab Micros 4D - ETSIT	DTCE (34627) - GA3 - Lab. Micros - 4D ETSIT / Lab 3 7F /		
10:00-11:00			SE (34629) - GA2 - Lab Micros 4D - ETSIT	DTCE (34627) - GA3 - LAB micros ETSIT / Lab 3 7F /		
11:15-12:15	IRC (34633) - GA3 Lab Tecno 4D - ETSIT	PdSSE (34624) - GA2 - Lab. Micros 4D ETSIT	PdSSE (34624) - GA2 - Lab. Micros 4D ETSIT	DTCE (34627) - GA2 GA3 - LAB micros ETSIT / Lab 3 7F /	11:35 CEP (34626) - GA1 LAB 3. 7F	
12:15-13:15	IRC (34633) - GA3 Lab Tecno 4D - ETSIT	PdSSE (34624) - GA2 - Lab. Micros 4D ETSIT	PdSSE (34624) - GA2 - Lab. Micros - 4D ETSIT	DTCE (34627) - GA2 - LAB micros ETSIT / Lab 3 7F /	CEP (34626) - GA1 LAB 3. 7F	SED (34625) - GA2 Lab. SyCE 4D - ETSIT
13:15-14:15	IRC (34633) - GA3 Lab Tecno 4D - ETSIT			DTCE (34627) - GA2 - LAB micros ETSIT / Lab 3 7F /	CEP (34626) - GA1 LAB 3. 7F - 14:00	SED (34625) - GA2 Lab. SyCE 4D - ETSIT
15:00-16:00	IRC (34552/34633) - TA A1.5 4D - ETSIT	SED (34625) - TA A1.5 4D - ETSIT	SED (34625) - TA A1.5 4D - ETSIT	DTCE (34627) - TA A1.5 4D ETSIT	CEP (34626) - TA A1.5 4D - ETSIT	PdSSE (34624) - TA A1.5-4D-ETSIT
16:00-17:00	IRC (34552/34633) - TA A1.5 4D - ETSIT	SED (34625) - TA A1.5 4D - ETSIT	SED (34625) - TA A1.5 4D - ETSIT	DTCE (34627) - TA A1.5 4D ETSIT	CEP (34626) - TA A1.5 4D - ETSIT	PdSSE (34624) - TA A1.5-4D-ETSIT
17:15-18:15		SE (34629) - TA A1.5 4D - ETSIT	SED (34625) - GA1 LAB. SyCE 4D - ETSIT	DTCE (34627) - TA A1.5 4D ETSIT // GA1 - Lab micros ETSIT / Lab 3 7F	CEP (34626) - TA A1.5 4D - ETSIT	PdSSE (34624) - GA1 - Lab. Micros-ETSIT-ETSIT
18:15-19:15		SE (34629) - TA A1.5 4D - ETSIT	SED (34625) - TA A1.5 4D - ETSIT	DTCE (34627) - TA A1.5 4D ETSIT // GA1 - Lab micros ETSIT / Lab 3 7F	CEP (34626) - GA2 LAB 3. 7F	PdSSE (34624) - GA1 - Lab. Micros-ETSIT-ETSIT
19:15-20:15			SE (34629) - TA A1.5 4D - ETSIT	DTCE (34627) - TA A1.5 4D ETSIT // GA1 - Lab micros ETSIT / Lab 3 7F	11:35 CEP (34626) - GA2 LAB 3. 7F	SE (34629) - GA1 Lab Micros 4D - ETSIT
20:15-21:15			SE (34629) - TA A1.5 4D - ETSIT			SE (34629) - TA A1.5 4D - ETSIT

Figura 5. Detalle horarios Primer curso, semestre A, especialidad SECE

SEMESTRE B						
	Semanas 1-2	Semanas 3-				
Lunes	LUNEs	LUNEs	MARTES	MIÉRCOLES	JUEVES	VIERNES
8:00-9:00						
9:00-10:00						
10:00-11:00						
11:15-12:15						
12:15-13:15						
13:15-14:15						
15:00-16:00	SGER (35550) - TA - Sótano 7F	SGER (35550) - TA - Sótano 7F	SDCP (35554) - TA - Sótano 7F	DCE (34628) - TA - A1.5 4D ETSIT	CAST (35549) - TA - Sótano 7F	
16:00-17:00	SGER (35550) - TA - Sótano 7F	SGER (35550) - TA - Sótano 7F	SDCP (35554) - TA - Sótano 7F	DCE (34628) - TA - A1.5 4D ETSIT	CAST (35549) - TA - Sótano 7F	
17:15-18:15	SGER (35550) - TA - Sótano 7F	SGER (35550) - TA - Sótano 7F	SDCP (35554) - TA - Sótano 7F	DCE (34628) - TA - A1.5 4D ETSIT		
18:15-19:15		SGER (35550) -PL - Lab.5 7F	SDCP (35554) - PL - Lab. 5 7F	DCE (34628) - TA - A1.5 4D ETSIT	CAST (35549) -PL - Lab. 3 7F	
19:15-20:15		SGER (35550) -PL - Lab.5 7F	SDCP (35554) - PL - Lab. 5 7F	DCE (34628) - TA - A1.5 4D ETSIT	CAST (35549) -PL - Lab. 3 7F	
20:15-21:15					CAST (35549) -PL - Lab. 3 7F	

Figura 6. Detalle horarios Primer curso, semestre B, especialidad SECE

TA: grupo de teoría de aula

GA1: grupo 1 de prácticas de laboratorio

GA2: grupo 2 de prácticas de laboratorio

GA3: grupo 3 de prácticas de laboratorio

Asignatura	Código	Acrónimo	Semestre
Procesado de Señal en Sistemas Electrónicos	34624	PdSSE	A
Sistemas Digitales Programables	34625	SED	A
Convertidores electrónicos de potencia	34626	CEP	A
Diseño Térmico y Compatibilidad Electromagnética en Productos Electrónicos	34627	DTCE	A
Diseño de Circuitos Impresos	34628	DCI	B
Sistemas Embebidos	34629	SE	A
Instrumentación en Red y Comunicaciones - SECE	35552	IRC	A
Control electrónico de accionamientos y sistemas de tracción	35549	CAST	B
Sistemas de generación de Energías Renovables	35550	SGER	B
Sistemas Digitales de Control de Potencia	35554	SDCP	B

Tabla 4. Acrónimos de las asignaturas del primer curso, especialidad SECE

## Especialidad Sistemas Electrónicos de Control de Energía: 2º Curso

A continuación, se muestran los horarios de las actividades presenciales del segundo curso, de la especialidad SECE. El detalle de los horarios semana a semana lo podés encontrar en la Web.

<b>SEMESTRE A</b>					
Semanas 4- 15					
Lunes	LUNES	MARTES	MIÉRCOLES	JUEVES	VIERNES
8:00-9:00					
9:00-10:00					
10:00-11:00				SEA (35556) - 2GA2 Lab. Micros	
11:15-12:15	DM (34634) - TA - A1.5 4D ETSIT			SEA (35556) - 2GA2 Lab. Micros	
12:15-13:15	DM (34634) - TA - A1.5 4D ETSIT				
13:15-14:15	DM (34634) - TA - A1.5 4D ETSIT				
15:00-16:00	DM (34634) - GA3- Lab Micros 4D ETSIT	EPA (35551) TA - Sótano 7F		SEA (35556) - TA A1.7 4D - ETSIT	
16:00-17:00	DM (34634) - GA3- Lab Micros 4D ETSIT	EPA (35551) TA - Sótano 7F		SEA (35556) - TA A1.7 4D - ETSIT	
17:15-18:15		EPA (35551) TA - Sótano 7F		SEA (35556) - TA A1.7 4D - ETSIT	
18:15-19:15		EPA (35551) 2GA1 - Lab3. 7F			
19:15-20:15		EPA (35551) 2GA1 - Lab3. 7F			
20:15-21:15					

Figura 7. Detalle horarios Segundo curso, semestre A, especialidad SECE

La Tabla 5 muestra el detalle de los acrónimos utilizados en los horarios.

Asignatura	Código	Acrónimo	Semestre
Diseño Microelectrónico (SECE)	35553	DM	A
Electrónica de Potencia Avanzada	35551	EPA	A
Sistemas Embebidos Avanzados	35556	SEA	A

Tabla 5. Acrónimos de las asignaturas del segundo curso, especialidad SECE

## Seminarios

Entre el 12 de mayo y el 30 de junio se impartirán diferentes seminarios profesionales a través de los cuales los estudiantes pueden conocer de primera mano los temas de investigación y desarrollo que llevan a cabo empresas punteras del sector electrónico. Algunas de las empresas que imparten estos seminarios son: Stadler Rail Valencia, Power Electronics, Indra Sistemas, Versa Design, Mahle Electronics, Dismuntel, Celestica, Austria Microsystems (AMS-OSRAM), Analog Devices, MaxLinear y Bosch.

El detalle concreto de los seminarios a impartir, horas y lugares se publicará a través de la web del Máster y del PoliformaT de la asignatura un mes antes del inicio de los mismos.

## Exámenes

Se presentan los exámenes de cada semestre.

### Primer Curso Primer semestre

Curs	Sem	Speciali	Códig	Asignatura	Día	Hora	Aula	Edificio
1	A	SED/SECE	34627	Diseño Térmico y Compatibilidad Electromagnética en Productos	05/11/2025	15:00-16:00	Aula 2.4-2.5	4D ETSIT
1	A	SED/SECE	34626	Convertidores electrónicos de potencia	13/11/2025	15:00 - 17:30	Aula 2.4-2.5	4D. ETSIT
1	A	SED/SECE	34624	Procesado de Señal en Sistemas Electrónicos	21/11/2025	15:00 - 16:00	2.4-2.5	4D. ETSIT
1	A	SED/SECE	34629	Sistemas embebidos	19/12/2025	15:00-21:00	Lab. Micros	4D. ETSIT
1	A	SED/SECE	34627	Diseño Térmico y Compatibilidad Electromagnética en Productos Electrónicos	07/01/2026	15:00-16:00	Aula 2.4-2.5	4D ETSIT
1	A	SED/SECE	34627	Diseño Térmico y Compatibilidad Electromagnética en Productos	08/01/2026	15:00 - 17:30	Aula 2.4-2.5	4D. ETSIT
1	A	SED/SECE	34624	Procesado de Señal en Sistemas Electrónicos	09/01/2026	15:00 - 17:00	2.4-2.5	4D. ETSIT
1	A	SED/SECE	34625	Sistemas Digitales Programables	13/01/2026	15:00 - 20:00	Lab SyCE	4D. ETSIT
1	A	SED/SECE	34627	Diseño Térmico y Compatibilidad Electromagnética en Productos	14/01/2026	15:00 - 20:00	Aula 2.4-2.5	4D ETSIT
1	A	SED/SECE	35554	Sistemas Digitales de Control de Potencia	20/01/2026	15:30 - 19:30	Sótano	4D. ETSIT
1	A	SED/SECE	34624	Procesado de Señal en Sistemas Electrónicos	23/01/2026	15:00 - 17:00	2.4-2.5	4D. ETSIT
1	A	SED	34634	Diseño microelectrónico (SED)	26/01/2026	15:00 - 20:00	2.4-2.5	4D ETSIT
1	A	SECE	35552	Instrumentación en red y comunicaciones (SECE)	26/01/2026	15:00 - 20:00	Lab Tecnología ele	4D. ETSIT
1	A	SED/SECE	35552	Instrumentación en red y comunicaciones (SECE)	29/01/2026	15:00 - 19:30	Aula 2.4-2.5	4D. ETSIT
1	A	SED/SECE	34629	Sistemas embebidos	30/01/2026	15:00-21:00	Lab. Micros	4D. ETSIT

Tabla 6. Fechas de exámenes primer curso, semestre A

## Primer Curso Segundo semestre

Curs	Sem	Especialidad	Código	Asignatura	Día	Hora	Aula	Edificio
1	B	SED	34631	Procesado Digital de la Señal en FPGA	13/03/2026	15:00 - 15:30	Aula 2.4-2.5	4D. ETSIT
1	B	SED/SECE	34628	Diseño de circuitos impresos	06/05/2026	15:00 - 19:00	Aula 2.4-2.5	4D. ETSIT
1	B	SED	34631	Procesado Digital de la Señal en FPGA	08/05/2026	15:00 - 18:00	Aula 2.4-2.5	4D. ETSIT
1	B	SED/SECE	34628	Diseño de circuitos impresos	13/05/2026	15:00 - 19:00	Aula 2.4-2.5	4D. ETSIT
1	B	SED	35548	Electrónica de Equipos Audiovisuales	02/06/2026	15:00 - 20:00	Sótano	7F
1	B	SED	34630	Sistemas Integrados Digitales	08/06/2026	15:00 - 20:00	A. Inf. I y II	4D. ETSIT
1	B	SECE	35550	Sistemas de Generación de Energías Renovables	08/06/2026	15:00 - 20:00	Sótano	7F
1	B	SECE	35550	Sistemas de Generación de Energías Renovables	15/06/2026	15:00 - 20:00	Sótano	7F
1	B	SED	35548	Electrónica de Equipos Audiovisuales	16/06/2026	15:00 - 20:00	Sótano	7F
1	B	SECE	35554	Sistemas Digitales de Control de Potencia	16/06/2026	15:30 - 19:30	Sótano	7F
1	B	SECE	35549	Control electrónico de acondicionamiento y sistema	18/06/2026	15:00 - 20:00	Sótano	7F
1	B	SED/SECE	34628	Diseño de circuitos impresos	24/06/2026	15:00 - 19:00	Aula 2.4-2.5	4D. ETSIT
1	B	SECE	35549	Control electrónico de acondicionamiento y sistema	25/06/2026	15:00 - 20:00	Sótano	7F

Tabla 7. Fechas de exámenes primer curso, semestre B

## Segundo Curso Primer semestre

Curs	Sem	Especialidad	Código	Asignatura	Día	Hora	Aula
2	A	SECE	35553	Diseño microelectrónico (SECE)	26/01/2026	15:00 - 20:00	2.4-2.5
2	A	SED	34632	Diseño microelectrónico Avanzado	20/01/2026	15:00 - 20:00	Aula 2.5
2	A	SECE	35551	Electrónica de Potencia Avanzada	20/01/2026	15:00 - 19:00	Sótano
2	A	SECE	35551	Electrónica de Potencia Avanzada	27/01/2026	15:00 - 19:00	Sótano
2	A	SED	34633	Instrumentación en red y comunicaciones (SED)	26/01/2026	15:00 - 20:00	Lab Tecnología e
2	A	SED/SECE	35556	Sistemas Embebidos Avanzados	30/10/2025	15:00-18:00	Aula 2.5
2	A	SED/SECE	34629	Sistemas embebidos	08/01/2026	15:00 - 20:00	Lab. Micros
2	A	SED/SECE	35556	Sistemas Embebidos Avanzados	15/01/2026	15:00 - 20:00	Lab. Micros
2	A	SED/SECE	35556	Sistemas Embebidos Avanzados	18/12/2025	15:00-18:00	Aula 2.5

Tabla 8. Fechas de exámenes segundo curso

## Trabajo Fin de Máster

Se realizarán cuatro convocatorias de presentación de los trabajos fin de máster:

1. **Convocatoria de Noviembre:** Semana del 24 al 28 de Noviembre de 2025. Para poder presentarse a esta convocatoria es necesario presentar la propuesta de TFM antes del 21 de Octubre de 2025.
2. **Convocatoria de Marzo:** Semana del 23 al 28 de Marzo de 2026. Para poder presentarse a esta convocatoria es necesario presentar la propuesta de TFM antes del 17 de Febrero 2026.
3. **Convocatoria de Julio:** Semana del 20 al 30 de Julio de 2026. Para poder presentarse a esta convocatoria es necesario presentar la propuesta de TFM antes del 16 de Junio 2026.
4. **Convocatoria de Septiembre:** Semana del 21 al 30 de Septiembre de 2026. Para poder presentarse a esta convocatoria es necesario presentar la propuesta de TFM antes del 15 de Julio 2026.