



**CONCURSO PROVISIÓN DE PLAZAS DE PROFESORADO CONTRATADO
LABORAL**

FECHA DE LA CONVOCATORIA	29/07/2026		
Nº PLAZAS	DOS	Nº DE LA PLAZA	7939-8328
PLAZA DE:	PROFESORADO ASOCIADO INDEFINIDO		

DEPARTAMENTO	INGENIERÍA ELECTRÓNICA
AREA DE CONOCIMIENTO	TECNOLOGÍA ELECTRÓNICA
CENTRO	E.T.S.I. DE TELECOMUNICACIÓN
PERFIL	12451 – PROCESADORES DIGITALES DE SEÑAL DSP 12453 – APLICACIONES DE MICROCONTROLADORES 12471 – EQUIPOS Y SISTEMAS DE AUDIO

ACTA DE VALORACION DEFINITIVA DE LA PRIMERA FASE CONCURSO DE MERITOS

ASISTENTES

Presidente Marcos A. Martínez Peiró

Secretario Enrique Berjano Zanón

Vocales: Germán Ramos Peinado

Vicente Torres Carot

Yolanda Jiménez Jiménez

En Valencia de forma telemática, siendo las 9:00 del día 16 de octubre de 2026, se reúnen las personas al margen reseñadas, todos ellos miembros de la comisión de selección, constituida al efecto el pasado día 5 de octubre de 2026, llegándose a los siguientes acuerdos:

Orden del día:

Finalizado el plazo de alegaciones y subsanación de la evaluación de méritos de las personas candidatas referenciadas y, revisadas éstas, se acuerda publicar las calificaciones definitivas de la fase del concurso de méritos, según se detalla en la relación que se acompaña como Anexo de la presente acta (podrá utilizarse la plantilla de auto baremación o el anexo que se acompaña a estas actas).

Se acuerda convocar, para la realización de la segunda fase del proceso selectivo “defensa del proyecto docente y entrevista”, que se celebrará en la Universitat Politècnica de València, **edificio 7F, planta 4ª, Salón de Grados, de forma presencial para las personas candidatas y semipresencial para la comisión de selección, el día 23 de octubre de 2026 a las 9:30 horas**, a las siguientes personas aspirantes que superan la presente fase de concurso de méritos al haber obtenido **30** o más puntos, ordenados según orden alfabético dispuesto en las bases de la convocatoria.



UNIVERSITAT
POLITÈCNICA
DE VALÈNCIA

PÉREZ LÓPEZ, ANDRÉS
RUIZ BERNABÉ, RICARDO
TORÁN MORT, ENRIC
CASANOVA MURILLO, MARC

Dando fe de todo lo cual se levanta esta acta, con el visto bueno de la presidencia, siendo las 9:30 horas del 16/10/2026.

MARTINEZ
PEIRO MARCOS
ANTONIO - DNI
73553060A

Firmado digitalmente
por MARTINEZ PEIRO
MARCOS ANTONIO -
DNI 73553060A
Fecha: 2026.10.16
09:53:11 +02'00'

Fdo. D. Marcos A. Martínez Peiró

ENRIQUE
BERJANO
|ZANON

Firmado
digitalmente por
ENRIQUE|
BERJANO|ZANON
Fecha: 2026.10.16
09:40:09 +02'00'

Fdo. D. Enrique Berjano Zanón

DILIGENCIA:

D. Juan José Pérez Martínez, como Secretario del Departamento de Ingeniería Electrónica, doy fe de que: copia del Anexo de la presente acta, que contiene nueva valoración de todas las personas aspirantes en la fase de concurso, así como la citación para el debate de aquellas personas aspirantes que han superado esta fase, han estado expuestos en el Tablón de Anuncios de este Departamento desde la fecha de la firma, y en la página web del departamento correspondiente.

JUAN JOSE
PEREZ|
MARTINEZ

Firmado digitalmente por JUAN
JOSE|PEREZ|MARTINEZ
Nombre de reconocimiento (DN):
c=ES, ou=CIUDADANOS,
cn=JUAN JOSE|PEREZ|MARTINEZ,
givenName=JUAN JOSE,
sn=PEREZ MARTINEZ,
serialNumber=22696407F
Fecha: 2026.10.16 10:59:19
+02'00'