



**CONCURSO PROVISIÓN DE PLAZAS DE PROFESORADO CONTRATADO
LABORAL**

FECHA DE LA CONVOCATORIA	27/05/2026		
Nº PLAZAS	DOS	Nº DE LA PLAZA	8082 y 8083
PLAZA DE:	PROFESORADO ASOCIADO INDEFINIDO		

DEPARTAMENTO	INGENIERÍA ELECTRÓNICA
AREA DE CONOCIMIENTO	TECNOLOGÍA ELECTRÓNICA
CENTRO	E.T.S.I. DE TELECOMUNICACIÓN
PERFIL	12452 – FUNDAMENTOS DE VLSI 12454 – MICROELECTRÓNICA ANALÓGICA Y MIXTA 14500 – ELECTRÓNICA DIGITAL

RESOLUCIÓN DEL PROCESO SELECTIVO

ASISTENTES

Presidente Marcos A. Martínez Peiró

En Valencia, de forma presencial,

Secretario Enrique Berjano Zanón

siendo el día 21 de julio de 2026 se reúnen las

Vocales: Yolanda Jiménez Jiménez

personas al margen reseñados, todos ellos

miembros de la comisión de selección que ha de

Rafael Gadea Gironés

juzgar el concurso indicado, llegándose a los

siguientes acuerdos:

Ricardo José Colom Palero

Finalizadas las valoraciones de las fases del concurso se acuerda publicar las puntuaciones obtenidas por cada una de las personas aspirantes, ordenado de mayor a menor, que han superado las dos fases del proceso de selección.

De conformidad con lo dispuesto en las bases de la convocatoria, se acuerda elevar al Rector la relación de personas aspirantes aprobadas y de acuerdo con las plazas convocadas se propone la contratación a favor de:

D/Dña. JARA GARCÍA BARRENA

D/Dña. ALEJANDRO GÓMEZ GAMBÍN

Tal y como dispone la convocatoria, se acuerda conformar, con el resto de personas aspirantes que han superado las dos fases del proceso de selección, una lista de reserva que, según el orden de puntuación final obtenido, se utilizara únicamente en caso de renuncia del candidato/a propuesto/a, o cuando concurra cualquier otra causa que impida su contratación.



UNIVERSITAT
POLITÈCNICA
DE VALÈNCIA

La relación de las valoraciones de las personas aspirantes que han superado las pruebas selectivas se publicará en el tablón de anuncios del departamento, y en la página web del departamento correspondiente, así como certificación en la que se haga constar el día de su publicación.

Dando fe de todo lo cual se levanta esta acta que es suscrita por todos los presentes a las 11:50 del día de la fecha.

Fdo. D. Marcos A. Martínez Peiró

Fdo. Dña. Yolanda Jiménez Jiménez

Fdo. D. Rafael Gadea Gironés

Fdo. D. Ricardo José Colom Palero

Fdo. D. Enrique Berjano Zanón

DILIGENCIA:

D. Juan José Pérez Martínez, como Secretario del Departamento de Ingeniería Electrónica, doy fe de que copia de esta acta y su documentación anexa han estado expuestos en el Tablón de Anuncios de este Departamento desde la fecha de la firma, y en la página web del departamento correspondiente.



**CONCURSO PROVISIÓN DE PLAZAS DE PROFESORADO CONTRATADO
LABORAL**

FECHA DE LA CONVOCATORIA		27/05/2026	
Nº PLAZAS	DOS	Nº DE LA PLAZA	8082 y 8083
PLAZA DE	PROFESORADO ASOCIADO INDEFINIDO		

DEPARTAMENTO	INGENIERÍA ELECTRÓNICA
AREA DE CONOCIMIENTO	TECNOLOGÍA ELECTRÓNICA
CENTRO	E.T.S.I. DE TELECOMUNICACIÓN
PERFIL	12452 – FUNDAMENTOS DE VLSI 12454 – MICROELECTRÓNICA ANALÓGICA Y MIXTA 14500 – ELECTRÓNICA DIGITAL

ANEXO ACTA DE RESOLUCIÓN DEL PROCESO SELECTIVO

VALORACIÓN DEL PROCESO SELECTIVO

	CANDIDATO/A Nº					
	1	2	3	4	5	6
PUNTUACION FINAL FASE CONCURSO DE MERITOS	35,734	30,738	40,505	30,430	19,228	24,162
PUNTUACION FASE ENTREVISTA	20	-	30	27	-	-
PUNTUACIÓN TOTAL	55,734	-	70,505	57,430	-	-

**PERSONAS ASPIRANTES QUE HAN SUPERADO LAS DOS
FASES DEL PROCESO SELECTIVO Y PUNTUACIÓN TOTAL**

(por orden de prelación)

Nº orden	Candidato/a Nº	Nombre	Puntuación Total
1	3	GARCIA BARRENA, JARA	70,505
2	4	GÓMEZ GAMBÍN, ALEJANDRO	57,430
3	1	CASANOVA MURILLO, MARC	55,734



INFORME FINAL

Las personas candidatas que han superado ambas fases del proceso selectivo están capacitadas para impartir algunas de las asignaturas del perfil. Sin embargo, la candidata Jara García está capacitada para impartir todas las asignaturas del perfil sin prácticamente necesidad de preparar las clases pues su experiencia docente ya cubre la mayor parte de ellas. El segundo candidato seleccionado, Alejandro Gómez, está capacitado para dar asignaturas en el ámbito digital y para prepararse sin complicación la asignatura de Fundamentos de VLSI. El tercer candidato, Marc Casanova, está capacitado sobradamente para la docencia de la asignatura Electrónica Digital, pero está alejado en la actualidad de estar capacitado para la docencia de las dos asignaturas del área de microelectrónica del perfil de la plaza, requiriendo de un esfuerzo excesivo para su adaptación al perfil final de la plaza.

Valencia a 21/07/2026