



**CONCURSO PROVISIÓN DE PLAZAS DE PROFESORADO CONTRATADO
LABORAL**

FECHA DE LA CONVOCATORIA		27/05/2026	
Nº PLAZAS	UNA	Nº DE LA PLAZA	8084
PLAZA DE	PROFESORADO ASOCIADO INDEFINIDO		

DEPARTAMENTO	INGENIERÍA ELECTRONICA
AREA DE CONOCIMIENTO	TECNOLOGÍA ELECTRÓNICA
CENTRO	E.T.S.I. DE TELECOMUNICACIÓN
PERFIL	12455 - SISTEMAS ELECTRÓNICOS DE COMUNICACIONES 35482 - ELECTRÓNICA DE ALTA FRECUENCIA

ACTA DE REALIZACION DE LA DEFENSA DEL PROYECTO DOCENTE Y ENTREVISTA

ASISTENTES

Presidente Marcos A. Martínez Peiró

Secretario Enrique Berjano Zanón

Vocales: Yolanda Jiménez Jiménez

Germán Ramos Peinado

Vicente Herrero Bosch

En Valencia, de forma presencial, siendo las 9:30 horas del día 17 de julio de 2026, se reúnen las personas al margen reseñadas, todos ellos miembros de la comisión de selección constituida al efecto el pasado día 2 de julio de 2026, llegando a los siguientes acuerdos:

Se han presentado las personas aspirantes que a continuación se relacionan:

Candidata No 3: PARREÑO ORTIZ, BIBIANA

Candidata No 4: RUBIO GARRIDO, DAVID

Se procede a realizar la segunda fase del proceso de selección, consistente en la entrevista.

Finalizada esta fase por parte de la comisión se procede a calificar a las personas candidatas presentadas, otorgando la puntuación que se indica a continuación:



UNIVERSITAT
POLITÈCNICA
DE VALÈNCIA

CONCEPTOS	CANDIDATO/A N°	
	3	4
a) Entrevista Personal	30	20
PUNTUACIÓN FINAL FASE	30	20

Dando fe de todo lo cual se levanta esta acta, con el visto bueno de la presidencia, siendo las 10:15 del día de la fecha.

Fdo. D. Marcos A. Martínez Peiró

Fdo. D. Enrique Berjano Zanón

DILIGENCIA:

D. Juan José Pérez Martínez, como Secretario del Departamento de Ingeniería Electrónica, doy fe de que copia de este acta y su documentación anexa han estado expuestos en el Tablón de Anuncios de este Departamento desde la fecha de la firma , y en la página web del departamento correspondiente.