



**CONCURSO PROVISIÓN DE PLAZAS DE PROFESORADO CONTRATADO
LABORAL**

FECHA DE LA CONVOCATORIA		27/05/2026	
Nº PLAZAS	UNA	Nº DE LA PLAZA	8086
PLAZA DE:	PROFESORADO ASOCIADO INDEFINIDO		

DEPARTAMENTO	INGENIERÍA ELECTRÓNICA
AREA DE CONOCIMIENTO	TECNOLOGÍA ELECTRÓNICA
CENTRO	EPS DE GANDÍA
PERFIL	11280 SISTEMAS MICROPROCESADORES 15389 FUNDAMENTOS DE COMPUTADORES Y SISTEMAS DIGITALES

ACTA DE VALORACION DEFINITIVA DE LA PRIMERA FASE CONCURSO DE MERITOS

ASISTENTES

Presidente Marcos A. Martínez Peiró

Secretario Enrique Berjano Zanón

Vocales: Trinidad Mª Sansaloni Balaguer

Javier Valls Coquillat

José Marín-Roig Ramón

En Valencia de forma telemática siendo las 11:40 del día 3 de julio de 2026, se reúnen las personas al margen reseñadas, todos ellos miembros de la comisión de selección, constituida al efecto el pasado día 23 de junio de 2026, llegándose a los siguientes acuerdos:

Orden del día:

Finalizado el plazo de alegaciones y subsanación de la evaluación de méritos de las personas candidatas referenciadas y, revisadas éstas, se acuerda publicar las calificaciones definitivas de la fase del concurso de méritos, según se detalla en la relación que se acompaña como Anexo de la presente acta.

Se acuerda convocar, para la realización de la segunda fase del proceso selectivo "entrevista", que se celebrará en la **Escuela Politécnica Superior de Gandía (Gandía), Edificio B Sala 205, a las 16:00 del día 9 de julio de 2026**, de forma presencial para las personas candidatas y semipresencial para los miembros de la comisión, a las siguientes personas aspirantes que superan la presente fase de concurso de méritos al haber obtenido **3** o más puntos, ordenados según orden alfabético dispuesto en las bases de la convocatoria.



UNIVERSITAT
POLITÈCNICA
DE VALÈNCIA

Dando fe de todo lo cual se levanta esta acta, con el visto bueno de la presidencia, siendo las 11:45 horas del 03/07/2026.

Fdo. D. Marcos A. Martínez Peiró

Fdo. D. Enrique Berjano Zanón

DILIGENCIA:

D. Juan José Pérez Martínez, como Secretario del Departamento de Ingeniería Electrónica, doy fe de que: copia del Anexo de la presente acta, que contiene nueva valoración de todas las personas aspirantes en la fase de concurso, así como la citación para el debate de aquellas personas aspirantes que han superado esta fase, han estado expuestos en el Tablón de Anuncios de este Departamento desde la fecha de la firma, y en la página web del departamento correspondiente.