



**CONCURSO PROVISIÓN DE PLAZAS DE PROFESORADO PROFESORADO
CONTRATADO LABORAL**

FECHA DE LA CONVOCATORIA	23/04/26		
Nº PLAZAS		Nº DE LA PLAZA	C05/26
PLAZA DE:	PROFESORADO SUSTITUTO		

DEPARTAMENTO	INGENIERÍA ELECTRÓNICA
AREA DE CONOCIMIENTO	TECNOLOGÍA ELECTRÓNICA
CENTRO	CAMPUS GANDÍA (BOLSAS)
PERFIL	TECNOLOGÍA ELECTRÓNICA

ACTA DE VALORACION DEFINITIVA DE LA PRIMERA FASE CONCURSO DE MERITOS

ASISTENTES

Presidente	Marcos A. Martínez Peiró	En Valencia de forma telemática, siendo las 12:00 del día 23 de junio de 2026, se reúnen las personas al margen reseñadas, todos ellos miembros de la comisión de selección, constituida al efecto el pasado día 15 de junio de 2026, llegándose a los siguientes acuerdos:
Secretario	Enrique Berjano Zanón	
Vocales:	Asunción Pérez Pascual	
	Gema Prats Boluda	
	Salvador Orts Grau	

Orden del día:

Finalizado el plazo de alegaciones y subsanación de la evaluación de méritos de las personas candidatas referenciadas y, no habiendo recibido ninguna alegación, se acuerda publicar las calificaciones definitivas de la fase del concurso de méritos, según se detalla en la relación que se acompaña como Anexo de la presente acta.

Se acuerda convocar, para la realización de la segunda fase del proceso selectivo "entrevista", que se celebrará de forma telemática con la herramienta TEAMS de la UPV de forma telemática a las 13:00 del 29 de junio de 2026, a las siguientes personas aspirantes que superan la presente fase de concurso de méritos al haber obtenido **3** o más puntos, ordenados según orden alfabético dispuesto en las bases de la convocatoria.

El enlace a la reunión por TEAMS para la entrevista es
Reunión de Microsoft Teams

Unirse:

<https://teams.microsoft.com/meet/337356228767977?p=wBkczngLUCQZtroNQM>

Id. de reunión:

337 356 228 767 977

Código de acceso:

gP94pr2b



UNIVERSITAT
POLITÈCNICA
DE VALÈNCIA

1. RAMIREZ SOLANA, DAVID
2. CANALS ESTEVE, JOSÉ ANTONIO
3. GRAU CÍSCAR, JOAQUIM
4. LÓPEZ AGUD, CRISTIAN
5. MALDONADO HURTADO, MANUEL GUSTAVO
6. MUELA BENEYTO, EMILIO
7. ORS QUIXAL, RAFAEL TEODORO

Dando fe de todo lo cual se levanta esta acta, con el visto bueno de la presidencia, siendo las 12:30 horas del Fecha reunión.

Fdo. D. Marcos A. Martínez Peiró

Fdo. D. Enrique Berjano Zanón

DILIGENCIA:

Juan José Pérez Martínez, como Secretario del Departamento de Ingeniería Electrónica, doy fe de que: copia del Anexo de la presente acta, que contiene nueva valoración de todas las personas aspirantes en la fase de concurso, así como la citación para el debate de aquellas personas aspirantes que han superado esta fase, han estado expuestos en el Tablón de Anuncios de este Departamento desde la fecha de la firma, y en la página web del departamento correspondiente.