



**CONCURSO PROVISIÓN DE PLAZAS DE PROFESORADO CONTRATADO
LABORAL**

FECHA DE LA CONVOCATORIA	23/03/2026		
Nº PLAZAS	UNA	Nº DE LA PLAZA	7992
PLAZA DE	PROFESORADO AYUDANTE DOCTOR		

DEPARTAMENTO	INGENIERÍA ELECTRÓNICA
AREA DE CONOCIMIENTO	TECNOLOGÍA ELECTRÓNICA
CENTRO	E.T.S.I. DE TELECOMUNICACIÓN
PERFIL	12410 – SISTEMAS MICROPROCESADORES 12449 – INSTRUMENTACIÓN Y CALIDAD

ACTA DE REALIZACION DE LA DEFENSA DEL PROYECTO DOCENTE Y ENTREVISTA

ASISTENTES

<u>Presidente</u>	D. Marcos A. Martínez Peiró
<u>Secretario</u>	D. Enrique Berjano Zanón
<u>Vocales:</u>	Dña. Asunción Edith Navarro Antón Dña. Raquel Cervigón Abad

En Valencia, de forma semipresencial, siendo las 9:00 del día 11 de junio de 2026, se reúnen las personas al margen reseñadas, todos ellos miembros de la comisión de selección constituida al efecto el pasado día 5 de mayo de 2026, a excepción de Dña. María Asunción Santamaría Galdón que se encuentra indispuesta por problemas de salud, llegando a los siguientes acuerdos:

Se han presentado las personas aspirantes que a continuación se relacionan:

1. ESCOBAR ROPERO, FERNANDO
2. GARCÍA BAÑOS, BEATRIZ

Por parte de las personas aspirantes se entrega al presidente el proyecto docente en formato electrónico. (Salvo presentación con anterioridad de acuerdo con la convocatoria)

Se procede a realizar la segunda fase del proceso de selección, consistente en la defensa del proyecto docente y entrevista.

Finalizada esta fase por parte de la comisión se procede a calificar a las personas candidatas presentadas, otorgando la puntuación que se indica a continuación:



CONCEPTOS	CANDIDATO/A N°	
	1	2
a) Entrevista Personal (de 0 a 4 puntos; a valorar; Conocimiento de la materia, Expresión oral, Aptitud-Capacidad de Comunicar, etc.)	4	4
b) Proyecto Docente (de 0 a 4 puntos)	4	4
PUNTUACIÓN FINAL FASE (media de los apartados valorados)	4	4

Dando fe de todo lo cual se levanta esta acta, con el visto bueno de la presidencia, siendo las 11:45 del día de la fecha.

Fdo. D.: Marcos A. Martínez Peiró

Fdo. D. Enrique Berjano Zanón

DILIGENCIA:

Juan José Pérez Martínez, como Secretario del Departamento de Ingeniería Electrónica doy fe de que copia de este acta y su documentación anexa han estado expuestos en el Tablón de Anuncios de este Departamento desde la fecha de la firma, y en la página web del departamento correspondiente.