



**CONCURSO PROVISIÓN DE PLAZAS DE PROFESORADO CONTRATADO  
LABORAL**

<b>FECHA DE LA CONVOCATORIA</b>	23/03/2026		
<b>Nº PLAZAS</b>	UNA	<b>Nº DE LA PLAZA</b>	7990
<b>PLAZA DE</b>	PROFESORADO AYUDANTE DOCTOR		

<b>DEPARTAMENTO</b>	INGENIERÍA ELECTRÓNICA
<b>AREA DE CONOCIMIENTO</b>	TECNOLOGÍA ELECTRÓNICA
<b>CENTRO</b>	E.T.S.I. DE TELECOMUNICACIÓN
<b>PERFIL</b>	12411 – FUNDAMENTOS DE SISTEMAS DIGITALES 12462 – DESARROLLO DE SISTEMAS ELECTRÓNICOS

**ACTA DE REALIZACION DE LA DEFENSA DEL PROYECTO DOCENTE Y ENTREVISTA**

**ASISTENTES**

**Presidente** D. Marcos A. Martínez Peiró

**Secretario** D. Enrique Berjano Zanón

**Vocales:** Dña. María José Erro Beltrán

Dña. Marta María Hernando Álvarez

D. Pablo García-Linares Fontes

En Valencia, de forma semipresencial, siendo las 9:15 del día 3 de junio de 2026, se reúnen las personas al margen reseñadas, todos ellos miembros de la comisión de selección constituida al efecto el pasado día 4 de mayo de 2026, llegando a los siguientes acuerdos:

Se han presentado las personas aspirantes que a continuación se relacionan:

1. ÁLVAREZ PUERTA, VICENTE
2. DÍAZ FERNÁNDEZ, FRANCISCO JAVIER

Por parte de las personas aspirantes se entrega al presidente el proyecto docente en formato electrónico. (Salvo presentación con anterioridad de acuerdo con la convocatoria)

Se procede a realizar la segunda fase del proceso de selección, consistente en la defensa del proyecto docente y entrevista.

Finalizada esta fase por parte de la comisión se procede a calificar a las personas candidatas presentadas, otorgando la puntuación que se indica a continuación:



CONCEPTOS	CANDIDATO/A N°	
	1	2
a) Entrevista Personal (de 0 a 4 puntos; a valorar; Conocimiento de la materia, Expresión oral, Aptitud-Capacidad de Comunicar, etc.)	3	4
b) Proyecto Docente (de 0 a 4 puntos)	3,5	3
<b>PUNTUACIÓN FINAL FASE</b> (media de los apartados valorados)	3,25	3,5

Dando fe de todo lo cual se levanta esta acta, con el visto bueno de la presidencia, siendo las 12:30 del día de la fecha.

Fdo. D.: Marcos A. Martínez Peiró

Fdo. D. Enrique Berjano Zanón

**DILIGENCIA:**

Juan José Pérez Martínez, como Secretario del Departamento de Ingeniería Electrónica, doy fe de que copia de este acta y su documentación anexa han estado expuestos en el Tablón de Anuncios de este Departamento desde la fecha de la firma, y en la página web del departamento correspondiente.