



**CONCURSO PROVISIÓN DE PLAZAS DE PROFESORADO CONTRATADO
LABORAL.**

FECHA DE LA CONVOCATORIA	23/03/2026		
Nº PLAZAS	UNA	Nº DE PLAZA	7992
PLAZA DE:	PROFESORADO AYUDANTE DOCTOR		

DEPARTAMENTO	INGENIERÍA ELECTRÓNICA
AREA DE CONOCIMIENTO	TECNOLOGÍA ELECTRÓNICA
CENTRO	E.T.S.I. DE TELECOMUNICACIÓN
PERFIL	12410 – SISTEMAS MICROPROCESADORES 12449 – INSTRUMENTACIÓN Y CALIDAD

ACTA DE VALORACION PROVISIONAL DE LA PRIMERA FASE CONCURSO DE MERITOS

ASISTENTES

Presidente D. Marcos A. Martínez Peiró

Secretario D. Enrique Berjano Zanón

Vocales: Dña. Asunción Edith Navarro Antón

Dña. Raquel Cervigón Abad

Dña. María Asunción Santamaría

Galdón

En Valencia de forma telemática, siendo las 15:00 del día 25 de mayo de 2026, se reúnen las personas al margen reseñadas, todos ellos miembros de la comisión de selección constituida al efecto el pasado día 5 de mayo de 2026 llegándose a los siguientes acuerdos:

Orden del día:

Por parte de la Comisión se procede a la valoración de los méritos alegados por las personas aspirantes y, se acuerda publicar las calificaciones obtenidas por los mismos, según se detalla en la relación que se acompaña como Anexo de la presente acta.

De acuerdo con lo establecido por la convocatoria, las personas aspirantes disponen de un plazo de 5 días hábiles, contados a partir de la publicación del presente acuerdo para presentar las alegaciones y subsanación de la documentación presentada que estimen convenientes o se hayan requerido por la comisión, en relación a la evaluación efectuada de acuerdo con el procedimiento establecido en las bases.

Por parte del Secretario se procede a publicar el presente acuerdo en el Tablón de Anuncios de este Departamento y en la página web del departamento correspondiente.



UNIVERSITAT
POLITÈCNICA
DE VALÈNCIA

Sin más asuntos que tratar, dando fe de todo lo cual se levanta esta acta, con el visto bueno de la presidencia, siendo las 17:30, del día de la fecha. Quedando emplazados para una nueva reunión el día 5 de junio de 2026 a las 11:00.

Fdo. D. Marcos A. Martínez Peiró

Fdo. D. Enrique Berjano Zanón

DILIGENCIA: Julio Gomis-Tena Dolz, como Secretario del Departamento de Ingeniería Electrónica (P.S.R.), doy fe de que: copia del Anexo de la presente acta, que contiene la valoración de todas las personas aspirantes en la fase de concurso ha estado expuesta en el Tablón de Anuncios de este Departamento desde la fecha de la firma, y en la página web del departamento correspondiente.