



**CONCURSO DE MÉRITOS PARA LA CONSTITUCIÓN DE BOLSA DE EMPLEO  
TEMPORAL DE PROFESORADO SUSTITUTO**

<b>FECHA DE LA CONVOCATORIA</b>	06/02/2026		
<b>Nº PLAZAS</b>	-----	<b>Nº DE PLAZA</b>	C16/25
<b>PLAZA DE:</b>	PROFESORADO SUSTITUTO		

<b>DEPARTAMENTO</b>	INGENIERÍA ELECTRÓNICA
<b>AREA DE CONOCIMIENTO</b>	TECNOLOGÍA ELECTRÓNICA
<b>CENTRO</b>	CAMPUS VERA (BOLSAS)
<b>PERFIL</b>	TECNOLOGÍA ELECTRÓNICA

**ACTA DE VALORACION PROVISIONAL DE LA PRIMERA FASE CONCURSO DE MERITOS**

**ASISTENTES**

<b>Presidente</b>	Marcos A. Martínez Peiró
<b>Secretario</b>	Enrique Berjano Zanón
<b>Vocales:</b>	Marta María Monserrat Del Río
	Gema Prats Boluda
	Salvador Orts Grau

En Valencia, de forma telemática, siendo las 15:30 horas del día 28 de abril de 2026, se reúnen las personas al margen reseñadas, todos ellos miembros de la comisión de selección constituida al efecto el pasado día 16 de abril de 2026, llegándose a los siguientes acuerdos:

Por parte de la Comisión se procede a la valoración de los méritos alegados por las personas aspirantes y, se acuerda publicar las calificaciones obtenidas por los mismos, según se detalla en la relación que se acompaña como Anexo de la presente acta (documento valoración provisional actas).

Las personas aspirantes disponen de un plazo de 5 días hábiles para presentar las alegaciones y subsanación de la documentación presentada que estimen convenientes o se hayan requerido por la comisión, en relación a la evaluación efectuada.

Por parte del secretario se procede a publicar el presente acuerdo en el Tablón de Anuncios de este Departamento y complementariamente y sin carácter oficial en la microweb del Departamento o en el servidor UPV. noticias, grupo de noticias UPV. administración que puede ser consultado a través de la web de la UPV, en el menú en el menú Comunidad UPV/ PAS y PDI/ Herramientas y Recursos ([http://www.upv.es/bin2/tablon?p\\_idioma=c](http://www.upv.es/bin2/tablon?p_idioma=c))

Dando fe de todo lo cual se levanta esta acta que es suscrita por todos los presentes a las 18:39 horas del día de la fecha. Quedando emplazados para una nueva reunión el día 12 de mayo de 2026 a las 9:00 horas.

Fdo. Marcos A. Martínez Peiró

Fdo. Marta María Monserrat Del Río

Fdo. Gema Prats Boluda

Fdo. Salvador Orts Grau

Fdo. Enrique Berjano Zanón

DILIGENCIA: Julio Gomis-Tena Dolz (P.S.R.), como Secretario del Departamento de Ingeniería Electrónica doy fe de que: copia del Anexo de la presente acta, que contiene la valoración de todas las personas aspirantes en la fase de concurso ha estado expuesta en el Tablón de Anuncios de este Departamento desde el día 30 de abril, y complementariamente y sin carácter oficial en la microweb del Departamento o en el servidor UPV. noticias, grupo de noticias UPV. administración que puede ser consultado a través de la web de la UPV, en el menú en el menú Comunidad UPV/ PAS y PDI/ Herramientas y Recursos ([http://www.upv.es/bin2/tablon?p\\_idioma=c](http://www.upv.es/bin2/tablon?p_idioma=c))