



**CONCURSO PROVISIÓN DE PLAZAS DE PROFESORADO ASOCIADO
INDEFINIDO.**

FECHA DE LA CONVOCATORIA		05/12/2025	
Nº PLAZAS	DOS	Nº DE PLAZA	7939, 7940
PLAZA DE:	PROFESORADO ASOCIADO INDEFINIDO		

DEPARTAMENTO	INGENIERÍA ELECTRÓNICA
AREA DE CONOCIMIENTO	TECNOLOGÍA ELECTRÓNICA
CENTRO	E.T.S.I. INDUSTRIAL Y E.T.S.I. TELECOMUNICACIONES
PERFIL	TECNOLOGÍA ELECTRÓNICA. DISPOSITIVOS ELECTRÓNICOS

ACTA DE VALORACION PROVISIONAL DE LA PRIMERA FASE CONCURSO DE MERITOS

ASISTENTES

Presidente Marcos A. Martínez Peiró
Secretario Enrique Berjano Zanón
Vocales: Marta María Monserrat del Río
María Salud Guillem Sánchez
Ricardo José Colom Palero

En Valencia de forma no presencial, siendo las 9:00 del día 05 de febrero de 2026, se reúnen las personas al margen reseñadas, todos ellos miembros de la comisión de selección constituida al efecto el pasado día 04 de febrero de 2026, llegándose a los siguientes acuerdos, de conformidad con el orden del día:



Orden del día:

Por parte de la comisión se procede a la valoración de los méritos alegados por las personas aspirantes y, se acuerda publicar las calificaciones obtenidas por los mismos, según se detalla en la relación que se acompaña como Anexo de la presente acta.

De acuerdo con lo establecido por la convocatoria, las personas aspirantes disponen de un plazo de 5 días hábiles, contados a partir de la publicación del presente acuerdo para presentar las alegaciones y subsanación de la documentación presentada que estimen convenientes o se hayan requerido por la comisión, en relación con la evaluación efectuada de acuerdo con el procedimiento establecido en las bases.

Por parte de/la secretario/a se procede a publicar el presente acuerdo en el tablón de anuncios de este departamento y en la página web de este.

Sin más asuntos que tratar, dando fe de todo lo cual se levanta esta acta, con el visto bueno de la presidencia, siendo las 10:10, del día de la fecha. Quedando emplazados para una nueva reunión el día 13 de febrero de 2026, con el siguiente orden del día:

1. Valoración de las solicitudes de subsanación, si las hubiera, de la fase 1 y publicación de la valoración definitiva.

Fdo. D. Marcos A. Martínez Peiró

Fdo. D. Enrique Berjano Zanón

DILIGENCIA: Julio Gomis-Tena Dolz, como secretario del departamento de Ingeniería Electrónica (P.S.R.), doy fe de que: copia del Anexo de la presente acta, que contiene la valoración de todas las personas aspirantes en la fase de concurso ha estado expuesta en el tablón de anuncios del departamento desde la fecha de la firma, y en la página web de este.