



**CONCURSO PROVISIÓN DE PLAZAS DE PROFESORADO ASOCIADO
INDEFINIDO**

FECHA DE LA CONVOCATORIA	05/12/2025		
Nº PLAZAS	TRES	Nº DE LA PLAZA	7939, 7940
PLAZA DE	PROFESORADO ASOCIADO INDEFINIDO		

DEPARTAMENTO	INGENIERÍA ELECTRÓNICA		
AREA DE CONOCIMIENTO	TECNOLOGÍA ELECTRÓNICA		
CENTRO	E.T.S.I. INDUSTRIAL Y E.T.S.I. TELECOMUNICACIONES		
PERFIL	TECNOLOGÍA ELECTRÓNICA. DISPOSITIVOS ELECTRÓNICOS		

ACTA DE CONSTITUCIÓN DE LA COMISIÓN

ASISTENTES

Presidente Marcos A. Martínez Peiró

Secretario Enrique Berjano Zanón

Vocales: Marta María Monserrat del Río

María Salud Guillem Sánchez

Ricardo José Colom Palero

En Valencia de forma no presencial siendo las 9:00 horas del día 04 de febrero de 2026, se reúnen las personas al margen reseñadas, designadas miembros de la comisión de selección que ha de juzgar el concurso arriba referenciado, llegándose a los siguientes acuerdos:

Orden del día:

De conformidad con lo dispuesto en las bases de la convocatoria y normas de aplicación se acuerda constituir con los miembros al margen reseñados, la comisión de selección, manifestando no hallarse afectados por ninguna de las causas de abstención previstas en la Ley 40/2015, de 1 de octubre, de régimen jurídico del Sector Público. Si han presentado abstención o renuncias, se harán constar las mismas.

Se acuerda que las actuaciones de la comisión de selección se realicen de forma no presencial, excepto la segunda fase consistente en la exposición y debate sobre la trayectoria profesional y su adecuación a la plaza, perfil y requerimientos de los/las candidatos/as que se realizara de forma presencial.

Acto seguido se procede a elaborar los criterios específicos de valoración, de acuerdo con el baremo y criterios generales establecidos en la convocatoria que se hacen constar como Anexo de la presente acta, así como los criterios de valoración de la entrevista personal.



Por parte del secretario/a se procede a publicar el presente acuerdo en el tablón de anuncios de este departamento y en la página web de este.

Finalmente, se acuerda fijar como fecha para su próxima reunión la del 05 de febrero de 2026 a las 9:00, con el siguiente orden del día:

1. Valoración de la Fase 1 de los candidatos admitidos.
2. Publicación de Fase 1.

Dando fe de todo lo cual se levanta esta acta que es aprobada por todos los presentes a las 10:00 horas del día de la fecha.

Fdo. D. Marcos A. Martínez Peiró

Fdo. Dña. Marta María Monserrat del Río

Fdo. Dña. María Salud Guillem Sánchez

Fdo. D. Ricardo José Colom Palero

Fdo. D. Enrique Berjano Zanón

DILIGENCIA:

Julio Gomis-Tena Dolz, como secretario del departamento de Ingeniería Electrónica (P.S.R.), doy fe de que: los criterios de aplicación del Baremo, elaborados por la comisión para la valoración de los méritos de los aspirantes, han estado expuestos en el tablón de anuncios de este departamento desde la fecha de la firma, y en la página web del departamento.