



**CONCURSO PROVISIÓN DE PLAZAS DE PROFESORADO ASOCIADO
INDEFINIDO**

FECHA DE LA CONVOCATORIA		08/10/2025	
Nº PLAZAS	TRES	Nº DE LA PLAZA	7931, 7932, 7933
PLAZA DE	PROFESORADO ASOCIADO INDEFINIDO		

DEPARTAMENTO	INGENIERÍA ELECTRÓNICA
AREA DE CONOCIMIENTO	TECNOLOGÍA ELECTRÓNICA
CENTRO	E.T.S.I. AEROESPACIAL Y DISEÑO INDUSTRIAL, E.T.S.I. INDUSTRIAL Y E.T.S.I. TELECOMUNICACIÓN
PERFIL	DISPOSITIVOS ELECTRÓNICOS. ELECTRÓNICA DE POTENCIA (it1). TECNOLOGÍA ELECTRÓNICA

ACTA DE REALIZACION DE LA SEGUNDA FASE

ASISTENTES

Presidente Marcos A. Martínez Peiró

Secretario Enrique Berjano Zanón

Vocales: Marta María Monserrat Del Río

María Salud Guillem Sánchez

Ricardo José Colom Palero

En Valencia, de forma presencial, siendo las 9:00 del día 12 de diciembre de 2025, se reúnen las personas al margen reseñadas, todos ellos miembros de la comisión de selección constituida al efecto el pasado día 19 de noviembre de 2025, llegando a los siguientes acuerdos:



Se han presentado las personas aspirantes que a continuación se relacionan:

1. TORAN FO, MAXIMINO
2. GARRIDO SARASOL, JOSE ANGEL
3. LATORRE SANCHEZ, CONSUELO
4. MESEGUER ANASTASIO, JAVIER ENRIQUE
5. OROZCO POZO, JOSÉ ANTONIO
6. SANDIA PAREDES, JESÚS
7. SEGARRA CLARA, RAMÓN

Se procede a realizar la segunda fase del proceso de selección, consistente en la exposición y debate sobre la trayectoria profesional y su adecuación a la plaza, perfil y requerimientos.

Finalizada esta fase por parte de la comisión se procede a calificar a las personas candidatas presentadas, otorgando la puntuación que se indica a continuación:

CONCEPTOS	CANDIDATO/A N°						
	1	2	3	4	5	6	7
Exposición y debate sobre la trayectoria profesional (Conocimiento de la materia, Expresión oral, Aptitud-Capacidad de Comunicar, etc.)	30	18	18	18	25	30	20
PUNTUACIÓN FINAL FASE (máximo 30 puntos)	30	18	18	18	25	30	20

Dando fe de todo lo cual se levanta esta acta, con el visto bueno de la presidencia, siendo las 11:30 del día de la fecha.

Fdo. D. Marcos A. Martínez Peiró

Fdo. D. Enrique Berjano Zanón

DILIGENCIA:

Julio Gomis-Tena Dolz, como secretario del departamento de Ingeniería Electrónica (P.S.R.), doy fe de que copia de esta acta y su documentación anexa han estado expuestos en el tablón de anuncios de este departamento desde 15 de diciembre de 2025, y en la página web de éste.