

**CONCURSO PROVISIÓN DE PLAZAS DE PROFESORADO ASOCIADO  
INDEFINIDO**

|                                 |                                 |                       |                  |
|---------------------------------|---------------------------------|-----------------------|------------------|
| <b>FECHA DE LA CONVOCATORIA</b> |                                 | 08/10/2025            |                  |
| <b>Nº PLAZAS</b>                | TRES                            | <b>Nº DE LA PLAZA</b> | 7931, 7932, 7933 |
| <b>PLAZA DE:</b>                | PROFESORADO ASOCIADO INDEFINIDO |                       |                  |

|                             |                                                                                            |
|-----------------------------|--------------------------------------------------------------------------------------------|
| <b>DEPARTAMENTO</b>         | INGENIERÍA ELECTRÓNICA                                                                     |
| <b>AREA DE CONOCIMIENTO</b> | TECNOLOGÍA ELECTRÓNICA                                                                     |
| <b>CENTRO</b>               | E.T.S.I. AEROSPAECIAL Y DISEÑO INDUSTRIAL, E.T.S.I. INDUSTRIAL Y E.T.S.I. TELECOMUNICACIÓN |
| <b>PERFIL</b>               | DISPOSITIVOS ELECTRÓNICOS. ELECTRÓNICA DE POTENCIA (it1). TECNOLOGÍA ELECTRÓNICA           |

**ACTA DE VALORACION DEFINITIVA DE LA PRIMERA FASE CONCURSO DE MERITOS**

**ASISTENTES**

**Presidente**    Marcos A. Martínez Peiró

**Secretario**    Enrique Berjano Zanón

**Vocales:**        Marta María Monserrat Del Río

                      María Salud Guillem Sánchez

                      Ricardo José Colom Palero

En Valencia, de forma no presencial, siendo las 18:00 del día 1 de diciembre, se reúnen las personas al margen reseñadas, todos ellos miembros de la comisión de selección, constituida al efecto el pasado día 19 de noviembre de 2025, llegándose a los siguientes acuerdos:



**Orden del día:**

Se han presentado las siguientes alegaciones y subsanación de documentación:

**ALEGACIÓN 1.**

Candidato: OROZCO POZO, JOSÉ ANTONIO

Alegación: GRADO DE RECONOCIMIENTO DE VALENCIANO. NIVEL C1.

Se reconoce tras solicitar al Servei de Normalització i Promoció Llingüística de la UPV la equivalencia de la documentación aportada por el candidato originalmente. Según dicho servicio la equivalencia es un C1.

Finalizado el plazo de alegaciones y subsanación de la evaluación de méritos de las personas candidatas referenciadas y, revisadas éstas, se acuerda publicar las calificaciones definitivas de la fase del concurso de méritos, según se detalla en la relación que se acompaña como Anexo de la presente acta (podrá utilizarse la plantilla de auto baremación o el anexo que se acompaña a estas actas).

Se acuerda convocar, para la realización de la segunda fase del proceso selectivo “exposición y debate de la trayectoria profesional”, que se celebrará **de forma PRESENCIAL** en la Universitat Politècnica de València, en la sede del Departamento de Ingeniería Electrónica, **edificio 7F, quinta planta, Salón de Grados (V.7F.5.028), a las 9:00 horas, del día viernes 12 de diciembre de 2025**, a las siguientes personas aspirantes que han obtenido las mayores puntuaciones en la fase de concurso de méritos y que sumando los puntos obtenidos con el máximo posible de la fase segunda no puedan ser superadas por el resto de las personas aspirantes. (Según convocatoria se convoca iniciando por la letra T).

1. TORAN FO, MAXIMINO
2. GARRIDO SARASOL, JOSE ANGEL
3. GAVARA DOÑATE, JOSEP
4. GONZÁLEZ CARDONA, PEDRO
5. LATORRE SANCHEZ, CONSUELO
6. MARTINEZ BEAS, NESTOR
7. MESEGUER ANASTASIO, JAVIER ENRIQUE
8. OROZCO POZO, JOSE ANTONIO
9. SANCHO IBAÑEZ ALGARRA, JOSE MARIA
10. SANDIA PAREDES, JESUS
11. SEGARRA CLARA, RAMON

Dando fe de todo lo cual se levanta esta acta, con el visto bueno de la presidencia, siendo las 20:00 horas del 1 de diciembre de 2025.

Fdo. D. Marcos A. Martínez Peiró

Fdo. D. Enrique Berjano Zanón

**DILIGENCIA:**

Julio Gomis-Tena Dolz, como secretario del departamento de Ingeniería Electrónica (P.S.R.), doy fe de que: copia del Anexo de la presente acta, que contiene nueva valoración de todas las personas aspirantes en la fase de concurso, así como la citación para la exposición y debate de la trayectoria profesional de aquellas personas aspirantes que han superado esta fase, han estado expuestos en el tablón de anuncios de este departamento desde la fecha de la firma, y en la página web de éste.