



**CONCURSO PROVISIÓN DE PLAZAS DE PROFESORADO ASOCIADO
INDEFINIDO.**

FECHA DE LA CONVOCATORIA		08/10/2025	
Nº PLAZAS	TRES	Nº DE PLAZA	C10/25
PLAZA DE:	PROFESORADO ASOCIADO INDEFINIDO		

DEPARTAMENTO	INGENIERÍA ELECTRÓNICA		
AREA DE CONOCIMIENTO	TECNOLOGÍA ELECTRÓNICA		
CENTRO	E.T.S.I. AEROSPAECIAL Y DISEÑO INDUSTRIAL, E.T.S.I. INDUSTRIAL Y E.T.S.I. TELECOMUNICACIÓN		
PERFIL	DISPOSITIVOS ELECTRÓNICOS. ELECTRÓNICA DE POTENCIA (it1). TECNOLOGÍA ELECTRÓNICA		

**ACTA DE VALORACION PROVISIONAL DE LA PRIMERA FASE CONCURSO DE
MERITOS**

ASISTENTES

Presidente Marcos A. Martínez Peiró

Secretario Enrique Berjano Zanón

Vocales: Marta María Monserrat Del Río

En Valencia de forma no presencial, siendo las 8:00 del día 21 de noviembre de 2025, se reúnen las personas al margen reseñadas, todos ellos miembros de la comisión de selección constituida al efecto el pasado día 19 de noviembre de 2025, llegándose a los siguientes acuerdos, de conformidad con el orden del día:

María Salud Guillem Sánchez

Ricardo José Colom Palero



Orden del día:

Por parte de la comisión se procede a la valoración de los méritos alegados por las personas aspirantes y, se acuerda publicar las calificaciones obtenidas por los mismos, según se detalla en la relación que se acompaña como Anexo de la presente acta.

De acuerdo con lo establecido por la convocatoria, las personas aspirantes disponen de un plazo de 5 días hábiles, contados a partir de la publicación del presente acuerdo para presentar las alegaciones y subsanación de la documentación presentada que estimen convenientes o se hayan requerido por la comisión, en relación con la evaluación efectuada de acuerdo con el procedimiento establecido en las bases.

Por parte de/la secretario/a se procede a publicar el presente acuerdo en el tablón de anuncios de este departamento y en la página web de este.

Sin más asuntos que tratar, dando fe de todo lo cual se levanta esta acta, con el visto bueno de la presidencia, siendo las 12:00, del día de la fecha. Quedando emplazados para una nueva reunión el día 1 de diciembre de 2025, con el siguiente orden del día:

1. Valoración de las solicitudes de subsanación, si las hubiera, de la fase 1 y publicación de la valoración definitiva.

Fdo. D. Marcos A. Martínez Peiró

Fdo. D. Enrique Berjano Zanón

DILIGENCIA: Julio Gomis-Tena Dolz, como secretario del departamento de Ingeniería Electrónica (P.S.R.), doy fe de que: copia del Anexo de la presente acta, que contiene la valoración de todas las personas aspirantes en la fase de concurso ha estado expuesta en el tablón de anuncios del departamento desde la fecha de la firma, y en la página web de este.