

ACTA DE REALIZACIÓN DE LA PRUEBA

CONCURSO PARA LA PROVISION DE PLAZA **PROFESOR/A TITULAR DE UNIVERSIDAD**

EN LA UNIVERSITAT POLITECNICA DE VALENCIA.

CONCURSO Nº: 112/25

NUMERO DE PLAZAS CONVOCADAS: UNA CODIGO PLAZAS: 7722 FECHA PUBLICACIÓN CONVOCATORIA EN BOE/DOGV: 11/07/25 AREA DE CONOCIMIENTO: TECNOLOGÍA ELECTRÓNICA

DEPARTAMENTO: INGENIERÍA ELECTRÓNICA PERFIL: 12150 – ELECTRÓNICA DE POTENCIA 13022 – MICRO-NANO TECNOLOGÍA

ASISTENTES

- Beatriz Ana Trénor Gomis

- Salvador Orts Grau

- Marta Ruíz Llata

- Javier Uceda Antolín

- Félix Fanjul Velez

En Valencia, siendo las siendo las 10:15 horas del día 16 de octubre de 2025, en el Departamento de Ingeniería electrónica y de manera semipresencial a través de la plataforma TEAMs, estando presentes la presidenta y el secretario, así como el candidato.

Reunidos los miembros reseñados al margen, comienza la prueba correspondiente al concurso público arriba especificado.

De acuerdo con lo establecido en la base 7 de la convocatoria, y una vez finalizada la prueba, se realiza la valoración sobre cada persona candidata y se emite, por los miembros de la comisión, informe/s razonado/s de valoración de cada una de ellas que se adjunta/n, todo ello ajustado a los criterios generales y específicos de valoración establecidos.

Asimismo, y tal y como establece la base 7.4 de la convocatoria se hacen públicos los resultados de la evaluación de cada candidato, desglosada por cada uno de los aspectos evaluados, que son los siguientes:

	VALORACIONES			
PERSONAS CANDIDATAS	Investigación	Docencia	Otros	Total
			Méritos	
Candidato nº 1: Román Fernández Díaz	4	4	0.8	8.8



Finalizado el acto, se levanta la sesión por la Presidenta, de todo lo que, como Secretario doy fe con el V^oB^o de la Presidenta y la firma de todas las personas asistentes.

En 16 de octubre de 2025

LA PRESIDENTA EL SECRETARIO

Fdo. Beatriz Ana Trénor Gomis Fdo. Salvador Orts Grau

1° VOCAL 2° VOCAL 3° VOCAL

Fdo. Marta Ruíz Llata Fdo. Javier Uceda Antolín Fdo. Félix Fanjul Vélez