



ACTA DE PRESENTACION DE LAS PERSONAS CANDIDATAS

CONCURSO PARA LA PROVISION DE PLAZA DE **CATEDRATICO/A DE UNIVERSIDAD** EN LA UNIVERSITAT POLITÈCNICA DE VALÈNCIA.

CONCURSO Nº: **020/25**

NUMERO DE PLAZAS CONVOCADAS: **UNA** CODIGO PLAZA: **7643**

FECHA PUBLICACIÓN CONVOCATORIA EN BOE/DOGV: **11/07/25**

AREA DE CONOCIMIENTO: **TECNOLOGÍA ELECTRÓNICA**

DEPARTAMENTO: **INGENIERÍA ELECTRÓNICA**

PERFIL: **13060 -SEÑALES BIOMÉDICAS**

33690 – INSTRUMENTACIÓN INDUSTRIAL

ASISTENTES

- David Mortal Pérez
- Gabriel Garcerá Sanfeliú
- Marta María Hernando Álvarez
- Inmaculada Plaza García.
- Belén Arredondo Conchillo

En Valencia, siendo las 17h00 horas del día 7 de octubre de 2025.

Reunidos los miembros reseñados al margen de la comisión que ha de juzgar el concurso arriba especificado, se procede a la realización del acto de presentación de las personas candidatas admitidas al proceso selectivo, llegándose a los siguientes acuerdos:

Se presentan las personas relacionadas seguidamente:

Yiyao Ye Lin

No procede efectuar sorteo para determinar el orden de actuación de las personas aspirantes al haber únicamente una sola candidata.

En cumplimiento igualmente de lo dispuesto en las bases de la convocatoria y normativa de aplicación, se informa que la prueba oral tendrá lugar en el lugar, fecha y hora que a continuación se indica:

Lugar: Salón de Grados (5ª planta) del edificio del Departamento de Ingeniería Electrónica (7F) del Campus de Vera de la Universitat Politècnica de València

Fecha: 7 de octubre de 2025

Hora: 17h05

La prueba consistirá en la exposición oral por las personas candidatas, durante un tiempo máximo de dos horas de los méritos y de su historial académico, docente e investigador y del proyecto docente e investigador, debatiendo a continuación con el candidato o candidata durante un tiempo máximo de dos horas.



Las personas candidatas han remitido la documentación correspondiente a la prueba y por la comisión se recepciona formalmente la misma y, al mismo tiempo, la comisión le facilita las instrucciones correspondientes a la realización de la prueba.

Por último, se señala la fecha y hora de comienzo de la prueba que se realizará en sesión pública y que tendrá lugar en:

Lugar: Salón de Grados (5ª planta) del edificio del Departamento de Ingeniería Electrónica (7F) del Campus de Vera de la Universitat Politècnica de València

Fecha: 7 de octubre de 2025

Hora: 17h05

Finalizado el acto, se levanta por el Presidente la sesión, de todo lo que, como Secretario, doy fe con el VºBº del Presidente y la firma de todas las personas asistentes.

En Valencia, el 7 de octubre de 2025

EL PRESIDENTE

EL SECRETARIO

Fdo. David Moratal Pérez

Fdo. Gabriel Garcerá Sanfeliú

1º VOCAL

2º VOCAL

3º VOCAL

**Fdo. Marta María Hernando
Álvarez**

**Fdo. Inmaculada Plaza
García**

**Fdo. Belén Arredondo
Conchillo**