



CONCURSO PROVISIÓN DE PLAZAS DE PROFESORADO AYUDANTE DOCTOR

FECHA DE LA CONVOCATORIA	17/03/2025
Nº PLAZAS	Una
PLAZA DE	Profesor/a Ayudante Doctor/a

DEPARTAMENTO	Ingeniería Electrónica
AREA DE CONOCIMIENTO	Tecnología Electrónica
CENTRO	E.T.S.I. de Telecomunicación
PERFIL	12410 – Sistemas microprocesadores 35556 – Sistemas Embebidos Avanzados

ACTA DE REALIZACION DE LA DEFENSA DEL PROYECTO DOCENTE Y ENTREVISTA

ASISTENTES

Presidente D. Marcos Antonio Martínez Peiró En Valencia, reunidos de manera parcialmente telemática, siendo las 9:30 del día 1 de julio de 2025, se reúnen las personas al margen reseñadas, todos ellos miembros de la comisión de selección constituida al efecto el pasado día 21 de mayo de 2025, llegando a los siguientes acuerdos:

Secretario D. Enrique Berjano Zanón

Vocales: Dña. Cristina Fernández Herrero
Dña. Asunción Edith Navarro Antón
D. Raúl Alcaraz Martínez

Se han presentado las personas aspirantes que a continuación se relacionan:

1. Javier Monreal Trigo
2. Pau Salvador Llácer
3. Zoe Valero Ramón

Por parte de las personas aspirantes se entrega al presidente el proyecto docente en formato electrónico.

Se procede a realizar la segunda fase del proceso de selección, consistente en la defensa del proyecto docente y entrevista.

Finalizada esta fase por parte de la comisión se procede a calificar a las personas candidatas presentadas, otorgando la puntuación que se indica a continuación:



CONCEPTOS	CANDIDATO N°		
	1	2	3
a) Entrevista Personal (de 0 a 4 puntos)	4,00	4,00	3,00
b) Proyecto Docente (de 0 a 4 puntos)	3.50	3.80	2.00
PUNTUACIÓN FINAL FASE (media de los apartados valorados)	3.75	3.90	2.50

MOTIVACION:

El candidato 1 ha presentado un proyecto docente completo y correcto de forma organizativa, en especial en la asignatura de Sistemas Embebidos Avanzados, si bien poco arriesgado al no decidirse por un solo microprocesador en la asignatura de Sistemas Microprocesadores. La comisión destaca la excelente explicación de la parte de hardware. En cuanto a la entrevista, ha mostrado un completo dominio de las materias de ambas asignaturas del perfil.

El candidato 2 ha presentado un proyecto docente muy completo técnica y organizativamente. Sin embargo, presenta algunos aspectos poco realistas (relativos a la propuesta de clase inversa) para la asignatura de Sistemas Microprocesadores, teniendo en cuenta el número de alumnos implicados. Como punto limitante, destacar que la propuesta de Sistemas Embebidos Avanzados es poco original comparada con la actual Guía Docente. En cuanto a la entrevista, ha mostrado un completo dominio de las materias de ambas asignaturas del perfil.

El candidato 3 ha presentado un proyecto docente correcto, pero poco concreto (en especial en lo referente al hardware y metodologías docente y de evaluación), dejando algunos puntos muy abiertos y por definir; poco original y sin nuevas propuestas en la asignatura de Sistemas Embebidos Avanzados. En cuanto a la entrevista, las respuestas a algunas cuestiones técnicas han sido poco concretas, sin aclarar al tribunal de forma clara y precisa los conceptos que se van a trabajar en algunos temas.

Dando fe de todo lo cual se levanta esta acta, con el visto bueno de la presidencia, siendo las 14:00 horas del día de la fecha.

Fdo. D. Marcos Antonio Martínez Peiró

Fdo. D. Enrique Berjano Zanón
Fdo. D/Dña. «VOCAL_SECRETARIO»

DILIGENCIA:

D. Julio Gomis-Tena Dolz, como Secretario del Departamento de Ingeniería Electrónica (P.S.R), doy fe de que copia de este acta y su documentación anexa han estado expuestos en el Tablón de Anuncios de este Departamento desde la fecha de la firma, y complementariamente y sin carácter oficial en la microweb del Departamento o en el servidor UPV. noticias, grupo de noticias UPV. administración que puede ser consultado a través de la web de la UPV, en el menú en el menú Comunidad UPV/ PAS y PDI/ Herramientas y Recursos (http://www.upv.es/bin2/tablon?p_idioma=c)