



CONCURSO PROVISIÓN DE PLAZAS DE PROFESORADO AYUDANTE DOCTOR

FECHA DE LA CONVOCATORIA		17/03/2025	
Nº PLAZAS	Una	Nº DE LA PLAZA	7531
PLAZA DE	Profesor/a Ayudante Doctor/a		

DEPARTAMENTO	Ingeniería Electrónica
AREA DE CONOCIMIENTO	Tecnología Electrónica
CENTRO	E.T.S.I. de Telecomunicación, E.T.S.I. Industrial
PERFIL	12448 – Sensores 33813 – Instrumentación y Control Industrial

ACTA DE REALIZACION DE LA DEFENSA DEL PROYECTO DOCENTE Y ENTREVISTA

ASISTENTES

Presidente D. Marcos Antonio Martínez Peiró En Valencia, siendo el día 18 de junio de 2025 a las 9:30 horas, se reúnen las

Secretario D. Enrique Berjano Zanón personas al margen reseñados, todos ellos miembros de la comisión de selección que

Vocales: Dña. Raquel Cervigón Abad ha de juzgar el concurso indicado, llegándose a los siguientes acuerdos:

Dña. Antonia Isabel Pérez Garcilópez

D. Félix Fanjul Velez

Se han presentado las personas aspirantes que a continuación se relacionan:

1. John Barrio Toala
2. Yadira Fernanda Boada Acosta

Por parte de las personas aspirantes se entrega al presidente el proyecto docente en formato electrónico.

Se procede a realizar la segunda fase del proceso de selección, consistente en la defensa del proyecto docente y entrevista.

Finalizada esta fase por parte de la comisión se procede a calificar a las personas candidatas presentadas, otorgando la puntuación que se indica a continuación:



CONCEPTOS	CANDIDATO Nº	
	1	2
a) Entrevista Personal (de 0 a 4 puntos)	3.4	2.4
b) Proyecto Docente (de 0 a 4 puntos)	3.6	3.6
PUNTUACIÓN FINAL FASE (media de los apartados valorados)	3.5	3.0

MOTIVACION:

El candidato 1 ha presentado un proyecto docente conservador, muy ceñido a los contenidos de las actuales guías docentes. Se echa en falta una mayor integración entre la parte de electrónica y la de control, si bien se propone una práctica de laboratorio novedosa orientada a paliar esa limitación. Ha descrito con detalle y corrección tanto los contenidos teóricos como prácticos, así como la secuenciación de la docencia. En cuanto a la entrevista, ha mostrado estar suficientemente preparado para impartir la docencia, y ha respondido a cuestiones docentes de forma concisa, clara y correcta.

La candidata 2 ha presentado un proyecto docente conservador, muy ceñido a los contenidos de las actuales guías docentes. Se echa en falta una mayor integración entre la parte de electrónica y la de control. Ha descrito con detalle y corrección tanto los contenidos teóricos como prácticos, así como la secuenciación de la docencia. En cuanto al dominio de la materia, ha mostrado algunas dudas en cuestiones básicas, si bien demuestra un gran potencial docente, avalado por su larga trayectoria como profesora universitaria. En general, ha contestado a las cuestiones docentes de forma correcta, si bien en algunos casos las respuestas han sido confusas o poco elaboradas.

Dando fe de todo lo cual se levanta esta acta, con el visto bueno de la presidencia, siendo las 14:30 horas del día de la fecha.

Fdo. D. Marcos Antonio
Martínez Peiró

Fdo. D. Enrique Berjano Zanón

DILIGENCIA:

D. Julio Gomis-Tena Dolz, como Secretario del Departamento de Ingeniería Electrónica (P.S.R.), doy fe de que copia de este acta y su documentación anexa han estado expuestos en el Tablón de Anuncios de este Departamento desde la fecha de la firma, y complementariamente y sin carácter oficial en la microweb del Departamento o en el servidor UPV. noticias, grupo de noticias UPV. administración que puede ser consultado a través de la web de la UPV, en el menú en el menú Comunidad UPV/ PAS y PDI/ Herramientas y Recursos (http://www.upv.es/bin2/tablon?p_idioma=c)