

CONCURSO PROVISIÓN DE PLAZAS DE PROFESORADO AYUDANTE DOCTOR

FECHA DE LA CONVOCATORIA	17/03/2025		
Nº PLAZAS	Una	Nº DE LA PLAZA	7530
PLAZA DE:	Profesor/a Ayudante Doctor/a		

DEPARTAMENTO	Ingeniería Electrónica
AREA DE CONOCIMIENTO	Tecnología Electrónica
CENTRO	E.T.S.I. de Telecomunicación
PERFIL	12412 – Sistemas digitales programables 35483 – Codiseño hardware software

RESOLUCIÓN DEL PROCESO SELECTIVO

ASISTENTES

Presidente	D. Marcos Antonio Martínez Peiró	En Valencia, de manera parcialmente telemática, siendo el 12 de junio de 2025 se reúnen las personas al margen reseñadas, todos ellos miembros de la comisión de selección que ha de juzgar el concurso indicado, llegándose a los siguientes acuerdos:
Secretario	D. Enrique Berjano Zanón	
Vocales	Dña. Julia Arias Rodríguez	
	Dña. Raquel Cervigón Abad	
	Dña. Patricia Sánchez González	

Finalizadas las valoraciones de las fases del concurso se acuerda publicar las puntuaciones obtenidas por cada una de las personas aspirantes, ordenado de mayor a menor, que han superado las dos fases del proceso de selección.

De conformidad con lo dispuesto en las bases de la convocatoria, se acuerda elevar al Rector la relación de personas aspirantes aprobadas y de acuerdo con las plazas convocadas se propone la contratación a favor de:

D. Javier Monreal Trigo

(la relación de aprobados no puede ser superior al número plazas convocadas)

Tal y como dispone la convocatoria, se acuerda conformar, con el resto de personas aspirantes que han superado las dos fases del proceso de selección, una lista de reserva que, según el orden de puntuación final obtenido, se utilizara únicamente en caso de renuncia del candidato/a propuesto/a, o cuando concurra cualquier otra causa que impida su contratación.

La relación de las valoraciones de las personas aspirantes que han superado las pruebas selectivas, se publicará en el tablón de anuncios del departamento, y complementariamente y sin carácter oficial en la microweb del Departamento o en el servidor UPV. noticias, grupo de noticias UPV. administración que puede ser consultado a través de la web de la UPV, en el menú en el menú Comunidad UPV/ PAS y PDI/ Herramientas y Recursos (http://www.upv.es/bin2/tablon?p_idioma=c), así como certificación en la que se haga constar el día de su publicación.

Dando fe de todo lo cual se levanta esta acta que es suscrita por todos los presentes a las 14:08 del día de la fecha.

Fdo. D. Marcos Antonio Martínez Peiró

Fdo. Dña. Julia Arias Rodríguez

Fdo. Dña. Raquel Cervigón Abad

Fdo. Dña. Patricia Sánchez González

Fdo. D. Enrique Berjano Zanón

DILIGENCIA:

D. Julio Gomis-Tena Dolz, como Secretario del Departamento de Ingeniería Electrónica (P.S.R.), doy fe de que copia de este acta y su documentación anexa han estado expuestos en el Tablón de Anuncios de este Departamento desde la fecha de la firma, y complementariamente y sin carácter oficial en la microweb del Departamento o en el servidor UPV. noticias, grupo de noticias UPV. administración que puede ser consultado a través de la web de la UPV, en el menú en el menú Comunidad UPV/ PAS y PDI/ Herramientas y Recursos (http://www.upv.es/bin2/tablon?p_idioma=c)