



**CONCURSO PROVISIÓN DE PLAZAS DE PROFESORADO AYUDANTE DOCTOR**

|                                 |                              |                       |      |
|---------------------------------|------------------------------|-----------------------|------|
| <b>FECHA DE LA CONVOCATORIA</b> |                              | 17/03/2025            |      |
| <b>Nº PLAZAS</b>                | Una                          | <b>Nº DE LA PLAZA</b> | 7531 |
| <b>PLAZA DE:</b>                | Profesor/a Ayudante Doctor/a |                       |      |

|                             |                                                                  |
|-----------------------------|------------------------------------------------------------------|
| <b>DEPARTAMENTO</b>         | Ingeniería Electrónica                                           |
| <b>AREA DE CONOCIMIENTO</b> | Tecnología Electrónica                                           |
| <b>CENTRO</b>               | E.T.S.I. de Telecomunicación, E.T.S.I. Industrial                |
| <b>PERFIL</b>               | 12448 - Sensores<br>33813 – Instrumentación y Control Industrial |

**ACTA DE VALORACION DEFINITIVA DE LA PRIMERA FASE CONCURSO DE MERITOS**

**ASISTENTES**

**Presidente** D. Marcos Antonio Martínez Peiró

**Secretario** D. Enrique Berjano Zanón

**Vocales:** Dña. Raquel Cervigón Abad

Dña. Antonia Isabel Pérez Garcilópez

D. Félix Fanjul Vélez

En Valencia, de manera parcialmente telemática, siendo las 9:00 del día 10 de junio de 2025 se reúnen las personas al margen reseñadas, todos ellos miembros de la comisión de selección, constituida al efecto el pasado día 21 de mayo de 2025, llegándose a los siguientes acuerdos:



**Orden del día:**

Finalizado el plazo de alegaciones y subsanación de la evaluación de méritos de las personas candidatas referenciadas, y sin que se haya presentado ninguna, se acuerda publicar las calificaciones definitivas de la fase del concurso de méritos, según se detalla en la relación que se acompaña como Anexo de la presente acta.

Se acuerda convocar, para la realización de la segunda fase del proceso selectivo “defensa del proyecto docente y entrevista”, que se celebrará en el Campus de Vera de la Universitat Politècnica de València, Departamento de Ingeniería Electrónica (Edificio 7F) el día 18 de junio de 2025 a las 9:30 horas, a las siguientes personas aspirantes que superan la presente fase de concurso de méritos al haber obtenido **3** o más puntos, ordenados según orden alfabético dispuesto en las bases de la convocatoria.

1. Javier Madrigal Madrigal
2. Javier Monreal Trigo
3. Jorge Parra Gómez
4. Pau Salvador Llácer
5. Luis David Sánchez Diana
6. Zoe Valero Ramón
7. John Barrio Toala
8. Yadira Fernanda Boada Acosta
9. Carlos Díaz Sanahuja
10. Concepción García Pardo

Dando fe de todo lo cual se levanta esta acta, con el visto bueno de la presidencia, siendo las 9:20 horas del 10 de junio de 2025.

*Fdo. D. Marcos Antonio  
Martínez Peiró*

*Fdo. D. Enrique Berjano Zanón*

**DILIGENCIA:**

D. Julio Gomis-Tena Dolz, como Secretario del Departamento de Ingeniería Electrónica (P.S.R), doy fe de que: copia del Anexo de la presente acta, que contiene nueva valoración de todas las personas aspirantes en la fase de concurso, así como la citación para el debate de aquellas personas aspirantes que han superado esta fase, han estado expuestos en el Tablón de Anuncios de este Departamento desde la fecha de la firma, y complementariamente y sin carácter oficial en la microweb del Departamento o en el servidor UPV. noticias, grupo de noticias UPV. administración que puede ser consultado a través de la web de la UPV, en el menú en el menú Comunidad UPV/ PAS y PDI/ Herramientas y Recursos ([http://www.upv.es/bin2/tablon?p\\_idioma=c](http://www.upv.es/bin2/tablon?p_idioma=c))