



CONCURSO PROVISIÓN DE PLAZAS DE PROFESORADO AYUDANTE DOCTOR.

FECHA DE LA CONVOCATORIA	17/03/2025		
Nº PLAZAS	Una	Nº DE PLAZA	7530
PLAZA DE:	Profesor/a Ayudante Doctor/a		

DEPARTAMENTO	Ingeniería Electrónica
AREA DE CONOCIMIENTO	Tecnología Electrónica
CENTRO	E.T.S.I. de Telecomunicación
PERFIL	12412 – Sistemas digitales programables 35483 – Codiseño hardware software

ACTA DE VALORACION PROVISIONAL DE LA PRIMERA FASE CONCURSO DE MERITOS

ASISTENTES

Presidente	D. Marcos Antonio Martínez Peiró	En Valencia, de manera parcialmente telemática, siendo las 11:02 horas del día 28 de mayo de 2025, se reúnen las personas al margen reseñadas, todos ellos miembros de la comisión de selección constituida al efecto el pasado día 8 de mayo de 2025.
Secretario	D. Enrique Berjano Zanón	
Vocales:	Dña. Julia Arias Rodríguez	
	Dña. Raquel Cervigón Abad	
	Dña. Patricia Sánchez González	

Orden del día:

Lectura y aprobación del acta de la sesión anterior.

Por parte de la Comisión se procede a la valoración de los méritos alegados por las personas aspirantes y, se acuerda publicar las calificaciones obtenidas por los mismos, según se detalla en la relación que se acompaña como Anexo de la presente acta (podrá utilizarse la plantilla de auto baremación o el anexo que se acompaña a estas actas).

De acuerdo con lo establecido por la convocatoria, las personas aspirantes disponen de un plazo de 5 días hábiles, contados a partir de la publicación del presente acuerdo para presentar las alegaciones y subsanación de la documentación presentada que estimen convenientes o se hayan requerido por la comisión, en relación a la evaluación efectuada de acuerdo con el procedimiento establecido en las bases.



UNIVERSITAT
POLITÈCNICA
DE VALÈNCIA

Por parte del Secretario se procede a publicar el presente acuerdo en el Tablón de Anuncios de este Departamento y complementariamente y sin carácter oficial en la microweb del Departamento o en el servidor UPV. noticias, grupo de noticias UPV. administración que puede ser consultado a través de la web de la UPV, en el menú en el menú Comunidad UPV/ PAS y PDI/ Herramientas y Recursos (http://www.upv.es/bin2/tablon?p_idioma=c).

Sin más asuntos que tratar, dando fe de todo lo cual se levanta esta acta, con el visto bueno de la presidencia, siendo las 12:34, del día de la fecha. Quedando emplazados para una nueva reunión el día **05/06/2025** para la valoración definitiva de la Fase 1.

Fdo. D. Marcos Antonio
Martínez Peiró

Fdo. D. Enrique Berjano Zanón

DILIGENCIA: D. Julio Gomis-Tena Dolz, como Secretario del Departamento de Ingeniería Electrónica (P.S.R.), doy fe de que: copia del Anexo de la presente acta, que contiene la valoración de todas las personas aspirantes en la fase de concurso ha estado expuesta en el Tablón de Anuncios de este Departamento desde la fecha de la firma, y complementariamente y sin carácter oficial en la microweb del Departamento o en el servidor UPV. noticias, grupo de noticias UPV. administración que puede ser consultado a través de la web de la UPV, en el menú en el menú Comunidad UPV/ PAS y PDI/ Herramientas y Recursos (http://www.upv.es/bin2/tablon?p_idioma=c)