



CONCURSO PROVISIÓN DE PLAZAS DE PROFESORADO AYUDANTE DR.

FECHA DE LA CONVOCATORIA		17/03/2025	
Nº PLAZAS	Una	Nº DE PLAZA	7529
PLAZA DE:	Profesor Ayudante Doctor		

DEPARTAMENTO	Ingeniería Electrónica
AREA DE CONOCIMIENTO	Tecnología Electrónica
CENTRO	E.T.S.I. de Telecomunicación
PERFIL	12410 – Sistemas microprocesadores 35556 – Sistemas embebidos avanzados

ACTA DE VALORACION PROVISIONAL DE LA PRIMERA FASE CONCURSO DE MERITOS

ASISTENTES

Presidente	D. Marcos A. Martínez Peiró	En Valencia, de forma remota, siendo las 15:00 del día 5 de junio de 2025, se reúnen las personas al margen reseñadas, todos ellos miembros de la comisión de selección constituida al efecto el pasado día 21 de mayo de 2025, llegándose a los siguientes acuerdos:
Secretario	D. Enrique Berjano Zanón	
Vocales:	Dña. Cristina Fernández Herrero	
	Dña. Asunción E. Navarro Antón	
	D. Raúl Alcaraz Martínez	

Por parte de la Comisión se procede a la valoración de los méritos alegados por las personas aspirantes y, se acuerda publicar las calificaciones obtenidas por los mismos, según se detalla en la relación que se acompaña como Anexo de la presente acta (podrá utilizarse la plantilla de autobaremación o el anexo que se acompaña a estas actas).

De acuerdo con lo establecido por la convocatoria, las personas aspirantes disponen de un plazo de 5 días hábiles para presentar las alegaciones y subsanación de la documentación presentada que estimen convenientes o se hayan requerido por la comisión, en relación a la evaluación efectuada de acuerdo con el procedimiento establecido en las bases.

Por parte del Secretario/a se procede a publicar el presente acuerdo en el Tablón de Anuncios de este Departamento y complementariamente y sin carácter oficial en la microweb del Departamento o en el servidor UPV. noticias, grupo de noticias UPV. administración que puede ser consultado a través de la web de la UPV, en el menú en el menú Comunidad UPV/ PAS y PDI/ Herramientas y Recursos (http://www.upv.es/bin2/tablon?p_idioma=c)



UNIVERSITAT
POLITÈCNICA
DE VALÈNCIA

Dando fe de todo lo cual se levanta esta acta que es suscrita por todos los presentes a las 17:05 del día de la fecha. Quedando emplazados para una nueva reunión para la baremación definitiva de los candidatos, para lo cual serán convocados con la suficiente antelación los miembros integrantes de la comisión.

Fdo. D. Marcos A. Martínez Peiró

Fdo. D. Enrique Berjano Zanón

DILIGENCIA: Julio Gomis Tena-Dolz, como Secretario del Departamento de Ingeniería Electrónica (P.S.R), doy fe de que: copia del Anexo de la presente acta, que contiene la valoración de todas las personas aspirantes en la fase de concurso ha estado expuesta en el Tablón de Anuncios de este Departamento desde la fecha de la firma, y complementariamente y sin carácter oficial en la microweb del Departamento o en el servidor UPV. noticias, grupo de noticias UPV. administración que puede ser consultado a través de la web de la UPV, en el menú en el menú Comunidad UPV/ PAS y PDI/ Herramientas y Recursos (http://www.upv.es/bin2/tablon?p_idioma=c)