

<b>Parte A. DATOS PERSONALES</b>		<b>Fecha del CVA</b>	17/01/2022
Nombre y Apellidos	Marta María Hernando Álvarez		
Núm. identificación del investigador	Researcher ID	L-9602-2014	
	Scopus Author ID	35596320100	
	Código ORCID	0000-0003-0790-235X	

### **A.1. Situación profesional actual**

Organismo	Universidad de Oviedo		
Dpto./Centro	Departamento de Ingeniería Eléctrica, Electrónica, de Computadores y Sistemas (DIEECS) / Universidad de Oviedo		
Dirección	Campus de Viesques s/n. Edificio Departamental 3. 33204. Gijón. Asturias		
Teléfono	985182073	correo electrónico	<a href="mailto:mmhernando@uniovi.es">mmhernando@uniovi.es</a>
Categoría profesional	Catedrático de Universidad	Fecha inicio	Noviembre 2010
Espec. cód. UNESCO	3306, 3307		
Palabras clave	Electrónica industrial, electrónica de potencia, conversión de energía, corrección del factor de potencia, convertidores CA/CC, convertidores CC/CC		

### **A.2. Formación académica**

Licenciatura/Grado/Doctorado	Universidad	Año
Ingeniero Industrial	Universidad de Oviedo	1988
Doctor Ingeniero Industrial	Universidad de Oviedo	1992

### **A.3. Indicadores generales de calidad de la producción científica**

5 sexenios de investigación (1989-1994, 1995-2000, 2001-2006, 2007-2012 y 2013-2018).  
 1 sexenio de transferencia (1996-2001)  
 6 tesis dirigidas (julio 2000, septiembre 2000, febrero 2010, julio 2013, enero 2016 y julio 2018).

### **Parte B. RESUMEN LIBRE DEL CURRÍCULUM**

Soy Ingeniero Industrial desde 1988 y Doctor Ingeniero Industrial desde 1992, ambos títulos por la Universidad de Oviedo.

Desde 1988 pertenezco al Área de Tecnología Electrónica de la Universidad de Oviedo, donde he desempeñado distintos puestos docentes, siendo Catedrática de Universidad desde noviembre de 2010.

He impartido docencia en las titulaciones de Ingeniería Industrial, Ingeniería de Telecomunicación, Ingeniería Técnica Industrial, Ingeniería Técnica Informática e Ingeniería de Telecomunicación especialidad Telemática, así como en el Programa de Doctorado del Departamento de Ingeniería Eléctrica, Electrónica, de Computadores y de Sistemas de la Universidad de Oviedo. En la actualidad doy clase en el Grado de Ingeniería en Tecnologías y Servicios de Telecomunicación.

Mi actividad investigadora se desarrolla en el Grupo de Electrónica Industrial de la Universidad de Oviedo (Grupo de Excelencia del Principado de Asturias en 2002, única convocatoria de estas características), y más concretamente, en el Grupo de Sistemas Electrónicos de Alimentación. Dentro de este grupo de investigación realicé mi tesis doctoral y posteriormente he co-dirigido seis tesis doctorales, tres de ellas con Premio Extraordinario de Doctorado.

Dentro de este grupo de investigación, colaboré inicialmente en la línea de investigación en Sistemas de Iluminación y también en la línea de Electrónica Industrial, con participación en proyectos de investigación y publicación de artículos científicos. No obstante, la mayor parte de mi actividad se ha desarrollado en la línea de Sistemas Electrónicos de Alimentación, especialmente en el ámbito de los convertidores CA/CC, correctores del factor de potencia, sistemas de alimentación ininterrumpida y, más recientemente, convertidores bidireccionales.

Como resumen de mi actividad investigadora, he participado en 3 proyectos financiados por la Unión Europea, 14 proyectos financiados por el Plan Nacional (Investigadora Principal de 4), 11 proyectos financiados por el Plan Regional de Investigación del Principado de Asturias (IP de 5), 6 proyectos financiados por la Universidad de Oviedo (IP de 2) y 26 proyectos financiados por empresas (IP de 18). Como resultado de las actividades de investigación en estos proyectos se derivan además dos patentes (una nacional y otra internacional), 57 publicaciones en revistas especializadas (42 en revistas internacionales indexadas en SCI) y 157 ponencias en congresos (91 en congresos internacionales).

Participo con regularidad en actividades de revisión de artículos para las revistas del IEEE Transactions on Power Electronics, Transactions on Industrial Electronics y Transactions on Industry Applications, así como para congresos especializados.

Soy evaluadora de ANEP y experta de ANECA; he participado en paneles de evaluación de convocatorias de proyectos del Plan Nacional, convocatorias Ramón y Cajal y Juan de la Cierva, proyectos Cenit y he pertenecido a la Comisión de Acreditación Nacional para el cuerpo de Titulares de Universidad de la rama Ingeniería y Arquitectura (desde octubre de 2012 hasta febrero de 2015), así como al Comité Asesor 6.2 de la CNEAI (desde febrero de 2016 hasta noviembre de 2017 y desde octubre de 2021).

Vicerrectora de Recursos Materiales y Tecnológicos de la Universidad de Oviedo entre junio de 2016 y febrero de 2021.

## **Parte C. MÉRITOS MÁS RELEVANTES**

### **C.1. Publicaciones**

- *“Event-focused digital control to keep high efficiency in a wide power range in a SiC-Based synchronous DC/DC Boost converter Electronics”*, M. R. Rogina; A. Rodríguez; A. Vázquez; D. G. Lamar; M. M. Hernando. *Electronics* 2020, 9, 2154, Diciembre 2020. JCR: 2.397, Q3. 1 cita en WOS.

- *“An electrolytic capacitorless modular three-phase ac-dc LED driver based on summing the light output of each phase”*, I. Castro, A. Vázquez, D. G. Lamar, M. Arias, M. M. Hernando y J. Sebastián. *IEEE Journal in Emerging and Selected Topics in Power Electronics*, Diciembre 2019. JCR: 5.972, Q1. 6 citas en WOS.

- *“A Review on Flicker-Free AC–DC LED Drivers for Single-Phase and Three-Phase AC Power Grids”*, I. Castro, A. Vazquez, M. Arias, D. G. Lamar, M. M. Hernando, J. Sebastian. *IEEE Transactions on Power Electronics*, vol. 34, nº 10, Octubre 2019, pág. 10035-10057. JCR: 6.373, Q1. 15 citas en WOS.

- *“Advanced control techniques to improve the efficiency of IPOP Modular QSW-ZVS converters”*, A. Vázquez, A. Rodríguez, D. G. Lamar y M. M. Hernando. *IEEE Transactions on Power Electronics*, vol. 33, nº 1, Enero 2018, pág. 73-86. JCR: 7.224, Q1. 10 citas en WOS.

- *“Multi-cell three phase ac-dc driver for HB-LED lighting applications”*, I. Castro, D. G. Lamar, M. Arias, M. M. Hernando y J. Sebastián. *IEEE Transactions on Industry Applications*, vol. 53, nº 4, Julio/Agosto 2017, pág. 3803-3813. JCR: 2.743, Q1. 5 citas en WOS.

- *“Modular dual active bridge converter architecture”*, P. Zumel, L. Ortega, A. Lazaro, C. Fernandez, A. Barrado, A. Rodriguez y M. Hernando. *IEEE Transactions on Industry Applications*, vol. 52, nº 3, Mayo/Junio 2016, pág. 2444-2455. JCR: 2.937, Q1. 52 citas en WOS.

- “*Practical application of the wave-trap concept in battery–cell equalizers*”, M. Arias, J. Sebastián, M. M. Hernando, U. Viscarret e I. Gil. *IEEE Transactions on Power Electronics*, vol. 30, nº 10, octubre 2015, pág. 5616-5631. JCR: 4.953, Q1. 39 citas en WOS.
- “*Using the Loss-Free Resistor concept to design a simple ac-dc HB-LED driver for retrofit lamp applications*”, D. G. Lamar, M. Arias, M. M. Hernando y J. Sebastián. *IEEE Transactions on Industry Applications*, vol. 51, nº 3, Mayo/Junio 2015, pág. 2300-2311. JCR: 1.901, Q1. 9 citas en WOS.
- “*Different purpose design strategies and techniques to improve the performance of a Dual Active Bridge with phase-shift control*”, A. Rodríguez, A. Vázquez, D. G. Lamar, M. M. Hernando y J. Sebastián. *IEEE Transactions on Power Electronics*, Vol. 30, nº 2, febrero 2015, pág. 790-804. JCR: 4.953, Q1. 168 citas en WOS.
- “*Switching performance comparison of the SiC JFET and the SiC JFET/Si MOSFET cascode configuration*”, A. Rodríguez, M. Fernández, M. M. Hernando, D. G. Lamar, M. Arias y J. Sebastián. *IEEE Transactions on Power Electronics*, Vol. 29, nº 5, mayo 2014, pág. 2428-2440. JCR: 6.008, Q1. 35 citas en WOS.
- “*On the use of front-end cascode rectifiers based on normally-on SiC JFET and Si MOSFET*”, A. Vázquez, A. Rodríguez, M. Fernández, M. M. Hernando, E. Maset y J. Sebastián. *IEEE Transactions on Power Electronics*, Vol. 29, nº 5, mayo 2014, pág. 2418-2427. JCR: 6.008, Q1. Citas: 6 (fuente Scopus). 14 citas en WOS.
- “*Design-oriented analysis and performance evaluation of a low-cost high-brightness LED driver based on flyback power factor corrector*”, D. G. Lamar, M. Arias, A. Rodríguez, A. Fernández, M. M. Hernando y J. Sebastián. *IEEE Transactions on Industrial Electronics*, Vol. 60, nº 7, julio 2013, pág. 2614-2626. JCR: 6.5, Q1. 59 citas en WOS.
- “*Tapped-inductor buck HB-LED AC-DC driver operating in boundary conduction mode for replacing incandescent bulb lamps*”, D. G. Lamar, M. Fernández, M. Arias, M. M. Hernando y J. Sebastián. *IEEE Transactions on Power Electronics*, vol 27, nº 10, septiembre-octubre 2012, pág. 4329-4337. JCR: 4.08, Q1. 50 citas en WOS.

## **C.2. Proyectos**

- Referencia: UE-18-POWER2POWER-826417. Título: *The next-generation silicon-based power solutions in mobility, industry and grid for sustainable decarbonisation in the next decade. (Power2power)*. Entidad financiadora: EU- Programa marco Horizonte 2020. Investigador principal UO: Fernando Briz. Fecha de inicio – fin: 01/06/2019-31/05/2022. Cuantía: 297.133,75€. Tipo de participación: investigador. Concedido
- Referencia: FP7-NMP3-LA-2013-604057. Título: *Silicon carbide power electronics technology for efficient devices (SPEED)*. Entidad financiadora: EU en el contexto de proyecto tipo “Large Scale Integrating Collaborative Research Project” financiado por la Unión Europea en el 7º Programa Marco. Investigador principal: Daniel Fernández (INAEL) y Fernando Briz (Universidad de Oviedo). Fecha de inicio - fin: 01/01/2014 - 31/12/2017. Cuantía: 12.297.780 € (total) y 531.820,8 (UO). Tipo de participación: investigador. Concedido.
- Referencia: CSD2009-00046. Título: *Advanced wide band gap semiconductor devices for rational use of energy (RUE)*. Entidad financiadora: MINECO proyecto de la convocatoria CONSOLIDER-INGENIO. Investigador principal: José Millán (CNM) y Javier Sebastián (UO).

Fecha de inicio - fin: 01/12/2009-31/12/2014. Cuantía: 4.560.000€ (total) y 338.022 € (UO). Tipo de participación: investigador. Concedido.

- Referencia: SV-PA-21-AYUD/2021/51931. Título: *Ayudas para grupos de investigación de organismos del Principado de Asturias durante el periodo 2021-2023*. Entidad financiadora: Fundación para la Investigación Científica y Técnica (FICYT). Investigador principal: Marta M. Hernando. Fecha inicio - fin: 01/01/2021-31/12/2023. Cuantía: 165.600€. Tipo de participación: investigador principal. Concedido.

- Referencia: PDC2021-121242-I00. Título: *Diseño y desarrollo de lámparas PLC-VLC con capacidad de transmitir información por luz visible desde la tecnología PLC (Line2Light)*. Entidad financiadora: Agencia Estatal de Investigación. Investigador principal: Diego G. Lamar. Fecha inicio – fin: 01/12/2021-30/11/2023. Cuantía: 80.500€. Tipo de participación: Investigador. Concedido.

- Referencia: PID2019-110483RB-I00. Título: *Diseño de transmisores eficientes de Comunicación por Luz Visible (VLC) mediante el uso de técnicas de conmutación (LEDfast)*. Entidad financiadora: Agencia Estatal de Investigación. Investigador principal: Diego G. Lamar. Fecha inicio – fin: 01/06/2020-31/05/2023. Cuantía: 104.907€. Tipo de participación: Investigador. Concedido.

### **C.3. Contratos**

- *Desarrollo y validación de un prototipo demostrador para el sistema de gestión de energía de un vehículo eléctrico*. Financiación: Ecoeficiencia e Ingeniería, S. L. Investigador Principal: Aitor Vázquez Ardura. Fecha de inicio – fin: 15/07/2021 y 30/09/2022. Cuantía: 30.000 €. Tipo de participación: Investigador. Concedido.

- *Estudio y desarrollo de un filtro activo para la compensación de potencia reactiva en una instalación doméstica monofásica*. Financiación: Efibat Servicios Técnicos, S. A. Investigador Principal: Marta Hernando. Fecha de inicio – fin: 11/12/2015 y 11/6/2016. Cuantía: 26.925 €. Tipo de participación: Investigador principal. Concedido.

- *Estudio teórico de acciones de mejora del accionador de los motores lineales de un pasillo de aceleración*. Financiación: Thyssenkupp Elevator Innovation Center, S. A.. Investigador principal: Marta Hernando. Fecha de inicio – fin: 01/01/2015 y 31/12/2015. Cuantía: 25.500 €. Tipo de participación: Investigador principal. Concedido.

- *Estudio del sistema de generación, almacenamiento y distribución de energía para la alimentación del sistema de tracción de un ascensor (GADEA)*. Financiación: Thyssenkupp Elevator Innovation Center, S. A.. Investigador principal: Marta Hernando. Fecha de inicio – fin: 01/01/2014 y 31/05/2014. Cuantía: 9.000 €. Tipo de participación: Investigador principal. Concedido.

### **C.4. Patentes**

- Título: Dispositivo convertidor de corriente alterna/continua. Inventores: J. Sebastián, P. Villegas, M. M. Hernando, S. Ollero y E. de la Cruz. N. de publicación: ES 2 117 946 A1. País de prioridad: España. Fecha de prioridad: 20/06/96. Entidad titular: Alcatel Standar Eléctrica S.A.

- Título: Switched Series Regulator. Inventores: A. Fontán, E. de la Cruz, J. Sebastián, P. Villegas y M. M. Hernando. N. de publicación: EP 0 907 236 A2. País de prioridad: AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LI, LU, MC, NL, PT, SE. Países a los que se ha extendido: AL, LT, LV, MK, RO, SI. Fecha de prioridad: 2/10/97. Entidad titular: Alcatel Alsthom Compagnie Generale d'Electricite.