



Comisión Interministerial de Ciencia y
Tecnología

Curriculum vitae

Nombre: JOSE LUIS MARTIN GONZALEZ

Fecha: 23 de enero de 2024

UNIVERSIDAD DEL PAÍS VASCO/EUSKAL HERRIKO UNIBERTSITATEA

Apellidos: MARTIN GONZALEZ

D.N.I.:

ORCID:

Fecha de nacimiento:

ScopusID:

Nombre: JOSE LUIS

Sexo:

ResearcherID:

Situación profesional actual

Organismo: UNIVERSIDAD DEL PAIS VASCO/EUSKAL HERRIKO UNIBERTSITATEA

Facultad, Escuela o Instituto: Escuela de Ingeniería de Bilbao

Depto./Secc./Unidad estr.: Dpto. de Tecnología Electrónica

Dirección postal: Plaza Ingeniero Torres Quevedo, nº 1. 48013 BILBAO

Teléfono (indicar prefijo, número y extensión):

Fax:

Correo electrónico:

Especialización (Códigos UNESCO): 330700

Categoría profesional: Catedrático de Universidad

Fecha de inicio: 27-09-2013

Situación administrativa

☒ Plantilla

☐ Contratado

☐ Interino

☐ Becario

☐ Otras situaciones especificar:

Dedicación

A tiempo completo ☒

A tiempo parcial ☐

Líneas de investigación

Breve descripción, por medio de palabras claves, de la especialización y líneas de investigación actuales.

Diseño de Circuitos, Circuitos de Comunicaciones, Sistemas Electrónicos de Potencia, Circuitos Reconfigurables, Dispositivos Programables, VHDL.

Formación Académica

Titulación Superior

Ingeniero Industrial

Centro

E.T.S. de Ingeniería, Bilbao

Fecha

31-01-1989

Doctorado

Doctor Ingeniero Industrial

Centro

E.T.S. de Ingeniería, Bilbao

Fecha

01-12-1992

Actividades anteriores de carácter científico profesional

<u>Puesto</u>	<u>Institución</u>	<u>Fechas</u>
Profesor	Academia CEDEM S.A.	01-11-1988/30-03-1989
Profesor Asociado a completa	Universidad del País Vasco	01-11-1989/30-09-1993
Profesor Titular de Universidad	Universidad del País Vasco	01-10-1993/26-09-2013

Idiomas (R = regular, B = bien, C = correctamente)

<u>Idioma</u>	<u>Habla</u>	<u>Lee</u>	<u>Escribe</u>
Ingles	C	C	C
Euskera	R	C	B

RESUMEN LIBRE DEL CURRÍCULUM

En 1989, coincidiendo con mi entrada en la Escuela de Ingeniería de Bilbao, un grupo de profesores del área de Tecnología Electrónica creamos el 'Grupo de Diseño Electrónico'. La línea principal de investigación fue el Diseño de Arquitecturas Digitales para el Tratamiento Hardware de la Información. Dentro de esta línea, nuestra actividad estuvo orientada hacia dos áreas: Diseño de circuitos y sistemas para procesamiento hardware de imágenes y Diseño de circuitos y sistemas para monitorización y control de procesos industriales en tiempo real. La inexperiencia y falta de formación en investigación del grupo (un solo doctor que acaba de presentar su tesis) y del área en general (formada por 7 profesores, solo uno de ellos titular desde ese mismo año, y 3 de ellos abandonaron la Universidad en los 3 años siguientes), produjo resultados escasos en publicaciones de impacto, aunque nuestra actividad en proyectos tanto con financiación pública como privada fue importante. También publicamos en revistas de ámbito nacional y en congresos nacionales e internacionales, aunque muy por debajo de lo deseable en comparación con nuestra actividad investigadora.

En el verano de 2001 realicé una estancia con el objetivo de internacionalizar nuestra investigación y conocer las formas de trabajar en otras Universidades. La estancia tuvo lugar en la Universidad de Drexel (Philadelphia). Durante mi estancia participé en el proyecto "Prototype Development of the Simultaneous Optical Multiprocessor Exchange Bus Computer (SOME-bus)" dirigido por el profesor C. Katsinis y financiado por la National Science Foundation de Estados Unidos, colaboración que mantuve durante algún tiempo. Esta estancia me sirvió para plantear un cambio en la forma de realizar la investigación, creando un nuevo grupo de investigación denominado 'Grupo de Investigación en Electrónica Aplicada - Applied Electronics Research Team (APERT)' que ha estado desde 2002 bajo mi dirección y coordinación. El grupo se formó con 5 profesores, dos de ellos doctores, y actualmente cuenta con 17 profesores a dedicación completa, 16 de ellos doctores, 8 investigadores predoctorales y 2 investigadores posdoctorales. La línea de investigación principal es el Diseño de Circuitos y hemos trabajado en las siguientes áreas: Circuitos de control y potencia para convertidores de energía y Circuitos reconfigurables y Systems-on-Chip. Durante estos 21 años, el grupo ha conseguido la consolidación, con la participación en todo tipo de proyectos y la publicación de sus resultados de la investigación en revistas de alto índice de impacto y en congresos de prestigio, siendo un grupo de investigación valorado positivamente por la ANEP y reconocido por el Gobierno Vasco desde 2010 como grupo A y ratificado en la convocatoria de 2021, lo que implica una financiación durante 4 años de 395.000 Euros para nuestras líneas de investigación. Además, he sido director del Departamento de Electrónica y Telecomunicaciones (1995-2001), Subdirector de la Escuela Técnica Superior de Ingeniería de Bilbao (2001-2005), Director de Desarrollo del Campus de Bizkaia de la UPV/EHU (2005-2013), Secretario General de la UPV/EHU (2013-2017) y Vicerrector de Investigación de la UPV/EHU (2017-2021). Desde 2014 soy coordinador del programa de doctorado Electrónica y Telecomunicaciones.

Resumiendo mi **actividad investigadora en cifras**, durante estos 34 años he participado en más de 100 proyectos y contratos de investigación, en 40 de ellos como IP, he obteniendo ayudas de investigación para infraestructura en 11 convocatorias, en 8 de ellas como IP, soy coautor de 4 patentes, 45 publicaciones en revistas internacionales (35 en JCR), 3 capítulos de libro internacionales, 79 publicaciones en congresos internacionales, 14 en revistas nacionales y 47 en congresos nacionales. He dirigido 14 tesis doctorales (2 internacionales), 5 de ellas premios extraordinarios y una premio europeo en energías renovables.

Indicadores generales de calidad de la producción científica

1. Nº de sexenios: 4 de investigación + 1 de transferencia Fecha del último concedido: 2022
2. Nº tesis dirigidas: 14 (+ 3 en curso)
3. Citas totales: 1056 (WoS), 1496 (Scopus), 2317 (Google Scholar)
Citas por año (2018-2022): 69 (WoS) 88 (Scopus) 118 (Gooble Scholar)
4. Nº de publicaciones en el primer cuartil: 17
5. Índice h: 16 (WoS) 18 (Scopus) 24 (Google Scholar)

Participación en Proyectos de I+D financiados en convocatorias públicas.
(nacionales y/o internacionales)

1. Título del proyecto: Equipos de POtencia basado en Gallium Nitride (EPOGAN)
Entidad financiadora: Eusko Jaularitza/Gobierno Vasco (programa ELKARTEK). KK-2023/00091
Entidades participantes: Ikerlan (líder del consorcio), CEIT, Tecnalia, Tekniker, Mondragón Goi Eskola Politeknikoa, Orona y el Grupo APERT (UPV/EHU).
Duración, desde: Marzo 2023 hasta: Diciembre 2024 Cuantía de la subvención: 90.993,13 Euros
Investigador responsable: Iñigo Kortabarria
Número de investigadores participantes: 12 (en APERT-UPV/EHU)

2. Título del proyecto: Infraestructura Experimental para Investigación en 5G y 6G y servicios avanzados SN4E (Smart Networks for Everything)
Entidad financiadora: Ministerio de Asuntos Económicos y Transformación Digital. Programa Único I+D 6G 2022, en el marco del Plan de Recuperación, Transformación y Resiliencia. Infraestructuras de investigación y equipamiento científico-técnico. TSI-064100-2022-22
Entidades participantes: UPV/EHU.
Duración, desde: Marzo 2023 hasta: Diciembre 2025 Cuantía de la subvención: 1.999.724,00 Euros
Investigador responsable: Eduardo Jacob
Número de investigadores participantes: 24

3. Título del proyecto: Grupo de Investigación en Electrónica Aplicada (APERT). Grupo A. IT1440-22.
Entidad financiadora: Gobierno Vasco (Ayudas para apoyar las actividades de grupos de investigación del sistema universitario vasco)
Entidades participantes: UPV/EHU
Duración, desde: Enero 2022 hasta: Diciembre 2025 Cuantía de la subvención: 395.000,00 Euros.
Investigador responsable: José Luis Martín González
Número de investigadores participantes: 19

4. Título del proyecto: Sistema de propulsión multifase con convertidor de banda ancha para aplicaciones de vehículo eléctrico (MultiphaseWBG).
Entidad financiadora: Ministerio de Ciencia e Innovación. PID2020-115126RB-I00
Entidades participantes: Universidad del País Vasco (UPV/EHU).
Duración, desde: Septiembre 2021 hasta: Agosto 2024 Cuantía de la subvención: 118.338,00 Euros
Investigadores responsables: J. Andreu y I. Kortabarria
Número de investigadores participantes: 10

5. Título del proyecto: Contactless Submarine Power Transfer Station Demonstrator (COLAB19/02)
Entidad financiadora: UPV/EHU (programa Proyectos Colaborativos 2019).
Entidades participantes: Grupos de Investigación GISEL (UPV/EHU), CLIM-ADAPT (UPV/EHU) y APERT (UPV/EHU).
Duración, desde: Febrero 2020 hasta: Febrero 2022 Cuantía de la subvención: 23.600,00 Euros
Investigador responsable: Iñigo Martínez de Alegria
Número de investigadores participantes: 17 (5 de APERT)

6. Título del proyecto: Desarrollo de Tecnologías Fotovoltaicas Avanzadas (ENSOL2)
Entidad financiadora: Eusko Jaularitza/Gobierno Vasco (programa ELKARTEK). KK-2020/00077
Entidades participantes: TECNALIA (líder del consorcio), BCMaterials, KONIKER, MU-EPS, TiM (UPV/EHU) y APERT (UPV/EHU).
Duración, desde: Enero 2020 hasta: Diciembre 2021 Cuantía de la subvención: 106.320,00 Euros
Investigador responsable: Jon Andreu Larrañaga
Número de investigadores participantes: 11 (en APERT-UPV/EHU)

7. Título del proyecto: Generación termoeléctrica de alta corriente y ultra baja tensión para recuperación de calor residual (HarvestGen)

Entidad financiadora: Eusko Jaurlaritza/Gobierno Vasco (programa ELKARTEK). KK-2020/00113

Entidades participantes: CS CENTRO STIRLING, S.COOP. y APERT (UPV/EHU).

Duración, desde: Enero 2020 hasta: Diciembre 2021

Cuantía de la subvención: 42.980,00 Euros

Investigador responsable: Iñigo Martínez de Alegría

Número de investigadores participantes: 10 (en APERT-UPV/EHU)

8. Título del proyecto: Desarrollo de Tecnologías Fotovoltaicas Avanzadas (ENSOL)

Entidad financiadora: Eusko Jaurlaritza/Gobierno Vasco (programa ELKARTEK). KK-2018/00040

Entidades participantes: TECNALIA (líder del consorcio), KONIKER, MU-EPS, TiM (UPV/EHU) y APERT (UPV/EHU).

Duración, desde: Enero 2018 hasta: Diciembre 2019

Cuantía de la subvención: 95.843,00 Euros

Investigador responsable: Jon Andreu Larrañaga

Número de investigadores participantes: 14 (en APERT-UPV/EHU)

9. Título del proyecto: Grupo de Investigación en Electrónica Aplicada (APERT) Grupo A. IT978-16.

Entidad financiadora: Gobierno Vasco (Ayuda para apoyar las actividades de grupo de investigación)

Entidades participantes: UPV/EHU

Duración, desde: Enero 16 hasta: Diciembre 21

Cuantía de la subvención: 572.000,00 Euros.

Investigador responsable: José Luis Martín González

Número de investigadores participantes: 17

10. Título del proyecto: KT4eTRANS: Key technologies for new concepts of urban electric transport

Entidad financiadora: Eusko Jaurlaritza/Gobierno Vasco (programa ELKARTEK). KK-2015/00047 (fase 1), KK-2016/00061 (fase 2).

Entidades participantes: IRIZAR-CREATIO (líder del consorcio), CEIT, CIDETEC, TECNALIA y UPV/EHU.

Duración, desde: Septiembre 15 hasta: Diciembre 17

Cuantía de la subvención: 61.889 Euros

Investigador responsable: Jon Andreu Larrañaga

Número de investigadores participantes: 16 (en UPV/EHU)

11. Título del proyecto: Sistema de propulsión para coche eléctrico híbrido basado en pila de combustible, batería y supercondensadores (ELECTRICAR-P).

Entidad financiadora: Ministerio de Economía y Competitividad. DPI2014-53685-C2-2-R

Entidades participantes: Universidad del País Vasco (UPV/EHU), Universidad Carlos III de Madrid (UC3M).

Duración, desde: Enero 15 hasta: Diciembre 17

Cuantía de la subvención: 96.800,00 Euros

Investigador responsable: Jon Andreu Larrañaga

Número de investigadores participantes: 12 (en UPV/EHU)

12. Título del proyecto: FUTUREGRIDS-2020: Nueva oferta tecnológica para las redes eléctricas inteligentes del 2020. Offshore HVDC y operación de redes de BT.

Entidad financiadora: Eusko Jaurlaritza/Gobierno Vasco (programa ETORTEK). IE14-389.

Entidades participantes: TECNALIA R & I (líder del consorcio), BCAM, Departamento de Ingeniería Eléctrica (UPV/EHU) y el grupo APERT del Departamento de Tecnología Electrónica (UPV/EHU).

Duración, desde: Enero 14 hasta: Diciembre 15

Cuantía de la subvención: 35.136,00 Euros

Investigador responsable: Jon Andreu Larrañaga

Número de investigadores participantes: 9 (en UPV/EHU)

13. Título del proyecto: Maqueta de red PTP-PRP-HSR para pruebas entre fabricantes diversos (PETEP).
 Entidad financiadora: UPV/EHU – System-on-Chip engineering, S.L. (Proyecto Universidad-Sociedad). US13/13.
 Entidades participantes: System-on-Chip engineering, S.L. y UPV/EHU
 Duración, desde: Julio 13 hasta: Julio 15 Cuantía de la subvención: 22.907,00 Euros
 Investigador responsable: Jaime Jiménez Verde
 Número de investigadores participantes: 6 (en UPV/EHU)

14. Título del proyecto: Optimización energética en Inversores Trifásicos Aplicados a Vehículos Eléctricos (OPTITAVE)
 Entidad financiadora: Eusko Jaurlaritza/Gobierno Vasco (Cooperación Aquitania-Euskadi).
 Entidades participantes: Ecole Supérieure des Technologies Industrielles Avancées (ESTIA) de Bayona (Francia) y UPV/EHU
 Duración, desde: Julio 13 hasta: Julio 14 Cuantía de la subvención: 22.704,00 Euros
 Investigador responsable: Iñigo Martínez de Alegria
 Número de investigadores participantes: 5 (en UPV/EHU)

15. Título del proyecto: ENERGIGUNE'12 - I+D+i en Almacenamiento de Energía Electroquímica y Térmica, y en Energía Marina.
 Entidad financiadora: Eusko Jaurlaritza/Gobierno Vasco (programa ETORTEK). IE12-335.
 Entidades participantes: CIC energiGUNE (líder del consorcio), IK-4 Ikerlan, IK-4 CIDETEC, TECNALIA R&I, AZTI-TECNALIA, Dpto. de Química Inorgánica (UPV/EHU), Instituto de Síntesis y Estudio de Materiales (UPV/EHU), Dpto. de Ciencias y Técnicas de la Navegación, Máquinas y Construcciones Navales (UPV/EHU), grupo APERT del Dpto. de Tecnología Electrónica (UPV/EHU).
 Duración, desde: Enero 12 hasta: Diciembre 14 Cuantía de la subvención: 114.704,00 Euros
 Investigador responsable: José Luis Martín González
 Número de investigadores participantes: 15 (en UPV/EHU)

16. Título del proyecto: Unidad de Formación e Investigación en Telecomunicación y Electrónica (UFITE).
 Entidad financiadora: Universidad del País Vasco (UPV/EHU). UF111/16.
 Entidades participantes: Universidad del País Vasco (UPV/EHU).
 Duración, desde: Enero 12 hasta: Diciembre 16 Cuantía de la subvención: 98.311,03 Euros
 Investigador responsable: José Luis Martín González
 Número de investigadores participantes: 53

17. Título del proyecto: Diseño de sistemas electrónicos de alimentación para vehículos eléctricos ferroviarios híbridos (DISELA).
 Entidad financiadora: Gobierno Vasco (programa SAIOTEK). S-PE12UN003
 Entidades participantes: UPV/EHU.
 Duración, desde: Enero 12 hasta: Diciembre 13 Cuantía de la subvención: 27.614,74 Euros
 Investigador responsable: José Luis Martín González
 Número de investigadores participantes: 10

18. Título del proyecto: RURALGRID: Estudio de viabilidad de implementación de energías renovables a través de microrredes en los pueblos del Pirineo.
 Entidad financiadora: Gobierno Vasco (Proyectos de Investigación y Desarrollo Tecnológico de la Comunidad de Trabajo de los Pirineos). CTP11/P7.
 Entidades participantes: Fundación Universidad San Jorge (coordinador), INYCOM, Universidad Politécnica de Cataluña (grupos TIEH y NHG), Ecole Supérieure des Technologies Industrielles Avancées (Francia), IMS Burdeos (Francia), LOREKI (Francia), Ecole Nationale d'Ingénieurs de Tarbes (Francia), JEMA ENERGY S. A., TECNALIA R&I, y la UPV/EHU (Grupos GSC, SI+E y APERT – Coordinador para la CAPV).
 Duración, desde: Enero 12 hasta: Diciembre 13 Cuantía de la subvención: 65.000,00 Euros
 Investigador responsable: José Luis Martín González
 Número de investigadores participantes: 20 (en UPV/EHU)

19. Título del proyecto: SARECONPA: Paralelización de convertidores de potencia en microrredes eléctricas.
 Entidad financiadora: Eusko Jauriaritza/Gobierno Vasco (Cooperación Aquitania-Euskadi)
 Entidades participantes: Ecole Supérieure des Technologies Industrielles Avancées de Bayona (Francia), Universidad del País Vasco (UPV/EHU).
 Duración, desde: Enero 12 hasta: Diciembre 12 Cuantía de la subvención: 8.163,00 Euros
 Investigador responsable: Jon Andreu Larrañaga
 Número de investigadores participantes: 9 (en UPV/EHU)

20. Título del proyecto: Arquitecturas de sistemas de transmisión en corriente continua de parques de generación marinos.
 Entidad financiadora: Ministerio de Ciencia e Innovación. ENE2010-19187-C03-01
 Entidades participantes: Universidad del País Vasco (UPV/EHU)
 Duración, desde: Enero 11 hasta: Diciembre 13 Cuantía de la subvención: 193.600,00 Euros
 Investigador responsable: José Luis Martín González
 Número de investigadores participantes: 10

21. Título del proyecto: OPCOPOLI: Optimización del control de convertidores de potencia y de las líneas de transmisión en microrredes eléctricas.
 Entidad financiadora: Gobierno Vasco (programa SAIOTEK). S-PE11UN002
 Entidades participantes: UPV/EHU.
 Duración, desde: Enero 11 hasta: Diciembre 12 Cuantía de la subvención: 23.571,33 Euros
 Investigador responsable: Jon Andreu Larrañaga
 Número de investigadores participantes: 10

22. Título del proyecto: CITY-CHARGE: Infraestructuras de recarga para vehículo eléctrico en entorno urbano.
 Entidad financiadora: Ministerio de Ciencia e Innovación (Subprograma INNPACTO). IPT-370000-2010-28.
 Entidades participantes: ZIV Medida (líder del proyecto), ZIV I+D Smart Energy Networks, Ormazabal Corporate Technology, AEG Power Solutions Ibérica, Robotiker-Tecnalia, Integral Park Systems, Automatismos Maser y UPV/EHU.
 Duración, desde: Junio 10 hasta: Diciembre 12 Cuantía de la subvención: 174.760,00 Euros
 Investigador responsable: José Luis Martín González
 Número de investigadores participantes: 7 (en UPV/EHU)

23. Título del proyecto: Ayuda para apoyar las actividades de grupo de investigación. Grupo A. IT394-10.
 Entidad financiadora: Gobierno Vasco.
 Entidades participantes: UPV/EHU
 Duración, desde: Enero 10 hasta: Diciembre 15 Cuantía de la subvención: 530.000,00 Euros.
 Investigador responsable: José Luis Martín González
 Número de investigadores participantes: 8

24. Título del proyecto: CONPORTA: Convertidor de potencia resonante con transformador de alta frecuencia. UE09+/09
 Entidad financiadora: Gobierno Vasco – Fundación Robotiker (Programa Universidad-Empresa)
 Entidades participantes: UPV/EHU, Fundación Robotiker
 Duración, desde: Enero 10 hasta: Diciembre 10 Cuantía de la subvención: 80.470,00 Euros
 Investigador responsable: José Luis Martín González
 Número de investigadores participantes: 7 (en UPV/EHU)

25. Título del proyecto: EOLO: Consecuencias de la integración de turbinas eólicas en la red de distribución y de transporte eléctricos. CTP09-R9

Entidad financiadora: Gobierno Vasco (Programa Redes Temáticas de Investigación de la Comunidad de Trabajo de los Pirineos)

Entidades participantes: UPV/EHU (líder de la red), Fundación Robotiker, Universidad Politécnica de Cataluña, Fundación Hidrógeno-Aragón, Universidad de Zaragoza, Ecole Supérieure des Technologies Industrielles Avancées (Bidart, Francia), Universidad de Burdeos 1 (Francia), Universidad de Pau (Francia).

Duración, desde: Enero 10 hasta: Diciembre 11 Cuantía de la subvención: 5.500,00 Euros

Investigador responsable: Jaime Jiménez Verde

Número de investigadores participantes: 9 (en UPV/EHU)

26. Título del proyecto: SEATOL: Sistemas electrónicos autoreparables tolerantes a fallos.

Entidad financiadora: Diputación Foral de Bizkaia y Sociedad BEAZ, S. A. (Proyectos DIPE-BEAZ)

Entidades participantes: UPV/EHU

Duración, desde: Noviembre 09 hasta: Noviembre 11 Cuantía de la subvención: 43.758,00 Euros

Investigador responsable: Armando Astarloa Cuellar

Número de investigadores participantes: 7

27. Título del proyecto: SETEMAR: Sistema electrónico de transmisión de energía en media y alta tensión para recursos renovables marinos. UE09/02

Entidad financiadora: UPV/EHU y Fundación Robotiker (Proyectos Universidad-Empresa)

Entidades participantes: UPV/EHU y Robotiker-Tecnalia

Duración, desde: Noviembre 09 hasta: Noviembre 11 Cuantía de la subvención: 115.000,00 Euros

Investigador responsable: José Luis Martín González

Número de investigadores participantes: 10 (en UPV/EHU)

28. Título del proyecto: CITY-ELEC: Sistemas para la electrificación de la movilidad en entorno urbano. PSE-370000-2009-4

Entidad financiadora: Ministerio de Ciencia e Innovación (Proyecto Singular Estratégico)

Entidades participantes: Robotiker-Tecnalia (líder del proyecto); Fundación AITIIP, Automatismos Maser S.A., Asociación para la Promoción de los Vehículos Eléctricos y no Contaminantes de España (AVELE), Ayuntamiento de Donostia-San Sebastián, Ayuntamiento de Zaragoza, Fundación CIDAUT (Centro de Investigación y Desarrollo en Transporte y Energía), Compañía del Tranvía de San Sebastián S.A., Ente Vasco de la Energía, EXIDE Technologies S.A., Hidroeléctrica del Cantábrico S.A., Instituto de Automática Industrial-CSIC, Fundación Inasmet, Infranor Spain, S.L.U., Integral Park Systems S.L.; Fundación Labein, Lear Corporation Holding Spain S.L.U., Luma Industrias S.A., Mototracción Eléctrica Latierro S.A., Ormazabal Corporate Technology, Rücker Lypsa S.L., Saft Baterías S.L., Asociación Española de Fabricantes de Equipos y Componentes para Automoción, Temper S.A.U., Equipos de Transmisión S.A., Unión Fenosa Distribución, Universidad de Extremadura, Universidad Politécnica de Cataluña, Usyscom, Tecnología de Comunicaciones S.L., Valeo Térmico S.A., Zytel Automoción S.L. y UPV/EHU.

Duración, desde: Julio 09 hasta: Diciembre 10 Cuantía de la subvención: 32.958,00 Euros

Investigador responsable: José Luis Martín González

Número de investigadores participantes: 12 (en UPV/EHU)

29. Título del proyecto: EMERGE: Investigación y desarrollo de un sistema para generación eólica offshore en aguas profundas. PSE-120000-2009-2

Entidad financiadora: Ministerio de Ciencia e Innovación (Proyecto Singular Estratégico)

Entidades participantes: Iberdrola Renovables (líder del proyecto), Ecotécnia/Alstom, Acciona Energía, Robotiker-Tecnalia, Instituto de Investigación de Energía de Cataluña, KV Consultores, Universidad de Cádiz y UPV/EHU

Duración, desde: Julio 09 hasta: Marzo 10 Cuantía de la subvención: 16.100,00 Euros

Investigador responsable: José Luis Martín González

Número de investigadores participantes: 12 (en UPV/EHU)

30. Título del proyecto: CICenergiGUNE'09: Lanzamiento de infraestructuras de almacenamiento CIC físico y arranque de funcionamiento CIC virtual a través de la energía marina y la fotovoltaica.

Entidad financiadora: Eusko Jaurlaritza/Gobierno Vasco (programa ETORTEK). IE09-244

Entidades participantes: CIC energigUNE (líder del consorcio), IKERLAN-IK4, TEKNIKER-IK4, CIDETEC-IK4, CEIT-IK4, IDEKO-IK4, INASMET-TECNALIA, ROBOTIKER-TECNALIA, TiM y APERT de la UPV/EHU.

Duración, desde: Enero 09 hasta: Diciembre 11 Cuantía de la subvención: 96.027,00 Euros

Investigador responsable: José Luis Martín González

Número de investigadores participantes: 11 (en UPV/EHU)

31. Título del proyecto: EOMATRIX: Mejora de la conversión de energía minieólica mediante convertidores matriciales.

Entidad financiadora: Eusko Jaurlaritza/Gobierno Vasco (programa SAIOTEK). S-PE09UN08

Entidades participantes: UPV/EHU.

Duración, desde: Enero 09 hasta: Diciembre 10 Cuantía de la subvención: 35.681,77 Euros

Investigador responsable: Jon Andreu Larrañaga

Número de investigadores participantes: 8

32. Título del proyecto: CADAV: Sistema de captura de datos a alta velocidad en sistemas críticos.

Entidad financiadora: Eusko Jaurlaritza/Gobierno Vasco (programa SAIOTEK). S-PE09UN17

Entidades participantes: UPV/EHU.

Duración, desde: Enero 09 hasta: Mayo 10 Cuantía de la subvención: 46.857,26 Euros

Investigador responsable: Jesús Lázaro Arroategui

Número de investigadores participantes: 7

33. Título del proyecto: ILOTEN: Paso a aislamiento de un sistema de energía híbrido

Entidad financiadora: Eusko Jaurlaritza/Gobierno Vasco (Cooperación Aquitania-Euskadi)

Entidades participantes: Ecole Supérieure des Technologies Industrielles Avancées de Bayona (Francia), Universidad del País Vasco (UPV/EHU).

Duración, desde: Junio 08 hasta: Mayo 09 Cuantía de la subvención: 9.996,00 Euros

Investigador responsable: Jaime Jiménez Verde

Número de investigadores participantes: 10 (en UPV/EHU)

34. Título del proyecto: Subvención general a grupo de investigación (Grupo APERT)

Entidad financiadora: Universidad del País Vasco (UPV/EHU). GIU 07/038

Entidades participantes: Universidad del País Vasco (UPV/EHU)

Duración, desde: Mayo 08 hasta: Diciembre 10 Cuantía de la subvención: 76.574,00 Euros

Investigador responsable: José Luis Martín González

Número de investigadores participantes: 12

35. Título del proyecto: Sistemas inteligentes para la nueva generación de transporte terrestre (TEReTRANS). IE08-221

Entidad financiadora: Eusko Jaurlaritza/Gobierno Vasco (programa ETORTEK)

Entidades participantes: IKERLAN-IK4 (coordinador), CEIT-IK4, TEKNIKER-IK4, VICOMTech-IK4, ROBOTIKER-TECNALIA, ESI-TECNALIA, FATRONIK-TECNALIA, Mondragón Unibertsitatea, TECNUN, Fundación de Deusto, UPV/EHU (Grupo APERT y Departamento de CCIA).

Duración, desde: Enero 08 hasta: Diciembre 10 Cuantía de la subvención: 46.189,00 Euros

Investigador responsable: Aitzol Zuloaga Izaguirre

Número de investigadores participantes: 7 (en UPV/EHU-Apert)

36. Título del Proyecto: Estimar el área y la velocidad de sistemas complejos sintetizados en FPGAS (ESTIMA). S-PE08UN27
 Entidad financiadora: Eusko Jaurlaritz/Gobierno Vasco (Programa SAIOTEK)
 Entidades participantes: Universidad del País Vasco (UPV/EHU).
 Duración, desde: Enero 08 hasta: Diciembre 09 Cuantía de la subvención: 42.342,91 Euros
 Investigador responsable: Jaime Jiménez Verde
 Número de investigadores participantes: 6

37. Título del proyecto: Broadband Access Networks Integrated Telecommunication System 2 (BANITS2)
 Entidad financiadora: Ministerio de Industria, Comercio y Turismo. TSI-020400-2008-18
 Entidades participantes: Telefónica I+D (España), líder del proyecto, Corrigent Systems (Israel), Ericsson (Suecia), LMI-Ericsson (Irlanda), FTW (Austria), Inelcom (España), Lund University (Suecia), Fundación Robotiker-Tecnalia (España), UpZide Labs (Suecia), UPV/EHU (España). Proyecto de cooperación Europea dentro del programa EUREKA y la iniciativa CELTIC.
 Duración, desde: Enero 08 hasta: Mayo 09 Cuantía de la subvención: 49.893,00 Euros
 Investigador responsable: José Luis Martín González
 Número de investigadores participantes: 7 (en UPV/EHU)

38. Título del proyecto: Securitización de comunicaciones punto a punto para aplicaciones de voto electrónico utilizando herramientas de software libre
 Entidad financiadora: EJIE (proyectos del convenio UPV/EHU-EJIE 2007)
 Entidades participantes: Universidad del País Vasco (UPV/EHU)
 Duración, desde: Noviembre 07 hasta: Noviembre 08 Cuantía de la subvención: 7.000,00 Euros
 Investigador responsable: Aitzol Zuloaga Izaguirre
 Número de investigadores participantes: 4

39. Título del proyecto: Estudio de la Aplicación de los Convertidores Matriciales a los Generadores Eólicos
 Entidad financiadora: Ministerio de Educación y Ciencia. ENE2007-67033-C03-02/ALT
 Entidades participantes: Universidad del País Vasco (UPV/EHU), Universidad Politécnica de Cataluña, Robotiker
 Duración, desde: Octubre 07 hasta: Septiembre 10 Cuantía de la subvención: 95.590,00 Euros
 Investigador responsable: José Luis Martín González
 Número de investigadores participantes: 11 (en UPV/EHU)

40. Título del proyecto: Seguridad Aplicada a Redes Domóticas e Industriales
 Entidad financiadora: Eusko Jaurlaritz/Gobierno Vasco (programa SAIOTEK) S-PE07UN01
 Entidades participantes: Universidad del País Vasco (UPV/EHU)
 Duración, desde: Enero 07 hasta: Diciembre 08 Cuantía de la subvención: 20.563,23 Euros
 Investigador responsable: Armando Astarloa Cuellar
 Número de investigadores participantes: 10

41. Título del proyecto: Nuevo algoritmo de binarización aplicado al ámbito de los sistemas de voto electrónico mediante reconocimiento óptico de caracteres
 Entidad financiadora: EJIE (proyectos del convenio UPV/EHU-EJIE 2006)
 Entidades participantes: Universidad del País Vasco (UPV/EHU)
 Duración, desde: Septiembre 06 hasta: Septiembre 07 Cuantía de la subvención: 5.000,00 Euros
 Investigador responsable: Jesús Lázaro Arroategui
 Número de investigadores participantes: 5

42. Título del proyecto: RENOVA - Investigación estratégica en energías renovables y alternativas
 Entidad financiadora: Eusko Jaurlaritza/Gobierno Vasco (programa ETORTEK)
 Entidades participantes: Robotiker (coordinador), Inasmet, Labein, Ikerlan, UPV/EHU (Instituto de Tecnología Microelectrónica y Grupo APERT)
 Duración, desde: Enero 06 hasta: Diciembre 08 Cuantía de la subvención: 120.000,00 Euros
 Investigador responsable: José Luis Martín González
 Número de investigadores participantes: 9 (en UPV/EHU-Apert)

43. Título del proyecto: Control Adaptativo de Convertidores de Energía Matriciales mediante FPGAs.
 Entidad financiadora: Eusko Jaurlaritza/Gobierno Vasco (programa SAIOTEK) S-PE06UN15
 Entidades participantes: Universidad del País Vasco (UPV/EHU)
 Duración, desde: Enero 06 hasta: Diciembre 07 Cuantía de la subvención: 39.566,71 Euros
 Investigador responsable: Unai Bidarte Peraita
 Número de investigadores participantes: 11

44. Título del proyecto: DRM Plus. Aplicaciones avanzadas de DRM (Digital Radio Mondiale)
 Entidad financiadora: Eusko Jaurlaritza/Gobierno Vasco (programa SAIOTEK). S-PE05UN22.
 Entidades participantes: Universidad del País Vasco (UPV/EHU)
 Duración, desde: Octubre 05 hasta: Diciembre 06 Cuantía de la subvención: 111.594,58 Euros
 Investigador responsable: Juan Luis Ordiales
 Número de investigadores participantes: 16

45. Título del proyecto: Control de convertidores de potencia avanzados para generadores eólicos
 Entidad financiadora: Diputación Foral de Bizkaia (programa EKINBERRI). 7/12/EK/2005/63
 Entidades participantes: Universidad del País Vasco (UPV/EHU)
 Duración, desde: Septiembre 05 hasta: Diciembre 06 Cuantía de la subvención: 97.650,00 Euros
 Investigador responsable: José Luis Martín González
 Número de investigadores participantes: 6

46. Título del proyecto: Subvención general a grupo de investigación (Grupo APERT)
 Entidad financiadora: Universidad del País Vasco (UPV/EHU) 9/UPV 00147.345-15990/2004
 Entidades participantes: Universidad del País Vasco (UPV/EHU)
 Duración, desde: Diciembre 04 hasta: Diciembre 07 Cuantía de la subvención: 60.000,00 Euros
 Investigador responsable: José Luis Martín González
 Número de investigadores participantes: 11

47. Título del proyecto: Convertidores de energía avanzados para la mejora del rendimiento y calidad de potencia en generadores eólicos (RECENER)
 Entidad financiadora: Ministerio de Educación y Ciencia. ENE2004-07881-C03-00
 Entidades participantes: Universidad del País Vasco (UPV/EHU), Universidad Politécnica de Cataluña, Robotiker
 Duración, desde: Diciembre 04 hasta: Diciembre 07 Cuantía de la subvención: 97.700,00 Euros
 Investigador responsable: José Miguel de Diego Rodríguez
 Número de investigadores participantes: 9 (en UPV/EHU)

48. Título del proyecto: Sistema de Captación y Medida Inalámbrica de Señales de la Líneas de Distribución
 Entidad financiadora: Gobierno Vasco (programa INTEK)
 Entidades participantes: Fanox, Kementsu, Universidad del País Vasco (UPV/EHU)
 Duración, desde: Diciembre 04 hasta: Diciembre 05 Cuantía de la subvención: 31.432,00 Euros
 Investigador responsable: En UPV/EHU José Luis Martín González y Javier Mazón
 Número de investigadores participantes: 9 (en UPV/EHU)

49. Título del proyecto: Desarrollo de una nueva tecnología de rectificado basada en el diamantado por electroerosión (RELEC)
 Entidad financiadora: Gobierno Vasco (programa INTEK)
 Entidades participantes: Ona Electroerosión, Danobat, Universidad del País Vasco (UPV/EHU)
 Duración, desde: Diciembre 04 hasta: Junio 05 Cuantía de la subvención: 14.300,00 Euros
 Investigador responsable: En UPV/EHU José Luis Martín González y José Antonio Sánchez
 Número de investigadores participantes: 9 (en UPV/EHU)

50. Título del proyecto: SMTU: Detector Electrónico de paso de falta, con sistema de medida inalámbrica y comunicación SMS/GPRS
 Entidad financiadora: Gobierno Vasco (programa INTEK)
 Entidades participantes: Fanox, Kementsu, Universidad del País Vasco (UPV/EHU)
 Duración, desde: Diciembre 03 hasta: Diciembre 04 Cuantía de la subvención: 17.170,00
 Investigador responsable: En UPV/EHU José Luis Martín González y Javier Mazón
 Número de investigadores participantes: 7 (en UPV/EHU)

51. Título del proyecto: Metodología de diseño y entorno de simulación basado en el lenguaje de descripción de hardware VHDL de circuitos según la norma de comunicaciones para trenes IEC 61375-1
 Entidad financiadora: Ministerio de Ciencia y Tecnología, TIC2001-0062
 Entidades participantes: Universidad del País Vasco (UPV/EHU), Universidad de Zaragoza, CAF S. A.
 Duración, desde: Enero 02 hasta: Diciembre 04 Cuantía de la subvención: 129.968,86 Euros
 Investigador responsable: José Luis Martín González
 Número de investigadores participantes: 14

52. Título del proyecto: ZABALTEK: Sistema de Voto Electrónico para Listas Abiertas
 Entidad financiadora: Gobierno Vasco (programa INTEK)
 Entidades participantes: Departamento de Interior del Gobierno Vasco, Ikusi, Hunolt, Ibermática, Robotiker, Ikerlan, UPV/EHU
 Duración, desde: Enero 01 hasta: Diciembre 02 Cuantía de la subvención: 263.419,52 Euros
 Investigador responsable: En UPV/EHU José Luis Martín González e Iñaki Goirizelaia
 Número de investigadores participantes: 14

53. Título del proyecto: Implementación de una Unidad Aritmético Lógica en un Circuito Integrado utilizando Tecnología Insensible al Tiempo
 Entidad financiadora: Universidad del País Vasco (UPV/EHU), UPV 147.345-TA065/99
 Entidades participantes: Universidad del País Vasco (UPV/EHU)
 Duración, desde: Octubre 99 hasta: Septiembre 01 Cuantía de la subvención: 4.600.000 ptas.
 Investigador responsable: Gerardo Aranguren
 Número de investigadores participantes: 6

54. Título del proyecto: Diseño mediante VHDL de un Circuito que Determine el Flujo Óptico de una Secuencia de Imágenes en Tiempo Real
 Entidad financiadora: Gobierno Vasco, PI-1998-41
 Entidades participantes: Universidad del País Vasco (UPV/EHU)
 Duración, desde: Enero 99 hasta: Diciembre 01 Cuantía de la subvención: 4.967.770 ptas.
 Investigador responsable: José Luis Martín González
 Número de investigadores participantes: 9

55. Título del proyecto: Diseño y Desarrollo de un Sensor Óptico de Barrera para la Determinación de la Dirección y Velocidad del Viento en un Generador Eólico de Alto Rendimiento

Entidad financiadora: Gobierno Vasco, UE-1998-4

Entidades participantes: Universidad del País Vasco (UPV/EHU), Gamesa Eólica, Lambda Comunicaciones Ópticas

Duración, desde: Enero 99 hasta: Diciembre 00 Cuantía de la subvención: 10.888.888 ptas.

Investigador responsable: Joseba Zubia Zaballa

Número de investigadores participantes: 8

56. Título del proyecto: Definición de una misión objetivo abordable para el desarrollo de un programa de explotación de microsátélites en el País Vasco

Entidad financiadora: Gobierno Vasco, AE99UN04

Entidades participantes: Universidad del País Vasco (UPV/EHU)

Duración, desde: Enero 99 hasta: Diciembre 99 Cuantía de la subvención: 4.411.000 ptas.

Investigador responsable: Armando Ferro Vázquez

Número de investigadores participantes: 5

57. Título del proyecto: Diseño de módulos parametrizables mediante VHDL para preprocesamiento de imágenes en tiempo real

Entidad financiadora: Gobierno Vasco, PI96/91

Entidades participantes: Universidad del País Vasco (UPV/EHU)

Duración, desde: Enero 97 hasta: Diciembre 98 Cuantía de la subvención: 5.198.000 ptas.

Investigador responsable: José Angel Ezquerro Ventosa

Número de investigadores participantes: 5

58. Título del proyecto: Circuito Integrado de Control por Inferencia Borrosa (CICIB)

Entidad financiadora: Universidad del País Vasco, UPV 147.345-TB058/96

Entidades participantes: Universidad del País Vasco (UPV/EHU)

Duración, desde: Diciembre 96 hasta: Noviembre 99 Cuantía de la subvención: 7.600.000 ptas

Investigador responsable: Gerardo Aranguren

Número de investigadores participantes: 6

59. Título del proyecto: Enlace de fibra óptica de plástico y desarrollo de nuevos dispositivos pasivos para fibra óptica de plástico

Entidad financiadora: Gobierno Vasco, PI96/38

Entidades participantes: Universidad del País Vasco (UPV/EHU), Lambda Comunicaciones Ópticas

Duración, desde: Enero 97 hasta: Diciembre 98 Cuantía de la subvención: 10.937.500 ptas.

Investigador responsable: José Antonio Zubia Zaballa

Número de investigadores participantes: 7

60. Título del proyecto: Visión artificial dinámica: investigación sobre el movimiento captado en secuencia de imágenes y realización hardware del prototipo

Entidad financiadora: Universidad del País Vasco (UPV/EHU), UPV 147.345-TA029/95

Entidades participantes: Universidad del País Vasco (UPV/EHU)

Duración, desde: Diciembre 95 hasta: Noviembre 96 Cuantía de la subvención: 2.450.000 ptas.

Investigador responsable: Luis Antonio López Nozal

Número de investigadores participantes: 6

61. Título del proyecto: Convolucionador paralelo para aplicaciones de visión artificial
 Entidad financiadora: Universidad del País Vasco (UPV/EHU), UPV 143.345-TA096/93
 Entidades participantes: Universidad del País Vasco (UPV/EHU)
 Duración, desde: Febrero 94 hasta: Diciembre 94 Cuantía de la subvención: 2.100.000 ptas.
 Investigador responsable: José Luis Martín González
 Número de investigadores participantes: 7

62. Título del proyecto: Sistema de detección, gestión y monitorización de averías y estados en plantas industriales en tiempo real
 Entidad financiadora: Universidad del País Vasco (UPV/EHU), UPV 143.345-TA094/92
 Entidades participantes: Universidad del País Vasco (UPV/EHU)
 Duración, desde: Febrero 93 hasta: Diciembre 93 Cuantía de la subvención: 1.700.000 ptas.
 Investigador responsable: Juan José Zamora Belver
 Número de investigadores participantes: 4

63. Título del proyecto: Interface del bus VME con procesador gráfico paralelo
 Entidad financiadora: Universidad del País Vasco (UPV/EHU), UPV 143.345-T001/91
 Entidades participantes: Universidad del País Vasco (UPV/EHU)
 Duración, desde: Enero 92 hasta: Diciembre 92 Cuantía de la subvención: 2.803.000 ptas.
 Investigador responsable: Gerardo Aranguren
 Número de investigadores participantes: 6

64. Título del proyecto: Computer Integrated Manufacturing of PCB's by Laser Induced Photo-Lithography
 Entidad financiadora: Comunidad Económica Europea, ESPRIT 5338 (CIMPLIFY)
 Entidades participantes: Líder del proyecto: Barco Graphics N. V. (B). Miembros del consorcio: Nederlandse Philips Bedrijven B. V. - CFT (NL), UCB-JSR Electronics S. A. (F), Electrónica Básica S. A. - ELBASA (E), Universidad del País Vasco (E), Ecole Nationale Supérieure de Chemie de Mulhouse (F), Rijksuniversiteit Gent - LEM (B)
 Duración, desde: Octubre 90 hasta: Diciembre 92 Cuantía de la subvención: 240.000 ECUs
 Investigador responsable: Gerardo Aranguren en UPV/EHU
 Número de investigadores participantes: En UPV/EHU 8 investigadores

65. Título del proyecto: Diseño de un circuito integrado convertidor de R.G.B. en H.S.I. para aplicaciones de visión artificial en color real
 Entidad financiadora: Universidad del País Vasco (UPV/EHU), UPV 142.345-0013/89
 Entidades participantes: Universidad del País Vasco (UPV/EHU)
 Duración, desde: Marzo 90 hasta: Diciembre 90 Cuantía de la subvención: 1.989.000 ptas.
 Investigador responsable: Gerardo Aranguren
 Número de investigadores participantes: 3

66. Título del proyecto: Automated Process and Assembly Inspection by 3D Vision
 Entidad financiadora: Comunidad Económica Europea, ESPRIT 2017 (TRIOS)
 Entidades participantes: Líder del proyecto: Nederlandse Philips Bedrijven B. V. - CFT (NL)
 Miembros del consorcio: Inisel (E), Robotiker (E), Siemens (D), Silicon & Software Systems (IRL), Universität Erlangen-Nürnberg (D), Zenon (GR), Universidad del País Vasco (E)
 Duración, desde: Mayo 89 hasta: Mayo 92 Cuantía de la subvención: 11.500.000 ptas.
 Investigador responsable: Gerardo Aranguren en UPV/EHU
 Número de investigadores participantes: En UPV/EHU 6 investigadores

Publicaciones o Documentos Científico-Técnicos

(CLAVE: L = libro completo, CL = capítulo de libro, A = artículo, R = "review", E = editor,
S = Documento Científico-Técnico restringido.)

TRABAJOS CIENTÍFICO-TÉCNICOS PUBLICADOS EN REVISTAS O LIBROS INTERNACIONALES

1. Autores: M. Fernandez, E. Robles, I. Aretxabaleta, I. Kortabarria, J. Andreu, J. L. Martín.
Título: A 3D Reduced Common Mode Voltage PWM Algorithm for a Five-Phase Six-Leg Inverter.
Ref. ☒ revista: ☐ Libro: Machines
Clave: A Volumen: 11 (5) Páginas, inicial: 532-1 final: 532-18 Fecha: 2023

2. Autores: M. Fernandez, E. Robles, I. Aretxabaleta, I. Kortabarria, J. L. Martín.
Título: Proposal of hybrid discontinuous PWM technique for five-phase inverters under open-phase fault operation.
Ref. ☒ revista: ☐ Libro: Machines
Clave: A Volumen: 11 (3) Páginas, inicial: 404-1 final: 404-13 Fecha: 2023

3. Autores: E. Robles, A. Matallana, I. Aretxabaleta, J. Andreu, M. Fernandez, J. L. Martín.
Título: The role of power device technology in the electric vehicle powertrain
Ref. ☒ revista: ☐ Libro: International Journal of Energy Research
Clave: A Volumen: 46 (15) Páginas, inicial: 2222 final: 22265 Fecha: 2022

4. Autores: I. Aretxabaleta, I. Martínez de Alegria, J. I. Garate, U. Ugalde, J. L. Martin.
Título: Multiple current amplifier-based gate driving for parallel operation of discrete SiC MOSFETs
Ref. ☒ revista: ☐ Libro: IET Power Electronics
Clave: A Volumen: 15 (4) Páginas, inicial: 317 final: 324 Fecha: 2022

5. Autores: H. Bory, J.L. Martin, I. Martínez de Alegria, L. Vazquez.
Título: Effect of symmetrically switched rectifier topologies on the frequency regulation of standalone micro-hydro power plants
Ref. ☒ revista: ☐ Libro: Energies
Clave: A Volumen: 14 (11) Páginas, inicial: 3201-1 final: 3201-21 Fecha: 2021

6. Autores: M. Fernández, A. Sierra González, E. Robles, I. Kortabarria, E. Ibarra, J. L. Martín.
Título: New modulation technique to mitigate common mode voltage effects in star-connected five-phase AC drives
Ref. ☒ revista: ☐ Libro: Energies
Clave: A Volumen: 13 (3) Páginas, inicial: 607-1 final: 607-19 Fecha: 2020

7. Autores: A. Madariaga, J. L. Martin, I. Zamora, S. Ceballos, O. Anaya-Lara.
Título: Effective Techno-economic Evaluation Method for Offshore Wind Novel Proposals
Ref. ☐ revista: ☒ Libro: "Offshore Wind: Technologies, Ecological Risks and Prospects", C. Mendoza (Ed.). Nova Science Publishers, Inc., New York. ISBN: 978-1-63482-364-7.
Clave: CL Volumen: Páginas, inicial: 135 final: 164 Fecha: 2015

8. Autores: J. M. Cabero; I. Urteaga; V. Molina; F. Liberal; J. L. Martín
Título: Reliability of Bluetooth-based Connectivity Traces for the Characterization of Human Interaction
Ref. ☒ revista ☐ Libro: Ad Hoc Networks
Clave: A Volumen: 25 (A) Páginas, inicial: 135 final: 146 Fecha: Enero de 2015

9. Autores: J. M. Cabero, I. Olabarrieta, S. Gil-López, J. Del Ser, J. L. Martín
Título: Range-free Localization Algorithm based on Connectivity and Motion
Ref. ☒ revista ☐ Libro: Wireless Networks
Clave: A Volumen: 20 (8) Páginas, inicial: 2287 final: 2305 Fecha: Noviembre de 2014

-
10. Autores: J. M. Cabero, I. Olabarrieta, S. Gil-López, J. Del Ser, J. L. Martín
 Título: A Novel Range-free Localization Algorithm to Turn Connectivity Traces and Motion Data into Localization Information
 Ref. ☒ revista ☐ Libro: Ad Hoc Networks
 Clave: A Volumen: 12 Páginas, inicial: 36 final: 52 Fecha: Septiembre de 2014
-
11. Autores: J. M. Cabero, V. Molina, I. Urteaga, F. Liberal, J. L. Martín
 Título: Acquisition of human traces with Bluetooth technology: Challenges and proposals
 Ref. ☒ revista ☐ Libro: Ad Hoc Networks
 Clave: A Volumen: 12 Páginas, inicial: 2 final: 16 Fecha: Enero de 2014
-
12. Autores: A. Madariaga, J. L. Martín, I. Martínez de Alegría, I. Zamora, S. Ceballos, O. Anaya-Lara
 Título: Effective assessment of electric power losses in three-core XLPE cables
 Ref. ☒ revista ☐ Libro: IEEE Transactions on Power Systems
 Clave: A Volumen: 28 (4) Páginas, inicial: 4488 final: 4495 Fecha: Noviembre 2013
-
13. Autores: A. Madariaga, J. L. Martín, I. Martínez de Alegría, I. Zamora, S. Ceballos
 Título: Technological Trends in Electric Topologies for Offshore Wind Power Plants
 Ref. ☒ revista ☐ Libro: Renewable and Sustainable Energy Review
 Clave: A Volumen: 24 Páginas, inicial: 32 final: 44 Fecha: Agosto 2013
-
14. Autores: A. Madariaga, I. Zamora, J.L. Martín, I. Martínez de Alegría, S. Ceballos
 Título: Evaluation methodologies and input data for offshore wind power plant topology assessment
 Ref. ☐ revista: ☒ Libro: "Renewable energy: economics, emerging technologies and global practices", Nova Science Publishers, Inc., New York
 Clave: CL Volumen: Páginas, inicial: 111 final: 162 Fecha: 2013
-
15. Autores: A. Madariaga, I. Martínez de Alegría, J. L. Martín, P. Eguía, S. Ceballos
 Título: Current Facts about Offshore Wind Farms
 Ref. ☒ revista ☐ Libro: Renewable and Sustainable Energy Review
 Clave: A Volumen: 16 (5) Páginas, inicial: 3105 final: 3116 Fecha: Junio 2012
-
16. Autores: J. Andreu, I. Kortabarria, E. Ormaetxea, E. Ibarra, J. L. Martín, S. Apiñaniz
 Título: A Step Forward Towards the Development of Reliable Matrix Converters
 Ref. ☒ revista ☐ Libro: IEEE Transactions on Industrial Electronics
 Clave: A Volumen: 59 (1) Páginas, inicial: 167 final: 183 Fecha: Enero 2012
-
17. Autores: E. Ibarra, I. Kortabarria, J. Andreu, I. Martínez de Alegría, J. L. Martín, P. Ibañez
 Título: Improvement of the Design Process of Matrix Converter Platforms Using the Switching State Matrix Averaging Simulation Method
 Ref. ☒ revista ☐ Libro: IEEE Transactions on Industrial Electronics
 Clave: A Volumen: 59 (1) Páginas, inicial: 220 final: 234 Fecha: Enero 2012
-
18. Autores: E. Robles, J. Pou, S. Ceballos, J. Zaragoza, J. L. Martín, P. Ibañez
 Título: Frequency Adaptive Stationary Reference Frame Grid Voltage Sequence Detector for Distributed Generation Systems
 Ref. ☒ revista ☐ Libro: IEEE Transactions on Industrial Electronics
 Clave: A Volumen: 58 (9) Páginas, inicial: 4275 final: 4287 Fecha: Septiembre de 2011
-
19. Autores: S. Ceballos, J. Pou, J. Zaragoza, E. Robles, J. L. Villate, J. L. Martín
 Título: Fault-Tolerant Neutral-Point-Clamped Converter Solutions Based on Including a Fourth Resonant Leg
 Ref. ☒ revista ☐ Libro: IEEE Transactions on Industrial Electronics
 Clave: A Volumen: 58 (6) Páginas, inicial: 2293 final: 2303 Fecha: Junio de 2011
-
20. Autores: E. Ibarra, J. Andreu, I. Kortabarria, E. Ormaetxea, I. Martínez de Alegría, J. L. Martín, P. Ibañez
 Título: New Fault Tolerant Matrix Converter
 Ref. ☒ revista ☐ Libro: Electric Power Systems Research
 Clave: A Volumen: 81 (2) Páginas, inicial: 538 final: 552 Fecha: Febrero de 2011
-

-
21. Autores: T. Dorta, J. Jiménez, J. L. Martín, U. Bidarte, A. Astarloa
 Título: Reconfigurable Multiprocessor Systems: a Review
 Ref. ☒ revista ☐ Libro: International Journal of Reconfigurable Computing
 Clave: A Volumen: 2010 Páginas, inicial: 1 final: 10 Fecha: 2010
-
22. Autores: E. Robles, S. Ceballos, J. Pou, J. L. Martín, J. Zaragoza, P. Ibáñez
 Título: Variable-Frequency Grid Sequence Detector Based on a Quasy-Ideal Low-Pass Filter Stage and a Phase-Locked Loop
 Ref. ☒ revista ☐ Libro: IEEE Transactions on Power Electronics
 Clave: A Volumen: 25 (10) Páginas, inicial: 2552 final: 2563 Fecha: Octubre de 2010
-
23. Autores: S. Ceballos, J. Pou, E. Robles, J. Zaragoza, J. L. Martín
 Título: Performance Evaluation of Fault Tolerant Neutral-Point-Clamped Converters
 Ref. ☒ revista ☐ Libro: IEEE Transactions on Industrial Electronics
 Clave: A Volumen: 57 (8) Páginas, inicial: 2709 final: 2718 Fecha: Agosto de 2010
-
24. Autores: A. Astarloa, J. Lázaro, U. Bidarte, A. Zuloaga, J. L. Martín
 Título: An Autonomous Fault Tolerant System for CAN Communications.
 Ref. ☒ revista ☐ Libro: Lectures Notes in Artificial Intelligence
 Clave: A Volumen: 6098 Páginas, inicial: 281 final: 290 Fecha: Junio de 2010
-
25. Autores: J. Lázaro, J. L. Martín, J. Arias, A. Astarloa, C. Cuadrado
 Título: Neuro Semantic Thresholding for High Precision OCR Applications
 Ref. ☒ revista ☐ Libro: Image and Vision Computing
 Clave: A Volumen: 28 (4) Páginas, inicial: 571 final: 578 Fecha: Abril de 2010
-
26. Autores: I. Martínez de Alegria, J. L. Martín, I. Kortabarria, J. Andreu, P. Ibañez
 Título: Transmission Alternatives for Offshore Electrical Power
 Ref. ☒ revista ☐ Libro: Renewable and Sustainable Energy Review
 Clave: A Volumen: 13 (5) Páginas, inicial: 1027 final: 1038 Fecha: Junio de 2009
-
27. Autores: J. Andreu, J. M. De Diego, I. Martínez de Alegria, I. Kortabarria, J. L. Martín, S. Ceballos
 Título: New Protection Circuit for High Speed Switching and Start-Up of a Practical Matrix Converter
 Ref. ☒ revista ☐ Libro: IEEE Transactions on Industrial Electronics
 Clave: A Volumen: 55 (8) Páginas, inicial: 3100 final: 3114 Fecha: Agosto de 2008
-
28. Autores: S. Ceballos, J. Pou, J. Zaragoza, J. L. Martín, E. Robles, I. Gabiola, P. Ibáñez
 Título: Efficient Modulation Technique for a Four-Leg Fault-Tolerant Neutral-Point-Clamped Inverter
 Ref. ☒ revista ☐ Libro: IEEE Transactions on Industrial Electronics
 Clave: A Volumen: 55 (3) Páginas, inicial: 1067 final: 1074 Fecha: Marzo de 2008
-
29. Autores: J. Jiménez, J. L. Martín, U. Bidarte, A. Astarloa, A. Zuloaga
 Título: Design of a Master device for the Multifunction Vehicle Bus
 Ref. ☒ revista ☐ Libro: IEEE Transactions on Vehicular Technology
 Clave: A Volumen: 56 (6) Páginas, inicial: 3695 final: 3708 Fecha: Noviembre de 2007
-
30. Autores: I. Martínez de Alegria, J. Andreu, J. L. Martín, P. Ibañez, J. L. Villate, H. Camblong
 Título: Connection requirements for Wind Farms: A survey on technical requirements and regulation
 Ref. ☒ revista ☐ Libro: Renewable and Sustainable Energy Reviews
 Clave: A Volumen: 11 (8) Páginas, inicial: 1858 final: 1872 Fecha: Octubre de 2007
-
31. Autores: A. Astarloa, A. Zuloaga, U. Bidarte, J. L. Martín, J. Jiménez, J. Lázaro
 Título: Tornado: A Self-Reconfiguration Control System for Core-Based Multiprocessor CSoPCs
 Ref. ☒ revista ☐ Libro: Journal of Systems Architecture
 Clave: A Volumen: 53(9) Páginas, inicial: 629 final: 643 Fecha: Septiembre 2007
-

-
32. Autores: J. Lázaro, J. Arias, J. L. Martín, A. Zuloaga, C. Cuadrado
 Título: SOM Segmentation of Gray Scale Images for Optical Recognition
 Ref. ☒ revista ☐ Libro: Pattern Recognition Letters
 Clave: A Volumen: 27 (6) Páginas, inicial: 1991 final: 1997 Fecha: Diciembre de 2006
-
33. Autores: J. Andreu, U. Bidarte, J. L. Martín, A. Astarloa, J. Jiménez
 Título: FPGA solution for System-Level Validation of Matrix Converter Space Vector Modulation Algorithm
 Ref. ☒ revista ☐ Libro: WSEAS Transactions on Power Systems
 Clave: A Volumen: 1 (10) Páginas, inicial: 1747 final: 1753 Fecha: Octubre de 2006
-
34. Autores: I. Kortabarria, I. Martínez de Alegria, J. Andreu, J. L. Martín, J. L. Villate
 Título: Study of a sensorless algorithm behaviour in the grid connection process of the Doubly-Fed Induction Machine
 Ref. ☒ revista ☐ Libro: WSEAS Transactions on Power Systems
 Clave: A Volumen: 1 (10) Páginas, inicial: 1689 final: 1697 Fecha: Octubre de 2006
-
35. Autores: J. Jiménez, J. L. Martín, A. Zuloaga, U. Bidarte, J. Arias
 Título: Comparison of two designs for the Multifunction Vehicle Bus
 Ref. ☒ revista ☐ Libro: IEEE Transactions on CAD of Integrated Circuits and Systems
 Clave: A Volumen: 25 (5) Páginas, inicial: 797 final: 805 Fecha: Mayo de 2006
-
36. Autores: J. Lázaro, J. Arias, J. L. Martín, C. Cuadrado y A. Astarloa
 Título: Implementation of a Modified Fuzzy C-Means Clustering Algorithm for Real-Time Applications
 Ref. ☒ revista ☐ Libro: Microprocessors and Microsystems
 Clave: A Volumen: 29 (8-9) Páginas, inicial: 375 final: 380 Fecha: Noviembre de 2005
-
37. Autores: José L. Martín, Aitzol Zuloaga, Carlos Cuadrado, Jesús Lázaro, Unai Bidarte
 Título: Hardware Implementation of Optical Flow Constraint Equation using FPGAs
 Ref. ☒ revista ☐ Libro: Computer Vision and Image Understanding
 Clave: A Volumen: 98 (3) Páginas, inicial: 462 final: 490 Fecha: Junio de 2005
-
38. Autores: U. Bidarte, A. Astarloa, A. Zuloaga, J. L. Martín y J. Jiménez
 Título: Core-Based Architecture for Data Transfer Control In SoC Design
 Ref. ☐ revista: ☒ Libro: "New Algorithms, Architectures, and Applications for Reconfigurable Computing",
 Kluwer Academic Publishers
 Clave: CL Volumen: Páginas, inicial: 43 final: 54 Fecha: 2005
-
39. Autores: J. Lázaro, J. Arias, J. L. Martín, A. Astarloa, U. Bidarte
 Título: Tiny Microprocessor Floating Point Implementation of a General Regression Neural Network
 Ref. ☒ revista ☐ Libro: WSEAS Transactions on Computers
 Clave: A Volumen: 4 Páginas, inicial: 280 final: 285 Fecha: Febrero de 2005
-
40. Autores: C. Cuadrado, A. Zuloaga, J. L. Martín, J. Lázaro, J. Jiménez
 Título: VHDL Description of a Synthetizable and Reconfigurable Real-Time Stereo Vision Processor
 Ref. ☒ revista ☐ Libro: WSEAS Transactions on Electronics
 Clave: A Volumen: 2 Páginas, inicial: 17 final: 22 Fecha: Enero de 2005
-
41. Autores: J. Jiménez, J. L. Martín, J. Arias, U. Bidarte, A. Astarloa
 Título: TCN (Train Communication Network) gateway for simulation
 Ref. ☒ revista ☐ Libro: WSEAS Transactions on Electronics
 Clave: A Volumen: 1 Páginas, inicial: 601 final: 606 Fecha: Octubre de 2004
-

-
42. Autores: I. Goirizelaia, K. Espinosa, J. L. Martín, J. Lázaro, J. Arias, J. J. Igarza
 Título: An Electronic Secure Voting System Based on Automatic Paper Ballot Reading
 Ref. ☒ revista ☐ Libro: Lectures Notes in Computer Science
 Clave: A Volumen: 3287 Páginas, inicial: 470 final: 477 Fecha: Octubre de 2004
-
43. Autores: A. Astarloa, J. Lázaro, U. Bidarte, J. L. Martín, A. Zuloaga
 Título: A self-reconfiguration framework for multiprocessor CSoPCs
 Ref. ☒ revista ☐ Libro: Lectures Notes in Computer Science
 Clave: A Volumen: 3203 Páginas, inicial: 1124 final: 1126 Fecha: Agosto de 2004
-
44. Autores: U. Bidarte, A. Astarloa, J. L. Martín, J. Andreu
 Título: Simulation Platform for Architectural Verification and Performance Analysis in Core-Based SoC Design
 Ref. ☒ revista ☐ Libro: Lectures Notes in Computer Science
 Clave: A Volumen: 3203 Páginas, inicial: 965 final: 969 Fecha: Agosto de 2004
-
45. Autores: J. Lázaro, J. Arias, J. L. Martín y C. Cuadrado
 Título: Modified Fuzzy C-Means Clustering Algorithm for Real-Time Applications
 Ref. ☒ revista ☐ Libro: Lectures Notes in Computer Science
 Clave: A Volumen: 2778 Páginas, inicial: 1087 final: 1090 Fecha: Septiembre de 2003
-
46. Autores: G. Aranguren, L. A. L. Nozal, X. Basogain, J. L. Martín y J. López de Arroyabe
 Título: Hardware implementation of a pipeline fuzzy controller and software tools
 Ref. ☒ revista ☐ Libro: Fuzzy Sets and Systems
 Clave: A Volumen: 128/1 Páginas, inicial: 61 final: 79 Fecha: Mayo de 2002
-
47. Autores: L. A. L. Nozal, G. Aranguren, J. L. Martín, J. A. Ezquerro
 Título: Moving images time-gradient implementation using RAM-based FPGA
 Ref. ☒ revista ☐ Libro: Real-Time Imaging II
 Clave: A Volumen: 3028 Páginas, inicial: 108 final: 115 Fecha: Febrero de 1997
-
48. Autores: G. Aranguren, J. L. Martín, J. A. Ezquerro
 Título: Expert system for railways monitoring in real time
 Ref. ☒ revista ☐ Libro: Proceedings of the IMechE
 Clave: A Volumen: 9 Páginas, inicial: 9 final: 15 Fecha: Octubre de 1994
-

TRABAJOS CIENTÍFICO-TÉCNICOS PUBLICADOS EN REVISTAS NACIONALES

1. Autores: I. Rozas, I. Martínez de Alegría, I. Kortabarria, J. Andreu, J.L. Martín
 Título: Haririk Gabeko Potentzia-Transferentzia: Potentzia Topologiaren eta Maiztasunaren Araberako Urpeko Galeren Analisisa
 Ref. ☐ revista ☒ Libro: Berrikuntza eta Irakaskuntza Energia Berriztagarrien Aurrerapenean/Innovation and Lecture Notes on Novel Advances for Renewable Energy Systems, Servicio Editorial UPV/EHU. (ISBN: 978-84-1319-526-1)
 Clave: CL Volumen: 24 Páginas, inicial: 61 final: 66 Fecha: 2022
-
2. Autores: E. Planas, E. Ibarra, J. Andreu, J. L. Martín, J. R. Etxebarria
 Título: Droop metodoak: potentzia-bihurgailuak paraleloan konektatzeko haririk gabeko metodoak
 Ref. ☒ revista ☐ Libro: Ekaia (ISSN: 0214-9001)
 Clave: A Volumen: 24 Páginas, inicial: 257 final: 276 Fecha: 2011
-
3. Autores: E. Ibarra, J. Andreu, E. Ormaetxea, I. Kortabarria, I. Martínez de Alegría, J. L. Martín y J. R. Etxebarria
 Título: Potentzia-bihurgailu matritziala: teknologia eraginkor eta konpaktua
 Ref. ☒ revista ☐ Libro: Ekaia (ISSN: 0214-9001)
 Clave: A Volumen: 23 Páginas, inicial: 173 final: 197 Fecha: 2010
-

4. Autores: José Angel Ezquerro, Jesús Romo, José Luis Martín y Gerardo Aranguren.
 Título: Supervisión de procesos industriales en tiempo real mediante Sistemas Expertos: Diagnóstico de Averías.
 Ref. ☒ revista ☐ Libro: Revista Española de Electrónica
 Clave: A Volumen: 514 Páginas, inicial: 102 final: 106 Fecha: 1997

5. Autores: Aitzol Zuloaga, José Luis Martín y Luis L. Nozal
 Título: Determinación de movimiento a partir de secuencias de imágenes: Técnicas de determinación del movimiento
 Ref. ☒ revista ☐ Libro: Mundo Electrónico
 Clave: A Volumen: Julio Páginas, inicial: 26 final: 30 Fecha: 1997

6. Autores: José Angel Ezquerro, Gerardo Aranguren, Miguel Rodríguez y José Luis Martín
 Título: Supervisión de procesos industriales en tiempo real: Detección de estados y estabilidad del sistema
 Ref. ☒ revista ☐ Libro: Revista Española de Electrónica
 Clave: A Volumen: 511 Páginas, inicial: 74 final: 79 Fecha: 1997

7. Autores: Aitzol Zuloaga, José Luis Martín y Luis L. Nozal
 Título: Determinación de movimiento a partir de secuencias de imágenes: Procesamiento Primario
 Ref. ☒ revista ☐ Libro: Mundo Electrónico
 Clave: A Volumen: 278 Páginas, inicial: 55 final: 59 Fecha: 1997

8. Autores: José Angel Ezquerro, José Luis Martín, Gerardo Aranguren y Pedro Ibáñez
 Título: Supervisión de procesos industriales en tiempo real: Arquitectura y sistema de adquisición de datos
 Ref. ☒ revista ☐ Libro: Revista Española de Electrónica
 Clave: A Volumen: 506 Páginas, inicial: 75 final: 80 Fecha: 1997

9. Autores: José Luis Martín y Luis L. Nozal
 Título: Convolucionador modular configurable para aplicaciones de visión artificial
 Ref. ☒ revista ☐ Libro: Revista Española de Electrónica
 Clave: A Volumen: 491 Páginas, inicial: 46 final: 52 Fecha: 1995

10. Autores: Luis L. Nozal y José Luis Martín
 Título: Unidades de Control. Diseño con Lógica Programable
 Ref. ☒ revista ☐ Libro: Mundo Electrónico
 Clave: A Volumen: 254 Páginas, inicial: 32 final: 37 Fecha: 1995

11. Autores: J. L. Martín, G. Aranguren, J. A. Ezquerro, P. Ibáñez y J. J. Zamora
 Título: Colector de vídeo en tiempo real para un sistema de proceso en paralelo
 Ref. ☒ revista ☐ Libro: Mundo Electrónico
 Clave: A Volumen: 251 Páginas, inicial: 70 final: 74 Fecha: 1994

12. Autores: Pedro Ibáñez, José Luis Martín, Gerardo Aranguren y José Angel Ezquerro
 Título: Inspección de circuitos impresos: Reducción dinámica de imagen
 Ref. ☒ revista ☐ Libro: Mundo Electrónico
 Clave: A Volumen: 243 Páginas, inicial: 44 final: 46 Fecha: 1993

13. Autores: J. L. Martín, G. Aranguren, P. Ibáñez, J. J. Zamora y J. A. Ezquerro
 Título: Diseño de un procesador gráfico para un sistema paralelo
 Ref. ☒ revista ☐ Libro: Mundo Electrónico
 Clave: A Volumen: 242 Páginas, inicial: 52 final: 57 Fecha: 1993

14. Autores: José Luis Martín, Gerardo Aranguren y Pedro Ibáñez
 Título: Descompresor de imágenes codificadas en tiempo real
 Ref. ☒ revista ☐ Libro: Revista Española de Electrónica
 Clave: A Volumen: 466 Páginas, inicial: 42 final: 46 Fecha: 1993

MONOGRAFÍAS Y LIBROS

1. Autores: E. Mandado y J. L. Martín

Título: Sistemas Electrónicos Digitales. 10ª edición.

Ref. ☐ revista ☒ Libro: ISBN 978-84-267-2198-3

Clave: L Volumen: 1 Páginas, inicial: 1 final: 1.061 Fecha: 2015

Editorial (si libro): Marcombo ediciones técnicas

Lugar de publicación: Barcelona

2. Autores: J. L. Martín, J. Jiménez, A. Astarloa, A. Zuloaga, C. Cuadrado, J. Lázaro, P. Ibáñez

Título: Aplicación del aprendizaje basado en proyectos a los Sistemas Electrónicos Digitales

Ref. ☐ revista: ☒ Libro: "Los grados universitarios: posibilidades y caminos de innovación"

Clave: CL Volumen: Páginas, inicial: 155 final: 179 Fecha: 2014

Editorial (si libro): Servicio Editorial UPV/EHU. M. J. Elejalde, J. A. Pereira (Eds.). ISBN: 978-84-9860-960-8

Lugar de publicación: Bilbao

3. Autores: J. L. Martín (coordinador), P. Ibáñez, A. Zuloaga, U. Bidarte, J. Arias y J. Lázaro

Título: Elektronika Digitaleko problema ebatziak

Ref. ☐ revista ☒ Libro: ISBN 978-84-9860-431-3

Clave: L Volumen: 1 Páginas, inicial: 1 final: 187 Fecha: 2010

Editorial (si libro): Servicio Editorial UPV/EHU

Lugar de publicación: Bilbao

4. Autores: J. L. Martín (coordinador), P. Ibáñez, A. Zuloaga, U. Bidarte, J. Arias y J. Lázaro

Título: Elektronika Digitala

Ref. ☐ revista ☒ Libro: ISBN 978-84-9860-417-7

Clave: L Volumen: 1 Páginas, inicial: 1 final: 395 Fecha: 2010

Editorial (si libro): Servicio Editorial UPV/EHU

Lugar de publicación: Bilbao

5. Autores: J. L. Martín

Título: VHDL para modelado y diseño de circuitos digitales

Ref. ☐ revista ☒ Libro: ISBN 978-84-95809-60-5

Clave: L Volumen: 1 Páginas, inicial: 1 final: 120 Fecha: 2009

Editorial (si libro): Publicaciones – Escuela Superior de Ingenieros

Lugar de publicación: Bilbao

6. Autores: J. L. Martín (coordinador), P. Ibáñez, A. Zuloaga, U. Bidarte, J. Arias y J. Lázaro

Título: Electrónica Digital

Ref. ☐ revista ☒ Libro: ISBN 84-96477-44-4

Clave: L Volumen: 1 Páginas, inicial: 1 final: 386 Fecha: 2006

Editorial (si libro): Delta Publicaciones

Lugar de publicación: Madrid

7. Autores: J. L. Martín (coordinador), P. Ibáñez, A. Zuloaga, U. Bidarte, J. Arias y J. Lázaro

Título: Problemas resueltos de Electrónica Digital

Ref. ☐ revista ☒ Libro: ISBN 84-96477-45-2

Clave: L Volumen: 1 Páginas, inicial: 1 final: 177 Fecha: 2006

Editorial (si libro): Delta Publicaciones

Lugar de publicación: Madrid

8. Autores: J. L. Martín (coordinador), P. Ibáñez, A. Zuloaga, U. Bidarte, J. Arias y J. Lázaro

Título: Electrónica Digital

Ref. ☐ revista ☒ Libro:

Clave: L Volumen: 1 Páginas, inicial: 1 final: 456 (últ. ed.) Fecha: 2004 y 2005 (2 ediciones)

Editorial (si libro): Publicaciones – Escuela Superior de Ingenieros

Lugar de publicación: Bilbao

9. Autores: J. L. Martín (coordinador), P. Ibáñez, A. Zuloaga, U. Bidarte, J. Arias y J. Lázaro

Título: Problemas de Electrónica Digital

Ref. ☐ revista ☒ Libro:

Clave: L Volumen: 1 Páginas, inicial: 1 final: 198 (últ. ed.) Fecha: 2004 y 2005 (2 ediciones)

Editorial (si libro): Publicaciones – Escuela Superior de Ingenieros

Lugar de publicación: Bilbao

10. Autores: J. L. Martín, J. Ezquerria, P. Ibáñez, J. Jimenez y U. Bidarte

Título: Laboratorio de Electrónica Digital: 2º de Telecomunicación

Ref. ☐ revista ☒ Libro:

Clave: L Volumen: 1 Páginas, inicial: 1 final: 157 Fecha: 2002

Editorial (si libro): Servicio de publicaciones E. T. S. I. de Bilbao

Lugar de publicación: Bilbao

11. Autores: J. L. Martín, P. Ibáñez, J. Ezquerria, U. Bidarte y A. Zuloaga

Título: Laboratorio de Sistemas Electrónicos Digitales

Ref. ☐ revista ☒ Libro:

Clave: L Volumen: 1 Páginas, inicial: 1 final: 58 Fecha: 2001

Editorial (si libro): Publicaciones – Escuela Superior de Ingenieros

Lugar de publicación: Bilbao

12. Autores: J. L. Martín, P. Ibáñez y J. A. Ezquerria

Título: Laboratorio de Electrónica Digital: 2º de Telecomunicación

Ref. ☐ revista ☒ Libro:

Clave: L Volumen: 1 Páginas, inicial: 1 final: 78 (últ. ed.) Fecha: 1997, 98, 99, 00 y 01 (5 ediciones)

Editorial (si libro): Publicaciones – Escuela Superior de Ingenieros

Lugar de publicación: Bilbao

13. Autores: U. Bidarte, J. L. Martín, P. Ibáñez y J. Ezquerria

Título: Prácticas de Sistemas Electrónicos Digitales

Ref. ☐ revista ☒ Libro:

Clave: L Volumen: 1 Páginas, inicial: 1 final: 129 Fecha: 2000

Editorial (si libro): Publicaciones – Escuela Superior de Ingenieros

Lugar de publicación: Bilbao

14. Autores: José Luis Martín

Título: Diseño de Circuitos Lógicos con Lenguajes de Descripción Hardware. VHDL

Ref. ☐ revista ☒ Libro:

Clave: L Volumen: 1 Páginas, inicial: 1 final: 150 (últ. ed.) Fecha: 1996, 2001 (2 ediciones)

Editorial (si libro): Publicaciones – Escuela Superior de Ingenieros

Lugar de publicación: Bilbao

Autores: José Luis Martín y Pedro Ibáñez

Título: Electrónica Digital

Ref. ☐ revista ☒ Libro:

Clave: L Volumen: 1 Páginas, inicial: 1 final: 292 (últ. ed.) Fecha: 1994, 95 y 96 (3 ediciones)

Editorial (si libro): Publicaciones – Escuela Superior de Ingenieros

Lugar de publicación: Bilbao

15. Autores: J. L. Martín, P. Ibáñez y J. A. Ezquerria

Título: Laboratorio de Electrónica Digital: 3º de Telecomunicación

Ref. ☐ revista ☒ Libro:

Clave: L Volumen: 1 Páginas, inicial: 1 final: 70 (últ. ed.) Fecha: 1993, 94, 95 y 96 (4 ediciones)

Editorial (si libro): Publicaciones – Escuela Superior de Ingenieros

Lugar de publicación: Bilbao

16. Autores: José Luis Martín
 Título: Electrónica Industrial: Electrónica de Potencia
 Ref. ☐ revista ☒ Libro:
 Clave: L Volumen: 1 Páginas, inicial: 1 final: 274 Fecha: 1991
 Editorial (si libro): Publicaciones – Escuela Superior de Ingenieros
 Lugar de publicación: Bilbao

17. Autores: Pedro Ibañez y José Luis Martín
 Título: Laboratorio de Electrónica Digital. 3º de Telecomunicación
 Ref. ☐ revista ☒ Libro:
 Clave: L Volumen: 1 Páginas, inicial: 1 final: 24 (últ. ed.) Fecha: 1990 y 1991 (2 ediciones)
 Editorial (si libro): Publicaciones – Escuela Superior de Ingenieros
 Lugar de publicación: Bilbao

18. Autores: José Luis Martín
 Título: Amplificadores
 Ref. ☐ revista ☒ Libro:
 Clave: L Volumen: 1 Páginas, inicial: 1 final: 89 Fecha: 1990
 Editorial (si libro): Publicaciones – Escuela Superior de Ingenieros
 Lugar de publicación: Bilbao

OTRAS PUBLICACIONES

1. Autores: José Luis Martín
 Título: Curso Práctico de Electrónica Digital-Analógica (Electrónica Digital)
 Ref. ☐ revista ☒ Libro: Publicación por fascículos ISBN 978-84-95398-43-7
 Clave: CL Volumen: 15 a 36 Páginas, inicial: 1 final: 4 Fecha: 2002
 Editorial (si libro): Prensa Técnica
 Lugar de publicación: España, Portugal

Participación en contratos de I+D de especial relevancia con Empresas y/o Administraciones
(nacionales y/o internacionales)

1. Título del proyecto: Convertidores para BT. Optimizador de red (Astra CC).

Tipo de contrato: Art. 83 LOU

Empresa/Administración financiadora: Ormazabal.

Entidades participantes: Ormazabal / APERT (UPV/EHU)

Duración, desde: Diciembre 2023 hasta: Mayo 2026

Investigadora responsable: Estefanía Planas Fullaondo

Número de investigadores participantes: 9

PRECIO TOTAL DEL PROYECTO: 26.600 Euros

2. Título del proyecto: Convertidores para red de MT. Master de microrred.

Tipo de contrato: Art. 83 LOU

Empresa/Administración financiadora: Zigor.

Entidades participantes: Zigor / APERT (UPV/EHU)

Duración, desde: Diciembre 2023 hasta: Diciembre 2024

Investigadora responsable: Estefanía Planas Fullaondo

Número de investigadores participantes: 9

PRECIO TOTAL DEL PROYECTO: 34.000 Euros

3. Título del proyecto: Desarrollo de un optimizador de red para redes de distribución en BT.

Tipo de contrato: Art. 83 LOU

Empresa/Administración financiadora: i-DE Redes eléctricas inteligentes, S. A. U.

Entidades participantes: i-DE / APERT (UPV/EHU)

Duración, desde: Diciembre 2023 hasta: Noviembre 2024

Investigadora responsable: Estefanía Planas Fullaondo

Número de investigadores participantes: 9

PRECIO TOTAL DEL PROYECTO: 51.000 Euros

4. Título del proyecto: Apoyo técnico al proyecto HAZITEK IKERTU II

Tipo de contrato: Art. 83 LOU

Empresa/Administración financiadora: JEMA Energy, S. A.

Entidades participantes: JEMA Energy / APERT (UPV/EHU)

Duración, desde: Diciembre 2021 hasta: Diciembre 2024

Investigador responsable: Iñigo Martínez de Alegría

Número de investigadores participantes: 6

PRECIO TOTAL DEL PROYECTO: 198.361 Euros

5. Título del proyecto: FPLRADIAL: Desarrollo de un prototipo de baja potencia de un Full Power Link (FPL) en aplicaciones de redes radiales.

Tipo de contrato: Art. 83 LOU

Empresa/Administración financiadora: i-DE Redes eléctricas inteligentes, S. A. U.

Entidades participantes: i-DE / APERT (UPV/EHU)

Duración, desde: Septiembre 2021 hasta: Agosto 2024

Investigadora responsable: Estefanía Planas Fullaondo

Número de investigadores participantes: 7

PRECIO TOTAL DEL PROYECTO: 280.000 Euros

-
6. Título del proyecto: Desarrollo de un prototipo de convertidor de potencia integrado en FPL "Flexible Power Link" para mallado de líneas de MT.

Tipo de contrato: Art. 83 LOU

Empresa/Administración financiadora: i-DE Redes eléctricas inteligentes, S. A. U.

Entidades participantes: i-DE / APERT (UPV/EHU)

Duración, desde: Septiembre 2020 hasta: Agosto 2021

Investigadora responsable: Estefanía Planas Fullaondo

Número de investigadores participantes: 8

PRECIO TOTAL DEL PROYECTO: 68.000 Euros

7. Título del proyecto: Collaboration in the High Luminosity LHC Project at CERN

Tipo de contrato: Acuerdo de colaboración entre CERN y grupo de investigación APERT de la UPV/EHU

Empresa/Administración financiadora: CERN/APERT (UPV/EHU)

Entidades participantes: CERN / APERT (UPV/EHU)

Duración, desde: Diciembre 2019 hasta: Marzo 2021

Investigador responsable: Iñigo Martínez de Alegria

Número de investigadores participantes: 13

PRECIO TOTAL DEL PROYECTO: 135.000 Euros

8. Título del proyecto: IKERTU: Acelerador para protonterapia

Tipo de contrato: Art. 83 LOU

Empresa/Administración financiadora: JEMA Energy, S. A.

Entidades participantes: JEMA Energy / APERT (UPV/EHU)

Duración, desde: Septiembre 2018 hasta: Septiembre 2021

Investigador responsable: Iñigo Martínez de Alegria

Número de investigadores participantes: 6

PRECIO TOTAL DEL PROYECTO: 239.125 Euros

9. Título del proyecto: Diseño y desarrollo de módulos de potencia integrados (POWINMOD)

Tipo de contrato: Art. 83 LOU - Proyecto contratado por Fagor Electrónica dentro del programa ETORGAI (Eusko Jaurilaritza/Gobierno Vasco)

Empresa/Administración financiadora: Fagor Electrónica, S. Coop

Entidades participantes: Universidad del País Vasco (UPV/EHU)

Duración, desde: Diciembre 2015 hasta: Mayo 2018

Investigador responsable: Jon Andreu

Número de investigadores participantes: 7

PRECIO TOTAL DEL PROYECTO: 241.998,16 Euros

10. Título del proyecto: Diseño de un inversor para motor de reluctancia síncrona en aplicaciones de automoción (VENUS)

Tipo de contrato: Art. 83 LOU

Empresa/Administración financiadora: Fagor Electrónica, S. Coop

Entidades participantes: Universidad del País Vasco (UPV/EHU)

Duración, desde: Junio 15 hasta: Febrero 16

Investigador responsable: Jon Andreu

Número de investigadores participantes: 7

PRECIO TOTAL DEL PROYECTO: 50.000,00 Euros

11. Título del proyecto: Integración de algoritmos de control de motores en FPGA de Xilinx (FPGAmc)

Tipo de contrato: Art. 83 LOU

Empresa/Administración financiadora: Fundación Tecnalia Research & Innovation

Entidades participantes: Universidad del País Vasco (UPV/EHU)

Duración, desde: Junio 15 hasta: Diciembre 15

Investigador responsable: Iñigo Kortabarria

Número de investigadores participantes: 8

PRECIO TOTAL DEL PROYECTO: 25.000,00 Euros

12. Título del proyecto: Puesta en marcha del control de posición para un actuador electromecánico en aplicaciones de aviación

Tipo de contrato: Art. 83 LOU

Empresa/Administración financiadora: Fundación Tecnalia Research & Innovation

Entidades participantes: Universidad del País Vasco (UPV/EHU)

Duración, desde: Marzo 15 hasta: Junio 15

Investigador responsable: Iñigo Kortabarria

Número de investigadores participantes: 10

PRECIO TOTAL DEL PROYECTO: 21.500,00 Euros

13. Título del proyecto: Diseño y desarrollo del control de posición para un actuador electromecánico en aplicaciones de aviación

Tipo de contrato: Art. 83 LOU

Empresa/Administración financiadora: Fundación Tecnalia Research & Innovation

Entidades participantes: Universidad del País Vasco (UPV/EHU)

Duración, desde: Junio 14 hasta: Noviembre 14

Investigador responsable: Iñigo Kortabarria

Número de investigadores participantes: 9

PRECIO TOTAL DEL PROYECTO: 30.000,00 Euros

14. Título del proyecto: Asesoramiento Técnico para el Desarrollo de Software y Firmware del Equipo de Laboratorio para Radio Definida por Software (Fase I)

Tipo de contrato: Art. 83 LOU

Empresa/Administración financiadora: System on Chip Engineering S. L.

Entidades participantes: System on Chip Engineering S. L. y la UPV/EHU

Duración, desde: Junio 13 hasta: Octubre 14

Investigador responsable: Armando Astarloa

Número de investigadores participantes: 7

PRECIO TOTAL DEL PROYECTO: 20.000,00 Euros

15. Título del proyecto: Diseño y desarrollo de un inversor para motor de imanes permanentes en aplicaciones de automoción (EVIN)

Tipo de contrato: Art. 83 LOU

Empresa/Administración financiadora: Fagor Electrónica, S. Coop.

Entidades participantes: Fagor Electrónica, S. Coop y la UPV/EHU

Duración, desde: Febrero 13 hasta: Abril 14

Investigador responsable: Iñigo Martínez de Alegria

Número de investigadores participantes: 9

PRECIO TOTAL DEL PROYECTO: 98.000,00 Euros

16. Título del proyecto: Research on Reconfigurable Devices

Tipo de contrato: Art. 83 LOU

Empresa/Administración financiadora: System on Chip Engineering S. L.

Entidades participantes: System on Chip Engineering S. L. y la UPV/EHU

Duración, desde: Septiembre 11 hasta: Septiembre 12

Investigador responsable: Armando Astarloa

Número de investigadores participantes: 10

PRECIO TOTAL DEL PROYECTO: 50.000,00 Euros

17. Título del proyecto: OCEAN LIDER: Líderes en energías oceánicas

Tipo de contrato: Art. 83 LOU

Empresa/Administración financiadora: Norvento S. L. (a través del programa CENIT-E)

Entidades participantes: Además de Norvento y la UPV/EHU participan otras 19 empresas y 24 centros de investigación liderados por Iberdrola.

Duración, desde: Septiembre 10 hasta: Septiembre 12

Investigador responsable: José Luis Martín

Número de investigadores participantes: 7

PRECIO TOTAL DEL PROYECTO: 50.025,00 Euros

18. Título del proyecto: Investigación en nuevos circuitos de control y potencia para convertidores de energía

Tipo de contrato: Art. 83 LOU

Empresa/Administración financiadora: Fundación ROBOTIKER

Entidades participantes: UPV/EHU, Robotiker

Duración, desde: Mayo 10 hasta: Abril 13

Investigador responsable: José Luis Martín

Número de investigadores participantes: 10

PRECIO TOTAL DEL PROYECTO: 87.442,37 Euros

19. Título del proyecto: ASISTEL: Sistema de comunicaciones para telealarma

Tipo de contrato: Art. 83 LOU

Empresa/Administración financiadora: Comercial de Telecomunicaciones S. A. (COTESA)

Entidades participantes: UPV/EHU, COTESA

Duración, desde: Diciembre 09 hasta: Diciembre 10

Investigador responsable: José Luis Martín y Eduardo Jacob

Número de investigadores participantes: 10

PRECIO TOTAL DEL PROYECTO: 92.800,00 Euros

20. Título del proyecto: Desarrollo de un Sistema Electrónico de Visualización Avanzada de Consumos Energéticos con Aplicaciones Domóticas

Tipo de contrato: Art. 83 LOU

Empresa/Administración financiadora: DINITEL 2000 S. A.

Entidades participantes: UPV/EHU

Duración, desde: Junio 09 hasta: Enero 10

Investigador responsable: Armando Astarloa

Número de investigadores participantes: 7

PRECIO TOTAL DEL PROYECTO: 25.000,00 Euros

21. Título del proyecto: Broadband Access Networks Integrated Telecommunication System 2 – Módulo PBT.

Tipo de contrato: Art. 83 LOU

Empresa/Administración financiadora: Fundación ROBOTIKER

Entidades participantes: UPV/EHU, Robotiker

Duración, desde: Marzo 08 hasta: Noviembre 08

Investigador responsable: José Luis Martín

Número de investigadores participantes: 7

PRECIO TOTAL DEL PROYECTO: 25.334,40 Euros

22. Título del proyecto: Investigación Aplicada en Electrónica asociada a las Energías Renovables

Tipo de contrato: Art. 83 LOU

Empresa/Administración financiadora: Fundación ROBOTIKER

Entidades participantes: UPV/EHU, Robotiker

Duración, desde: Marzo 07 hasta: Febrero 10

Investigador responsable: José Luis Martín

Número de investigadores participantes: 12

PRECIO TOTAL DEL PROYECTO: 101.337,60 Euros

23. Título del proyecto: Investigación Aplicada en Generación Eléctrica Distribuida y Acondicionamiento de Potencia

Tipo de contrato: Art. 83 LOU

Empresa/Administración financiadora: Fundación ROBOTIKER

Entidades participantes: UPV/EHU, Robotiker

Duración, desde: Marzo 04 hasta: Febrero 07

Investigador responsable: José Luis Martín

Número de investigadores participantes: 8

PRECIO TOTAL DEL PROYECTO: 104.142,40 Euros

24. Título del proyecto: Fuente de Alimentación Conmutada con Corrector de Factor de Potencia y Módulo de Conmutación de Alimentaciones para el Desfibrilador Reanibex-750

Tipo de contrato: Art. 83 LOU

Empresa/Administración financiadora: OSATU S.COOP.

Entidades participantes: UPV/EHU, OSATU S.COOP.

Duración, desde: Marzo 02 hasta: Diciembre 02

Investigador responsable: Iñigo Martínez de Alegría Mancisidor

Número de investigadores participantes: 8

PRECIO TOTAL DEL PROYECTO: 15.100,00 Euros

25. Título del proyecto: Sistema de Control y Sistema de Potencia para Impresora Térmica de Alta Velocidad

Tipo de contrato: Art. 83 LOU

Empresa/Administración financiadora: DIBAL S.A.

Entidades participantes: UPV/EHU, DIBAL S.A.

Duración, desde: Febrero 02 hasta: Diciembre 02

Investigador responsable: Armando Astarloa

Número de investigadores participantes: 6

PRECIO TOTAL DEL PROYECTO: 50.397 Euros

26. Título del proyecto: Equipo de Reconocimiento Automático de Caracteres
Tipo de contrato: Art. 11 LRU
Empresa/Administración financiadora: Fundación ROBOTIKER
Entidades participantes: UPV/EHU, Robotiker, Ikerlan, Ibermática, Hunolt, Euskaltel, Ikusi, Gobierno Vasco
Duración, desde: Enero 00 hasta: Noviembre 00
Investigador responsable: José Luis Martín en UPV/EHU
Número de investigadores participantes: 6 en UPV/EHU
PRECIO TOTAL DEL PROYECTO: 13.440.000 ptas.

27. Título del proyecto: DSP-Based Board for Control in Jaw Crushers for Mining
Tipo de contrato: Art. 11 LRU
Empresa/Administración financiadora: LARON, S. A. a través del programa FUSE de la CE
Entidades participantes: UPV/EHU, LARON, S.A.
Duración, desde: Septiembre 99 hasta: Mayo 00
Investigador responsable: José Luis Martín
Número de investigadores participantes: 6
PRECIO TOTAL DEL PROYECTO: 39.900 Euros (6.638.800 ptas.)

28. Título del proyecto: Equipo Informático de Tren (fase 4)
Tipo de contrato: Art. 11 LRU
Empresa/Administración financiadora: C.A.F. S.A.
Entidades participantes: UPV/EHU, C.A.F. S.A.
Duración, desde: Marzo de 99 hasta: Noviembre 00
Investigador responsable: Gerardo Aranguren
Número de investigadores participantes: 10
PRECIO TOTAL DEL PROYECTO: 19.836.000 ptas.

29. Título del proyecto: Equipo Informático de Tren (fase 3)
Tipo de contrato: Art. 11 LRU
Empresa/Administración financiadora: C.A.F. S.A.
Entidades participantes: UPV/EHU, C.A.F. S.A.
Duración, desde: Marzo de 99 hasta: Septiembre 00
Investigador responsable: Gerardo Aranguren
Número de investigadores participantes: 10
PRECIO TOTAL DEL PROYECTO: 33.690.085 ptas.

30. Título del proyecto: Equipo Informático de Tren (fase 2)
Tipo de contrato: Art. 11 LRU
Empresa/Administración financiadora: C.A.F. S.A.
Entidades participantes: UPV/EHU, C.A.F. S.A.
Duración, desde: Diciembre de 98 hasta: Diciembre de 99
Investigador responsable: Gerardo Aranguren
Número de investigadores participantes: 10
PRECIO TOTAL DEL PROYECTO: 21.117.928 ptas.

31. Título del proyecto: Propuestas FUSE
Tipo de contrato: Art. 11 LRU
Empresa/Administración financiadora: Fundación ROBOTIKER
Entidades participantes: UPV/EHU, Robotiker
Duración, desde: Octubre 98 hasta: Noviembre 98
Investigador responsable: José Luis Martín
Número de investigadores participantes: 6
PRECIO TOTAL DEL PROYECTO: 660.000 ptas.

32. Título del proyecto: Equipo Informático de Tren (fase 1)
Tipo de contrato: Art. 11 LRU
Empresa/Administración financiadora: C.A.F. S.A.
Entidades participantes: UPV/EHU, C.A.F. S.A.
Duración, desde: Junio 98 hasta: Noviembre 98
Investigador responsable: Gerardo Aranguren
Número de investigadores participantes: 10
PRECIO TOTAL DEL PROYECTO: 8.653.890 ptas.

33. Título del proyecto: Desarrollo de Servicios de Telecomunicación en la Comunicada Autónoma del País Vasco
Tipo de contrato: Art. 11 LRU
Empresa/Administración financiadora: Euskaltel, S. A.
Entidades participantes: UPV/EHU, Euskaltel, S. A.
Duración, desde: Noviembre 96 hasta: Septiembre 97
Investigador responsable: Iñaki Goirizelaia Ordorika
Número de investigadores participantes: 15
PRECIO TOTAL DEL PROYECTO: 2.887.500 ptas.

34. Título del proyecto: Tarjeta Preprocesadora para Visión Artificial con Conexión al Puerto Paralelo Estándar
Tipo de contrato: Art. 11 LRU
Empresa/Administración financiadora: Robotiker
Entidades participantes: UPV/EHU, Robotiker
Duración, desde: Septiembre 96 hasta: Febrero 97
Investigador responsable: José Luis Martín
Número de investigadores participantes: 5
PRECIO TOTAL DEL PROYECTO: 1.302.000 ptas.

35. Título del proyecto: Llave única
Tipo de contrato: Art. 11 LRU
Empresa/Administración financiadora: SGB
Entidades participantes: UPV/EHU, SGB
Duración, desde: Abril 96 hasta: Septiembre 96
Investigador responsable: Gerardo Aranguren
Número de investigadores participantes: 6
PRECIO TOTAL DEL PROYECTO: 6.930.400 ptas.

36. Título del proyecto: Diseño e Implementación de un relé de vigilancia del circuito de disparo de interruptores para subestaciones de media y alta tensión

Tipo de contrato: Art. 11 LRU

Empresa/Administración financiadora: ZIV Aplicaciones y Tecnología S.A.

Entidades participantes: UPV/EHU, ZIV Aplicaciones y Tecnología S.A.

Duración, desde: Octubre 95 hasta: Octubre 96

Investigador responsable: José Luis Martín

Número de investigadores participantes: 3

PRECIO TOTAL DEL PROYECTO: 1.400.000 ptas.

37. Título del proyecto: Identificación de tendencias del sector electrónico, con especial referencia al mercado europeo

Tipo de contrato: Art. 11 LRU

Empresa/Administración financiadora: Socintec

Entidades participantes: UPV/EHU, Socintec

Duración, desde: Mayo 94 hasta: Julio 94

Investigador responsable: José Luis Martín

Número de investigadores participantes: 3

PRECIO TOTAL DEL PROYECTO: 380.000 ptas.

38. Título del proyecto: Study of the Exploitation of the Results of ESPRIT Programmes on Microelectronics by Spanish Companies

Tipo de contrato: Art. 11 LRU

Empresa/Administración financiadora: Socintec

Entidades participantes: UPV/EHU, Socintec

Duración, desde: Febrero 94 hasta: Mayo 94

Investigador responsable: José Luis Martín

Número de investigadores participantes: 4

PRECIO TOTAL DEL PROYECTO: 630.000 ptas.

39. Título del proyecto: Monitorización de averías en unidades móviles

Tipo de contrato: Art. 11 LRU

Empresa/Administración financiadora: Eusko Trenbideak/Ferrocarriles Vascos

Entidades participantes: UPV/EHU, Eusko Trenbideak/Ferrocarriles Vascos

Duración, desde: Septiembre 90 hasta: Julio 94

Investigador responsable: Gerardo Aranguren

Número de investigadores participantes: 8

PRECIO TOTAL DEL PROYECTO: 27.447.500 ptas.

Patentes y Modelos de utilidad

1. Inventores: I. Martínez de Alegria, S. Ceballos, P. Ibañez, J. L. Martín, I. Gabiola, J. Andreu, I. Kortabarria.
Título: Módulo de Transmisión Eléctrica en Corriente Continua Resonante con Transformador de Alta Frecuencia.
Nº de registro: PCT/ES2010/070266.
Nº de patente: WO2011/135108. País de prioridad: España
Fecha de prioridad: 27 de Abril de 2010 (Publicación en W.I.P.O. el 3 de Noviembre de 2011).
Entidad titular: UPV/EHU, Fundación Robotiker
Países a los que se ha extendido: España
Empresa/s que la están explotando: Fundación Robotiker

2. Inventores: J. Andreu, J. L. Martín, I. Kortabarria, E. Ibarra, U. Bidarte, I. Martínez de Alegria, P. Ibañez.
Título: Convertidor Matricial
Nº de registro: P200802909
Nº de patente: 2341693 País de prioridad: España
Fecha de prioridad: 8 de Octubre de 2008 (Publicación en el B.O.P.I. el 24 de Junio de 2010)
Entidad titular: UPV/EHU, Fundación Robotiker
Países a los que se ha extendido: España
Empresa/s que la están explotando: Fundación Robotiker

3. Inventores: I. Martínez de Alegria, J. Andreu, J. L. Martín, J. L. Villate, I. Gabiola
Título: Método y dispositivo para el control de la potencia activa y reactiva de máquinas asíncronas doblemente alimentadas
Nº de registro: P200402665
Nº de patente: 2270675 País de prioridad: UE
Fecha de prioridad: 5 de Noviembre de 2004 (Publicación en el B.O.P.I. el 1 de Abril de 2007)
Entidad titular: Fundación Robotiker
Países a los que se ha extendido: España
Empresa/s que la están explotando: Fundación Robotiker

4. Inventores: G. Aranguren, J. J. Zamora, P. Ibañez, J. L. Martín, J. A. Ezquerro
Título: Acondicionador rápido de amplio rango para señales eléctricas todo-nada
Nº de registro: P9202158
Nº de patente: 2077489 País de prioridad: UE
Fecha de prioridad: 27 de Octubre de 1992 (Publicado en el B.O.P.I. el 16 de Noviembre de 1995)
Entidad titular: UPV/EHU
Países a los que se ha extendido: Europa
Empresa/s que la están explotando: Eusko Trenbideak/Ferrocarriles Vascos

Estancias en Centros extranjeros
(estancias continuadas superiores a un mes)

CLAVE: D = doctorado, P = postdoctoral, I = invitado, C = contratado, O = otras (especificar)

Centro: Universidad de Drexel, Electrical and Computer Engineering Department

Localidad: Philadelphia

País USA

Fecha: 2001

Duración (semanas): 10

Tema: Prototype Development of the Simultaneous Optical Multiprocessor Exchange Bus Computer

Clave: I

Contribuciones a Congresos

PUBLICACIONES DE TRABAJOS PRESENTADOS A CONGRESOS INTERNACIONALES

1. Autores: I. Aizpuru, A. Davila, E. Planas, J. L. Martín, J. A. Cortajarena
 Título: Phase-independent control of a three-phase four-leg inverter
 Congreso: IEEE 32nd International Symposium on Industrial Electronics (ISIE 2023)
 Publicación: Proceedings on the ISIE 2023, págs. 1-6. ISBN: 979-8-3503-9971-4.
 Lugar de Celebración: Helsinki (Finlandia) Fecha: 19 al 21 de junio de 2023

2. Autores: I. Rozas Holgado, I. Martínez de Alegría, I. Kortabarria, J. Andreu, J. L. Martín
 Título: Underwater loss analysis for different topologies and frequency values
 Congreso: 46th Annual Conference of the IEEE Industrial Electronics Society (IECON 2020)
 Publicación: Proceedings of the IECON 2020, págs. 3942-3947. ISBN: 978-1-7281-5413-8
 Lugar de Celebración: Singapur (Singapur) Fecha: 18 al 21 de Octubre de 2020

3. Autores: I. Martínez de Alegría, A. Perez-Basante, J. L. Martín, I. Kortabarria, J. Andreu
 Título: SiC thyristor DC resonant Transformer
 Congreso: IEEE International Conference on Industrial Informatics (INDIN 2015).
 Publicación: Proceedings of INDIN 2015, págs. 1599-1604. ISBN: 978-1-4799-6648-6
 Lugar de Celebración: Cambridge (Reino Unido) Fecha: 22 al 24 de Julio de 2015

4. Autores: V. López, J. L. Martín, J. Andreu, I. Kortabarria, D. Ortega
 Título: Optimal supercapacitors and batteries combination as an on-board energy storage system in railways
 Congreso: 2014 Power Conversion Intelligent Motion (PCIM'14)
 Publicación: Proceedings of PCIM 2014, págs. 425-432. ISBN 978-3-8007-3603-4
 Lugar de Celebración: Nuremberg (Alemania) Fecha: 20 al 22 de Mayo de 2014

5. Autores: E. Planas, A. Gil-de-Muro, J. Andreu, J. L. Martín, I. Kortabarria
 Título: Control and synchronization of microgrids in $d-q$ frame
 Tipo de participación: Comunicación
 Congreso: International Conference on Renewable Energies and Power Quality (ICREPQ'13)
 Publicación: Proceedings of ICREPQ'13, págs. 365(1-6). ISBN 978-84-695-6965-8
 Renewable Energy & Power Quality Journal, nº 11, págs. 365(1-6). ISSN: 2172-038X
 Lugar de Celebración: Bilbao (España) Fecha: 20 al 22 de Marzo de 2013

6. Autores: V. López, J. L. Martín, I. Martínez de Alegría, O. Oñederra, H. Ibaiondo
 Título: An overview of ultracapacitors applicability in high power applications
 Tipo de participación: Comunicación
 Congreso: International Conference on Renewable Energies and Power Quality (ICREPQ'13)
 Publicación: Proceedings of ICREPQ'13, págs. 388(1-5). ISBN 978-84-695-6965-8
 Renewable Energy & Power Quality Journal, nº 11, págs. 388(1-5). ISSN: 2172-038X
 Lugar de Celebración: Bilbao (España) Fecha: 20 al 22 de Marzo de 2013

7. Autores: A. Madariaga, J. L. Martín, I. Martínez de Alegría, I. Zamora, S. Ceballos
 Título: Wind Turbines and Transmission Systems for Offshore Wind Projects in Planning Stages
 Tipo de participación: Comunicación
 Congreso: 11th International Workshop on Large-Scale Integration of Wind Power into Power Systems (WIW 2012)
 Publicación: Proceedings of the WIW 2012, págs. 163-168. ISBN 978-3-98-13870-5-6
 Lugar de Celebración: Lisboa (Portugal) Fecha: 13 al 15 de Noviembre de 2012

8. Autores: A. Madariaga, J. L. Martín, I. Martínez de Alegría, S. Ceballos, O. Anaya-Lara
 Título: Spreadsheet Based Methodology to Assess offshore Wind Capacity Factors in Project Planning Stage
 Tipo de participación: Comunicación
 Congreso: 11th International Workshop on Large-Scale Integration of Wind Power into Power Systems (WIW 2012)
 Publicación: Proceedings of the WIW 2012, págs. 590-595. ISBN 978-3-98-13870-5-6
 Lugar de Celebración: Lisboa (Portugal) Fecha: 13 al 15 de Noviembre de 2012

9. Autores: I. Martínez de Alegria, V. Santamaría, A. Madariaga, J. L. Martín, S. Ceballos
 Título: High power high voltage DC/DC converter for MVDC distribution applications
 Tipo de participación: Comunicación
 Congreso: 2012 International Symposium on Power Electronics, Electrical Drives, Automation and Motion (SPEEDAM'12)
 Publicación: SPEEDAM proceedings 2012, págs. 1314-1319. ISBN 978-1-4673-1301-8
 Lugar de Celebración: Sorrento (Italia) Fecha: 20 al 22 de Junio de 2012

10. Autores: A. Madariaga, C. J. Martínez de Ilarduya, S. Ceballos, I. Martínez de Alegria, J. L. Martín
 Título: Electrical losses in multi-MW wind energy conversion systems
 Tipo de participación: Comunicación
 Congreso: International Conference on Renewable Energies and Power Quality (ICREPO'12)
 Publicación: Proceedings of ICREPO'12, págs. 305(1-6). ISBN 978-84-615-6648-8.
 Renewable Energy & Power Quality Journal, nº 10, págs. 305(1-6). ISSN: 2172-038X
 Lugar de Celebración: Santiago de Compostela (España) Fecha: 28 al 30 de Marzo de 2012

11. Autores: A. Madariaga, I. Martínez de Alegria, J. L. Martín, P. Eguía, S. Ceballos
 Título: Market Forecasts, Feasibility Studies and Regulatory Framework for Offshore Wind Energy Integration
 Tipo de participación: Comunicación
 Congreso: The 37th Annual Conference of the IEEE Industrial Electronics Society (IECON 2011)
 Publicación: Proceedings of the IECON 2011, págs. 3053-3058. ISBN 978-1-61284-971-3/11
 Lugar de Celebración: Melbourne (Australia) Fecha: 7 al 10 de Noviembre de 2011

12. Autores: A. Madariaga, I. Martínez de Alegria, J. L. Martín, P. Eguía, S. Ceballos
 Título: Analysis of the Technology currently used in Offshore Wind Energy Systems
 Tipo de participación: Comunicación
 Congreso: The 37th Annual Conference of the IEEE Industrial Electronics Society (IECON 2011)
 Publicación: Proceedings of the IECON 2011, págs. 778-783. ISBN 978-1-61284-971-3/11
 Lugar de Celebración: Melbourne (Australia) Fecha: 7 al 10 de Noviembre de 2011

13. Autores: Á. Llaría, O. Curea, J. Jiménez, J. L. Martín, A. Zuloaga
 Título: Wireless communication system for microgrids management in islanding
 Tipo de participación: Comunicación
 Congreso: 14th European Conference on Power Electronics and Applications (EPE 2011)
 Publicación: Proceedings of the EPE 2011, págs. 1-10. ISBN 9789075815153
 Lugar de Celebración: Birmingham (Reino Unido) Fecha: 30 de Agosto al 1 de Septiembre de 2011

14. Autores: I. Martínez de Alegria, A. Madariaga, J. L. Martín, H. Camlong, P. Ibañez
 Título: Effect of overlap on Medium Voltage High Power High Frequency Transformers
 Tipo de participación: Comunicación
 Congreso: 2011 Power Electronics Intelligent Motion Power Quality (PCIM'11)
 Publicación: Proceedings of the PCIM'11, págs 1100-1105. ISBN 978-3-8007-3344-6
 Lugar de Celebración: Nuremberg (Alemania) Fecha: 17-19 de mayo de 2011

15. Autores: E. Ormaetxea, E. Ibarra, J. Andreu, I. Kortabarria, J. L. Martín, P. Ibañez
 Título: Implementation of a Rapid Control Prototyping Platform for Matrix Converters
 Tipo de participación: Comunicación
 Congreso: 2011 Power Electronics Intelligent Motion Power Quality (PCIM'11)
 Publicación: Proceedings of the PCIM'11, págs 1094-1099. ISBN 978-3-8007-3344-6
 Lugar de Celebración: Nuremberg (Alemania) Fecha: 17-19 de mayo de 2011

16. Autores: E. Planas, E. Ibarra, J. Andreu, J. L. Martín, S. Apiñaniz
 Título: Wireless control for parallel connected converters applied to Matrix Converters
 Tipo de participación: Comunicación
 Congreso: 2011 Power Electronics Intelligent Motion Power Quality (PCIM'11)
 Publicación: Proceedings of the PCIM'11, págs 866-871. ISBN 978-3-8007-3344-6
 Lugar de Celebración: Nuremberg (Alemania) Fecha: 17-19 de mayo de 2011

17. Autores: M. Santos, E. Tedeschi, P. Ricci, M. Molinas, J. L. Martín
 Título: Grid Connection Improvements by Control Strategy Selection for Wave Energy Converters
 Tipo de participación: Comunicación
 Congreso: International Conference on Renewable Energies and Power Quality (ICREPQ'11)
 Publicación: Proceedings of ICREPQ'11, págs. 446(1-6). ISBN 978-84-614-7527-8.
 Renewable Energy & Power Quality Journal, nº 9, págs. 305(1-6). ISSN: 2172-038X.
 Lugar de Celebración: Las Palmas de Gran Canaria (España) Fecha: 13 al 15 de Abril de 2011

18. Autores: J. Lázaro, A. Astarloa, A. Zuloaga, J. Jiménez, U. Bidarte, J. L. Martín
 Título: High reliability capture core for data acquisition in System on Programmable Chips
 Tipo de participación: Comunicación
 Congreso: VII Southern Programmable Logic Conference (SPL 2011)
 Publicación: Proceedings of the 2011 VII Designer Forum, págs. 73-78. ISBN: 978-84-614-7682-4
 Lugar de Celebración: Córdoba (Argentina) Fecha: 13 al 15 de Abril de 2011

19. Autores: J. Lázaro, A. Astarloa, A. Zuloaga, J. Jiménez, J. L. Martín
 Título: High reliability FIR filter on FPGAs for data Acquisition
 Tipo de participación: Comunicación
 Congreso: XXV Design of Circuits and Integrated Systems Conference (DCIS'10)
 Publicación: Proceedings of DCIS'10, págs. 301-304. ISBN 978-84-693-7393-4
 Lugar de Celebración: Lanzarote (España) Fecha: 17 al 19 de Noviembre de 2010

20. Autores: A. Madariaga, J. Jiménez, J. L. Martín, U. Bidarte, A. Zuloaga
 Título: Review of Electronic Design Automation Tools for High-Level Synthesis
 Tipo de participación: Comunicación
 Congreso: 2010 International Conference on Applied Electronics 2010 (AE 2010)
 Publicación: Proceedings of AE 2010, págs. 203-208. ISBN 978-80-7043-865-7
 Lugar de Celebración: Pilsen (Chequia) Fecha: 8 al 9 de Septiembre de 2010

21. Autores: E. Ibarra, I. Kortabarria, I. Martínez de Alegria, J. Andreu, J. L. Martín
 Título: Matrix Converter Fed Small Wind Turbine Farms: Optimization of the Simulation Process
 Tipo de participación: Comunicación
 Congreso: 14th International Power Electronics and Motion Control Conference (EPE-PEMC 2010)
 Publicación: Proceedings of EPE-PEMC 2010, págs. T12/143-148. ISBN 978-1-4244-7854-5.
 Lugar de Celebración: Ohrid (Macedonia) Fecha: 6 al 8 de Septiembre de 2010

22. Autores: E. Tedeschi, P. Ricci, M. Santos, M. Molinas, J. L. Martín
 Título: Control Strategies of a Wave Energy Converter for Power Quality Improvement
 Tipo de participación: Comunicación
 Congreso: Renewable Energy Research Conference 2010 (RERC 2010)
 Publicación: RERC 2010 Conference Proceedings
 Lugar de Celebración: Trondheim (Noruega) Fecha: 7 al 8 de Junio de 2010

23. Autores: X. Iturbe, J. Jiménez, A. Zuloaga, J. Lázaro, J. L. Martín
 Título: The Train Communication Network: Standardization goes Aboard
 Tipo de participación: Comunicación
 Congreso: IEEE International Conference on Industrial Technology (ICIT 2010)
 Publicación: Proceedings of the IEEE-ICIT 2010, págs. 1647-1652. ISBN 978-1-4244-5697-0
 Lugar de Celebración: Viña del Mar (Chile) Fecha: 14 al 17 de Marzo de 2010

24. Autores: T. Dorta, J. Jiménez, J. L. Martín, U. Bidarte, A. Astarloa
 Título: Overview of FPGA-Based Multiprocessor Systems
 Tipo de participación: Comunicación
 Congreso: 2009 International Conference on ReConFigurable Computing and FPGAs (ReConFig'09)
 Publicación: Proceedings of the ReConFig'09, págs. 273-278. ISBN 978-0-7695-3917-1
 Lugar de Celebración: Cancún (México) Fecha: 9 al 11 de Diciembre de 2009

-
25. Autores: I. Martínez de Alegría, J. L. Martín, J. Andreu, H. Camblong, P. Ibáñez
 Título: Tapping wind turbines to HVDC lines
 Tipo de participación: Comunicación
 Congreso: 13th European Conference on Power Electronics and Applications (EPE 2009)
 Publicación: Proceedings of the EPE 2009, págs. 1-6. ISBN 9789075815009
 Lugar de Celebración: Barcelona (España) Fecha: 8 al 10 de Septiembre de 2009
-
26. Autores: I. Martínez de Alegría, J. L. Martín, H. Camblong, J. Andreu, I. Kortabarria
 Título: Upgrading Wind farm connections with Tripole HVDC
 Tipo de participación: Comunicación
 Congreso: EPE Wind Energy Chapter – 2nd Seminar
 Publicación: Seminar Programme
 Lugar de Celebración: Estocolmo (Suecia) Fecha: 23 al 24 de Abril de 2009
-
27. Autores: A. Astarloa, U. Bidarte, J. Lázaro, J. Andreu, J. L. Martín
 Título: Configurable-System-on-Programmable-Chip for Power Electronics Control Applications
 Tipo de participación: Comunicación
 Congreso: 2008 International Conference on ReConFigurable Computing and FPGAs (ReConFig'08)
 Publicación: Proceedings of the ReConFig'08, págs. 169-174. ISBN 978-0-7695-3474-9/08
 Lugar de Celebración: Cancún (México) Fecha: 3 al 5 de Diciembre de 2008
-
28. Autores: X. Iturbe, A. Zuloaga, J. Jiménez, J. Lázaro, J. L. Martín
 Título: A Novel SoC Architecture for a MVB Slave Node
 Tipo de participación: Comunicación
 Congreso: The 34th Annual Conference of the IEEE Industrial Electronics Society (IECON'08)
 Publicación: Proceedings of the IECON'08, págs. 1455-1460. ISBN 978-1-4244-1766-7
 Lugar de Celebración: Orlando, Florida (USA) Fecha: 10 al 13 de Noviembre de 2008
-
29. Autores: M. T. Sierra, J. Jiménez, E. Andino, J. I. Garate, J. L. Martín
 Título: Review of Concepts Involved in Mixed PCBs Design for Electronic Devices
 Tipo de participación: Comunicación
 Congreso: IEEE International Conference on Advances in Electronics and Micro-electronics (ENICS'08)
 Publicación: Proceedings of the ENICS'08, págs. 102-107. ISBN 978-0-7695-3370-4
 Lugar de Celebración: Valencia (España) Fecha: 29 de Septiembre al 4 de Octubre de 2008
-
30. Autores: E. Robles, J. Pou, S. Ceballos, J. Zaragoza, I. Gabiola, J. L. Martín
 Título: Positive-Sequence Grid Voltage Detector for Distributed Generation Systems with No Tuning Requirements
 Tipo de participación: Comunicación
 Congreso: IEEE International Conference on Electronics, Circuits, and Systems (ICECS'08)
 Publicación: Proceedings of the ICECS'08, págs. 1091-1094. ISBN 978-1-4244-2182-4
 Lugar de Celebración: St. Julians (Malta) Fecha: 31 de Agosto al 3 de Septiembre de 2008
-
31. Autores: E. Robles, S. Ceballos, J. Pou, A. Arias, J. L. Martín, P. Ibáñez
 Título: Permanent-Magnet Wind Turbines Control Tuning and Torque Estimation Improvements
 Tipo de participación: Comunicación
 Congreso: IEEE International Conference on Electronics, Circuits, and Systems (ICECS'08)
 Publicación: Proceedings of the ICECS'08, págs. 742-745. ISBN 978-1-4244-2182-4
 Lugar de Celebración: St. Julians (Malta) Fecha: 31 de Agosto al 3 de Septiembre de 2008
-
32. Autores: J. Andreu, J. M. de Diego, I. Martínez de Alegría, I. Kortabarria, J. L. Martín, S. Ceballos
 Título: Sequencing of supplies of the Matrix Converter: improvement of the start-up and MC interaction with the filter and clamp circuit
 Tipo de participación: Comunicación
 Congreso: 2008 Power Electronics, Machines and Drives (PEMD'08)
 Publicación: Proceedings of the PEMD'08, págs. 154-158. ISBN 978-0-86341-900-3
 Lugar de Celebración: York (Inglaterra) Fecha: 2 al 4 de Abril de 2008
-

-
33. Autores: J. Andreu, J. M. de Diego, I. Martínez de Alegría, I. Kortabarria, J. L. Martín, S. Ceballos
 Título: Matrix Converter: Improvement on the Start-Up and the Switching Behaviour
 Tipo de participación: Comunicación
 Congreso: 2008 IEEE Applied Power Electronics Conference and Exposition (APEC'08)
 Publicación: Proceedings of the APEC'08, págs. 1642-1647. ISBN 978-1-4244-1874-9
 Lugar de Celebración: Austin (USA) Fecha: 24 al 28 de Febrero de 2008
-
34. Autores: I. Kortabarria, I. Martínez de Alegría, J. Andreu, J. L. Martín, J. L. Villate
 Título: Influence of a Sensorless Algorithm Position Estimation Error on the Control of a Doubly Fed Induction Machine
 Tipo de participación: Comunicación
 Congreso: The 33rd Annual Conference of the IEEE Industrial Electronics Society (IECON'07)
 Publicación: Proceedings of the IECON'07, págs. 962-967. ISBN 1-4244-0783-4
 Lugar de Celebración: Taipei (Taiwan) Fecha: 5 al 8 de Noviembre de 2007
-
35. Autores: J. Andreu, I. Mtz. de Alegría, I. Kortabarria, J. L. Martín, S. Ceballos
 Título: Improvement of the Matrix Converter Start-up Process
 Tipo de participación: Comunicación
 Congreso: The 33rd Annual Conference of the IEEE Industrial Electronics Society (IECON'07)
 Publicación: Proceedings of the IECON'07, págs. 1811-1816. ISBN 1-4244-0783-4
 Lugar de Celebración: Taipei (Taiwan) Fecha: 5 al 8 de Noviembre de 2007
-
36. Autores: J. Andreu, I. Mtz. de Alegría, J. L. Martín, P. Ibáñez, J. L. Villate
 Título: Flexible and Reduced Modulation and Simulation Method of a Matrix Converter-DFIM Modulator
 Tipo de participación: Comunicación
 Congreso: The 33rd Annual Conference of the IEEE Industrial Electronics Society (IECON'07)
 Publicación: Proceedings of the IECON'07, págs. 1829-1834. ISBN 1-4244-0783-4.
 Lugar de Celebración: Taipei (Taiwan) Fecha: 5 al 8 de Noviembre de 2007
-
37. Autores: J. Arias, J. Lazaro, G. Prieto, I. Eizmendi, A. Astarloa, J. L. Martín
 Título: High Precision DRM Demodulator for Remote Monitoring
 Tipo de participación: Comunicación
 Congreso: The 33rd Annual Conference of the IEEE Industrial Electronics Society (IECON'07)
 Publicación: Proceedings of the IECON'07, págs. 2571-2575. ISBN 1-4244-0783-4
 Lugar de Celebración: Taipei (Taiwan) Fecha: 5 al 8 de Noviembre de 2007
-
38. Autores: S. Ceballos, J. Pou, J. L. Villate, P. Ibáñez, J. L. Martín, I. Gabiola.
 Título: Fault-Tolerant Hybrid Four-Leg Multilevel Converter.
 Tipo de participación: Comunicación
 Congreso: 12th European Conference on Power Electronics and Applications (EPE'07)
 Publicación: Proceedings of the EPE'07, págs. 1-9. ISBN 9789075815108.
 Lugar de Celebración: Aalborg (Dinamarca) Fecha: 2 al 5 de Septiembre de 2007
-
39. Autores: S. Ceballos, J. Pou, E. Robles, J. Zaragoza, J. L. Martín
 Título: Three-Leg Fault-Tolerant Neutral-Point-Clamped Converter
 Tipo de participación: Comunicación
 Congreso: IEEE International Symposium on Industrial Electronics (ISIE'07)
 Publicación: Proceedings of the ISIE'07, págs. 3180-3185. ISBN 1-4244-0755-9
 Lugar de Celebración: Vigo (España) Fecha: 4 al 7 de Julio de 2007
-
40. Autores: S. Ceballos, J. Pou, J. Zaragoza, E. Robles, J. L. Villate, J. L. Martín
 Título: Soft-Switching Topology for a Fault-Tolerant Neutral-Point-Clamped Converter
 Tipo de participación: Comunicación
 Congreso: IEEE International Symposium on Industrial Electronics (ISIE'07)
 Publicación: Proceedings of the ISIE'07, págs. 3186-3191. ISBN 1-4244-0755-9
 Lugar de Celebración: Vigo (España) Fecha: 4 al 7 de Julio de 2007
-

-
41. Autores: J. Andreu, U. Bidarte, J. L. Martín, A. Astarloa, J. Jiménez
 Título: FPGA Implementation and System-Level Validation of Matrix Converter Space Vector Modulation Algorithm
 Tipo de participación: Comunicación
 Congreso: The 6th WSEAS/IASME International Conference on Electric Power Systems, High Voltages, Electric Machines (POWER'06)
 Publicación: Proceedings of the POWER'06, págs. 349-355. ISBN 960-8457-57-2
 Lugar de Celebración: Tenerife (España) Fecha: 16 al 18 de Diciembre de 2006
-
42. Autores: I. Kortabarria, I. Martínez de Alegria, J. Andreu, J. L. Martín, I. Gabiola
 Título: Grid connection of the Doubly-Fed Induction Machine without position sensor
 Tipo de participación: Comunicación
 Congreso: The 6th WSEAS/IASME International Conference on Electric Power Systems, High Voltages, Electric Machines (POWER'06)
 Publicación: Proceedings of the POWER'06, págs. 188-195. ISBN 960-8457-57-2
 Lugar de Celebración: Tenerife (España) Fecha: 16 al 18 de Diciembre de 2006
-
43. Autores: S. Ceballos, J. Pou, J. Zaragoza, J. L. Martín, E. Robles e I. Gabiola
 Título: Efficient Modulation Technique for a Four-Leg Fault Tolerant Neutral-Point-Clamped Inverter
 Tipo de participación: Comunicación
 Congreso: The 32nd Annual Conference of the IEEE Industrial Electronics Society (IECON'06)
 Publicación: Proceedings of the IECON'06, págs. 2090-2095. ISBN 1-4244-0136-4
 Lugar de Celebración: Paris (Francia) Fecha: 7 al 10 de Noviembre de 2006
-
44. Autores: C. Cuadrado, A. Zuloaga, J. L. Martín, J. Lázaro, J. Jiménez
 Título: Real-Time Stereo Vision Processing System in a FPGA
 Tipo de participación: Comunicación
 Congreso: The 32nd Annual Conference of the IEEE Industrial Electronics Society (IECON'06)
 Publicación: Proceedings of the IECON'06, págs. 3455-3460. ISBN 1-4244-0136-4
 Lugar de Celebración: Paris (Francia) Fecha: 7 al 10 de Noviembre de 2006
-
45. Autores: H. Unzueta, J. Jiménez, J. L. Martín, J. Andreu, C. Cuadrado
 Título: An emulator to develop the Wire Train Bus protocol stack
 Tipo de participación: Comunicación
 Congreso: The 32nd Annual Conference of the IEEE Industrial Electronics Society (IECON'06)
 Publicación: Proceedings of the IECON'06, págs. 3721-3726. ISBN 1-4244-0136-4.
 Lugar de Celebración: Paris (Francia) Fecha: 7 al 10 de Noviembre de 2006
-
46. Autores: J. Jiménez, I. Hoyos, J. Arias, A. Astarloa, J. L. Martín
 Título: Modifying Slots in Test Vectors to Validate Decoders of a Train Network
 Tipo de participación: Comunicación
 Congreso: International Conference on Wireless and Mobile Communications (ICWMC'06)
 Publicación: Proceedings of the ICWMC'06. ISBN 0-7695-2629-2
 Lugar de Celebración: Bucarest (Rumania) Fecha: 29 al 31 de Julio de 2006
-
47. Autores: J. Andreu, I. Martínez de Alegria, J. L. Martín, S. Ceballos, I. Gabiola
 Título: Matrix Converter Double Sided Space Vector Modulation: a fast way to synthesize via S-Function
 Tipo de participación: Comunicación
 Congreso: IEEE International Symposium on Industrial Electronics (ISIE'06)
 Publicación: Proceedings of the ISIE'06, págs. 779-784. ISBN 1-4244-0497-5
 Lugar de Celebración: Montreal (Canadá) Fecha: 9 al 13 de Julio de 2006
-

48. Autores: S. Ceballos, I. Gabiola, E. Robles, J. Zaragoza, J. L. Martín
 Título: Development and Experimental Analysis of a 20kW 3-level Converter
 Tipo de participación: Comunicación
 Congreso: International Conference on Power Electronics Intelligent Motion Power Quality (PCIM'06)
 Publicación: Proceedings of the PCIM'06, págs 781-786. ISBN 3-928643-43-6
 Lugar de Celebración: Nuremberg (Alemania) Fecha: 30 de Mayo al 1 de Junio de 2006

49. Autores: I. Martínez de Alegría, J. Andreu, J. L. Martín, J. L. Villate, I. Gabiola
 Título: Power Error Vector Control for Doubly-Fed Induction Machine
 Tipo de participación: Comunicación
 Congreso: 11th European Conference on Power Electronics and Applications (EPE'05)
 Publicación: Proceedings of the EPE'05. ISBN 90-75815-08-05
 Lugar de Celebración: Dresden (Alemania) Fecha: 12 al 14 de Septiembre de 2005

50. Autores: J. Jiménez, J. L. Martín, A. Astarloa, A. Zuloaga
 Título: Manchester decoding algorithm for Multifunction Vehicle Bus
 Tipo de participación: Comunicación
 Congreso: 2004 IEEE International Conference on Industrial Technology (ICIT'04)
 Publicación: Proceedings of the ICIT'04, vol. 2, págs. 769-774. ISBN 0-7803-8663-9
 Lugar de Celebración: Hammamet (Túnez) Fecha: 8 al 10 de Diciembre de 2004

51. Autores: J. Lázaro, J. Arias, J. L. Martín, I. Martínez de Alegría, J. Andreu, J. Jiménez
 Título: An Implementation of a General Regression Neural Network on FPGA with direct Matlab Link
 Tipo de participación: Comunicación
 Congreso: 2004 IEEE International Conference on Industrial Technology (ICIT'04)
 Publicación: Proceedings of the ICIT'04, vol. 3, págs. 1150-1155. ISBN 0-7803-8663-9
 Lugar de Celebración: Hammamet (Túnez) Fecha: 8 al 10 de Diciembre de 2004

52. Autores: U. Bidarte, A. Astarloa, J. L. Martín, J. Jiménez, C. Cuadrado
 Título: On the Performance of Three-State and Multiplexor Logic Interconnection for Shared Bus SoC Design
 Tipo de participación: Comunicación
 Congreso: XIX Design of Circuits and Integrated Systems Conference (DCIS'04)
 Publicación: Proceedings of DCIS'04, págs. 399-404. ISBN 2-9522971-0-X
 Lugar de Celebración: Burdeos (Francia) Fecha: 24 al 26 de Noviembre de 2004

53. Autores: J. Jiménez, J. L. Martín, C. Cuadrado, J. Arias y J. Lázaro
 Título: A Top-down Design for the Train Communication Network
 Tipo de participación: Comunicación
 Congreso: IEEE International Conference on Industrial Technology (ICIT'03)
 Publicación: Proceedings of ICIT'2003, págs 1000-1005. ISBN 0-7803-7852-0
 Lugar de Celebración: Maribor (Eslovenia) Fecha: 10 al 12 de Diciembre de 2003

54. Autores: J. Arias, J. Jiménez, G. Aranguren, J. Lázaro y J. L. Martín
 Título: Test Workbench for Electronic Telecommunication Systems
 Tipo de participación: Comunicación
 Congreso: 28th International Conference on Industrial Electronics, Control and Instrumentation (IECON-2002)
 Publicación: Proceedings of the IECON-2002, págs. 2509-2514. ISBN 0-7803-7474-6
 Lugar de Celebración: Sevilla (España) Fecha: 5 al 8 de Noviembre de 2002

55. Autores: J. Jiménez, E. Fernández, J. L. Martín, U. Bidarte y A. Zuloaga
 Título: Simulation environment to verify industrial communication circuits
 Tipo de participación: Comunicación
 Congreso: 28th International Conference on Industrial Electronics, Control and Instrumentation (IECON-2002)
 Publicación: Proceedings of the IECON-2002, págs. 2339-2344. ISBN 0-7803-7474-6
 Lugar de Celebración: Sevilla (España) Fecha: 5 al 8 de Noviembre de 2002

-
56. Autores: J. L. Martín, J. Lázaro, U. Bidarte, A. Zuloaga, K. Espinosa e I. Goirizelaia
 Título: Image acquisition and digitalizing system for an electronic voting system
 Tipo de participación: Comunicación
 Congreso: XVI Design of Circuits and Integrated Systems Conference (DCIS'01)
 Publicación: Proceedings of DCIS'01, págs. 432-437
 Lugar de Celebración: Oporto (Portugal) Fecha: 20 al 23 de Noviembre de 2001
-
57. Autores: J. L. Martín, G. Aranguren y J. Jiménez
 Título: Design of a trigonometric coprocessor with VHDL based on delay-insensitive logic
 Tipo de participación: Comunicación
 Congreso: XVI Design of Circuits and Integrated Systems Conference (DCIS'01)
 Publicación: Proceedings of DCIS'01, págs. 298-303
 Lugar de Celebración: Oporto (Portugal) Fecha: 20 al 23 de Noviembre de 2001
-
58. Autores: J. L. Martín, J. Jiménez y G. Aranguren
 Título: VHDL model of a 16/32-bit ALU based on asynchronous logic
 Tipo de participación: Comunicación
 Congreso: XVI Design of Circuits and Integrated Systems Conference (DCIS'01)
 Publicación: Proceedings of DCIS'01, págs. 44-49
 Lugar de Celebración: Oporto (Portugal) Fecha: 20 al 23 de Noviembre de 2001
-
59. Autores: C. Ortega, J. López de Arroyabe, G. Aranguren, L. A. L. Nozal y J. L. Martín
 Título: Image processing system for vehicle guidance based on fuzzy control
 Tipo de participación: Comunicación
 Congreso: International Conference on Visualization, Imaging and Image Processing (VIIP 2001)
 Publicación: Proceedings of VIIP'01, págs. 544-549. ISBN 0-88986-309-1
 Lugar de Celebración: Marbella (España) Fecha: 3 al 5 de Septiembre de 2001
-
60. Autores: J. L. Martín, A. Zuloaga y J. Cruzado
 Título: Software workbench for movement estimation based on optical flow computation
 Tipo de participación: Comunicación
 Congreso: International Conference on Visualization, Imaging and Image Processing (VIIP 2001)
 Publicación: Proceedings of VIIP'01, págs. 517-522. ISBN 0-88986-309-1
 Lugar de Celebración: Marbella (España) Fecha: 3 al 5 de Septiembre de 2001
-
61. Autores: I. Goirizelaia, K. Espinosa y J. L. Martín
 Título: Voto electrónico, interactuando electrónicamente con la democracia: Un sistema electrónico seguro de votación basado en la lectura automática de votos
 Tipo de participación: Comunicación
 Congreso: Primer Congreso Internacional de Tecnologías de la Información y su repercusión en la sociedad actual
 Lugar de Celebración: Puebla (México) Fecha: 22 al 24 de Agosto de 2001
-
62. Autores: J. López de Arroyabe, G. Aranguren, L. A. L. Nozal y J. L. Martín
 Título: Real time fuzzy logic hardware controller based on a FPGA
 Tipo de participación: Comunicación
 Congreso: XV Design of Circuits and Integrated Systems Conference, DCIS'00
 Publicación: Proceedings of DCIS'00, págs. 890-895
 Lugar de celebración: Montpellier (Francia) Fecha: 21 al 24 de Noviembre de 2000
-
63. Autores: C. Viñuela, J. L. Martín, J. López de Arroyabe y G. Aranguren
 Título: FPGA-based repeater circuit for TCN networks with different physical media
 Tipo de participación: Comunicación
 Congreso: XV Design of Circuits and Integrated Systems Conference, DCIS'00
 Publicación: Proceedings of DCIS'00, págs. 628-633
 Lugar de celebración: Montpellier (Francia) Fecha: 21 al 24 de Noviembre de 2000
-

64. Autores: S. Hernando, J. L. Martín y G. Aranguren
 Título: Slave device for the physical level of multifunction bus
 Tipo de participación: Comunicación
 Congreso: XV Design of Circuits and Integrated Systems Conference, DCIS'00
 Publicación: Proceedings of DCIS'00, págs. 616-621
 Lugar de celebración: Montpellier (Francia) Fecha: 21 al 24 de Noviembre de 2000

65. Autores: A. Chavarria, J. López de Arroyabe, A. Zuloaga, J. Jiménez, J. L. Martín y G. Aranguren
 Título: Slave node architecture for train communications networks
 Tipo de participación: Comunicación
 Congreso: 26th International Conference on Industrial Electronics, Control and Instrumentation, IECON 2000
 Publicación: Proceedings of the IECON 2000, págs. 2431-2436. ISBN 0-7803-6459-7
 Lugar de celebración: Nagoya (Japón) Fecha: 22 al 28 de Octubre de 2000

66. Autores: J. L. Martín, U. Bidarte, C. Cuadrado y P. Ibañez
 Título: DSP-based board for control of jaw crushers used in mining and quarrying industry
 Tipo de participación: Comunicación
 Congreso: 26th International Conference on Industrial Electronics, Control and Instrumentation, IECON 2000
 Publicación: Proceedings of the IECON 2000, págs. 2019-2024. ISBN 0-7803-6459-7
 Lugar de celebración: Nagoya (Japón) Fecha: 22 al 28 de Octubre de 2000

67. Autores: J. López de Arroyabe, G. Aranguren, L. A. L. Nozal y J. L. Martín
 Título: Autonomous vehicle guidance with fuzzy algorithm
 Tipo de participación: Comunicación
 Congreso: 26th International Conference on Industrial Electronics, Control and Instrumentation, IECON 2000
 Publicación: Proceedings of the IECON-2000, págs. 1503-1508. ISBN 0-7803-6459-7
 Lugar de celebración: Nagoya (Japón) Fecha: 22 al 28 de Octubre de 2000

68. Autores: U. Bidarte, J. L. Martín, A. Zuloaga, J. A. Ezquerro
 Título: Adaptive Image Brightness and Contrast Enhancement Circuit for Real-Time Vision Systems
 Tipo de participación: Comunicación
 Congreso: IEEE International Conference on Industrial Technology, ICIT 2000
 Publicación: Proceedings of ICIT'2000, págs. 421-426. ISBN 0-7803-5812-0
 Lugar de celebración: Goa (La India) Fecha: 19 al 22 de Enero de 2000

69. Autores: U. Bidarte, J. L. Martín, A. Zuloaga, J. A. Ezquerro
 Título: FPGA-based Adaptive Histogram Equalizer for Real-Time Video Signals
 Tipo de participación: Comunicación
 Congreso: XIV Design of Circuits and Integrated Systems Conference, DCIS'99
 Publicación: Proceedings of DCIS'99, págs. 819-824. ISBN 84-7632-424-3
 Lugar de celebración: Palma de Mallorca Fecha: 16 al 19 de Noviembre de 1999

70. Autores: A. Zuloaga, J. A. Ezquerro, U. Bidarte, J. L. Martín
 Título: VHDL Simulation Tool for Designing Image Processing Systems
 Tipo de participación: Comunicación
 Congreso: XIV Design of Circuits and Integrated Systems Conference, DCIS'99
 Publicación: Proceedings of DCIS'99, págs. 275-280. ISBN 84-7632-424-3
 Lugar de celebración: Palma de Mallorca Fecha: 16 al 19 de Noviembre de 1999

71. Autores: E. Areizaga, P. Ibañez, H. Leitold, R. Posch, M. Laurent, J. M. Mateos, J. L. Martín
 Título: Secure Communications in ATM over Access Networks
 Tipo de participación: Comunicación
 Congreso: 1999 Broadband Access Conference, BAC'99
 Publicación: Proceedings of BAC'99, págs. 143-152. ISBN 83-86476-27-3
 Lugar de celebración: Cracovia (Polonia) Fecha: 11 al 13 de Octubre de 1999

-
72. Autores: U. Bidarte, J. A. Ezquerro, A. Zuloaga, J. L. Martín
 Título: VHDL Modeling of an Adaptive Architecture for Real-Time Image Enhancement
 Tipo de participación: Comunicación
 Congreso: VHDL International Users Forum 1999, VIUF'99
 Publicación: Proceedings of 1999 Fall VIUF Workshop, págs. 94-100. ISBN 0-7695-0465-5
 Lugar de celebración: Orlando, FL (USA) Fecha: 4 al 6 de Octubre de 1999
-
73. Autores: A. Zuloaga, J. L. Martín, U. Bidarte, J. A. Ezquerro
 Título: VHDL Test Bench for Digital Image Processing Systems Using a New Image Format
 Tipo de participación: Comunicación
 Congreso: Second International Forum on Design Languages, FDL'99
 Publicación: Proceedings of FDL'99, págs. 177-186. ISBN 2-84010-033-9
 Lugar de celebración: Lyon (Francia) Fecha: 30 de Agosto al 3 de Septiembre de 1999
-
74. Autores: A. Zuloaga, J. L. Martín, U. Bidarte, J. A. Ezquerro
 Título: High Speed Architecture for Image Sequence Processing Described with VHDL
 Tipo de participación: Comunicación
 Congreso: Second International Forum on Design Languages, FDL'99
 Publicación: Proceedings of FDL'99, págs. 177-186. ISBN 2-84010-033-9
 Lugar de celebración: Lyon (Francia) Fecha: 30 de Agosto al 3 de Septiembre de 1999
-
75. Autores: J. L. Martín, J. A. Ezquerro, P. Ibáñez
 Título: Image Processing System for PC through the Enhanced Parallel Port
 Tipo de participación: Comunicación
 Congreso: 1999 IEEE International Symposium on Industrial Electronics, ISIE'99
 Publicación: Proceedings of ISIE'99, págs. 1189-1192. ISBN 0-7803-5662-4
 Lugar de celebración: Bled (Slovenia) Fecha: 12 al 16 de Julio de 1999
-
76. Autores: A. Zuloaga, U. Bidarte, J. L. Martín, J. A. Ezquerro
 Título: Optical Flow Estimator Using VHDL for Implementation in FPGAs
 Tipo de participación: Comunicación
 Congreso: XII Design of Circuits and Integrated Systems Conference, DCIS'98
 Publicación: Proceedings of DCIS'98, págs. 36-41. ISBN 84-606-8345-7
 Lugar de celebración: Madrid Fecha: 17 al 20 de Noviembre de 1998
-
77. Autores: A. Zuloaga, J. L. Martín, J. A. Ezquerro
 Título: Hardware architecture for optical flow estimation in real time
 Tipo de participación: Comunicación
 Congreso: 1998 International Conference on Image Processing, ICIP'98
 Publicación: Proceedings of ICIP'98, vol. 3, págs. 972-976. ISBN 0-8186-8821-1
 Lugar de celebración: Chicago (USA) Fecha: 4 al 7 de Octubre de 1998
-
78. Autores: J. L. Martín, J. A. Ezquerro, P. Ibáñez
 Título: FPGA based image preprocessing system for Enhanced Parallel Port
 Tipo de participación: Comunicación
 Congreso: XII Design of Circuits and Integrated Systems Conference, DCIS'97
 Publicación: Proceedings of DCIS'97, págs. 573-578. ISBN 84-88783-28-0
 Lugar de celebración: Sevilla Fecha: 18 al 21 de Noviembre de 1997
-
79. Autores: J. L. Martín, G. Aranguren, J. A. Ezquerro, P. Ibáñez, R. Lasure, J. Van Campenhout
 Título: Parallel raster image processor for PCB manufacturing
 Tipo de participación: Comunicación
 Congreso: XX International Conference on Industrial Electronics, Control and Instrumentation, IECON'94
 Publicación: Proceedings of the IECON'94, vol. 2, págs. 1184-1189. ISBN 0-7803-1328-3
 Lugar de celebración: Bolonia (Italia) Fecha: 5 al 9 de Septiembre de 1994
-

PUBLICACIONES DE TRABAJOS PRESENTADOS A CONGRESOS NACIONALES

1. Título: Comparativa de control en sistema estacionario y rotativo de fase independiente en inversor de cuatro ramas.
Autores: I. Aizpuru, A. Davila, E. Planas, J. A. Cortajarena, J. L. Martín.
Congreso: XXX Seminario Anual de Automática, Electrónica Industrial e Instrumentación (SAAEI 2023).
Publicación: Actas del SAAEI 2023, págs. XXX-XXX. ISBN: 978-84-9144-411-4.
Lugar de Celebración: Sevilla (España) Fecha: 5 al 7 de Julio de 2023.

2. Autores: A. Sierra-González, E. Ibarra, I. Kortabarria, I. Martínez de Alegría, E. Otaola, J. L. Martín.
Título: Modelado y simulación de tren de aterrizaje basado en actuador electromecánico con PMSM multifase.
Congreso: XXVI Seminario Anual de Automática, Electrónica Industrial e Instrumentación 2019 (SAAEI'19).
Publicación: Actas de SAAEI2019, págs. 72-77. ISBN: 978-84-17171-50-6.
Lugar de Celebración: Córdoba (España) Fecha: 3 al 5 de Julio de 2019.

3. Autores: A. Perez-Basante, I. Martínez de Alegría, J. I. Gárate, S. Ceballos, J. L. Martín.
Título: Eliminación Selectiva de Armónicos en Convertidores Multinivel Modulares para todo el Rango del Índice de Modulación de Amplitud.
Congreso: XXI Seminario Anual de Automática, Electrónica Industrial e Instrumentación 2014 (SAAEI'14).
Publicación: Actas del SAAEI'14, págs. 1009(1-6). ISBN TBD.
Lugar de Celebración: Tánger (Marruecos) Fecha: 25 al 27 de Junio de 2014

4. Autores: E. Mandado, C. Quintáns, J. L. Martín, P. Fernández.
Título: Nueva Metodología para el Aprendizaje de la Electrónica Digital.
Congreso: XI Congreso de Tecnologías, Aprendizaje y Enseñanza de la Electrónica (TAEE 2014)
Tipo de participación: Comunicación
Publicación: Libro de Actas del TAEE 2014, págs. 428-433. ISBN: 978-84-697-0349-6.
Lugar de Celebración: Bilbao (España) Fecha: 11 al 13 de Junio de 2014

5. Autores: V. M. López, J. L. Martín, I. Martínez de Alegría, O. Oñederra, H. Ibaiondo
Título: Estudio de la aplicabilidad de los supercondensadores en aplicaciones de alta potencia.
Congreso: XX Seminario Anual de Automática, Electrónica Industrial e Instrumentación (SAAEI 2013)
Tipo de participación: Comunicación
Publicación: Actas del Congreso SAAEI 2013, págs. 5. ISBN 978-84-15302-60-5
Lugar de Celebración: Madrid (España) Fecha: 10 al 12 de Julio de 2013

6. Autores: I. Martínez de Alegría, V. Santamaría, J. L. Martín, I. López, S. Ceballos
Título: Square Wave High Frequency Rectifier
Congreso: XIX Seminario Anual de Automática, Electrónica Industrial e Instrumentación (SAAEI 2012)
Tipo de participación: Comunicación
Publicación: Actas del Congreso SAAEI 2012, págs. 152-157. ISBN 978-972-98603-5-5
Lugar de Celebración: Guimaraes (Portugal) Fecha: 11 al 13 de Julio de 2012

7. Autores: E. Ibarra, J. Andreu, E. Ormaetxea, I. Kortabarria, E. Planas, J. L. Martín
Título: Convertidor Matricial: Análisis de los Ciclos de Trabajo de la Modulación Vectorial
Congreso: XVIII Seminario Anual de Automática, Electrónica Industrial e Instrumentación (SAAEI 2011)
Tipo de participación: Comunicación
Publicación: Actas del Congreso SAAEI 2011, págs. 137-142. ISBN 978-84-933682-3-4
Lugar de Celebración: Badajoz (España) Fecha: 6 al 8 de Julio de 2011

8. Autores: I. López, J. Andreu, J. L. Villate, J. L. Martín, V. Santamaría
Título: Estado de la Tecnología de las Energías Marinas
Congreso: XVIII Seminario Anual de Automática, Electrónica Industrial e Instrumentación (SAAEI 2011)
Tipo de participación: Comunicación
Publicación: Actas del Congreso SAAEI 2011, págs. 309-314. ISBN 978-84-933682-3-4
Lugar de Celebración: Badajoz (España) Fecha: 6 al 8 de Julio de 2011

9. Autores: V. Santamaría, I. Martínez de Alegría, J. L. Martín, I. López, S. Ceballos
 Título: DC Circuit Breakers: A Historical Review
 Congreso: XVIII Seminario Anual de Automática, Electrónica Industrial e Instrumentación (SAAEI 2011)
 Tipo de participación: Comunicación
 Publicación: Actas del Congreso SAAEI 2011, págs. 321-326. ISBN 978-84-933682-3-4
 Lugar de Celebración: Badajoz (España) Fecha: 6 al 8 de Julio de 2011

10. Autores: O. Díaz, A. Zuloaga, U. Bidarte, A. Astarloa, J. L. Martín
 Título: Análisis de una arquitectura Network-on-Chip tolerante a fallos
 Congreso: XVIII Seminario Anual de Automática, Electrónica Industrial e Instrumentación (SAAEI 2011)
 Tipo de participación: Comunicación
 Publicación: Actas del Congreso SAAEI 2011, págs. 701-706. ISBN 978-84-933682-3-4
 Lugar de Celebración: Badajoz (España) Fecha: 6 al 8 de Julio de 2011

11. Autores: A. Madariaga, J. Jiménez, J. L. Martín, U. Bidarte, A. Zuloaga
 Título: Revisión de herramientas de diseño electrónico para la síntesis de alto nivel
 Congreso: X Jornadas de Computación Reconfigurable y Aplicaciones (JCRA2010)
 Tipo de participación: Comunicación
 Publicación: Actas de JCRA2010, págs. 233-240. ISBN 978-84-92812-56-1
 Lugar de Celebración: Valencia (España) Fecha: 7 al 10 de Septiembre de 2010

12. Autores: J. Andreu, E. Ibarra, I. Kortabarria, I. Martínez de Alegría, J. L. Martín
 Título: Fundamentos y Metodología para la Edición de Trabajos Divulgativos y Docentes en LaTeX
 Tipo de participación: Comunicación
 Congreso: XVII Seminario Anual de Automática, Electrónica Industrial e Instrumentación (SAAEI'10)
 Publicación: Actas de SAAEI'10, págs. 180-185. ISBN 978-84-95809-75-9
 Lugar de Celebración: Bilbao (España) Fecha: 7 al 9 de Julio de 2010

13. Autores: J. L. Martín, A. Zuloaga, A. Astarloa, J. Jiménez, J. Lázaro, J. Andreu, J. A. Araujo
 Título: Metodología de enseñanza-aprendizaje de Sistemas Electrónicos Digitales basada en proyectos
 Tipo de participación: Comunicación
 Congreso: XVII Seminario Anual de Automática, Electrónica Industrial e Instrumentación (SAAEI'10)
 Publicación: Actas de SAAEI'10, págs. 210-215. ISBN 978-84-95809-75-9
 Lugar de Celebración: Bilbao (España) Fecha: 7 al 9 de Julio de 2010

14. Autores: M. Alberro, J. L. Martín, J. Andreu, E. Ibarra, I. Kortabarria
 Título: Estudio del CM monofásico SPMC como variador de frecuencia en aplicaciones frigoríficas
 Tipo de participación: Comunicación
 Congreso: XVII Seminario Anual de Automática, Electrónica Industrial e Instrumentación (SAAEI'10)
 Publicación: Actas de SAAEI'10, págs. 232-236. ISBN 978-84-95809-75-9
 Lugar de Celebración: Bilbao (España) Fecha: 7 al 9 de Julio de 2010

15. Autores: E. Robles, S. Ceballos, P. Ibáñez, J. Pou, J. L. Martín
 Título: Revision of Positive Sequence Detectors based on Moving average filters
 Tipo de participación: Comunicación
 Congreso: XVII Seminario Anual de Automática, Electrónica Industrial e Instrumentación (SAAEI'10)
 Publicación: Actas de SAAEI'10, págs. 255-260. ISBN 978-84-95809-75-9
 Lugar de Celebración: Bilbao (España) Fecha: 7 al 9 de Julio de 2010

16. Autores: E. Ibarra, J. Andreu, I. Kortabarria, J. L. Martín y S. Ceballos
 Título: Modulación del Convertidor Matricial Tolerante a Fallos
 Tipo de participación: Comunicación
 Congreso: XVI Seminario Anual de Automática, Electrónica Industrial e Instrumentación (SAAEI'09)
 Publicación: Actas de SAAEI'2009, págs. 6. ISBN 978-84-692-2596-7
 Lugar de Celebración: Leganés (España) Fecha: 1 al 3 de Julio de 2009

-
17. Autores: E. Olaguenaga, A. Astarloa, U. Bidarte, J. Jiménez, J. L. Martín
 Título: Aplicación de los dispositivos reconfigurables en el cifrado y autenticación de datos a alta velocidad
 Tipo de participación: Comunicación
 Congreso: VII Jornadas de Computación Reconfigurable y Aplicaciones (JCRA'07)
 Publicación: Actas de JCRA'07, págs. 137-144. ISBN: 978-84-9732-600-1
 Lugar de Celebración: Zaragoza (España) Fecha: 12 al 14 de Septiembre de 2007
-
18. Autores: J. Andreu, I. Martínez de Alegría, I. Kortabarria, J. L. Martín, S. Ceballos
 Título: Mejora de la Interacción entre Circuitos Auxiliares del Convertidor Matricial
 Tipo de participación: Comunicación
 Congreso: Seminario Anual de Automática, Electrónica Industrial e Instrumentación (SAAEI 2007)
 Publicación: Proceedings of SAAEI'07, págs. 100-105. ISBN 978-968-9182-52-8
 Lugar de Celebración: Puebla (México) Fecha: 10 al 12 de Septiembre de 2007
-
19. Autores: I. Kortabarria, I. Martínez de Alegría, J. Andreu, J. L. Martín, J. L. Villate
 Título: Conexión a la red del Generador Asíncrono Doblemente Alimentado sin sensor de posición
 Tipo de participación: Comunicación
 Congreso: Seminario Anual de Automática, Electrónica Industrial e Instrumentación (SAAEI 2007)
 Publicación: Proceedings of SAAEI'07, págs. 136-141. ISBN 978-968-9182-52-8
 Lugar de Celebración: Puebla (México) Fecha: 10 al 12 de Septiembre de 2007
-
20. Autores: A. Astarloa, M. Gómez, X. Yurrebaso, U. Bidarte, J. L. Martín
 Título: Controlador SoPC de intensidad luminosa basado en algoritmos genéticos para locales con fuentes de luz mixtas
 Tipo de participación: Comunicación
 Congreso: VI Jornadas de Computación Reconfigurable y Aplicaciones (JCRA'06)
 Publicación: (en formato libro) Computación Reconfigurable y Aplicaciones, Capítulo 4, págs. 141-145. ISBN: 84-611-1315-2. (en formato CD) FPGAs: Metodologías, Herramientas y Aplicaciones, págs. 123-127. ISBN: 84-611-1314-4
 Lugar de celebración: Cáceres Fecha: 12 al 14 de Septiembre de 2006
-
21. Autores: A. Zuloaga, X. Iturbe, J. Jiménez, J. Lázaro, J. L. Martín
 Título: Diseño System-on-Chip de la capa de enlace alta para nodos esclavos de bus MVB
 Tipo de participación: Comunicación (**Mención al mejor trabajo de aplicación**)
 Congreso: VI Jornadas de Computación Reconfigurable y Aplicaciones (JCRA'06)
 Publicación: (en formato libro) Computación Reconfigurable y Aplicaciones, Capítulo 1, págs. 33-38. ISBN: 84-611-1315-2. (en formato CD) FPGAs: Metodologías, Herramientas y Aplicaciones, págs. 22-27. ISBN: 84-611-1314-4
 Lugar de celebración: Cáceres Fecha: 12 al 14 de Septiembre de 2006
-
22. Autores: I. Martínez de Alegría, J. Andreu, J. L. Martín, P. Ibáñez, J. L. Villate
 Título: Requisitos de conexión de parques eólicos a la red eléctrica
 Tipo de participación: Comunicación
 Congreso: XII Seminario Anual de Automática, Electrónica Industrial e Instrumentación (SAAEI'05)
 Publicación: Actas de SAAEI'2005, págs. 204-209. ISBN: 84-8102-964-5
 Lugar de Celebración: Santander (Cantabria) Fecha: 28 al 30 de Septiembre de 2005
-
23. Autores: J. Mabe, A. Zuloaga, C. Cuadrado, J. Lázaro, J. L. Martín
 Título: Búsqueda de imágenes patrón en secuencias de vídeo mediante un sistema hardware diseñado con lenguaje VHDL
 Tipo de participación: Comunicación
 Congreso: V Jornadas de Computación Reconfigurable y Aplicaciones (JCRA'05)
 Publicación: Actas de JCRA'05, págs. 145-150. ISBN: 84-9732-439-0
 Lugar de Celebración: Granada Fecha: 14 al 16 de Septiembre de 2005
-
24. Autores: A. Astarloa, U. Bidarte, J. L. Martín, J. Lázaro y A. Zuloaga
 Título: Sistemas para control de la reconfiguración parcial dinámica en plataformas FPGA comerciales de grano fino
 Tipo de participación: Comunicación
 Congreso: V Jornadas de Computación Reconfigurable y Aplicaciones (JCRA'05)
 Publicación: Actas de JCRA'05, págs. 25-36. ISBN: 84-9732-439-0
 Lugar de Celebración: Granada Fecha: 14 al 16 de Septiembre de 2005
-

25. Autores: M. Garay, A. Astarloa, U. Bidarte, A. Zuloaga y J. L. Martín
 Título: Plataforma CSOPCs para la Evaluación del Sistema de Reconfiguración Parcial Dinámica Tornado
 Tipo de participación: Comunicación
 Congreso: IV Jornadas de Computación Reconfigurable y Aplicaciones (JCRA'04)
 Publicación: FPGAs: Computación y Aplicaciones, págs. 53-62. ISBN: 84-688-7667-4
 Lugar de Celebración: Bellaterra (Barcelona) Fecha: 13 al 15 de Septiembre de 2004

26. Autores: J. L. Martín, A. Zuloaga y J. Cruzado
 Título: Banco de pruebas para la estimación del movimiento basado en el cálculo del flujo óptico
 Tipo de participación: Comunicación
 Congreso: XVI Simposium Nacional de la Unión Científica Internacional de Radio (URSI'01)
 Publicación: Actas de URSI'01, págs. 307-308
 Lugar de Celebración: Madrid Fecha: 19 al 21 de Septiembre de 2001

27. Autores: J. Arias, J. Jiménez y J. L. Martín
 Título: Banco de pruebas para sistemas electrónicos de comunicaciones
 Tipo de participación: Comunicación
 Congreso: XVI Simposium Nacional de la Unión Científica Internacional de Radio (URSI'01)
 Publicación: Actas de URSI'01, págs. 281-282
 Lugar de Celebración: Madrid Fecha: 19 al 21 de Septiembre de 2001

28. Autores: J. Lázaro, J. L. Martín, K. Espinosa, I. Mtnz. de Alegría e I. Goirizelaia
 Título: Sistema de reconocimiento de caracteres para un sistema de voto electrónico
 Tipo de participación: Comunicación
 Congreso: XVI Simposium Nacional de la Unión Científica Internacional de Radio (URSI'01)
 Publicación: Actas de URSI'01, págs. 55-56
 Lugar de Celebración: Madrid Fecha: 19 al 21 de Septiembre de 2001

29. Autores: C. Ortega, L. A. L. Nozal, J. L. Arroyabe y J. L. Martín
 Título: Control borroso y visión artificial en el guiado de vehículos
 Tipo de participación: Comunicación
 Congreso: XVI Simposium Nacional de la Unión Científica Internacional de Radio (URSI'01)
 Publicación: Actas de URSI'01, págs. 53-54
 Lugar de Celebración: Madrid Fecha: 19 al 21 de Septiembre de 2001

30. Autores: I. Goirizelaia, K. Espinosa y J. L. Martín
 Título: eDemocracia: Voto por Internet vs. Voto Electrónico
 Tipo de participación: Comunicación
 Congreso: III Jornadas de Ingeniería Telemática (JITEL'01)
 Publicación: Actas de JITEL'01, págs. 511-517. ISBN 84-7653-783-2
 Lugar de Celebración: Barcelona Fecha: 19 al 21 de Septiembre de 2001

31. Autores: J. L. Martín, J. Ezquerro y J. Jiménez
 Título: La práctica libre en la enseñanza de la electrónica digital: Una aproximación a la realidad
 Tipo de participación: Comunicación
 Congreso: IV Congreso sobre Tecnologías Aplicadas a la Enseñanza de la Electrónica, TAEE'00
 Publicación: Actas de TAEE'00, págs. 51-54. ISBN 84-600-9596-7
 Lugar de Celebración: Barcelona Fecha: 13 al 15 de Septiembre de 2000

32. Autores: J. Jiménez y J. L. Martín
 Título: Sistema portátil de control y seguimiento de la compra en supermercados
 Tipo de participación: Comunicación
 Congreso: XV Simposium Nacional de la Unión Científica Internacional de Radio, URSI'00
 Publicación: Actas de URSI'00, págs. 535-536. ISBN 84-600-9597-5
 Lugar de Celebración: Zaragoza Fecha: 13 al 15 de Septiembre de 2000

-
33. Autores: C. Viñuela, J. L. Martín y J. López de Arroyabe
 Título: Tarjeta repetidora para doble línea en redes con codificación Manchester
 Tipo de participación: Comunicación
 Congreso: XV Simposium Nacional de la Unión Científica Internacional de Radio, URSI'00
 Publicación: Actas de URSI'00, págs. 297-298. ISBN 84-600-9597-5
 Lugar de Celebración: Zaragoza Fecha: 13 al 15 de Septiembre de 2000
-
34. Autores: A. Astarloa, J. L. Martín
 Título: Tarjeta de PC para Tracking y Tuning Automático en Comunicaciones Satelitales
 Tipo de participación: Comunicación
 Congreso: XIV Simposium Nacional de la Unión Científica Internacional de Radio, URSI'99
 Publicación: Actas de URSI'99, págs. 319-320. ISBN 84-699-0893-6
 Lugar de Celebración: Santiago de Compostela Fecha: 8 al 10 de Septiembre de 1999
-
35. Autores: U. Bidarte, L. A. Nozal, J. A. Ezquerro, J. L. Martín, A. Zuloaga
 Título: Digital Phase Locked Loop in Image Acquisition Circuits
 Tipo de participación: Comunicación
 Congreso: VIII National Symposium on Pattern Recognition and Image Analysis, SNRFAI'99
 Publicación: Preprints of the VIII Spanish Symposium on Pattern Recognition and Image Analysis, Vol. II, págs. 61-62. ISBN 84-95120-82-8
 Lugar de Celebración: Bilbao Fecha: 12 al 14 de Mayo de 1999
-
36. Autores: U. Bidarte, J. A. Ezquerro, J. L. Martín, A. Zuloaga
 Título: Adaptive and Parameterizable Histogram Equalizer for Real Time Video Signals using VHDL
 Tipo de participación: Comunicación
 Congreso: VIII National Symposium on Pattern Recognition and Image Analysis, SNRFAI'99
 Publicación: Preprints of the VIII Spanish Symposium on Pattern Recognition and Image Analysis, Vol. II, págs. 59-60. ISBN 84-95120-82-8
 Lugar de Celebración: Bilbao Fecha: 12 al 14 de Mayo de 1999
-
37. Autores: J. I. García, A. Zuloaga, U. Bidarte, J. A. Ezquerro, J. L. Martín
 Título: Banco de pruebas VHDL para simulación de modelos para el procesamiento de imágenes
 Tipo de participación: Comunicación
 Congreso: XIII Simposium Nacional de la Unión Científica Internacional de Radio, URSI'98
 Publicación: Actas de URSI'98, págs. 759-760. ISBN 84-89654-12-3
 Lugar de celebración: Pamplona Fecha: 16 al 18 de Septiembre de 1998
-
38. Autores: A. Ramos, A. Zuloaga, J. A. Ezquerro, J. L. Martín
 Título: Modelo VHDL para la ecualización del histograma de imágenes de vídeo en tiempo real
 Tipo de participación: Comunicación
 Congreso: XIII Simposium Nacional de la Unión Científica Internacional de Radio, URSI'98
 Publicación: Actas de URSI'98, págs. 747-748. ISBN 84-89654-12-3
 Lugar de celebración: Pamplona Fecha: 16 al 18 de Septiembre de 1998
-
39. Autores: R. Martínez, J. A. Ezquerro, B. Etxebarria, J. L. Martín
 Título: Tarjeta de altas prestaciones para el procesado de señal en aplicaciones de integración de la telefonía y los ordenadores
 Tipo de participación: Comunicación
 Congreso: XII Simposium Nacional de la Unión Científica Internacional de Radio, URSI'97
 Publicación: Actas de URSI'97, Vol. II, págs. 409-412. ISBN 84-89654-03-4
 Lugar de celebración: Bilbao Fecha: 15 al 17 de Septiembre de 1997
-
40. Autores: A. Zuloaga, J. L. Martín, L. A. L. Nozal
 Título: Determinación del movimiento a partir de secuencias de imágenes
 Tipo de participación: Comunicación
 Congreso: XII Simposium Nacional de la Unión Científica Internacional de Radio, URSI'97
 Publicación: Actas de URSI'97, Vol. I, págs. 211-214. ISBN 84-89654-03-4
 Lugar de celebración: Bilbao Fecha: 15 al 17 de Septiembre de 1997
-

-
41. Autores: L. A. L. Nozal, G. Aranguren, J. L. Martín, J. A. Ezquerria
 Título: Tratamiento dinámico de imágenes en movimiento
 Tipo de participación: Comunicación
 Congreso: XII Simposium Nacional de la Unión Científica Internacional de Radio, URSI'97
 Publicación: Actas de URSI'97, Vol. I, págs. 207-210. ISBN 84-89654-03-4
 Lugar de celebración: Bilbao Fecha: 15 al 17 de Septiembre de 1997
-
42. Autores: L. A. L. Nozal, G. Aranguren, J. L. Martín, J. A. Ezquerria
 Título: Gradiente temporal de imágenes mediante FPGA
 Tipo de participación: Comunicación
 Congreso: XI Design of Integrated Circuits and Systems, DCIS'96
 Publicación: Proceedings of DCIS'96, págs. 573-577. ISBN 84-89.349-83-5
 Lugar de celebración: Sitges Fecha: 20 al 22 de Noviembre de 1996
-
43. Autores: J. L. Martín, L. A. L. Nozal, G. Aranguren, J. M. de Diego
 Título: Utilización de FPGA en circuito convolucionador de imágenes
 Tipo de participación: Comunicación
 Congreso: X Design of Integrated Circuits and Systems, DCIS'95
 Publicación: Actas del DCIS/SICD'95, págs. 572-577. ISBN 84-600-9269-0
 Lugar de celebración: Zaragoza Fecha: 15 al 17 de Noviembre de 1995
-
44. Autores: L. A. L. Nozal, J. L. Martín
 Título: Image Processing on Real-Time through Configurable Hardware Modules
 Tipo de participación: Comunicación
 Congreso: VI Simposium Nacional de Reconocimiento de Formas y Análisis de Imágenes, AERFAI'95
 Publicación: Preprints of the VI Spanish Symposium on Pattern Recognition and Image Analysis, págs. 655-656. ISBN 84-605-2447-7
 Lugar de celebración: Córdoba Fecha: 3 al 7 de Abril de 1995
-
45. Autores: G. Aranguren, J. L. Martín, L. A. L. Nozal
 Título: Circuitos integrados de comunicación serie para adquisición de datos
 Tipo de participación: Comunicación
 Congreso: IX Congreso de Diseño de Circuitos Integrados, DCIS'94
 Publicación: Actas de DCIS'94, págs. 371-375
 Lugar de celebración: Gran Canaria Fecha: 9 al 11 de Noviembre de 1994
-
46. Autores: G. Aranguren, J. L. Martín, X. Olabe
 Título: Aplicación docente del MAX+PLUS II
 Tipo de participación: Comunicación
 Congreso: I Congreso sobre Tecnologías Aplicadas a la Enseñanza de la Electrónica, TAEE'94
 Publicación: Actas de TAEE'94, págs. 139-147
 Lugar de celebración: Madrid Fecha: 4 y 5 de Julio de 1994
-
47. Autores: J. L. Martín, G. Aranguren, J. A. Ezquerria, P. Ibáñez, J. J. Zamora
 Título: Acelerador gráfico para rotación de imágenes en procesos de rastreo
 Tipo de participación: Comunicación
 Congreso: VIII Congreso de Diseño de Circuitos Integrados, DCIS'93
 Publicación: Actas de DCIS'93, págs. 173-178
 Lugar de celebración: Málaga Fecha: 9 al 11 de Noviembre de 1993
-

Tesis Doctorales dirigidas

-
1. Título: Realización de modelos de procesamiento mediante VHDL para la determinación de movimiento a partir de secuencias de imágenes

Doctorando: Aitzol Zuloaga Izaguirre

Universidad: Universidad del País Vasco (UPV/EHU)

Facultad / Escuela: E. T. S. I. de Bilbao

Fecha: 11 de Diciembre de 2001

Calificación: Sobresaliente cum laude

-
2. Título: Arquitectura basada en Cores para Control de Transferencias de datos en SoC

Doctorando: Unai Bidarte Peraita

Universidad: Universidad del País Vasco (UPV/EHU)

Facultad / Escuela: E. T. S. I. de Bilbao

Fecha: 23 de Junio de 2004

Calificación: Sobresaliente cum laude

-
3. Título: Aportaciones al diseño y a la comprobación de circuitos digitales de comunicaciones en trenes (norma IEC 61.375-1)

Doctorando: Jaime Jiménez Verde

Universidad: Universidad del País Vasco (UPV/EHU)

Facultad / Escuela: E. T. S. I. de Bilbao

Fecha: 22 de Junio de 2005

Calificación: Sobresaliente cum laude (premio extraordinario de doctorado)

-
4. Título: Sistema de Binarización basado en FPGA para OCR en Aplicaciones de Voto Electrónico

Doctorando: Jesús Lázaro Arroategui

Universidad: Universidad del País Vasco (UPV/EHU)

Facultad / Escuela: E. T. S. I. de Bilbao

Fecha: 7 de Julio de 2005

Calificación: Sobresaliente cum laude

-
5. Título: Mejora de la fiabilidad y en el control de tensión del punto neutro en convertidores de fijación por diodos de tres niveles

Doctorando: Salvador Ceballos Recio

Universidad: Universidad del País Vasco (UPV/EHU)

Facultad / Escuela: E. T. S. I. de Bilbao

Fecha: 11 de Marzo de 2008

Calificación: Sobresaliente cum laude (premio extraordinario de doctorado)

-
6. Título: Mejora de las Prestaciones y Protecciones del Convertidor de Potencia AC/AC Directo con Topología Matricial

Doctorando: Jon Andreu Larrañaga

Universidad: Universidad del País Vasco (UPV/EHU)

Facultad / Escuela: E. T. S. I. de Bilbao

Fecha: 2 de Diciembre de 2008

Calificación: Sobresaliente cum laude (premio extraordinario de doctorado)

-
7. Título: Grid connection and control of multipole synchronous wind turbines

Doctorando: Eider Robles Sestafe

Universidad: Universidad del País Vasco (UPV/EHU)

Facultad / Escuela: E. T. S. I. de Bilbao

Fecha: 23 de Junio de 2010

Calificación: Sobresaliente cum laude (premio extraordinario de doctorado)

-
8. Título: Potentzia-bihurgailu matritzialen diseinu-prozesurako eta hutsegite-tolerantziarako soluzio berriak (Nuevas soluciones para el proceso de diseño y la tolerancia a fallos del convertidor de potencia matricial).

Doctorando: Edorta Ibarra Basabe

Universidad: Universidad del País Vasco (UPV/EHU)

Facultad / Escuela: E. T. S. I. de Bilbao

Fecha: 16 de Septiembre de 2011

Calificación: Sobresaliente cum laude

9. Título: Study on Full Direct Current Offshore Wind Farm.

Doctorando: Iñigo Martínez de Alegría Mancisidor

Universidad: Universidad del País Vasco (UPV/EHU)

Facultad / Escuela: E. T. S. I. de Bilbao

Fecha: 28 de Junio de 2012

Calificación: Apto cum laude (tesis internacional y premio "GL Garrad Hassan Global PhD Award in Renewable Energy 2012")

10. Título: Methodology to Evaluate Offshore Wind Power Plant Electric Topologies.

Doctorando: Ander Madariaga Alvarez

Universidad: Universidad del País Vasco (UPV/EHU)

Facultad / Escuela: E. T. S. I. de Bilbao

Fecha: 30 de Enero de 2013

Calificación: Apto cum laude (Tesis Internacional)

11. Título: Aportaciones al diseño del control jerárquico de microrredes eléctricas.

Doctorando: Estefania Planas Fullaondo

Universidad: Universidad del País Vasco (UPV/EHU)

Facultad / Escuela: E. T. S. I. de Bilbao

Fecha: 1 de Marzo de 2013

Calificación: Apto cum laude

12. Título: Optimización de la extracción de energía en los aerogeneradores de pequeña potencia.

Doctorando: Iñigo Kortabarria Iparragirre

Universidad: Universidad del País Vasco (UPV/EHU)

Facultad / Escuela: E. T. S. I. de Bilbao

Fecha: 21 de Junio de 2013

Calificación: Apto cum laude.

13. Título: Design and development procedure of HTS superconducting solenoids and their application for microwave sources for fusion and other power devices.

Doctorando: Santiago Sanz Castillo

Universidad: Universidad del País Vasco (UPV/EHU)

Facultad / Escuela: E. T. S. I. de Bilbao

Fecha: 3 de Octubre de 2013

Calificación: Sobresaliente cum laude (premio extraordinario de doctorado)

14. Título: Monitorización de la interacción humana mediante tecnología Bluetooth.

Doctorando: José María Cabero López

Universidad: Universidad del País Vasco (UPV/EHU)

Facultad / Escuela: E. T. S. I. de Bilbao

Fecha: 29 de Enero de 2015

Calificación: Sobresaliente cum laude.

Participación en comités y representaciones internacionales

Título del Comité: Grupo de Trabajo de Tecnologías de la Información y las Comunicaciones
Entidad de la que depende: Gobierno Vasco – Departamento de Industria
Tema: Plan de Ciencia y Tecnología 2001-2004
Fecha: Año 2000

Título del Comité: AEN/CTN 206/SC114
Entidad de la que depende: AENOR
Tema: Energías marinas. Convertidores de energía de olas y corrientes
Fecha: Desde 2008 hasta 2017

Experiencia en organización de actividades de I+D

Organización de congresos, seminarios, jornadas, etc., científicos-tecnológicos

Organización de Congresos, Seminarios, Jornadas y Cursos:

Título: HVDC Grids Workshop Bilbao

Tipo de actividad: Organizador

Ámbito: Internacional

Fecha: 2012

Título: Seminario Anual de Automática, Electrónica Industrial e Instrumentación (SAAEI)

Tipo de actividad: Coordinador General del Comité Organizador Congreso

Ámbito: Nacional

Fecha: 2010

Título: Jornadas de Investigación en Telecomunicaciones (Semana de la Ciencia y la Tecnología)

Tipo de actividad: Organizador

Ámbito: Nacional

Fecha: 2005, 2006

Título: Curso de Diseño Digital Avanzado

Tipo de actividad: Organizador y ponente

Ámbito: Nacional

Fecha: 2004, 2005

Título: Curso Convertidores Multinivel (dos partes)

Tipo de actividad: Organizador

Ámbito: Nacional

Fecha: 2003, 2004

Título: Seminario: De las especificaciones al silicio, Diseño con herramientas gráficas y lenguajes HDL. Insight-Xilinx

Tipo de actividad: Organizador

Ámbito: Nacional

Fecha: 2003

Título: Seminario FPGAs Xilinx. Insight-Xilinx

Tipo de actividad: Organizador

Ámbito: Nacional

Fecha: 2002

Título: XIII Symposium Nacional de la Unión Científica Internacional de Radio, URSI'98

Tipo de actividad: Vocal del Comité Organizador Congreso

Ámbito: Nacional

Fecha: 1998

Título: I Certamen Iberoamericano de Tecnologías Aplicadas a la Enseñanza de la Electrónica, CITA'98

Tipo de actividad: Miembro del Jurado

Ámbito: Internacional

Fecha: 1998

Título: XII Symposium Nacional de la Unión Científica Internacional de Radio, URSI'97

Tipo de actividad: Secretario del Comité Organizador Congreso

Ámbito: Nacional

Fecha: 1997

Miembro de Comité Científico Internacional:

Título: Congreso de Computación, Informática, Biomédica y Electrónica (CONCIBE)

Fecha: 2007

Miembro de Comité Científico de Congreso Nacional:

Título: Jornadas sobre Computación Reconfigurable y Aplicaciones (JCRA)
Fecha: 2001, 2002, 2003, 2004, 2005, 2006, 2007, 2008, 2009, 2010, 2011, 2012, 2013

Título: Seminario Anual de Automática, Electrónica Industrial e Instrumentación (SAAEI)
Fecha: 2010, 2011, 2012, 2013, 2014, 2015, 2016, 2017, 2018, 2019, 2020, 2021, 2022, 2023

Presidente de Sesión en Congresos Internacionales:

Título: Conference of Design of Circuits and Integrated Systems (DCIS)
Fecha: 1999, 2000, 2001, 2002, 2003, 2004, 2005, 2006

Título: Annual Conference of the IEEE Industrial Electronics Society (IECON)
Fecha: 2007

Título: IEEE International Conference on Industrial Technology (ICIT)
Fecha: 2010

Título: International Power Electronics and Motion Control Conference (EPE-PEMC)
Fecha: 2010

Presidente de Sesión en Congresos Nacionales:

Título: Seminario Anual de Automática, Electrónica Industrial e Instrumentación (SAAEI)
Fecha: 2005, 2009, 2011, 2012, 2013, 2014, 2017, 2018, 2019, 2022

Título: Jornadas sobre Computación Reconfigurable y Aplicaciones (JCRA)
Fecha: 2003, 2005

Título: Symposium Nacional de la Unión Científica Internacional de Radio (URSI)
Fecha: 1997, 2001

Evaluador de Congresos Internacionales:

Título: Conference of Design of Circuits and Integrated Systems (DCIS)
Fecha: 1997, 1998, 1999, 2000, 2001, 2002, 2003, 2004, 2005, 2006, 2007, 2008, 2009, 2010, 2012, 2013, 2015, 2019, 2022, 2023

Título: European Conference on Power Electronics and Applications (EPE)
Fecha: 2007, 2009, 2011

Título: International Power Electronics and Motion Control Conference (EPE-PEMC)
Fecha: 2006, 2008, 2010, 2012

Título: Annual Conference of the IEEE Industrial Electronics Society (IECON)
Fecha: 2006, 2007

Título: IEEE International Symposium on Industrial Electronics (ISIE)
Fecha: 2005, 2006, 2007, 2012

Título: International Conference on Computing, Communications and Control Technologies (CCCT)
Fecha: 2004, 2005, 2007, 2008, 2009, 2010

Título: World Multi-Conference on Systemics, Cybernetics and Informatics (WMSCI)
Fecha: 2003, 2004, 2005, 2006, 2007, 2008, 2009, 2010

Título: International Conference on Visualization, Imaging and Image Processing (VIIP)
Fecha: 2001

Título: International Conference Advances in Circuits, Electronics and Micro-electronics (CENICS)
Título: 2009

Título: International Multi-Conference on Complexity, Informatics and Cybernetics (IMCIC)
Título: 2010

Título: IEEE Energy Conversion Congress and Exposition (ECCE)
Título: 2012

Evaluador de Congresos Nacionales:

Título: Seminario Anual de Automática, Electrónica Industrial e Instrumentación (SAAEI)
Fecha: 2005, 2006, 2007, 2010, 2011, 2012, 2013, 2014, 2015, 2016, 2017, 2018, 2019, 2020, 2021, 2022, 2023

Título: Jornadas sobre Computación Reconfigurable y Aplicaciones (JCRA)
Fecha: 2001, 2002, 2003, 2004, 2005, 2006, 2007, 2008, 2009, 2012, 2013, 2014

Título: Symposium Nacional de la Unión Científica Internacional de Radio (URSI)
Fecha: 2001

Título: Congreso de Diseño de Circuitos Integrados (DCIS)
Fecha: 1993

Otros méritos o aclaraciones que se desee hacer constar

- Premio Euskoiker de Investigación en la convocatoria 2011 en el área de Ingeniería y Tecnología como reconocimiento a mis logros y mérito profesional en el ámbito de la Investigación y Desarrollo.
- Cargos académicos: Director del Departamento de Electrónica y Telecomunicaciones (1995-2001), Subdirector de la Escuela Técnica Superior de Ingeniería de Bilbao (2001-2005), Director de Desarrollo del Campus de Bizkaia de la UPV/EHU (2005-2013), Secretario General de la UPV/EHU (2013-2017), Vicerrector de Investigación (2017-2021).
- Coordinador del programa de doctorado "Electrónica y Telecomunicaciones" que se imparte desde el curso 2014/2015 según el RD Real Decreto 99/2011, de 28 de enero, publicado en el BOE de 10 de febrero de 2011.
- Miembro fundador de la empresa de base tecnológica "System on Chip engineering (SoC-e).
- Responsable de la Unidad de Telecomunicaciones del Aula Robotiker (actualmente Aula Tecnalia) instalada en la Escuela de Ingeniería de Bilbao desde 2001. Actualmente soy el director del Aula (Aula Tecnológica UPV/EHU-Tecnalia).
- Reconocimiento de tres tramos investigadores y uno de transferencia (sexenios) por la Comisión Nacional Evaluadora de la Actividad Investigadora correspondiente a los períodos 1995-2002, 2003-2008, 2009-2014 y 1999-2008, de seis tramos docentes (quinquenios) por la UPV/EHU correspondientes al periodo 1989-2019. Reconocimiento de nivel A2 (máximo nivel) con 100 puntos (máxima puntuación) en la evaluación de complementos retributivos adicionales.
- Evaluador de la revistas "IEEE Trans. on Image Processing", "Journal of The Franklin Institute", "Journal of Systemics, Cybernetics and Informatics", "Fuzzy Sets and Systems", "Information Sciences", "Journal of Pattern Recognition Research", "IEEE Trans. on Industrial Electronics", "IEEE Trans. on Circuits and Systems for Video Technology", "International Journal of Electrical Power & Energy Systems", "IEEE Trans. on Industrial Applications", "EPE Journal", "Journal of Electrical and Electronics Engineering Research", "IEEE Trans. on Power Electronics", "Energies".
- Evaluador de proyectos del VII Programa Marco de la Unión Europea, del Plan Nacional de I+D para la Agencia Nacional de Evaluación y Prospectiva (ANEP) y de proyectos de excelencia de la Agencia Andaluza de Evaluación.
- Miembro del comité del programa de cursos de verano de la UPV/EHU desde 2014 hasta 2020.
- Participación en 42 tribunales de Tesis Doctorales.
- Miembro de la Comisión Asesora para el Diseño del Mapa de Titulaciones de Grado y de Postgrado de la UPV/EHU en el curso 2005/2006.
- Concesión como investigador principal de infraestructuras de investigación en las convocatorias 1995, 1996, 1997, 2006, 2007, 2008 y 2011 de la UPV/EHU y en la de 1998 del Gobierno Vasco.
- Evaluador de los premios COIT/AEIT 1999 y 2000 al mejor Proyecto Fin de Carrera en Ingeniería de Telecomunicación en la modalidad de Microelectrónica.
- Evaluador de los premios COIT/AEIT 2001, 2002, 2003, 2004, 2005 y 2006 al mejor Proyecto Fin de Carrera y a la mejor Tesis Doctoral en Ingeniería de Telecomunicación en la modalidad de Tecnologías Básicas de la Información.
- Organización y participación de numerosas actividades relacionadas con la Calidad. Miembro del Club de Evaluadores de la Fundación Vasca para la Calidad (Euskalit).
- Miembro de varios tribunales de Proyecto Fin de Carrera de la ENSAM de París.
- Participante como experto en paneles y estudios de prospectiva tecnológica relacionados con mi actividad investigadora.
- Realización de diversos trabajos de asesoramiento para diferentes organismos públicos y privados.
- Miembro electo de diversos órganos de la universidad: Consejo de Departamento, Junta de Escuela, Claustro de Universidad, Comisión de Biblioteca Universitaria.
- Participación en diferentes comisiones de la Escuela Técnica Superior de Ingeniería de Bilbao: ponencias de planes de estudio, grupos de calidad, foro universidad-empresa, etc.
- Representante de la Universidad del País Vasco ante Europractice desde 1998 hasta 2013.
- Coordinador del Proyecto de Innovación Educativa "Nueva metodología de enseñanza-aprendizaje de sistemas electrónicos digitales basada en proyectos" realizado entre Octubre de 2008 y Septiembre de 2010.
- Docencia desde el curso 1994/1995 en diversos programas de doctorado y Máster.
- Docencia de varias asignaturas de Electrónica en las titulaciones de Ingeniería de Telecomunicación e Ingeniería Industrial: Electrónica Básica, Electrónica de Potencia, Electrónica Digital, Electrónica General, Microprocesadores.
- Docencia de varias materias en cursos de enseñanza no reglada.
- Realización del III Curso de especialización en Ingeniería de Sistemas y Control de Procesos: Electrónica, Automática e Informática Industrial durante el año 1988.
- Dirección de 17 trabajos de investigación a alumnos de doctorado y 43 Proyectos Fin de Carrera.
- Senior Member de IEEE y miembro de la Asociación "Capítulo Español de Electrónica de Potencia y Electrónica Industrial" desde su fundación en 2009.
- Asistencia a numerosos cursos y seminarios relacionados con la electrónica.
- Asistencia a numerosas jornadas y congresos nacionales e internacionales.