

**PROPONENTES:**

Dpto. de Ingeniería Electrónica

**NOMBRE DE LA ACTIVIDAD PROPUESTA PARA SU RECONOCIMIENTO:**

Seminarios de Sistemas Electrónicos Digitales

**ÁMBITOS A LOS QUE SE VINCULA LA ACTIVIDAD:**

Cultural

**RESPONSABLES DE LA ACTIVIDAD:**

Pérez Pascual, M<sup>a</sup> Asunción

**SISTEMA DE SEGUIMIENTO DE LA PARTICIPACIÓN:**

Asistencia y participación de forma presencial

Observaciones:  
Formulario

**FORMA DE ACREDITACIÓN DE LA REALIZACIÓN DE LA ACTIVIDAD:**

Certificado de asistencia/aprovechamiento de cada una de las actividades que conforman esta actividad marco llevadas a cabo por el estudiante, expedido por el órgano responsable de la actividad

**RECONOCIMIENTO DE CRÉDITOS:**

Estándar. 1 ECTS por cada 30,00 horas.

**DURACIÓN DE LA ACTIVIDAD:**

30,00

**NÚMERO DE CRÉDITOS PROPUESTOS PARA SU RECONOCIMIENTO:**

1,00

Esta actividad está englobada dentro de la actividad marco *Conferencias, cursos y actividades sobre nuevas tecnologías e ingeniería*. organizada en *Dpto. de Ingeniería Electrónica*

## DESCRIPCIÓN DE LA ACTIVIDAD (CONTENIDOS, PROGRAMACIÓN, EVALUACIÓN):

Los seminarios de Sistemas Electrónicos Digitales están diseñados para ofrecer a los estudiantes del Grado en Telecomunicación una visión práctica y actualizada del diseño, desarrollo y validación de sistemas digitales, un ámbito clave tanto en la industria electrónica como en sectores como las telecomunicaciones, la automoción, la defensa, el aeroespacio y los sistemas embebidos. A través de sesiones impartidas por profesionales de empresas líderes como Analog Devices, Bosch, MaxLinear e Indra, los estudiantes tendrán la oportunidad de conocer de primera mano cómo se diseñan y verifican los circuitos y sistemas digitales que forman la base de la tecnología moderna. Los seminarios abordan contenidos que van desde los fundamentos del diseño digital, arquitecturas hardware, dominios de reloj y sincronización, hasta técnicas avanzadas de verificación digital (UVM, FPGA, SystemC) y codiseño hardware/software en sistemas complejos (SoC). Asimismo, se presentan metodologías y herramientas profesionales empleadas en entornos industriales reales, incluyendo procesos de validación, automatización del diseño y flujos de desarrollo utilizados en grandes compañías tecnológicas. Estas actividades permiten a los estudiantes conectar los conceptos teóricos vistos en asignaturas del grado con aplicaciones reales, entender mejor los retos del diseño digital a escala industrial y descubrir posibles itinerarios profesionales en áreas de alta demanda tecnológica. En conjunto, estos seminarios representan una excelente oportunidad para reforzar la formación en electrónica digital, adquirir una visión aplicada del sector y acercarse al entorno profesional de la ingeniería electrónica y de telecomunicación. Los estudiantes deberán asistir a 30 horas de seminarios para obtener el certificado. Se publicará la oferta incluyendo día, hora y aula en la web del Máster Universitario de Ingeniería Electrónica ( <https://www.upv.es/estudios/master/muise/seminarios-profesionales/> ).