Seminarios Profesionales MÁSTER UNIVERSITARIO DE INGENIERIA DE SISTEMAS ELECTRÓNICOS (MUISE) 2022

MARTES 24 MAYO

4 P M – 7:30 P M

TÍTULO: SEMINARIO SERVICIO INTEGRADO DE EMPLEO (SIE-UPV). HABILIDADES PARA LA EMPLEABILIDAD.

0,5 ECTS

LUGAR: Aula sótano del edificio 7F

Créditos: 0,5 ECTS

Conferenciante: Nuria García Serra (SIE de la UPV). Licenciada en psicología y Máster en RRHH. Técnico de empleo en SIE - UPV desde 2001, realizando entre otras, las siguientes funciones: desarrollo de actividades de formación para la empleabilidad del alumnado de la UPV y puesta en marcha de acciones de captación de talento con empresas.

Breve descripción del curso:

Facilitar la integración en el mercado laboral del alumnado a través de la adquisición de habilidades que le permitan enfrentarse y superar con éxito un proceso de selección cualificado.

Objetivos:

- Conocerá las fases de un proceso de selección y que se valora en cada una de ellas.
- Conocerá los contenidos de CV
- Conocerá cómo preparar una entrevista de selección.

Temas a desarrollar:

- Introducción. Fases de un proceso de selección de personal que se evalúa.
- Contenidos del CV
- Preparación Entrevista de selección.

Metodología didáctica:

La metodología será presencial, con métodos didácticos tanto expositivos como activos, que permitan el aprendizaje a través de las explicaciones del docente y de la participación del alumnado.

Actividades de evaluación: Los asistentes al seminario tendrán que realizar un CV.

Inscripción y otros:

La inscripción se realizará en el siguiente enlace:
https://forms.office.com/r/iTWieVdmZc

Esta actividad **no tiene coste** para el alumno.

Número mínimo: 10 personas.

VIERNES 27 DE MAYO DE 2022

LUNES 30 DE MAYO DE 2022

3 P M - 8 P M

SISTEMAS DE POTENCIA ESPACIALES. SISTEMAS ELECTRÓNICOS DE POTENCIA EN UN ENTORNO HOSTIL.

1 ECTS

LUGAR: Aula sótano del edificio 7F

Créditos: 1 ECTS en total (2 partes)

Conferenciante: Esteban Sanchis Kilders. Es Catedrático de Universidad del Depto. de Ingeniería Electrónica de la Universidad de Valencia.

Su línea de investigación es la electrónica de potencia y tienen una amplia experiencia en sistemas de potencia aeroespaciales, siendo responsable de la fuente de alimentación del experimento PHI que va a volar a bordo del satélite Solar Orbiter. Además, realizó una estancia de dos años en el centro tecnológico de la Agencia Espacial Europea (ESA). En la actualidad aún mantiene una estrecha relación profesional con la ESA.

El seminario pretende introducir al alumno en el mundo de la electrónica de potencia espacial, que se caracteriza por estar diseñada para enfrentarse a un medio muy hostil y tener una fiabilidad extrema. Se describirán a su vez las diferentes arquitecturas de buses utilizados en la actualidad con sus bloques más importantes. Finalmente se realizará un ejercicio práctico simulado de un bus regulado Los temas a tratar son:

1. Introducción

2. Sistemas de potencia espaciales

3. Subsistemas generadores de energía

4. Sistemas de potencia no regulados

5. Sistemas de potencia regulados

6. Fiabilidad de los sistemas de potencia

MIERCOLES 1 DE JUNIO DE 2022

3 PM – 8 PM

STADLER RAIL VALENCIA. SECTOR FERROVIARIO.

0,5 ECTS

LUGAR: Aula sótano del edificio 7F

Créditos: 0,5 ECTS

Conferenciantes:

- Berta Costa Savall. Responsable Grupo Tracción y Equipos de Seguridad

Estudios: Ingeniería Industrial Especialidad Electricidad

- Luis Mesa Argüello. Experto Sistemas de Señalización ETCS, ATP, Radios

Estudios: Ingeniería Industrial Especialidad Electrónica

-Jose Alhambra. Responsable área ofertas y desarrollo de producto

Estudios: Ingeniería Industrial Especialidad Mecánica

Breve índice:

1. Presentación de la empresa
2. Oportunidades del sector ferroviario
3. Integración sistemas de Tracción en vehículos ferroviarios
4. Integración sistemas de Señalización en vehículos ferroviarios

JUEVES 2 DE JUNIO 2022

3 PM – 8 PM

VIERNES 3 DE JUNIO 2022

3 PM – 8 PM

PROF. EMILIO BUENO. "CONVERTIDORES DE POTENCIA MULTINIVEL PARA APLICACIONES DE MEDIA TENSIÓN (FACTs, tracción y energías renovables)"

1 ECTS

LUGAR: Aula sótano del edificio 7F

Créditos: 1 ECTS (dos partes)

Conferenciante: Emilio J. Bueno nació en Madrid en 1972. Recibió los grados de Master y Doctor en Ingeniería Electrónica por la Universidad de Alcalá, en 1999 y 2005. Desde 2019 es Catedrático de Universidad en el Departamento de Electrónica de la Universidad de Alcalá, y miembro del grupo de investigación "Ingeniería Electrónica aplicada a los Sistemas de Energías Renovables (GEISER)". Desde 2010 a 2013 fue Subdirector de la Escuela Politécnica de la Universidad de Alcalá, responsable de los estudios de Ingeniería Industrial. Sus temas de interés son el control lineal de convertidores conectados a la red eléctrica y 'electrical-drives', 'power quality', sistemas de generación distribuida y topologías de convertidores de media tensión.

Temario del seminario:

- Introducción
- Estado de la técnica de los dispositivos electrónicos de alta potencia.
- Estado de la técnica de Inversores fuente de tensión de 2 niveles.
- Cascaded H-Bridge Multilevel Inverters.
- Neutral-Point Multilevel Inverters.

o DNPC

o ANPC

o TNPC

- Modular Multilevel Converters.

- Aplicaciones de los convertidores multinivel en FACTs, sistemas de tracción y energías renovables. Comparación de las topologías.

Bibliografía fundamental

Bin Wu, Mehdi Narimani, "High-Power Converters and AC Drives" IEEE Press Wiley. 2017

JUEVES 2 DE JUNIO DE 2022

3 PM – 8 PM

SEMICONDUCTORS INDUSTRY

AUSTRIA MICROSYSTEMS (AMS) + ANALOG DEVICES (ADI)

AULA MICROELECTRÓNICA. Aula 2.8 del edificio 4D (ETSIT)

0,5 ETCS

Créditos (0,5 ECTS)

Descripción:

Diseño de circuitos integrados: Experiencia en una empresa internacional de la industria microelectrónica

DURACIÓN 2 horas

Conferenciante 1: Rafael Serrano-Gotarredona (AMS). Engineering Manager.

A brief history of the semiconductor industry

DURACIÓN 1 hora

Conferenciante 2: Santiago Iriarte (ADI)

Steps to make a successful chip

DURACIÓN 2 horas

Conferenciante 3: Miguel Usach (ADI). Miguel Usach Merino is a staff applications engineer in the Linear and Precision Technology Group in Valencia, Spain. He received his degree in electronic engineering from the Universitat de Valencia back in 2008. He currently holds a postgrad in Programa Superior de Marketing, and a master degree in DataScience

About ams

ams is a global leader in the design and manufacture of advanced sensor solutions. Our mission is to shape the world with sensor solutions by providing a seamless interface between humans and technology. ams' high-performance sensor solutions drive applications requiring small form factor, low power, highest sensitivity and multi-sensor integration. Products include sensor solutions, sensor ICs, interfaces and related software for consumer, communications, industrial, medical, and automotive markets.

With headquarters in Austria, ams employs about 9,000 people globally and serves more than 8,000 customers worldwide. ams is listed on the SIX Swiss Exchange (ticker symbol: AMS). More information about ams can be found at **https://ams.com**

DIGITAL DESIGN & VERIFICATION (PARTES I, II, III, IV y V)

AUSTRIA MICROSYSTEMS (AMS) + ANALOG DEVICES (ADI) + MAX LINEAR + UPV

AULA MICROELECTRÓNICA. Aula 2.8 del edificio 4D (ETSIT)

2,5 ECTS

Créditos (2,5 ECTS)

1) DIGITAL DESIGN & VERIFICATION (I)

VIERNES 3 DE JUNIO 2022. 3 PM – 8 PM

Descripción:

Diseño digital de circuitos para ASIC´s con aplicaciones médicas e industriales "From RTL to Si"

DURACIÓN 2 horas

Conferenciante: Luis Pérez Lafuente (AMS)

Digital Design

DURACIÓN 2,5 horas

Conferenciante: Lucas Valentín (ADI)

2) DIGITAL DESIGN & VERIFICATION (II)

JUEVES 3 DE JUNIO 2022. 3 PM – 8 PM

Descripción:

Digital Verification I. Basic concepts

DURACIÓN 2 horas

Conferenciante: Rubén Sánchez (ADI)

Digital Verification II. UVM

DURACIÓN 2 horas

Conferenciante: Claudio Barriuso

Digital Verification III. Verification in FPGA and SystemC

DURACIÓN 1 hora

Conferenciante: Antonio Rubio Salcedo

Biography: Rubén Sánchez graduated in Electronic Systems Engineering at Universitat Politècnica de Catalunya (UPC) in 2015 and studied Telecommunication engineering master's degree and electronic systems master's degree at Universitat Politècnica de València (UPV). After an internship in the Institut d'Estudis Espacials de Catalunya (IEEC) and working as a researcher in the Wave Phenomena Group at UPV, he joined ADI in July 2017 in the CSPT group as Digital Verification engineer.

Biography: Antonio Rubio Salcedo received a BE in Telecommunications Engineering from UPV, Spain, in 2015. He joined Analog Devices in October 2012 as a design evaluation engineer in the RF team, where he worked in the evaluation of PLLs, VCO and mixers. At present, he works in the AIS team as a product application engineer in ToF applications.

Biography: Claudio Barriuso graduated in Telecommunications Engineering at UPV in 2016 and took the master's degree in Electronic Systems Engineering at UPV in 2019. Claudio has worked as an Applications Engineering for the healthcare team for 4 years and is currently working as a Design Verification Engineer

3) DIGITAL DESIGN & VERIFICATION (III)
VIERNES 10 DE JUNIO 2022. 3 PM – 8 PM

Descripción:

DIGITAL VERIFICATION: PRACTICAL USE CASE

DURACIÓN 3 horas

Conferenciante: Judit Carreras (MAX LINEAR)

VERIFICACIÓN CON UVM NIVEL BÁSICO 1 (2 HORAS)

DURACIÓN 2 horas (ESTA TARDE ES LA PRIMERA PARTE DE TRES)

Conferenciante: Rafael Gadea Gironés (UPV)

Maxlinear ha adquirido en 2020 la división de Home Gateways de Intel, y los últimos años MicroSemi, Marvell, Broadcom, Exar, ampliando sus capacidades en el sector de semiconductores para comunicaciones 5G. MaxLinear está representada en el MUISE por su sede en Paterna.

MaxLinear is headquartered in Carlsbad California and employs approximately 1,400 smart, driven, and motivated people around the world.

MaxLinear designs, markets and sells semiconductor products that utilize standard CMOS processes and combine innovative high-performance RF and mixed-signal design with expertise in digital communications systems, software, high-performance analog and embedded systems to provide highly integrated semiconductor devices and platform-level solutions. MaxLinear's ability to design analog and mixed-signal circuits in CMOS allows the efficient combination of analog and digital signal processing functionality in the same integrated circuit. As a result, MaxLinear solutions have high levels of functional integration and performance, small silicon die size, and low power consumption.

Since the company was founded in 2003, customers have relied on MaxLinear technology to build a broad range of equipment including: wireless carrier access for macro base stations and active antenna systems; microwave & mm-Wave backhaul/fronthaul infrastructure; fiber-optic modules for data center, metro, and long-haul transport networks; all-flash storage array systems; electronic point-of-sale equipment; IoT gateways; ethernet switches; …The company's innovative solutions help shape the future of networking and communications technology. They drive 4G and 5G infrastructure; enable data center, metro and long-haul optical interconnects; bring 10Gbit to the home; power the IoT revolution; and enable robust and reliable communication for industrial and enterprise applications.

4) DIGITAL DESIGN & VERIFICATION (IV) JUEVES 16 DE JUNIO 2022. 3 PM – 8 PM

Descripción: SEGUNDA PARTE DEL SEMINARIO DEL DIA 10 DE JUNIO

Verificación con UVM nivel básico 2 (5 HORAS)

DURACIÓN 5 horas (segunda parte)

Conferenciante: Rafael Gadea Gironés (UPV)

5) DIGITAL DESIGN & VERIFICATION (V) VIERNES 17 DE JUNIO 2022. 3 PM – 8 PM

Descripción: TERCERA PARTE DEL SEMINARIO DEL 10 Y 16 DE JUNIO

Verificación con UVM nivel básico 3

DURACIÓN 3 horas (tercera parte)

Conferenciante: Rafael Gadea Gironés (UPV)

Diseño de circuitos analógicos para ASICs médicas e industriales

DURACIÓN 2 horas

Conferenciante: José Manuel García González (AMS)

LUNES 6 DE JUNIO 2022

POWER ELECTRONICS: ELECTRÓNICA DE POTENCIA Y TRANSFORMACIÓN DE ENERGÍA

0,5 ECTS

LUGAR: Aula sótano del edificio 7F

Créditos (0,5 ECTS)

Conferenciante: Consuelo Gómez-Zarzuela Quel

Ingeniera Industrial (2013) especialidad energía y máster en seguridad industrial y medioambiente (UPV) en 2014. Obtuvo su doctorado en 2020 por la UPV en el área de Producción Industrial. Se unió a Power Electronics en 2018, desde entonces forma parte de la Universidad Corporativa, realizando distintas tareas de transferencia de conocimiento: Desarrollo de manuales de producto, formación técnica al SAT (Servicio de Atención Técnica) de Power Electronics, coordinación del máster MPOWER. También participa en labores de acercamiento de la empresa a la Universidad: seminarios, visitas al campus PE…

Contenidos:

- Introducción Power Electronics
- Fundamentos electrónicos aplicados a los productos de Power Electronics
- Inversores solares
- Inversores de baterías
- Cargadores para vehículos eléctricos

Martes, 7 de junio·15:00 – 20:00

Miércoles, 8 de junio 15:00 – 20:00

Diseño Avanzado Práctico con FPGAs

1 ECTS

LUGAR: Por concretar

Créditos: 1 ECTS

Descripción:

Parte I: "Metodologías de diseño en FPGA"

CONFERENCIANTES
Ismael Pérez y Sergio Alonso

PARTE I: METODOLOGÍAS, HERRAMIENTAS Y VERIFICACIÓN EN FPGA EN LA EMPRESA (5 horas).

Ismael Pérez es titulado del Máster MUISE y ha desarrollado su carrera profesional en empresas dedicadas al diseño de Sistemas Digitales en el entorno de la Comunidad Valenciana, siendo un referente para los futuros egresados que deseen iniciar su carrera profesional en nuestro entorno geográfico. Ismael ha sido Ingeniero de FPGA en DAS Photonics desarrollando proyectos de guerra electrónica y participando en el desarrollo de sistemas de integración continua para FPGA. Es desarrollador del IDE open source TerosHDL https://www.terostech.com/.

TEMARIO:

- Presentación de herramientas open source para FPGA.
- Herramientas de verificación y entornos de desarrollo.
- Analizadores lógicos (ILA, SignalTap)- Arquitecturas de diseños modulares y reutilizables. Buses de comunicaciones e IP cores.
- Control de versiones con GIT.
- Ejercicios prácticos de los temas anteriores.

PARTE II: METODOLOGÍA DE DISEÑOS DE ALTA VELOCIDAD EN FPGA (5 horas)

Sergio Alonso es un profesional egresado del Master MUISE que cuenta con amplia experiencia en empresas internacionales de diseño digital con sede en España, su punto de vista técnico y personal del sector es de sumo interés para los alumnos que deseen focalizar su futuro empleo en el área de sistemas digitales.

En concreto Sergio Alonso ha trabajado en la empresa estadounidense Marvell Semiconductores (actual MaxLinear), en el diseño de modelos de distorsión del ASIC para Power Line Communications; ha sido Ingeniero de FPGAs en Indra, participando en el desarrollo de los sistemas de radar en la fragata F-110.; asimismo ha sido Ingeniero de FPGAs en Das Photonics, trabajando en el equipo de diseño e implementación de diferentes productos de guerra electrónica como el C-ESM y R-ESM.

RESUMEN: Se mostrarán diferentes técnicas para abordar diseños de alta velocidad en FPGA.

- Static Timing Analysis (STA). Qué es y cómo tenerlo en cuenta desde el inicio del diseño.
- Clock Domain Crossing (CDC). Dónde aparecen y que tipos de CDC nos podemos encontrar.
- Circuitos de Sincronización y metaestabilidad. Qué problemas acarrea y cómo solucionarlo.
- Ejemplo de uso de la herramienta de Vivado para Timing constraints, visualización y corrección de errores.
- Caso práctico sobre la teoría desarrollada

Jueves, 9 de junio, 15:00 – 20:00

Viernes, 10 de junio, 15:00 – 20:00

Prof. LUIS GARCÍA DE VICUÑA. "Sistemas de Alimentación Ininterrumpida”

1 ECTS

LUGAR: Aula sótano del edificio 7F

Créditos (1 ECTS)

Conferenciante: Prof. José Luis García de Vicuña.

El profesor José Luis García de Vicuña es Catedrático de Universidad y responsable del grupo de investigación de Sistemas Electrónicos de Potencia y Control de la Universidad Politécnica de Cataluña. Sus trabajos de investigación están orientados hacia el control no lineal de convertidores de potencia y en el modelado y control de microrredes eléctricas. Imparte materias relacionadas con el modelado y control de convertidores y sistemas de la Electrónica de Potencia.

En el seminario revisará las topologías de potencia más utilizadas en sistemas de alimentación ininterrumpida, sus características principales y los fundamentos de control, incluyendo una aproximación al control de este tipo de sistemas desde la perspectiva del control no lineal.

1.- Topologías de potencia en sistemas de alimentación ininterrumpida
2.- Control convencional de sistemas de alimentación ininterrumpida
3.- Control no lineal de sistemas de alimentación ininterrumpida
4.- Estudio comparativo de sistemas de alimentación ininterrumpida entre técnicas convencionales y no lineales

Lunes, 13 de junio·15:00 – 20:00

Miércoles, 15 de junio 15:00 – 20:00

Versa Design: Buenas prácticas y métodos de programación en C de firmware en sistemas embebidos

1 ECTS

LUGAR: Aula sótano del edificio 7F

Créditos: 1 ECTS (dos partes)

Conferenciante: Juan Ramón Vadillo. Director de I+D

Empresa: VERSA Design

Resumen de contenidos:

- Uso en el día a día de sistemas operativos en tiempo real, particularmente en lo referente a interacción con el hardware (semáforos, áreas de memoria compartida) y el uso de la memoria dinámica. Porqué el malloc debe ser desterrado en los sistemas RTOS.
- Actualización de firmware: como se implementa un bootloader y porqué es tan importante.
- El uso del watchdog en sistemas que deben funcionar de forma segura en condiciones desfavorables de trabajo.
- Técnicas de optimización del código para mejorar su eficiencia y su tamaño, especialmente teniendo en cuenta el funcionamiento del compilador.
- Las 20 reglas del buen programador: como se debe escribir el código para que otros lo entiendan. Como hacer un código robusto. El tratamiento de errores. Qué es una prueba unitaria.

Martes, 21 de junio de 2022

Jueves, 23 de junio de 2022

Lunes, 27 de junio de 2022

15:00 – 20:00

“ANALOG DESIGN”

ANALOG DEVICES + MAX LINEAR + UPV

AULA MICROELECTRÓNICA. Aula 2.8 del edificio 4D (ETSIT)

1,5 ECTS

Créditos: 1,5 ECTS

Descripción:

- **INTRODUCTION TO ANALOG DESIGN**
- DURACIÓN 2,5 horas
- CONFERENCIANTE: Jesús Bonache (ADI)

- **NON-LINEAR CIRCUITS (SWITCHES, COMPARATORS, ANALOG MEMORIES ETC.)**
- DURACIÓN 2 horas
- CONFERENCIANTE: Vicente Herrero Bosch (UPV)

- **CONVERTERS (DACS AND ADCS)**
- DURACIÓN 2h
- CONFERENCIANTE: Ramón Tortosa (ADI)

- **POWER MANAGEMENT FOR INTEGRATED CIRCUITS**
- DURACIÓN 2 horas
- CONFERENCIANTE: Ricardo Coimbra (ADI)

- **IC ANALOG LAYOUT**
- DURACIÓN 1 hora
- CONFERENCIANTE: Juan Carlos Pérez (ADI)

- **CLOCK DISTRIBUTION FOR MODERN RF ICS: AN OVERVIEW**
- DURACIÓN 3 horas
- CONFERENCIANTE: Alejandro Acuña Muñoz (MAX LINEAR)

Martes, 28 de junio de 2022

15:00 – 20:00

“HW/SW CoDesign”

MAX LINEAR + UPV

AULA MICROELECTRÓNICA. Aula 2.8 del edificio 4D (ETSIT)

0,5 ECTS

Créditos: 0,5 ECTS

Descripción:

SW/HW CODESIGN: FW ARCHITECTURES AND DEVELOPMENT PROCESS DURING SYSTEM ON CHIP DESIGN

DURACIÓN 3 horas

Conferenciante: Paco Escuder Roberto (MAX LINEAR)

CODISEÑO EN FPGA

DURACIÓN 2 horas

Conferenciante: Ricardo Colom Palero (UPV)

Miércoles, 29 de junio de 2022

Lunes, 4 de julio de 2022

15:00 – 20:00

“MEASUREMENTS”

AMS + ADI

AULA MICROELECTRÓNICA. Aula 2.8 del edificio 4D (ETSIT)

0,5 ECTS

Créditos (0,5 ECTS)

Descripción:

VALIDACIÓN Y CARACTERIZACIÓN DE ASIC´S
DURACIÓN 2 horas
PERSONAL David Cano Alfaro (AMS)

INTRODUCTION TO THE MEASUREMENT TEAMS IN ADI
DURACIÓN 1 hora
PERSONAL Pedro Tomas, Francisco Sevilla, David Martinez and Juan Francisco Valero (ADI)

MEASUREMENT TECHNIQUES FOR DACS AND ADCS
DURACIÓN 1 hora
PERSONAL Pedro Tomas, Francisco Sevilla, David Martinez and Juan Francisco Valero (ADI)

SYSTEM LEVEL TESTING: EMC AND ROBUSTNESS MEASUREMENTS (4 de julio)
DURACIÓN 1 hora
PERSONAL Pedro Tomas, Francisco Sevilla, David Martinez and Juan Francisco Valero (ADI)

Lunes, 4 de julio de 2022

Miércoles, 6 de julio de 2022

Jueves, 7 de julio de 2022

Viernes, 8 de julio de 2022

15:00 – 20:00

“Applications I-II-III”

ADI + MAX LINEAR + AMS

AULA MICROELECTRÓNICA. Aula 2.8 del edificio 4D (ETSIT)

2 ECTS

Créditos: 2 ECTS

LUNES 4 DE JULIO

TESTING REAL-LIFE SYSTEMS

DURACIÓN 1 hora

PERSONAL Pedro Tomas, Francisco Sevilla, David Martinez and Juan Francisco Valero (ADI)

FULLY INTEGRATED FREQUENCY SYNTHESIZERS: PLLS FOR MODERN WIRELESS COMMUNICATIONS SYSTEMS

DURACIÓN 3 horas

PERSONAL Juan Pablo Alegre Pérez (MAXLINEAR)

MIERCOLES 6 DE JULIO

VITAL SIGN MONITORING APPLICATIONS

DURACIÓN 2 horas

PERSONAL Jose Carlos Conchell (ADI)

ECG, SPO2

DURACIÓN 1,5 horas

PERSONAL Roberto Muñoz (ADI)

CAP TOUCH

DURACIÓN 1,5 horas

PERSONAL Enrique Company Bosch (ADI)

JUEVES 7 DE JULIO

WIFI7 PHYSICAL LAYER TRANSCEIVER DESIGN. AN OVERVIEW

DURACIÓN 3 horas

PERSONAL Antonio Arregui De la Cruz (MAXLINEAR)

FROM SILICON TO CLOUD

DURACIÓN 1 hora

PERSONAL Alvaro Yebenes (ADI)

VIERNES 8 DE JULIO

Time of Flight

DURACIÓN 1 hora

PERSONAL José Díaz (ADI)

Optical Image Stabilization

DURACIÓN 1 hora

PERSONAL María José Martínez (ADI)

Pressure sensors

DURACIÓN 2 horas

PERSONAL Joel Bertomeu (AMS)

MARTES 5 DE JULIO DE 2022

15:00- 20:00

TYRIS AI

“Inteligencia Artificial aplicada en procesos industriales”

0,5 ECTS

LUGAR: Por concretar

Créditos: 0,5 ECTS

Descripción:

Se realizará una revisión de las técnicas más innovadoras de Machine Learning aplicadas a la optimización de procesos industriales y se detallará el proceso de implantación de los sistemas de Inteligencia Artificial y las barreras a superar.

Empresa:

Tyris AI - Inteligencia Artificial para la Industria

www.tyris.ai

Ponentes

David Monzó - CTO Tyris AI.

Ingeniero en Telecomunicaciones y Doctor en Machine Learning. Es especialista en desarrollos de analítica avanzada de datos y Visión por Computador con redes neuronales. Ha trabajado en el CMU, iTeam, Visual Tools. Desde 2012, David ha fundado varias empresas tecnológicas.

Manuel Suárez - CEO Tyris AI

Ingeniero en Informática y Máster en Ingeniería de los computadores. Manuel es especialista en tecnologías de transformación digital en industria, con 10 años de experiencia en sectores como automoción, metal, agua o reciclado. Es profesor de Másteres de Transformación Digital e Industria 4.0 y ha trabajado para empresas como Ford, Mercedes, Seat, o Mercadona.

Viernes, 8 de julio de 2022

15:00 – 20:00

"MAHLE ELECTRONICS: Electrónica en el Vehículo Eléctrico"

0,5 ECTS

LUGAR: Aula sótano del edificio 7F

Créditos: 0,5 ECTS

Conferenciante: Antón Esmoris. Head of Power Electronics in Mahle Electronics

Ingeniero Electrónico por la Universitat de Valencia. Diseñador de HW para aplicaciones de automóvil en la empresa NAGARES SA durante 15 años y en la actualidad ocupa el cargo de jefe de Electrónica de Potencia en MAHLE Electronics. Como diseñador ha trabajado durante años en el desarrollo de módulos de control para ayuda al arranque en frío de motores Diesel, en filtros de potencia y sensores para cargadores en BEV. Como jefe del grupo de Electrónica de Potencia es responsable del desarrollo de cargadores (OBC), convertidores DCDC e inversores de tracción (TI).

Breve índice del seminario:

- Electrónica de potencia presente en BEV (battery electric vehicle). Componentes principales.
- Componentes de MAHLE presentes en BEV.
- Características principales MAHLE OBC (on-board charger).
- Características principales MAHLE TI (traction Inverter).