



## **PROGRAMA DE PRÁCTICAS/BECAS MAXLINEAR HISPANIA**

MaxLinear es una empresa líder mundial en el diseño y fabricación de circuitos integrados de señales mixtas, analógicas y de radiofrecuencia para comunicaciones en el hogar, infraestructura tanto por cable como Wireless, aplicaciones industriales y para múltiples mercados.

Los productos de MaxLinear son utilizados por fabricantes de equipos de comunicación de primer nivel a nivel mundial. Desde que se fundó la compañía en 2003, los clientes han confiado en la tecnología de MaxLinear para impulsar la infraestructura 4G y 5G, habilitar interconexiones ópticas de 400Gbps, llevar 10Gbit al hogar, impulsar la revolución de IoT y permitir una comunicación sólida y fiable.

MaxLinear tiene centros de diseño por todo el mundo: Canadá, EEUU, Israel, Alemania, Austria, España, India, China, Taiwan y Singapur. El centro de diseño en España está en Paterna (Valencia) y está formado por un equipo de 80 ingenieros altamente cualificados, cubriendo todas las disciplinas necesarias para diseñar los sistemas de comunicación.

El programa de becas de MaxLinear incluye 10 becas con diferentes funciones según se detallan en la tabla de abajo. Las condiciones de estas son:

- Duración entre 6 y 9 meses
- Dedicación: 5-8 horas (flexible)
- Retribución: 1200 eur/mes (para 8hrs/día, si son menos horas, será proporcional)
- Posibilidad de realizar el trabajo fin de master o de grado

Los candidatos serán estudiantes de Master o Grado en los últimos cursos de titulaciones relacionadas como telecomunicaciones, electrónica e informática, así como físicas o matemáticas. (p.ej: G. Ing. Tecnologías y Servicios de Telecomunicación// M. Ing. Sistemas Electrónicos//M. Ing. Telecomunicación//M. Tecnologías, Sistemas y Redes de Comunicación, G. Ing. Informática//M. Ing. Informática//M. Ing. y Tecnología de Sistemas Software, M. Ing. Industrial esp. Electrónica).

Las becas ofertadas cubren distintas disciplinas:

Disciplina	Descripción
Diseño y Verificación Digital	Diseña y verificar un chip digital. Cómo se realiza la verificación de la calidad del diseño, aprendiendo técnicas para encontrar la causa raíz de los fallos. Requiere Verilog, UVM, Linux, Shell scripting
Sistemas HW/validación	Diseñar Hw de comunicaciones y su test de validación para proyectos de RF. Requiere herramientas PCB CAD, PSpice Simulations, Phytion y Perl.
Desarrollo Sw	Desarrollar firmware de sistemas en tiempo real para equipos de comunicación. Requiere C/C++ para sistemas embebidos, Linux, Phytion/Perl
SwQA	Implementar bancos de validación de sistemas de comunicación, participar en la automatización de sus tests y aprender a interpretar los resultados. Requiere Linux, Python, Perl.
Diseño RF/Analog	Diseñar chips analógicos, RF y señal mixta. Requiere Cadence Virtuoso y Matlab y fundamentos del diseño de circ. Analógicos.
ComSys	Desarrollar algoritmos y bloques DSP para las capas PHY y MAC de sistemas de comunicación. Requiere C/C++ y Matlab y algoritmos de procesamiento de señal.
Apps	Desarrollar un sistema para testear los equipos de comunicación de radio microondas. Requiere herramientas PCB CAD, PSpice Simulations, Phytion y Perl

Los interesados deberán enviar por mail su CV y sus notas en inglés así como indicar en el mail si existe un interés específico por alguna de las disciplinas. El mail de contacto es [HRHispania@maxlinear.com](mailto:HRHispania@maxlinear.com).



### INTERNSHIP PROGRAM MAXLINEAR HISPANIA

MaxLinear is a leading provider of highly integrated radio-frequency (RF), analog and mixed-signal semiconductor solutions for connected home, wired and wireless infrastructure, industrial, and multi-market applications.

MaxLinear's products serve global OEMs and their operator partners. Since the company was founded in 2003, customers have relied on MaxLinear Technology to drive 4G and 5G infrastructure, enable 400Gbps optical interconnects, bring 10Gbit to the home, power the IoT revolution, and enable robust and reliable communication for industrial control, networking, and multi-market applications.

MaxLinear has R&D centers all over the world: Canada, USA, Israel, Germany, Austria, Spain, India, China, Taiwan and Singapore.

MaxLinear Spanish R&D center is based in Paterna (Valencia): highly qualified engineers, a team of around 80 people, with all disciplines required to design a communications system.

The internship program in MaxLinear opens 10 positions for the disciplines detailed below. The conditions for the program are:

- Duration: 6- 9 months
- Working hours: 5-8 hrs (flexible)
- Compensation: 1200 eur/month (8hrs/day, prorated if less working hours)
- End of master/grade thesis could be done

Candidates will be students of last years of Masters and Grades related to communications, electronic and information systems disciplines, as well as physics and maths.

Discipline	Description
Digital Design and Verification	Design and/or verify a block or assigned to a research task. How to perform quality checks of the design, learn about debugging techniques to search for failures root cause. Requires Verilog, UVM, Linux, Shell scripting
Systems HW/validation	Design HW for RF communications and the validation tests (DVT). Requires PCB CAD tools, PSpice Simulations, Python and Perl.
Sw Development	Design and implement real-time firmware for our SoC devices for coms systems. Requires C/C++ for embedded systems, Linux, Python, Perl
SwQA	Set up and configure testbenches, contributing to test plans automation, executing tests cases, and learning to interpret results. Requires Linux, Python and Perl
RF/Analog IC Design	Design of analog/RF/Mixed signal ICs for comms. Requires strong analog circuit design fundamentals, Cadence Virtuoso, Matlab
ComSys	Optimize and develop algorithms and DSP blocks for PHY and MAC layers of wired and wireless communication systems. Requires C/C++, Matlab and knowledge about Signal Processing algorithms and/or Communication Systems
Apps	Develop a system level test for microwave radio link products. Requires PCB CAD tools, PSpice Simulations, Python and Perl.

Candidates will send by email their CV and qualifications in english, as well as indicate if they have any preference for the different disciplines offered. Contact email [HRHispania@maxlinear.com](mailto:HRHispania@maxlinear.com).