



Horarios - Curso 2015/16
Bloque 1 (del 14/09/2015 al 13/11/2015)

	lunes	martes	miércoles	jueves	viernes
10:00					RIS
10:30					
11:00					
11:30					
12:00					
12:30					
13:00					
13:30					
14:00					
14:30					
15:00	APW	SSC	RIS	ARA	RAC
15:30					
16:00					
16:30					
17:00					
17:30					
18:00	ARA	RAC	APW	SSC	
18:30					
19:00					
19:30					
20:00					
20:30					

APW ARQUITECTURA Y PRESTACIONES DE LA WEB

Ana Pont y José A. Gil

SSC SISTEMAS INFORMÁTICOS EN RED SEGUROS Y CONFIABLES

Joaquin Gracia, Pedro Gil y David de Andrés

RIS REDES INALÁMBRICAS DE sensores y ACTUADORES

Juan José Serrano

ARA ARQUITECTURA DE REDES DE ALTAS PRESTACIONES

Antonio Robles y Federico Silla

RAC REDES PARA APLICACIONES DE CONTROL

José Carlos Campelo



Horarios - Curso 2015/16
Bloque 2 (del 16/11/2015 al 29/01/2016)

	lunes	martes	miércoles	jueves	viernes
11:30					
12:00					
12:30					ATP
13:00					
13:30					
14:00					
14:30					
15:00					
15:30					
16:00	SRM	ARF	REC	MSM	REC
16:30					
17:00					
17:30					
18:00					
18:30					
19:00	MSM	ATP	SRM	ARF	
19:30					
20:00					
20:30					

SRM SISTEMAS BASADOS EN REDES MÓVILES

Pietro Manzoni, Juan Carlos Cano y Carlos Calafate

ARF ADAPTABILIDAD Y RECONFIGURACIÓN EN SOLUCIONES TOLERANTES A FALLOS

Pedro Gil, David de Andrés, Juan Carlos Ruiz, Daniel Gil

REC REDES EN CHIP

José Flich, José Duato y María Engracia Gómez

MSM MULTIMEDIA Y SEGURIDAD EN REDES MÓVILES

José Oliver y Lourdes Peñalver

ATP ARQUITECTURA Y TECNOLOGÍA DE LOS PROCESADORES MULTINUCLEO

Julio Sahuquillo, Salvador Petit y María Engracia Gómez



Horarios - Curso 2015/16
Bloque 3 (del 08/02/2016 al 18/04/2016)

	lunes	martes	miércoles	jueves	viernes
11:30					
12:00					
12:30					
13:00					
13:30					
14:00					
14:30					
15:00					
15:30					
16:00	SDE		CAC		
16:30					
17:00					
17:30					
18:00					
18:30					
19:00	CAC		SDE		
19:30					
20:00					
20:30					

SDE SISTEMAS DISTRIBUIDOS Y EMPOTRADOS

Juan Luis Posadas y José Luis Poza

CAC CONFIGURACIÓN, ADMINISTRACIÓN Y UTILIZACIÓN DE CLUSTERS DE COMPUTADORES

Pedro López y Elvira Baydal