



Tutorial: INTRODUCCIÓN A LOS PROCESADORES DIGITALES DE SEÑAL (TMS320F28xx): ARQUITECTURA Y APLICACIONES

13 Julio de 2004 Valencia

Fecha y horario

Fecha: 13 de Julio de 2004
Horario: 09:00-13:30 y de 15:30 a 18:30

Índice del curso

1. Introducción a los DSP.
2. Arquitectura del DSP TMS320F28xx.
3. Interrupciones.
4. Convertidor A/D.
5. Unidad de PWM.
6. Starter-Kit eZdsp-L2812.
7. Entorno de desarrollo Code Composer.
8. Laboratorios Básicos:
 - Interrupciones externas.
 - Lectura del conversor A/D.
 - Generación de señales PWM.

Duración: 7 horas (4 teóricas + 3 prácticas con Starter Kits del TMS320L2812.)

Profesorado

Profesores del Departamento de Ingeniería Electrónica de la Universidad Politécnica de Valencia.
Fco. José Gimeno Sales
Salvador Seguí Chilet
Salvador Orts Grau
Miguel Alcañiz Fillol
Rafael Masot Peris

Precio: 195 Euros

Incluye: libro "Procesador Digital de Señal", (ISBN: 84-9705-451-2); Transparencias y material de las clases, comida y almuerzo.

Se expedirá certificado de asistencia.

Matricula por Internet en la dirección: <http://www.cfp.upv.es/cfp/poseidon/anonimo/cursoESP.jsp?cid=9725>

Lugar de impartición

Aula Brest - 2º piso ala Sur de la Escuela Técnica de Ingeniería del Diseño (ETSID).

Plazas limitadas.

Colaboran:

Instituto de Tecnología Eléctrica (ITE)
Escuela Técnica de Ingeniería del Diseño
Departamento de Ingeniería Electrónica
Universidad Politécnica de Valencia.



UNIVERSIDAD
POLITECNICA
DE VALENCIA



Escuela Técnica Superior de Ingeniería del Diseño



DEPARTAMENTO
DE INGENIERIA
ELECTRONICA



ITE
INSTITUTO DE TECNOLOGIA
ELECTRICA

Instituto de
Tecnología Eléctrica



RED IT
RED DE INSTITUTOS
TECNOLÓGICOS
DE LA COMUNIDAD
VALENCIANA