



Manuel Eugenio Acacio Sánchez

Generado desde: Editor CVN de FECYT

Fecha del documento: 21/03/2024

v 1.4.3

1d5098d1844cb162da93434f60a0f533

Este fichero electrónico (PDF) contiene incrustada la tecnología CVN (CVN-XML). La tecnología CVN de este fichero permite exportar e importar los datos curriculares desde y hacia cualquier base de datos compatible. Listado de Bases de Datos adaptadas disponible en <http://cvn.fecyt.es/>

Indicadores generales de calidad de la producción científica

Información sobre el número de sexenios de investigación y la fecha del último concedido, número de tesis doctorales dirigidas en los últimos 10 años, citas totales, promedio de citas/año durante los últimos 5 años (sin incluir el año actual), publicaciones totales en primer cuartil (Q1), índice h. Incluye otros indicadores considerados de importancia.

I am a Full-Professor of Computer Architecture and Technology (field of specialization). To date I have been recognized 4 six-year research periods (maximum number considering my seniority): 1999-2004, 2005-2010, 2011-2016 and 2017-2022.

I have directed 7 doctoral theses, 5 with international/european mention and one of them won the extraordinary doctoral prize.

I am co-author of 45 articles in journals, of which 43 appear in JCR journals and the other 2 in journals indexed in LATINDEX. The 43 JCR articles are distributed among the quartiles as follows: 13 articles Q1, 20 articles Q2, 7 articles Q3 and 3 articles Q4. One of these articles was a cover article in the IEEE journal TPDS (Q1).

Also, I have published 3 book chapters and a book. In addition, I have participated in 76 articles in proceedings of international congresses and workshops. Specifically, of these 76 publications, 9 are in workshops, while the rest—67—are in conferences. Of these last 67, 5 have been in proceedings of Class 1 congresses, 23 in Class 2 congresses and 22 in Class 3 congresses (according to the GGS Conference Rating). One of these articles won the award for best computer architecture article at the 2011 IPDPS congress and two others (NOCS 2021 and IPDPS 2022) have been best paper award nominees.

Finally, I have also participated in 40 articles in national congress proceedings.

The following table summarizes the impact of the different research work done to date. In particular, it shows the number of citations received and the indices "h" and "i10". The data have been extracted from Google Scholar (January 2024):

Quotations	1.868
Index h	24
i10 Index	56

--



Soy Catedrático de Universidad en el área de Arquitectura y Tecnología de Computadores. Hasta la fecha tengo reconocidos 4 sexenios de investigación (número máximo de acuerdo con mi antigüedad): 1999-2004, 2005-2010, 2011-2016 y 2017-2022.

He dirigido 7 tesis doctorales, 5 con mención internacional/europea y una de ellas ganó el premio extraordinario de doctorado.

Soy coautor de 45 artículos en revista, de los cuales 43 aparecen en revistas JCR y los otros 2 en revistas indexadas en LATININDEX. Los 43 artículos JCR se reparten entre los cuartiles de la siguiente forma: 13 artículos Q1, 20 artículos Q2, 7 artículos Q3 y 3 artículos Q4. Uno de estos artículos fue artículo de portada en la revista IEEE TPDS (Q1)

También, he publicado 3 capítulos de libro y un libro. Además, he participado en 76 artículos en actas de congresos y workshops internacionales. En concreto, de estas 76 publicaciones, 9 son en workshops, mientras que el resto—67—son en conferencias. De estas 67 últimas, 5 han sido en actas de congresos Clase 1, 23 en congresos de Clase 2 y 22 en congresos de Clase 3 (de acuerdo con el GGS Conference Rating). Uno de estos artículos ganó el premio al mejor artículo de arquitectura de computadores en el congreso IPDPS de 2011 y otros dos (NOCS 2021 and IPDPS 2022) han sido nominados recientemente al premio al mejor artículo.

Finalmente, también he participado en 40 artículos en actas de congresos nacionales.

La siguiente tabla resume el impacto de los diferentes trabajos de investigación realizados hasta la fecha. En particular, se muestra el número de citas recibido y los índices “h” e “i10”. Los datos han sido extraídos de Google Scholar (Enero 2024):

Citas	1.868
Índice h	24
Índice i10	56

Manuel Eugenio Acacio Sánchez

Apellidos: **Acacio Sánchez**
Nombre: **Manuel Eugenio**
ORCID: **0000-0003-0935-4078**
Fecha de nacimiento: **30/10/1975**
Sexo: **Hombre**
Nacionalidad: **España**
País de nacimiento: **España**
C. Autón./Reg. de nacimiento: **Región de Murcia**
Provincia de contacto: **Región de Murcia**
Ciudad de nacimiento: **Murcia**
Dirección de contacto: **Departamento de Ingeniería y Tecnología de Computadores**
Resto de dirección contacto: **Campus de Espinardo, Facultad de Informática**
Código postal: **30100**
País de contacto: **España**
C. Autón./Reg. de contacto: **Región de Murcia**
Ciudad de contacto: **Murcia**
Correo electrónico: **meacacio@um.es**
Página web personal: **http://www.ditec.um.es/~meacacio**

Situación profesional actual

Entidad empleadora: Universidad de Murcia

Departamento: Ingeniería y Tecnología de Computadores, Facultad de Informática

Categoría profesional: Catedrático de **Gestión docente (Sí/No):** Si
Universidad / Full-Professor

Ciudad entidad empleadora: Murcia, Región de Murcia, España

Teléfono: 868 883 983

Fax: 868 884 151

Correo electrónico: meacacio@um.es

Fecha de inicio: 28/06/2018

Modalidad de contrato: Funcionario/a

Régimen de dedicación: Tiempo completo

Primaria (Cód. Unesco): 330406 - Arquitectura de ordenadores

Cargos y actividades desempeñados con anterioridad

	Entidad empleadora	Categoría profesional	Fecha de inicio
1	Universidad de Murcia	Profesor Titular de Universidad	18/08/2008
2	Universidad de Murcia	Profesor Titular de Escuela Universitaria	20/03/2004
3	Universidad de Murcia	Profesor Titular de Escuela Universitaria Interino	15/10/2003
4	Universidad de Murcia	Profesor Ayudante de Facultad Universitaria de Segundo Periodo	01/10/2003
5	Universidad de Murcia	Profesor Ayudante de Facultad Universitaria de Primer Periodo	01/10/2001

	Entidad empleadora	Categoría profesional	Fecha de inicio
6	Universidad de Murcia	Profesor Ayudante de Escuela Universitaria de Segundo Periodo	16/10/2000
7	Universidad de Murcia	Profesor Ayudante de Escuela Universitaria de Primer Periodo	16/10/1998

- Entidad empleadora:** Universidad de Murcia **Tipo de entidad:** Universidad
Categoría profesional: Profesor Titular de Universidad
Fecha de inicio-fin: 18/08/2008 - 27/06/2018
- Entidad empleadora:** Universidad de Murcia **Tipo de entidad:** Universidad
Categoría profesional: Profesor Titular de Escuela Universitaria
Fecha de inicio-fin: 20/03/2004 - 17/08/2008
- Entidad empleadora:** Universidad de Murcia **Tipo de entidad:** Universidad
Categoría profesional: Profesor Titular de Escuela Universitaria Interino
Fecha de inicio-fin: 15/10/2003 - 19/03/2004
- Entidad empleadora:** Universidad de Murcia **Tipo de entidad:** Universidad
Categoría profesional: Profesor Ayudante de Facultad Universitaria de Segundo Periodo
Fecha de inicio-fin: 01/10/2003 - 14/10/2003
- Entidad empleadora:** Universidad de Murcia **Tipo de entidad:** Universidad
Categoría profesional: Profesor Ayudante de Facultad Universitaria de Primer Periodo
Fecha de inicio-fin: 01/10/2001 - 30/09/2003
- Entidad empleadora:** Universidad de Murcia **Tipo de entidad:** Universidad
Categoría profesional: Profesor Ayudante de Escuela Universitaria de Segundo Periodo
Fecha de inicio-fin: 16/10/2000 - 30/09/2001
- Entidad empleadora:** Universidad de Murcia **Tipo de entidad:** Universidad
Categoría profesional: Profesor Ayudante de Escuela Universitaria de Primer Periodo
Fecha de inicio-fin: 16/10/1998 - 15/10/2000



Formación académica recibida

Titulación universitaria

Estudios de 1º y 2º ciclo, y antiguos ciclos (Licenciados, Diplomados, Ingenieros Superiores, Ingenieros Técnicos, Arquitectos)

Nombre del título: Ingeniero en Informática

Entidad de titulación: Universidad de Murcia

Fecha de titulación: 21/07/1998

Doctorados

Programa de doctorado: Doctor Ingeniero en Informática

Entidad de titulación: Universidad de Murcia

Fecha de titulación: 04/04/2003

Cursos y seminarios recibidos de perfeccionamiento, innovación y mejora docente, nuevas tecnologías, etc., cuyo objetivo sea la mejora de la docencia

- Título del curso/seminario:** Curso de Formación de Tutores y Directores de Tesis
Entidad organizadora: Universidad de Murcia **Tipo de entidad:** Universidad
Facultad, instituto, centro: Escuela Internacional de Doctorado
Duración en horas: 3 horas
Fecha de inicio-fin: 23/10/2017 - 23/10/2017
- Título del curso/seminario:** Cómo Gestionar la Acción Formativa en Línea: Orientaciones para el Diseño y la Evaluación de Estrategias y Actividades Didácticas
Entidad organizadora: Universidad de Murcia **Tipo de entidad:** Universidad
Facultad, instituto, centro: Centro de Formación y Desarrollo Profesional
Duración en horas: 25 horas
Fecha de inicio-fin: 03/11/2014 - 27/11/2014
- Título del curso/seminario:** Elaboración de Materiales Multimedia para la Docencia: Videotutoriales
Entidad organizadora: Universidad de Murcia **Tipo de entidad:** Universidad
Facultad, instituto, centro: Centro de Formación y Desarrollo Profesional
Duración en horas: 25 horas
Fecha de inicio-fin: 03/06/2014 - 11/07/2014
- Título del curso/seminario:** Diseño de Webs Didácticas de Asignatura
Entidad organizadora: Universidad de Murcia **Tipo de entidad:** Universidad
Facultad, instituto, centro: Centro de Formación y Desarrollo Profesional
Duración en horas: 18 horas
Fecha de inicio-fin: 04/06/2014 - 23/06/2014



- 5** **Título del curso/seminario:** Web 2.0 en la Educación Superior: Herramientas y Metodologías con TIC en el Aula
Entidad organizadora: Universidad de Murcia **Tipo de entidad:** Universidad
Facultad, instituto, centro: Centro de Formación y Desarrollo Profesional
Duración en horas: 35 horas
Fecha de inicio-fin: 04/11/2013 - 05/12/2013
- 6** **Título del curso/seminario:** Nueva Aula Virtual de la Universidad de Murcia (9a Edición)
Entidad organizadora: Universidad de Murcia **Tipo de entidad:** Universidad
Facultad, instituto, centro: Centro de Formación Desarrollo Profesional
Duración en horas: 4 horas
Fecha de inicio-fin: 15/07/2011 - 15/07/2011
- 7** **Título del curso/seminario:** Sistema de Generación de Ejercicios para el EEEstudiante
Entidad organizadora: Universidad de Murcia **Tipo de entidad:** Universidad
Facultad, instituto, centro: Facultad de Informática
Duración en horas: 3 horas
Fecha de inicio-fin: 29/06/2011 - 29/06/2011

Conocimiento de idiomas

Idioma	Comprensión auditiva	Comprensión de lectura	Interacción oral	Expresión oral	Expresión escrita
Francés		A1	A1	A1	A1
Inglés		C1	C1	C1	C1

Actividad docente

Formación académica impartida

- 1** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Arquitecturas Multimedia y de Propósito Específico
Tipo de programa: Ingeniería **Tipo de docencia:** Teoría y Prácticas
Tipo de asignatura: Optativa
Titulación universitaria: Grado en Ingeniería Informática
Curso que se imparte: Cuarto
Fecha de inicio: 2022 **Fecha de finalización:** 2023
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 6
Entidad de realización: Universidad de Murcia **Tipo de entidad:** Universidad
Facultad, instituto, centro: Facultad de Informática
- 2** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Introducción a los Sistemas Operativos
Tipo de programa: Ingeniería **Tipo de docencia:** Teoría y Prácticas
Tipo de asignatura: Obligatoria
Titulación universitaria: Grado en Ingeniería Informática
Curso que se imparte: Segundo

**Fecha de inicio:** 2022**Tipo de horas/créditos ECTS:** Créditos**Nº de horas/créditos ECTS:** 12,84**Entidad de realización:** Universidad de Murcia**Facultad, instituto, centro:** Facultad de Informática**Fecha de finalización:** 2023**Tipo de entidad:** Universidad**3 Tipo de docencia:** Docencia oficial**Nombre de la asignatura/curso:** Aspectos Avanzados en Arquitecturas Multinúcleo de Propósito General**Tipo de programa:** Máster oficial**Tipo de docencia:** Teoría y Prácticas**Tipo de asignatura:** Optativa**Titulación universitaria:** Máster Universitario en Nuevas Tecnologías en Informática**Curso que se imparte:** Primero**Fecha de inicio:** 2022**Fecha de finalización:** 2023**Tipo de horas/créditos ECTS:** Créditos**Nº de horas/créditos ECTS:** 2**Entidad de realización:** Universidad de Murcia**Tipo de entidad:** Universidad**Facultad, instituto, centro:** Facultad de Informática**4 Tipo de docencia:** Docencia oficial**Nombre de la asignatura/curso:** Arquitecturas Multimedia y de Propósito Específico**Tipo de programa:** Ingeniería**Tipo de docencia:** Teoría y Prácticas**Tipo de asignatura:** Optativa**Titulación universitaria:** Grado en Ingeniería Informática**Curso que se imparte:** Cuarto**Fecha de inicio:** 2021**Fecha de finalización:** 2022**Tipo de horas/créditos ECTS:** Créditos**Nº de horas/créditos ECTS:** 6**Entidad de realización:** Universidad de Murcia**Tipo de entidad:** Universidad**Facultad, instituto, centro:** Facultad de Informática**5 Tipo de docencia:** Docencia oficial**Nombre de la asignatura/curso:** Introducción a los Sistemas Operativos**Tipo de programa:** Ingeniería**Tipo de docencia:** Teoría y Prácticas**Tipo de asignatura:** Obligatoria**Titulación universitaria:** Grado en Ingeniería Informática**Curso que se imparte:** Segundo**Fecha de inicio:** 2021**Fecha de finalización:** 2022**Tipo de horas/créditos ECTS:** Créditos**Nº de horas/créditos ECTS:** 12,84**Entidad de realización:** Universidad de Murcia**Tipo de entidad:** Universidad**Facultad, instituto, centro:** Facultad de Informática**6 Tipo de docencia:** Docencia oficial**Nombre de la asignatura/curso:** Aspectos Avanzados en Arquitecturas Multinúcleo de Propósito General**Tipo de programa:** Máster oficial**Tipo de docencia:** Teoría y Prácticas**Tipo de asignatura:** Optativa**Titulación universitaria:** Máster Universitario en Nuevas Tecnologías en Informática**Curso que se imparte:** Primero**Fecha de inicio:** 2021**Fecha de finalización:** 2022**Tipo de horas/créditos ECTS:** Créditos**Nº de horas/créditos ECTS:** 2



Entidad de realización: Universidad de Murcia
Facultad, instituto, centro: Facultad de Informática

Tipo de entidad: Universidad

7 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Arquitecturas Multimedia y de Propósito Específico

Tipo de programa: Ingeniería

Tipo de docencia: Teoría y Prácticas

Tipo de asignatura: Optativa

Titulación universitaria: Grado en Ingeniería Informática

Curso que se imparte: Cuarto

Fecha de inicio: 2020

Fecha de finalización: 2021

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 6

Entidad de realización: Universidad de Murcia

Tipo de entidad: Universidad

Facultad, instituto, centro: Facultad de Informática

8 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Introducción a los Sistemas Operativos

Tipo de programa: Ingeniería

Tipo de docencia: Teoría y Prácticas

Tipo de asignatura: Obligatoria

Titulación universitaria: Grado en Ingeniería Informática

Curso que se imparte: Segundo

Fecha de inicio: 2020

Fecha de finalización: 2021

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 10,56

Entidad de realización: Universidad de Murcia

Tipo de entidad: Universidad

Facultad, instituto, centro: Facultad de Informática

9 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Introducción a los Sistemas Operativos

Tipo de programa: Ingeniería

Tipo de docencia: Teoría y Prácticas

Tipo de asignatura: Obligatoria

Titulación universitaria: Grado en Ingeniería Informática

Curso que se imparte: Segundo

Fecha de inicio: 2020

Fecha de finalización: 2021

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 12,84

Entidad de realización: Universidad de Murcia

Tipo de entidad: Universidad

Facultad, instituto, centro: Facultad de Informática

10 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Introducción a los Sistemas Operativos

Tipo de programa: Ingeniería

Tipo de docencia: Teoría y Prácticas

Tipo de asignatura: Obligatoria

Titulación universitaria: Grado en Ingeniería Informática

Curso que se imparte: Segundo

Fecha de inicio: 2019

Fecha de finalización: 2020

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 11

Entidad de realización: Universidad de Murcia

Tipo de entidad: Universidad

Facultad, instituto, centro: Facultad de Informática



- 11** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Aspectos Avanzados en Arquitecturas Multinúcleo de Propósito General
Tipo de programa: Máster oficial **Tipo de docencia:** Teoría y Prácticas
Tipo de asignatura: Optativa
Titulación universitaria: Máster Universitario en Nuevas Tecnologías en Informática
Curso que se imparte: Primero
Fecha de inicio: 2019 **Fecha de finalización:** 2020
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 2
Entidad de realización: Universidad de Murcia **Tipo de entidad:** Universidad
Facultad, instituto, centro: Facultad de Informática
- 12** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Introducción a los Sistemas Operativos
Tipo de programa: Ingeniería **Tipo de docencia:** Teoría y Prácticas
Tipo de asignatura: Obligatoria
Titulación universitaria: Grado en Ingeniería Informática
Curso que se imparte: Segundo
Fecha de inicio: 2018 **Fecha de finalización:** 2019
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 11
Entidad de realización: Universidad de Murcia **Tipo de entidad:** Universidad
Facultad, instituto, centro: Facultad de Informática
- 13** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Aspectos Avanzados en Arquitecturas Multinúcleo de Propósito General
Tipo de programa: Máster oficial **Tipo de docencia:** Teoría y Prácticas
Tipo de asignatura: Optativa
Titulación universitaria: Máster Universitario en Nuevas Tecnologías en Informática
Curso que se imparte: Primero
Fecha de inicio: 2018 **Fecha de finalización:** 2019
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 2
Entidad de realización: Universidad de Murcia **Tipo de entidad:** Universidad
Facultad, instituto, centro: Facultad de Informática
- 14** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Estructura y Tecnología de Computadores
Tipo de programa: Ingeniería **Tipo de docencia:** Teórica presencial
Tipo de asignatura: Formación básica
Titulación universitaria: Grado en Ingeniería Informática
Curso que se imparte: Primero
Fecha de inicio: 2017 **Fecha de finalización:** 2018
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 3,72
Entidad de realización: Universidad de Murcia **Tipo de entidad:** Universidad
Facultad, instituto, centro: Facultad de Informática
- 15** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Introducción a los Sistemas Operativos
Tipo de programa: Ingeniería **Tipo de docencia:** Teoría y Prácticas



Tipo de asignatura: Obligatoria

Titulación universitaria: Grado en Ingeniería Informática

Curso que se imparte: Segundo

Fecha de inicio: 2017

Fecha de finalización: 2018

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 11

Entidad de realización: Universidad de Murcia

Tipo de entidad: Universidad

Facultad, instituto, centro: Facultad de Informática

16 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Aspectos Avanzados en Arquitecturas Multinúcleo de Propósito General

Tipo de programa: Máster oficial

Tipo de docencia: Teoría y Prácticas

Tipo de asignatura: Optativa

Titulación universitaria: Máster Universitario en Nuevas Tecnologías en Informática

Curso que se imparte: Primero

Fecha de inicio: 2017

Fecha de finalización: 2018

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 2

Entidad de realización: Universidad de Murcia

Tipo de entidad: Universidad

Facultad, instituto, centro: Facultad de Informática

17 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Estructura y Tecnología de Computadores

Tipo de programa: Ingeniería

Tipo de docencia: Teórica presencial

Tipo de asignatura: Formación básica

Tipo de evaluación: Encuesta

Titulación universitaria: Grado en Ingeniería Informática

Curso que se imparte: Primero

Fecha de inicio: 2016

Fecha de finalización: 2017

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 3,72

Entidad de realización: Universidad de Murcia

Tipo de entidad: Universidad

Facultad, instituto, centro: Facultad de Informática

Entidad de evaluación: Universidad de Murcia

Tipo de evaluación: Encuesta

Calificación obtenida: 4,62

Calificación máxima posible: 5

18 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Introducción a los Sistemas Operativos

Tipo de programa: Ingeniería

Tipo de docencia: Teoría y Prácticas

Tipo de asignatura: Obligatoria

Tipo de evaluación: Encuesta

Titulación universitaria: Grado en Ingeniería Informática

Curso que se imparte: Segundo

Fecha de inicio: 2016

Fecha de finalización: 2017

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 11

Entidad de realización: Universidad de Murcia

Tipo de entidad: Universidad

Facultad, instituto, centro: Facultad de Informática

Entidad de evaluación: Universidad de Murcia

Tipo de evaluación: Encuesta

**Tipo de entidad:** Universidad**Calificación obtenida:** 4,46**Calificación máxima posible:** 5**19 Tipo de docencia:** Docencia oficial**Nombre de la asignatura/curso:** Aspectos Avanzados en Arquitecturas Multinúcleo de Propósito General**Tipo de programa:** Máster oficial**Tipo de docencia:** Teoría y Prácticas**Tipo de asignatura:** Optativa**Titulación universitaria:** Máster Universitario en Nuevas Tecnologías en Informática**Curso que se imparte:** Primero**Fecha de inicio:** 2016**Fecha de finalización:** 2017**Tipo de horas/créditos ECTS:** Créditos**Nº de horas/créditos ECTS:** 2**Entidad de realización:** Universidad de Murcia**Tipo de entidad:** Universidad**Facultad, instituto, centro:** Facultad de Informática**20 Tipo de docencia:** Docencia oficial**Nombre de la asignatura/curso:** Arquitectura y Organización de Computadores**Tipo de programa:** Ingeniería**Tipo de docencia:** Teoría y Prácticas**Tipo de asignatura:** Obligatoria**Titulación universitaria:** Grado en Ingeniería Informática**Curso que se imparte:** Tercero**Fecha de inicio:** 2015**Fecha de finalización:** 2016**Tipo de horas/créditos ECTS:** Créditos**Nº de horas/créditos ECTS:** 7,5**Entidad de realización:** Universidad de Murcia**Tipo de entidad:** Universidad**Facultad, instituto, centro:** Facultad de Informática**21 Tipo de docencia:** Docencia oficial**Nombre de la asignatura/curso:** Estructura y Tecnología de Computadores**Tipo de programa:** Ingeniería**Tipo de docencia:** Teoría y Prácticas**Tipo de asignatura:** Formación básica**Titulación universitaria:** Grado en Ingeniería Informática**Curso que se imparte:** Primero**Fecha de inicio:** 2015**Fecha de finalización:** 2016**Tipo de horas/créditos ECTS:** Créditos**Nº de horas/créditos ECTS:** 6**Entidad de realización:** Universidad de Murcia**Tipo de entidad:** Universidad**Facultad, instituto, centro:** Facultad de Informática**22 Tipo de docencia:** Docencia oficial**Nombre de la asignatura/curso:** Aspectos Avanzados en Arquitecturas Multinúcleo de Propósito General**Tipo de programa:** Máster oficial**Tipo de docencia:** Teoría y Prácticas**Tipo de asignatura:** Optativa**Titulación universitaria:** Máster Universitario en Nuevas Tecnologías en Informática**Curso que se imparte:** Primero**Fecha de inicio:** 2015**Fecha de finalización:** 2016**Tipo de horas/créditos ECTS:** Créditos**Nº de horas/créditos ECTS:** 2**Entidad de realización:** Universidad de Murcia**Tipo de entidad:** Universidad**Facultad, instituto, centro:** Facultad de Informática



- 23** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Seminarios Avanzados: Aspectos de Diseño de Protocolos de Coherencia de Caches en Manycores
Tipo de programa: Máster oficial **Tipo de docencia:** Teoría y Prácticas
Tipo de asignatura: Optativa
Titulación universitaria: Máster en Ingeniería de Computadores
Curso que se imparte: Primero
Fecha de inicio: 2015 **Fecha de finalización:** 2016
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 0,5
Entidad de realización: Universidad Politécnica de Valencia **Tipo de entidad:** Universidad
Facultad, instituto, centro: Escuela Técnica Superior de Ingeniería Informática
- 24** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Arquitectura y Organización de Computadores
Tipo de programa: Ingeniería **Tipo de docencia:** Teoría y Prácticas
Tipo de asignatura: Obligatoria
Tipo de evaluación: Encuesta
Titulación universitaria: Grado en Ingeniería Informática
Curso que se imparte: Tercero
Fecha de inicio: 2014 **Fecha de finalización:** 2015
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 7,5
Entidad de realización: Universidad de Murcia **Tipo de entidad:** Universidad
Facultad, instituto, centro: Facultad de Informática
Entidad de evaluación: Universidad de Murcia
Tipo de evaluación: Encuesta
Tipo de entidad: Universidad
Calificación obtenida: 4.67 **Calificación máxima posible:** 5
- 25** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Estructura y Tecnología de Computadores
Tipo de programa: Ingeniería **Tipo de docencia:** Teoría y Prácticas
Tipo de asignatura: Formación básica
Tipo de evaluación: Encuesta
Titulación universitaria: Grado en Ingeniería Informática
Curso que se imparte: Primero
Fecha de inicio: 2014 **Fecha de finalización:** 2015
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 6
Entidad de realización: Universidad de Murcia **Tipo de entidad:** Universidad
Facultad, instituto, centro: Facultad de Informática
Entidad de evaluación: Universidad de Murcia
Tipo de evaluación: Encuesta
Tipo de entidad: Universidad
Calificación obtenida: 4,69 **Calificación máxima posible:** 5
- 26** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Aspectos Avanzados en Arquitecturas Multinúcleo de Propósito General
Tipo de programa: Máster oficial **Tipo de docencia:** Teoría y Prácticas



Tipo de asignatura: Optativa

Titulación universitaria: Máster Universitario en Nuevas Tecnologías en Informática

Curso que se imparte: Primero

Fecha de inicio: 2014

Fecha de finalización: 2015

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 2

Entidad de realización: Universidad de Murcia

Tipo de entidad: Universidad

Facultad, instituto, centro: Facultad de Informática

27 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Seminarios Avanzados: Aspectos de Diseño de Protocolos de Coherencia de Caches en Manycores

Tipo de programa: Máster oficial

Tipo de docencia: Teoría y Prácticas

Tipo de asignatura: Optativa

Titulación universitaria: Máster en Ingeniería de Computadores

Curso que se imparte: Primero

Fecha de inicio: 2014

Fecha de finalización: 2015

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 0,5

Entidad de realización: Universidad Politécnica de Valencia

Tipo de entidad: Universidad

Facultad, instituto, centro: Escuela Técnica Superior de Ingeniería Informática

28 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Arquitectura y Organización de Computadores

Tipo de programa: Ingeniería

Tipo de docencia: Teoría y Prácticas

Tipo de asignatura: Obligatoria

Titulación universitaria: Grado en Ingeniería Informática

Curso que se imparte: Tercero

Fecha de inicio: 2013

Fecha de finalización: 2014

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 7,5

Entidad de realización: Universidad de Murcia

Tipo de entidad: Universidad

Facultad, instituto, centro: Facultad de Informática

29 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Estructura y Tecnología de Computadores

Tipo de programa: Ingeniería

Tipo de docencia: Teoría y Prácticas

Tipo de asignatura: Formación básica

Titulación universitaria: Grado en Ingeniería Informática

Curso que se imparte: Primero

Fecha de inicio: 2013

Fecha de finalización: 2014

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 6

Entidad de realización: Universidad de Murcia

Tipo de entidad: Universidad

Facultad, instituto, centro: Facultad de Informática

30 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Aspectos Avanzados en Arquitecturas Multinúcleo de Propósito General

Tipo de programa: Máster oficial

Tipo de docencia: Teoría y Prácticas

Tipo de asignatura: Optativa



Titulación universitaria: Máster Universitario en Nuevas Tecnologías en Informática

Curso que se imparte: Primero

Fecha de inicio: 2013

Fecha de finalización: 2014

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 2

Entidad de realización: Universidad de Murcia

Tipo de entidad: Universidad

Facultad, instituto, centro: Facultad de Informática

31 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Arquitectura y Organización de Computadores

Tipo de programa: Ingeniería

Tipo de docencia: Teoría y Prácticas

Tipo de asignatura: Obligatoria

Tipo de evaluación: Encuesta

Titulación universitaria: Grado en Ingeniería Informática

Curso que se imparte: Tercero

Fecha de inicio: 2012

Fecha de finalización: 2013

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 7,5

Entidad de realización: Universidad de Murcia

Tipo de entidad: Universidad

Facultad, instituto, centro: Facultad de Informática

Entidad de evaluación: Universidad de Murcia

Tipo de evaluación: Encuesta

Tipo de entidad: Universidad

Calificación obtenida: 4,56

Calificación máxima posible: 5

32 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Estructura y Tecnología de Computadores

Tipo de programa: Ingeniería

Tipo de docencia: Teoría y Prácticas

Tipo de asignatura: Formación básica

Tipo de evaluación: Encuesta

Titulación universitaria: Grado en Ingeniería Informática

Curso que se imparte: Primero

Fecha de inicio: 2012

Fecha de finalización: 2013

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 6

Entidad de realización: Universidad de Murcia

Tipo de entidad: Universidad

Facultad, instituto, centro: Facultad de Informática

Entidad de evaluación: Universidad de Murcia

Tipo de evaluación: Encuesta

Tipo de entidad: Universidad

Calificación obtenida: 4,08

Calificación máxima posible: 5

33 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Aspectos Avanzados en Arquitecturas Multinúcleo de Propósito General

Tipo de programa: Máster oficial

Tipo de docencia: Teoría y Prácticas

Tipo de asignatura: Optativa

Titulación universitaria: Máster Universitario en Nuevas Tecnologías en Informática

Curso que se imparte: Primero

Fecha de inicio: 2012

Fecha de finalización: 2013

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 2



Entidad de realización: Universidad de Murcia
Facultad, instituto, centro: Facultad de Informática

Tipo de entidad: Universidad

34 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Ampliación de Estructura de Computadores

Tipo de programa: Ingeniería

Tipo de docencia: Teoría y Prácticas

Tipo de asignatura: Troncal

Titulación universitaria: Grado en Ingeniería Informática

Curso que se imparte: Segundo

Fecha de inicio: 2011

Fecha de finalización: 2012

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 5,28

Entidad de realización: Universidad de Murcia

Tipo de entidad: Universidad

Facultad, instituto, centro: Facultad de Informática

35 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Arquitectura y Organización de Computadores

Tipo de programa: Ingeniería

Tipo de docencia: Teoría y Prácticas

Tipo de asignatura: Obligatoria

Titulación universitaria: Grado en Ingeniería Informática

Curso que se imparte: Tercero

Fecha de inicio: 2011

Fecha de finalización: 2012

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 9

Entidad de realización: Universidad de Murcia

Tipo de entidad: Universidad

Facultad, instituto, centro: Facultad de Informática

36 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Aspectos Avanzados en Arquitecturas Multinúcleo de Propósito General

Tipo de programa: Máster oficial

Tipo de docencia: Teoría y Prácticas

Tipo de asignatura: Optativa

Titulación universitaria: Máster Universitario en Nuevas Tecnologías en Informática

Curso que se imparte: Primero

Fecha de inicio: 2011

Fecha de finalización: 2012

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 2

Entidad de realización: Universidad de Murcia

Tipo de entidad: Universidad

Facultad, instituto, centro: Facultad de Informática

37 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Ampliación de Estructura de Computadores

Tipo de programa: Ingeniería

Tipo de docencia: Teoría y Prácticas

Tipo de asignatura: Troncal

Titulación universitaria: Grado en Ingeniería Informática

Curso que se imparte: Segundo

Fecha de inicio: 2010

Fecha de finalización: 2011

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 5,28

Entidad de realización: Universidad de Murcia

Tipo de entidad: Universidad

Facultad, instituto, centro: Facultad de Informática



- 38** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Ampliación de Estructura de Computadores
Tipo de programa: Ingeniería Técnica **Tipo de docencia:** Teórica presencial
Tipo de asignatura: Obligatoria
Titulación universitaria: Ingeniero Técnico en Informática de Sistemas
Curso que se imparte: Tercero
Fecha de inicio: 2010 **Fecha de finalización:** 2011
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 6
Entidad de realización: Universidad de Murcia **Tipo de entidad:** Universidad
Facultad, instituto, centro: Facultad de Informática
- 39** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Aspectos Avanzados en Arquitecturas Multinúcleo de Propósito General
Tipo de programa: Máster oficial **Tipo de docencia:** Teoría y Prácticas
Tipo de asignatura: Optativa
Titulación universitaria: Máster Universitario en Nuevas Tecnologías en Informática
Curso que se imparte: Primero
Fecha de inicio: 2010 **Fecha de finalización:** 2011
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 2
Entidad de realización: Universidad de Murcia **Tipo de entidad:** Universidad
Facultad, instituto, centro: Facultad de Informática
- 40** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Arquitectura e Ingeniería de Computadores
Tipo de programa: Ingeniería **Tipo de docencia:** Teoría y Prácticas
Tipo de asignatura: Troncal
Tipo de evaluación: Encuesta
Titulación universitaria: Ingeniero en Informática
Curso que se imparte: Cuarto
Fecha de inicio: 2009 **Fecha de finalización:** 2010
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 9
Entidad de realización: Universidad de Murcia **Tipo de entidad:** Universidad
Facultad, instituto, centro: Facultad de Informática
Entidad de evaluación: Universidad de Murcia
Tipo de evaluación: Encuesta
Tipo de entidad: Universidad
Calificación obtenida: 4,04 **Calificación máxima posible:** 5
- 41** **Tipo de docencia:** Docencia oficial
Nombre de la asignatura/curso: Ampliación de Estructura de Computadores
Tipo de programa: Ingeniería Técnica **Tipo de docencia:** Teórica presencial
Tipo de asignatura: Obligatoria
Tipo de evaluación: Encuesta
Titulación universitaria: Ingeniero Técnico en Informática de Sistemas
Curso que se imparte: Tercero
Fecha de inicio: 2009 **Fecha de finalización:** 2010
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 6



Entidad de realización: Universidad de Murcia
Facultad, instituto, centro: Facultad de Informática
Entidad de evaluación: Universidad de Murcia
Tipo de evaluación: Encuesta
Calificación obtenida: 4,69

Tipo de entidad: Universidad

Calificación máxima posible: 5

42 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Tecnologías y Arquitecturas para Sistemas Empotrados
Tipo de programa: Máster oficial
Tipo de asignatura: Obligatoria
Tipo de evaluación: Encuesta
Titulación universitaria: Máster Universitario en Tecnologías de la Información y Telemática Avanzadas
Curso que se imparte: Primero
Fecha de inicio: 2009
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 0,75
Entidad de realización: Universidad de Murcia
Facultad, instituto, centro: Facultad de Informática
Entidad de evaluación: Universidad de Murcia
Tipo de evaluación: Encuesta
Tipo de entidad: Universidad
Calificación obtenida: 4

Tipo de docencia: Teoría y Prácticas

Fecha de finalización: 2010

Tipo de entidad: Universidad

Calificación máxima posible: 5

43 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Arquitectura e Ingeniería de Computadores
Tipo de programa: Ingeniería
Tipo de asignatura: Troncal
Titulación universitaria: Ingeniero en Informática
Curso que se imparte: Cuarto
Fecha de inicio: 2008
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 12
Entidad de realización: Universidad de Murcia
Facultad, instituto, centro: Facultad de Informática

Tipo de docencia: Teoría y Prácticas

Fecha de finalización: 2009

Tipo de entidad: Universidad

44 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Ampliación de Estructura de Computadores
Tipo de programa: Ingeniería Técnica
Tipo de asignatura: Obligatoria
Titulación universitaria: Ingeniero Técnico en Informática de Sistemas
Curso que se imparte: Tercero
Fecha de inicio: 2008
Tipo de horas/créditos ECTS: Créditos
Nº de horas/créditos ECTS: 6
Entidad de realización: Universidad de Murcia
Facultad, instituto, centro: Facultad de Informática

Tipo de docencia: Teórica presencial

Fecha de finalización: 2009

Tipo de entidad: Universidad

45 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Tecnologías y Arquitecturas para Sistemas Empotrados
Tipo de programa: Máster oficial
Tipo de asignatura: Obligatoria

Tipo de docencia: Teoría y Prácticas



Titulación universitaria: Máster Universitario en Tecnologías de la Información y Telemática Avanzadas

Curso que se imparte: Primero

Fecha de inicio: 2008

Fecha de finalización: 2009

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 0,75

Entidad de realización: Universidad de Murcia

Tipo de entidad: Universidad

Facultad, instituto, centro: Facultad de Informática

46 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Arquitectura e Ingeniería de Computadores

Tipo de programa: Ingeniería

Tipo de docencia: Teoría y Prácticas

Tipo de asignatura: Troncal

Titulación universitaria: Ingeniero en Informática

Curso que se imparte: Cuarto

Fecha de inicio: 2007

Fecha de finalización: 2008

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 15

Entidad de realización: Universidad de Murcia

Tipo de entidad: Universidad

Facultad, instituto, centro: Facultad de Informática

47 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Ampliación de Estructura de Computadores

Tipo de programa: Ingeniería Técnica

Tipo de docencia: Teórica presencial

Tipo de asignatura: Obligatoria

Titulación universitaria: Ingeniero Técnico en Informática de Sistemas

Curso que se imparte: Tercero

Fecha de inicio: 2007

Fecha de finalización: 2008

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 6

Entidad de realización: Universidad de Murcia

Tipo de entidad: Universidad

Facultad, instituto, centro: Facultad de Informática

48 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Tecnologías y Arquitecturas para Sistemas Empotrados

Tipo de programa: Máster oficial

Tipo de docencia: Teoría y Prácticas

Tipo de asignatura: Obligatoria

Titulación universitaria: Máster Universitario en Tecnologías de la Información y Telemática Avanzadas

Curso que se imparte: Primero

Fecha de inicio: 2007

Fecha de finalización: 2008

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 1,5

Entidad de realización: Universidad de Murcia

Tipo de entidad: Universidad

Facultad, instituto, centro: Facultad de Informática

49 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Arquitectura e Ingeniería de Computadores

Tipo de programa: Ingeniería

Tipo de docencia: Teoría y Prácticas

Tipo de asignatura: Troncal

Titulación universitaria: Ingeniero en Informática

Curso que se imparte: Cuarto

Fecha de inicio: 2006

Fecha de finalización: 2007



Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 15

Entidad de realización: Universidad de Murcia

Facultad, instituto, centro: Facultad de Informática

Tipo de entidad: Universidad

50 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Ampliación de Estructura de Computadores

Tipo de programa: Ingeniería Técnica

Tipo de docencia: Teórica presencial

Tipo de asignatura: Obligatoria

Titulación universitaria: Ingeniero Técnico en Informática de Sistemas

Curso que se imparte: Tercero

Fecha de inicio: 2006

Fecha de finalización: 2007

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 6

Entidad de realización: Universidad de Murcia

Tipo de entidad: Universidad

Facultad, instituto, centro: Facultad de Informática

51 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Tecnologías y Arquitecturas para Sistemas Empotrados

Tipo de programa: Máster oficial

Tipo de docencia: Teoría y Prácticas

Tipo de asignatura: Obligatoria

Titulación universitaria: Máster Universitario en Tecnologías de la Información y Telemática Avanzadas

Curso que se imparte: Primero

Fecha de inicio: 2006

Fecha de finalización: 2007

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 0,83

Entidad de realización: Universidad de Murcia

Tipo de entidad: Universidad

Facultad, instituto, centro: Facultad de Informática

52 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Arquitectura e Ingeniería de Computadores

Tipo de programa: Ingeniería

Tipo de docencia: Teoría y Prácticas

Tipo de asignatura: Troncal

Tipo de evaluación: Encuesta

Titulación universitaria: Ingeniero en Informática

Curso que se imparte: Cuarto

Fecha de inicio: 2005

Fecha de finalización: 2006

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 6

Entidad de realización: Universidad de Murcia

Tipo de entidad: Universidad

Facultad, instituto, centro: Facultad de Informática

Entidad de evaluación: Universidad de Murcia

Tipo de evaluación: Encuesta

Tipo de entidad: Universidad

Calificación obtenida: 4,35

Calificación máxima posible: 5

53 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Estructura y Tecnología de Computadores

Tipo de programa: Ingeniería

Tipo de docencia: Teoría y Prácticas

Tipo de asignatura: Troncal

Tipo de evaluación: Encuesta



Titulación universitaria: Ingeniero en Informática

Curso que se imparte: Primero

Fecha de inicio: 2005

Fecha de finalización: 2006

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 8

Entidad de realización: Universidad de Murcia

Tipo de entidad: Universidad

Facultad, instituto, centro: Facultad de Informática

Entidad de evaluación: Universidad de Murcia

Tipo de evaluación: Encuesta

Tipo de entidad: Universidad

Calificación obtenida: 4,15

Calificación máxima posible: 5

54 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Ampliación de Estructura de Computadores

Tipo de programa: Ingeniería Técnica

Tipo de docencia: Teórica presencial

Tipo de asignatura: Obligatoria

Tipo de evaluación: Encuesta

Titulación universitaria: Ingeniero Técnico en Informática de Sistemas

Curso que se imparte: Tercero

Fecha de inicio: 2005

Fecha de finalización: 2006

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 6

Entidad de realización: Universidad de Murcia

Tipo de entidad: Universidad

Facultad, instituto, centro: Facultad de Informática

Entidad de evaluación: Universidad de Murcia

Tipo de evaluación: Encuesta

Tipo de entidad: Universidad

Calificación obtenida: 4,41

Calificación máxima posible: 5

55 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Arquitectura e Ingeniería de Computadores

Tipo de programa: Ingeniería

Tipo de docencia: Teoría y Prácticas

Tipo de asignatura: Troncal

Titulación universitaria: Ingeniero en Informática

Curso que se imparte: Cuarto

Fecha de inicio: 2004

Fecha de finalización: 2005

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 6

Entidad de realización: Universidad de Murcia

Tipo de entidad: Universidad

Facultad, instituto, centro: Facultad de Informática

56 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Estructura y Tecnología de Computadores

Tipo de programa: Ingeniería

Tipo de docencia: Teoría y Prácticas

Tipo de asignatura: Troncal

Titulación universitaria: Ingeniero en Informática

Curso que se imparte: Primero

Fecha de inicio: 2004

Fecha de finalización: 2005

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 8

Entidad de realización: Universidad de Murcia

Tipo de entidad: Universidad



Facultad, instituto, centro: Facultad de Informática

57 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Ampliación de Estructura de Computadores

Tipo de programa: Ingeniería Técnica

Tipo de docencia: Teórica presencial

Tipo de asignatura: Obligatoria

Titulación universitaria: Ingeniero en Informática

Curso que se imparte: Tercero

Fecha de inicio: 2004

Fecha de finalización: 2005

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 6

Entidad de realización: Universidad de Murcia

Tipo de entidad: Universidad

Facultad, instituto, centro: Facultad de Informática

58 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Arquitectura e Ingeniería de Computadores

Tipo de programa: Ingeniería

Tipo de docencia: Teoría y Prácticas

Tipo de asignatura: Troncal

Titulación universitaria: Ingeniero en Informática

Curso que se imparte: Cuarto

Fecha de inicio: 2003

Fecha de finalización: 2004

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 6

Entidad de realización: Universidad de Murcia

Tipo de entidad: Universidad

Facultad, instituto, centro: Facultad de Informática

Entidad de evaluación: Universidad de Murcia

Tipo de entidad: Universidad

Calificación obtenida: 3,97

Calificación máxima posible: 5

59 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Estructura y Tecnología de Computadores

Tipo de programa: Ingeniería

Tipo de docencia: Teoría y Prácticas

Tipo de asignatura: Troncal

Titulación universitaria: Ingeniero en Informática

Curso que se imparte: Primero

Fecha de inicio: 2003

Fecha de finalización: 2004

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 12

Entidad de realización: Universidad de Murcia

Tipo de entidad: Universidad

Facultad, instituto, centro: Facultad de Informática

60 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Sistemas Digitales

Tipo de programa: Ingeniería

Tipo de docencia: Prácticas

Tipo de asignatura: Obligatoria

Titulación universitaria: Ingeniero en Informática

Curso que se imparte: Segundo

Fecha de inicio: 2003

Fecha de finalización: 2004

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 3

Entidad de realización: Universidad de Murcia

Tipo de entidad: Universidad



Facultad, instituto, centro: Facultad de Informática

61 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Arquitectura e Ingeniería de Computadores

Tipo de programa: Ingeniería

Tipo de docencia: Teoría y Prácticas

Tipo de asignatura: Troncal

Titulación universitaria: Ingeniero en Informática

Curso que se imparte: Cuarto

Fecha de inicio: 2002

Fecha de finalización: 2003

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 6

Entidad de realización: Universidad de Murcia

Tipo de entidad: Universidad

Facultad, instituto, centro: Facultad de Informática

62 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Estructura y Tecnología de Computadores

Tipo de programa: Ingeniería

Tipo de docencia: Teoría y Prácticas

Tipo de asignatura: Troncal

Titulación universitaria: Ingeniero en Informática

Curso que se imparte: Primero

Fecha de inicio: 2002

Fecha de finalización: 2003

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 13,5

Entidad de realización: Universidad de Murcia

Tipo de entidad: Universidad

Facultad, instituto, centro: Facultad de Informática

63 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Fundamentos de Computadores

Tipo de programa: Ingeniería

Tipo de docencia: Teoría y Prácticas

Tipo de asignatura: Troncal

Tipo de evaluación: Encuesta

Titulación universitaria: Ingeniero en Informática

Curso que se imparte: Primero

Fecha de inicio: 2001

Fecha de finalización: 2002

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 15

Entidad de realización: Universidad de Murcia

Tipo de entidad: Universidad

Facultad, instituto, centro: Facultad de Informática

Entidad de evaluación: Universidad de Murcia

Tipo de evaluación: Encuesta

Tipo de entidad: Universidad

Calificación obtenida: 4,18

Calificación máxima posible: 5

64 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Fundamentos de Computadores

Tipo de programa: Ingeniería

Tipo de docencia: Teoría y Prácticas

Tipo de asignatura: Troncal

Tipo de evaluación: Encuesta

Titulación universitaria: Ingeniero en Informática

Curso que se imparte: Primero

Fecha de inicio: 2000

Fecha de finalización: 2001



Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 15

Entidad de realización: Universidad de Murcia

Facultad, instituto, centro: Facultad de Informática

Entidad de evaluación: Universidad de Murcia

Tipo de evaluación: Encuesta

Tipo de entidad: Universidad

Calificación obtenida: 3,95

Tipo de entidad: Universidad

Calificación máxima posible: 5

65 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Fundamentos de Computadores

Tipo de programa: Ingeniería

Tipo de asignatura: Troncal

Titulación universitaria: Ingeniero en Informática

Curso que se imparte: Primero

Fecha de inicio: 1999

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 15

Entidad de realización: Universidad de Murcia

Facultad, instituto, centro: Facultad de Informática

Tipo de docencia: Teoría y Prácticas

Fecha de finalización: 2000

Tipo de entidad: Universidad

66 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Fundamentos de Computadores

Tipo de programa: Ingeniería

Tipo de asignatura: Troncal

Titulación universitaria: Ingeniero en Informática

Curso que se imparte: Primero

Fecha de inicio: 1998

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 6

Entidad de realización: Universidad de Murcia

Facultad, instituto, centro: Facultad de Informática

Tipo de docencia: Teórica presencial

Fecha de finalización: 1999

Tipo de entidad: Universidad

67 Tipo de docencia: Docencia oficial

Nombre de la asignatura/curso: Sistemas Informáticos en Tiempo Real

Tipo de programa: Ingeniería Técnica

Tipo de asignatura: Optativa

Titulación universitaria: Ingeniero Técnico en Informática de Sistemas

Curso que se imparte: Tercero

Fecha de inicio: 1998

Tipo de horas/créditos ECTS: Créditos

Nº de horas/créditos ECTS: 4,5

Entidad de realización: Universidad de Murcia

Facultad, instituto, centro: Facultad de Informática

Tipo de docencia: Teoría y Prácticas

Fecha de finalización: 1999

Tipo de entidad: Universidad

Dirección de tesis doctorales y/o proyectos fin de carrera

- 1** **Título del trabajo:** Soporte de Capas No Intensivas en Cómputo en Aceleradores de DNN Flexibles Modelados con STONNE
Tipo de proyecto: Trabajo Fin de Grado
Entidad de realización: Universidad de Murcia, Facultad de Informática
Alumno/a: Jesús Pérez Abellán
Calificación obtenida: 6,4
Fecha de defensa: 07/2023
- 2** **Título del trabajo:** Caracterización y Mejora de Políticas de Inserción y Reemplazo en el BTB
Tipo de proyecto: Trabajo Fin de Máster
Entidad de realización: Universidad de Murcia, Facultad de Informática
Alumno/a: Pascual Abellán Pérez
Calificación obtenida: 9,4
Fecha de defensa: 07/2023
- 3** **Título del trabajo:** Mapping Sparse DNN Models on Flexagon Hardware Accelerator
Tipo de proyecto: Trabajo Fin de Máster
Entidad de realización: Universidad de Murcia, Facultad de Informática
Alumno/a: Adrián Fenollar Navarro
Calificación obtenida: 10 (MH)
Fecha de defensa: 07/2023
- 4** **Título del trabajo:** Impacto en el Rendimiento del Uso de Codificaciones de Compartición Inexactas en Protocolos de Coherencia de Cachés Basados en Directorio
Tipo de proyecto: Trabajo Fin de Grado
Entidad de realización: Universidad de Murcia, Facultad de Informática
Alumno/a: Joaquín Ferrer Calderón
Calificación obtenida: 9.8 (MH)
Fecha de defensa: 06/2023
- 5** **Título del trabajo:** Modelado del Banco de Registros en GPUs con MGPUSim
Tipo de proyecto: Trabajo Fin de Grado
Entidad de realización: Universidad de Murcia, Facultad de Informática
Alumno/a: José Ángel Nicolás Ortega
Calificación obtenida: 9.9 (MH)
Fecha de defensa: 06/2023
- 6** **Título del trabajo:** Hardware Techniques for the Design of Efficient Inference Accelerators of Deep Neural Networks
Tipo de proyecto: Tesis Doctoral
Codirector/a tesis: José Luis Abellán Miguel
Entidad de realización: Universidad de Murcia, Facultad de Informática
Ciudad entidad realización: Murcia,
Alumno/a: Francisco Muñoz Martínez
Fecha de defensa: 11/2022
Tipo de entidad: Universidad



- 7** **Título del trabajo:** Caracterización de Arquitecturas para el Procesamiento de Redes Neuronales Profundas
Tipo de proyecto: Trabajo Fin de Grado
Entidad de realización: Universidad de Murcia, Facultad de Informática
Alumno/a: Saúl Maldonado Muñoz
Calificación obtenida: 8,8
Fecha de defensa: 07/2022
- 8** **Título del trabajo:** Caracterización de Predictores de Salto en Procesadores SMT
Tipo de proyecto: Trabajo Fin de Grado
Entidad de realización: Universidad de Murcia, Facultad de Informática
Alumno/a: Pascual Abellán Pérez
Calificación obtenida: 9,3
Fecha de defensa: 07/2022
- 9** **Título del trabajo:** Soporte en STONNE para Modelos de Redes Neuronales Profundas Escritos en TensorFlow
Tipo de proyecto: Trabajo Fin de Grado
Entidad de realización: Universidad de Murcia, Facultad de Informática
Alumno/a: Eduardo López Oliva
Calificación obtenida: 9,1
Fecha de defensa: 07/2022
- 10** **Título del trabajo:** Generación Automática de Mapeos Eficientes para Aceleradores Flexibles de Inferencia de DNNs
Tipo de proyecto: Trabajo Fin de Grado
Entidad de realización: Universidad de Murcia, Facultad de Informática
Alumno/a: Adrián Fenollar Navarro
Calificación obtenida: 10 (MH)
Fecha de defensa: 06/2022
- 11** **Título del trabajo:** CPU-PCGN: Procesamiento Eficiente de Redes Convolucionales de Grafos en Arquitecturas CPU
Tipo de proyecto: Trabajo Fin de Máster
Entidad de realización: Universidad de Murcia, Facultad de Informática
Alumno/a: Nicolás Meseguer Iborra
Calificación obtenida: 9,9
Fecha de defensa: 06/2022
- 12** **Título del trabajo:** Diseño de una Herramienta para la Representación Visual de una Arquitectura Acelerador de Inferencia para CNN
Tipo de proyecto: Trabajo Fin de Grado
Entidad de realización: Universidad de Murcia, Facultad de Informática
Alumno/a: Antonio Dolera Almailda
Calificación obtenida: 9,4
Fecha de defensa: 09/2020
- 13** **Título del trabajo:** Estudio del Impacto de la Agresividad del Procesador en el Mecanismo de Coherencia de Cachés en una Arquitectura Multinúcleo
Tipo de proyecto: Trabajo Fin de Grado
Entidad de realización: Universidad de Murcia, Facultad de Informática
Alumno/a: Víctor Nicolás Conesa
Calificación obtenida: 9,5



Fecha de defensa: 09/2019

- 14 Título del trabajo:** Caracterización de MobileNets usando InsideNet
Tipo de proyecto: Trabajo Fin de Máster
Entidad de realización: Universidad de Murcia, Facultad de Informática
Alumno/a: Francisco Muñoz Martínez
Calificación obtenida: 9,9 (MH)
Fecha de defensa: 06/2018
- 15 Título del trabajo:** Análisis de la Influencia de la Jerarquía de Caches en Arquitecturas GP-GPU
Tipo de proyecto: Trabajo Fin de Grado
Entidad de realización: Universidad de Murcia, Facultad de Informática
Tipo de entidad: Universidad
Alumno/a: Francisco Muñoz Martínez
Calificación obtenida: Matrícula de Honor
Fecha de defensa: 06/2017
- 16 Título del trabajo:** Construcción y Evaluación de un Computador Paralelo mediante Raspberry Pi
Tipo de proyecto: Trabajo Fin de Grado
Codirector/a tesis: Gregorio Bernabé García
Entidad de realización: Universidad de Murcia, Facultad de Informática
Tipo de entidad: Universidad
Alumno/a: Raúl Hernández Navarro
Calificación obtenida: Sobresaliente
Fecha de defensa: 02/2016
- 17 Título del trabajo:** Diseño y evaluación de un clúster MySQL con tarjetas Raspberry Pi
Tipo de proyecto: Trabajo Fin de Grado
Entidad de realización: Universidad de Murcia, Facultad de Informática
Tipo de entidad: Universidad
Alumno/a: Alejandro Centenero García
Calificación obtenida: Matrícula de Honor
Fecha de defensa: 02/2016
- 18 Título del trabajo:** Mejora de la Eficiencia Energética de Sistemas de Memoria Transaccional Hardware para Arquitecturas Multinúcleo
Tipo de proyecto: Tesis Doctoral
Codirector/a tesis: Juan Fernández Peinador
Entidad de realización: Universidad de Murcia, Facultad de Informática
Tipo de entidad: Universidad
Ciudad entidad realización: Murcia,
Alumno/a: Epifanio Gaona Ramírez
Calificación obtenida: Sobresaliente cum laude
Fecha de defensa: 01/2016
- 19 Título del trabajo:** Raspberry Pi Sever: Construcción de un Servidor WEB usando Raspberry Pi
Tipo de proyecto: Trabajo Fin de Grado
Entidad de realización: Universidad de Murcia, Facultad de Informática
Tipo de entidad: Universidad
Alumno/a: Samuel Tamel López Rodríguez
Calificación obtenida: Sobresaliente



Fecha de defensa: 06/2015

20 Título del trabajo: El Simulador Sniper: Simulación Rápida pero Precisa de Arquitecturas Multinúcleo

Tipo de proyecto: Proyecto Final de Carrera

Entidad de realización: Universidad de Murcia,
Facultad de Informática

Tipo de entidad: Universidad

Alumno/a: Salvador Legaz Martínez

Calificación obtenida: Sobresaliente

Fecha de defensa: 01/2015

21 Título del trabajo: Mejora del Uso de las Entradas de Directorio en un Many-Core CMP

Tipo de proyecto: Trabajo Fin de Grado

Entidad de realización: Universidad de Murcia,
Facultad de Informática

Tipo de entidad: Universidad

Alumno/a: Juan Mompeán Esteban

Calificación obtenida: Sobresaliente

Fecha de defensa: 09/2013

22 Título del trabajo: Efficient Synchronization and Communication in Many-Core Chip Multiprocessors

Tipo de proyecto: Tesis Doctoral

Codirector/a tesis: Juan Fernández Peinador

Entidad de realización: Universidad de Murcia,
Facultad de Informática

Tipo de entidad: Universidad

Ciudad entidad realización: Murcia,

Alumno/a: José Luis Abellán Miguel

Calificación obtenida: Sobresaliente cum laude - Mención Internacional

Fecha de defensa: 12/2012

23 Título del trabajo: Hardware Techniques for High-Performance Transactional Memory in Many-Core Chip Multiprocessors

Tipo de proyecto: Tesis Doctoral

Codirector/a tesis: José Manuel García Carrasco

Entidad de realización: Universidad de Murcia,
Facultad de Informática

Tipo de entidad: Universidad

Alumno/a: José Rubén Titos Gil

Calificación obtenida: Sobresaliente cum laude - Mención Internacional

Fecha de defensa: 11/2011

24 Título del trabajo: Uso de Redes Heterogéneas para la Reducción del Consumo Energético en Protocolos Basados en Coherencia Directa

Tipo de proyecto: Proyecto Final de Carrera

Codirector/a tesis: Ricardo Fernández Pascual; Alberto Ros Barsida

Entidad de realización: Universidad de Murcia,
Facultad de Informática

Tipo de entidad: Universidad

Alumno/a: Pablo David Muñoz Sánchez

Calificación obtenida: Sobresaliente

Fecha de defensa: 06/2011

25 Título del trabajo: Improving the Performance and Reducing the Consumption of Multicore Processors Using Heterogeneous Networks

Tipo de proyecto: Tesis Doctoral

Codirector/a tesis: Juan Luis Aragón Alcaraz



Entidad de realización: Universidad de Murcia,
Facultad de Informática
Alumno/a: Antonio Flores Gil
Calificación obtenida: Sobresaliente cum laude
Fecha de defensa: 09/2010

Tipo de entidad: Universidad

- 26 Título del trabajo:** Aceleración del Acceso a Líneas Contendidas en Protocolos de Coherencia Basados en Tokens

Tipo de proyecto: Proyecto Final de Carrera

Codirector/a tesis: Ricardo Fernández Pascual

Entidad de realización: Universidad de Murcia,
Facultad de Informática

Tipo de entidad: Universidad

Alumno/a: Inmaculada Carrión Señor

Calificación obtenida: Matrícula de Honor

Fecha de defensa: 07/2010

- 27 Título del trabajo:** Implementación y Evaluación de un Sistema de Memoria Transaccional Hardware Lazy-Lazy

Tipo de proyecto: Tesina

Codirector/a tesis: José Manuel García Carrasco

Entidad de realización: Universidad de Murcia,
Facultad de Informática

Tipo de entidad: Universidad

Alumno/a: Epifanio Gaona Ramírez

Calificación obtenida: Sobresaliente

Fecha de defensa: 09/2009

- 28 Título del trabajo:** Efficient and Scalable Cache Coherence for Many-Core Chip Multiprocessors

Tipo de proyecto: Tesis Doctoral

Codirector/a tesis: José Manuel García Carrasco

Entidad de realización: Universidad de Murcia,
Facultad de Informática

Tipo de entidad: Universidad

Alumno/a: Alberto Ros Bardisa

Calificación obtenida: Sobresaliente cum laude - Doctorado Europeo

Fecha de defensa: 09/2009

- 29 Título del trabajo:** Fault-tolerant Cache Coherence Protocols for CMPs

Tipo de proyecto: Tesis Doctoral

Codirector/a tesis: José Manuel García Carrasco

Entidad de realización: Universidad de Murcia, Facultad de Informática

Alumno/a: Ricardo Fernández Pascual

Calificación obtenida: Sobresaliente cum laude - Doctorado Europeo

Fecha de defensa: 07/2009

- 30 Título del trabajo:** CellCol: Diseño, Implementación y Evaluación de Primitivas Colectivas de Sincronización y Comunicación sobre Cell BE

Tipo de proyecto: Proyecto Final de Carrera

Codirector/a tesis: Juan Fernández Peinador

Entidad de realización: Universidad de Murcia,
Facultad de Informática

Tipo de entidad: Universidad

Alumno/a: Epifanio Gaona Ramírez

Calificación obtenida: Matrícula de Honor

Fecha de defensa: 07/2008



- 31 Título del trabajo:** Evaluación del Rendimiento de la GPU Nvidia TESLA
Tipo de proyecto: Proyecto Final de Carrera
Codirector/a tesis: Gregorio Bernabé García; Juan Fernández Peinador
Entidad de realización: Universidad de Murcia, Facultad de Informática
Tipo de entidad: Universidad
Alumno/a: Joaquín Franco Ros
Calificación obtenida: Sobresaliente
Fecha de defensa: 07/2008
- 32 Título del trabajo:** Planificación de Tareas y Balanceo de Carga en el Cell Broadband Engine
Tipo de proyecto: Tesina
Codirector/a tesis: Juan Fernández Peinador
Entidad de realización: Universidad de Murcia, Facultad de Informática
Tipo de entidad: Universidad
Alumno/a: José Luis Abellán Miguel
Calificación obtenida: Sobresaliente
Fecha de defensa: 07/2008
- 33 Título del trabajo:** Direct Coherence: An Efficient Cache Coherence Protocol for Tiled Chip Multiprocessors
Tipo de proyecto: Tesina
Codirector/a tesis: José Manuel García Carrasco
Entidad de realización: Universidad de Murcia, Facultad de Informática
Tipo de entidad: Universidad
Alumno/a: Alberto Ros Bardisa
Calificación obtenida: Sobresaliente
Fecha de defensa: 06/2008
- 34 Título del trabajo:** Sistemas de Memoria Transaccional Hardware: Políticas, Conflictos y su influencia en el Rendimiento
Tipo de proyecto: Tesina
Codirector/a tesis: José Manuel García Carrasco
Entidad de realización: Universidad de Murcia, Facultad de Informática
Tipo de entidad: Universidad
Alumno/a: José Rubén Titos Gil
Calificación obtenida: Notable
Fecha de defensa: 09/2007
- 35 Título del trabajo:** CellStats: Una Herramienta para la Evaluación de las Operaciones Básicas de Sincronización y Comunicación del Cell BE
Tipo de proyecto: Proyecto Final de Carrera
Codirector/a tesis: Juan Fernández Peinador
Entidad de realización: Universidad de Murcia, Facultad de Informática
Tipo de entidad: Universidad
Alumno/a: José Luis Abellán Miguel
Calificación obtenida: Matrícula de Honor
Fecha de defensa: 07/2007
- 36 Título del trabajo:** Evaluación de Aplicaciones Comerciales en Multiprocesadores de Memoria Compartida cc-NUMA
Tipo de proyecto: Proyecto Final de Carrera
Codirector/a tesis: José Manuel García Carrasco



Entidad de realización: Universidad de Murcia,
Facultad de Informática

Tipo de entidad: Universidad

Alumno/a: Antonio David González González y Carmen Pilar Martínez Sánchez

Calificación obtenida: Sobresaliente

Fecha de defensa: 09/2006

37 Título del trabajo: El Controlador de Cerrojos: Un Mecanismo de Sincronización Eficiente en Multiprocesadores cc-NUMA

Tipo de proyecto: Proyecto Final de Carrera

Codirector/a tesis: José Manuel García Carrasco

Entidad de realización: Universidad de Murcia,
Facultad de Informática

Tipo de entidad: Universidad

Alumno/a: José Rubén Titos Gil

Calificación obtenida: Matrícula de Honor

Fecha de defensa: 07/2006

38 Título del trabajo: Estudio y Evaluación del Encaminamiento Multicast en cc-NUMAs con Directorios Comprimidos

Tipo de proyecto: Proyecto Final de Carrera

Codirector/a tesis: José Manuel García Carrasco

Entidad de realización: Universidad de Murcia,
Facultad de Informática

Tipo de entidad: Universidad

Alumno/a: Alejandro Orozco López

Calificación obtenida: Matrícula de Honor

Fecha de defensa: 06/2005

39 Título del trabajo: Reducción de la Carga de los Controladores de Caché en Multiprocesadores SMP Mediante el Filtrado de Transacciones de Coherencia

Tipo de proyecto: Proyecto Final de Carrera

Entidad de realización: Universidad de Murcia,
Facultad de Informática

Tipo de entidad: Universidad

Alumno/a: María Ángeles Sánchez Pino

Calificación obtenida: Sobresaliente

Fecha de defensa: 09/2004

40 Título del trabajo: Diseño y Evaluación de una Arquitectura Basado en Directorio Liger

Tipo de proyecto: Proyecto Final de Carrera

Codirector/a tesis: José Manuel García Carrasco

Entidad de realización: Universidad de Murcia,
Facultad de Informática

Tipo de entidad: Universidad

Alumno/a: Alberto Ros Bardisa

Calificación obtenida: Matrícula de Honor

Fecha de defensa: 06/2004

41 Título del trabajo: Evaluación de Aplicaciones Comerciales en Servidores Multiprocesador mediante SIMICS

Tipo de proyecto: Proyecto Final de Carrera

Codirector/a tesis: José Manuel García Carrasco

Entidad de realización: Universidad de Murcia,
Facultad de Informática

Tipo de entidad: Universidad

Alumno/a: Francisco Villa Aroca

Calificación obtenida: Sobresaliente

Fecha de defensa: 07/2003



Cursos y seminarios impartidos orientados a la formación docente universitaria

- 1** **Tipo de evento:** Curso de verano
Nombre del evento: Administración y Programación de Clústers
Entidad organizadora: Universidad Internacional del Mar
Fecha de impartición: 07/2011
- 2** **Tipo de evento:** Curso de verano
Nombre del evento: Procesadores Multinúcleo: Diseño, Programación y Uso
Entidad organizadora: Universidad Internacional del Mar
Fecha de impartición: 07/2008
- 3** **Tipo de evento:** Formación de profesores noveles de la Universidad de Murcia
Nombre del evento: Programa de Formación Inicial del Profesorado de la Universidad de Murcia (FIPRUMU) 6ª Edición
Entidad organizadora: Universidad de Murcia, Instituto **Tipo de entidad:** Universidad de Ciencias de la Educación
Horas impartidas: 30
Fecha de impartición: 01/10/2007
- 4** **Tipo de evento:** Curso de verano
Nombre del evento: Procesadores Multinúcleo: Diseño, Programación y Uso
Entidad organizadora: Universidad Internacional del Mar
Fecha de impartición: 07/2007

Publicaciones docentes o de carácter pedagógico, libros, artículos, etc.

- 1** Manuel Eugenio Acacio Sánchez; Ricardo Fernández Pascual; Pilar González Férez; Alberto Ros Bardisa. Estructura y Tecnología de Computadores, pp. 1 - 287. Diego Marín Librero Editor, SL. ISBN 978-84-16043-55-2
Fecha de elaboración: 2016
Tipo de soporte: Libro
- 2** Manuel E. Acacio; Javier Cuenca; Lorenzo Fernández; Ricardo Fernández-Pascual; Joaquín Cervera; Domingo Giménez; M. Carmen Garrido; Juan A. Sánchez; José Guillén; Juan Alejandro Palomino; María-Eugenia Requena. Una Experiencia de Iniciación al Paralelismo en Segundo Curso del Grado de Ingeniería Informática, Actas del Simposio/Taller de Estrategias y herramientas para el aprendizaje y la evaluación (JENUI 2012). pp. 49 - 56. ISBN 84-695-3941-8
Fecha de elaboración: 06/2012
Tipo de soporte: Artículo/s
- 3** Manuel E. Acacio; Javier Cuenca; Lorenzo Fernández; Ricardo Fernández-Pascual; Joaquín Cervera; Domingo Giménez; M. Carmen Garrido; Juan A. Sánchez; José Guillén; Juan Alejandro Palomino; María-Eugenia Requena. An Experience of Early Initiation to Parallelism in the Computing Engineering Degree at the University of Murcia, Spain, Actas del Second NSF/TCPP Workshop on Parallel and Distributed Computing Education (EduPar-12). pp. 1283 - 1288. IEEE Computer Society. ISBN 978-0-7695-4676-6
Fecha de elaboración: 05/2012
Tipo de soporte: Artículo/s



- 4** José M. García; Manuel E. Acacio. Una Propuesta de Adaptación al EEES para la Arquitectura de Computadores, Actas del I Simposio Nacional de Docencia en Informática (SiNDI). pp. 103 - 110. Thomson-Paraninfo. ISBN 84-9732-443-9
Fecha de elaboración: 09/2005
Tipo de soporte: Artículo/s
- 5** José M. García; Manuel E. Acacio. El Proyecto de Investigación: Un Complemento Eficaz en la Docencia de Arquitectura de Computadores, Actas de las X Jornadas de Enseñanza Universitaria de la Informática (JENUI). pp. 135 - 142. Thomson-Paraninfo. ISBN 84-9732-334-3
Fecha de elaboración: 06/2004
Tipo de soporte: Artículo/s

Participación en proyectos de innovación docente

- 1** **Título del proyecto:** Mejora de actividades de innovación docente en tres asignaturas relacionadas con la Arquitectura de Computadores del Grado en Ingeniería de Informática: (ETC), (AEC) y (AOC)
Tipo de participación: Miembro de equipo
Nombre del investigador/a principal (IP): Gregorio Bernabé García
Entidad financiadora: Universidad de Murcia **Tipo de entidad:** Universidad
Fecha de inicio-fin: 01/09/2017 - 31/07/2018 **Duración:** 11 meses
- 2** **Título del proyecto:** Realizar actividades de innovación docente en tres asignaturas relacionadas con la Arquitectura de Computadores del Grado en Ingeniería en Informática: Estructura y Tecnología de Computadores (ETC), Ampliación y Estructura de Computadores (AEC) y Arquitectura y Organización de Computadores (AOC)
Tipo de participación: Miembro de equipo
Nombre del investigador/a principal (IP): Gregorio Bernabé García
Entidad financiadora: Universidad de Murcia **Tipo de entidad:** Universidad
Fecha de inicio-fin: 01/09/2016 - 31/07/2017 **Duración:** 11 meses
- 3** **Título del proyecto:** TCPP Curriculum: Adoption in the Second Year of the Undergraduate Degree in Computer Science at the University of Murcia, Spain
Tipo de participación: Miembro de equipo
Nombre del investigador/a principal (IP): Domingo Giménez Cánovas
Importe concedido: 2.500 €
Entidad financiadora: National Science Foundation (NSF) e Intel
Tipo de convocatoria: Competitivo
Fecha de inicio-fin: 01/09/2011 - 30/06/2012 **Duración:** 10 meses
- 4** **Título del proyecto:** Proyecto Innovación Educativa en la Facultad de Informática de 1o Curso Completo Adaptado al ECTS
Tipo de participación: Miembro de equipo
Nombre del investigador/a principal (IP): Juan Piernas Cánovas
Importe concedido: 13.000 €
Entidad financiadora: Universidad de Murcia, Comunidad Autónoma de la Región de Murcia, Ministerio de Educación y Ciencia
Tipo de convocatoria: Competitivo
Fecha de inicio-fin: 01/07/2005 - 30/09/2006 **Duración:** 15 meses
- 5** **Título del proyecto:** Proyecto Innovación Educativa en la Facultad de Informática de Adaptación al EEES de la asignatura Arquitectura e Ingeniería de Computadores
Tipo de participación: Miembro de equipo

**Nombre del investigador/a principal (IP):** José Manuel García Carrasco**Importe concedido:** 1.604 €**Entidad financiadora:** Universidad de Murcia, Comunidad Autónoma de la Región de Murcia**Tipo de convocatoria:** Competitivo**Fecha de inicio-fin:** 01/07/2005 - 30/09/2006**Duración:** 15 meses

Experiencia científica y tecnológica

Grupos/equipos de investigación, desarrollo o innovación

- 1 **Nombre del grupo:** Arquitectura de Computadores y Sistemas Paralelos / Computer Architecture and Parallel Systems
Objeto del grupo: Investigación
Nombre del investigador/a principal (IP): Manuel E. Acacio Sánchez
Código normalizado: E084-02
Entidad de afiliación: Universidad de Murcia **Tipo de entidad:** Universidad
Fecha de inicio: 01/2010
- 2 **Nombre del grupo:** Grupo de Investigación de Arquitectura y Computación Paralela
Objeto del grupo: Investigación
Nombre del investigador/a principal (IP): José M. García Carrasco
Código normalizado: E084-01
Entidad de afiliación: Universidad de Murcia **Tipo de entidad:** Universidad
Fecha de inicio: 10/1998

Actividad científica o tecnológica

Proyectos de I+D+i financiados en convocatorias competitivas de Administraciones o entidades públicas y privadas

- 1 **Nombre del proyecto:** Desarrollos Avanzados para la Mejora de las Arquitecturas Superchip (PID2022-136315OB-I00)
Nombres investigadores principales (IP, Co-IP,...): Manuel E. Acacio Sánchez; Alberto Ros Bardisa
Nº de investigadores/as: 11
Entidad/es financiadora/s: Ministerio de Ciencia, Innovación y Universidades
Fecha de inicio-fin: 01/09/2023 - 31/08/2027
Entidad/es participante/s: Universidad de Murcia
Cuantía total: 317.000 €
- 2 **Nombre del proyecto:** CONVOLVE: Seamless Design of Smart Edge Processors (Project ID 101070374)
Nombres investigadores principales (IP, Co-IP,...): Alexandra Jimborean
Entidad/es financiadora/s: CENTRO DE ACUSTICA APLICADA Y EVALUACION NO DESTRUCTIVA **Tipo de entidad:** Asociaciones y Agrupaciones
HORIZON-CL4-2021-DIGITAL-EMERGING-01-01 **Tipo de entidad:** Unión Europea



Fecha de inicio-fin: 01/11/2022 - 31/10/2025

Cuantía total: 434.840 €

- 3 Nombre del proyecto:** Diseño de Sistemas de Computación Energéticamente Sostenibles y Eficientes (TED2021-130233B-C33)

Entidad de realización: Universidad de Murcia **Tipo de entidad:** Universidad

Nombres investigadores principales (IP, Co-IP,...): 1; Juan Luis Aragón Alcaraz

Entidad/es financiadora/s:

Ministerio de Ciencia e Innovación

Tipo de entidad: Agencia Estatal de Investigación

Fecha de inicio-fin: 01/12/2022 - 30/11/2024

Cuantía total: 217.695 €

- 4 Nombre del proyecto:** Técnicas Innovadoras en Computación Especializada y de Altas Prestaciones (RTI2018-098156-B-C53)

Nombres investigadores principales (IP, Co-IP,...): A. Javier Cuenca Muñoz; Manuel E. Acacio Sánchez

Nº de investigadores/as: 11

Entidad/es financiadora/s:

Ministerio de Ciencia, Innovación y Universidades

Fecha de inicio-fin: 01/01/2019 - 31/12/2021

Entidad/es participante/s: Universidad Miguel Hernández; Universidad Politécnica de Valencia;

Universidad de Castilla-La Mancha; Universidad de Murcia; Universitat de València

Cuantía total: 137.900 €

- 5 Nombre del proyecto:** HiPEAC-5: High Performance and Embedded Architecture and Compilation

Nombres investigadores principales (IP, Co-IP,...): Koen De Bosschere

Entidad/es financiadora/s:

European Commission, Project ID. 779656

Fecha de inicio-fin: 01/12/2017 - 29/02/2020

Entidad/es participante/s: Diversas universidades y empresas europeas en su mayoría

Cuantía total: 2.600.000 €

- 6 Nombre del proyecto:** Técnicas para la Mejora de las Prestaciones, Fiabilidad y Consumo de Energía de los Servidores. Optimización de Aplicaciones Científicas, Médicas y de Visión Artificial (TIN2015-66972-C5-3-R)

Nombres investigadores principales (IP, Co-IP,...): Manuel E. Acacio Sánchez; Gregorio Bernabé García

Nº de investigadores/as: 19

Entidad/es financiadora/s:

Ministerio de Economía y Competitividad

Fecha de inicio-fin: 01/01/2016 - 31/12/2018

Entidad/es participante/s: Universidad Miguel Hernández; Universidad Politécnica de Valencia;

Universidad de Castilla-La Mancha; Universidad de Murcia; Universitat de València

Cuantía total: 199.166 €

- 7 Nombre del proyecto:** Red de Excelencia de Arquitectura de Computadores y Comunicaciones Avanzadas (TIN2016-81850-REDC)

Nombres investigadores principales (IP, Co-IP,...): Francisco José Quiles Flor

Nº de investigadores/as: 4

Entidad/es financiadora/s:

Ministerio de Economía y Competitividad



Fecha de inicio-fin: 01/07/2017 - 30/06/2018

Entidad/es participante/s: Universidad Politécnica de Valencia; Universidad de Castilla-La Mancha; Universidad de Murcia; Universitat de València

Cuantía total: 41.500 €

8 Nombre del proyecto: HiPEAC-4: High Performance and Embedded Architecture and Compilation

Nombres investigadores principales (IP, Co-IP,...): Koen De Bosschere

Entidad/es financiadora/s:

European Commission, Project ID. 687698

Fecha de inicio-fin: 01/01/2016 - 31/03/2018

Entidad/es participante/s: Diversas universidades y empresas europeas en su mayoría

Cuantía total: 3.480.000 €

9 Nombre del proyecto: Diseño de una Infraestructura Hardware para la Comunicación y Sincronización Eficientes en Arquitecturas Multicore para Servidores (19295/PI/14)

Nombres investigadores principales (IP, Co-IP,...): Manuel E. Acacio

Nº de investigadores/as: 3

Entidad/es financiadora/s:

Fundación Séneca, Agencia de Ciencia y Tecnología de la Región de Murcia

Fecha de inicio-fin: 01/07/2015 - 30/06/2017

Entidad/es participante/s: Universidad de Murcia

Cuantía total: 21.500 €

10 Nombre del proyecto: Red de Excelencia de Arquitectura de Computadores y Comunicaciones Avanzadas (TIN2014-54170-REDC)

Nombres investigadores principales (IP, Co-IP,...): Francisco José Quiles Flor

Nº de investigadores/as: 4

Entidad/es financiadora/s:

Ministerio de Economía y Competitividad

Fecha de inicio-fin: 01/07/2015 - 30/06/2016

Entidad/es participante/s: Universidad Politécnica de Valencia; Universidad de Castilla-La Mancha; Universidad de Murcia; Universitat de València

Cuantía total: 27.000 €

11 Nombre del proyecto: Mejora de las arquitecturas de servidores, aplicaciones y servicios (TIN2012-38341-C04-03)

Nombres investigadores principales (IP, Co-IP,...): Manuel E. Acacio Sánchez

Nº de investigadores/as: 21

Entidad/es financiadora/s:

Ministerio de Economía y Competitividad

Fecha de inicio-fin: 01/01/2013 - 31/12/2015

Entidad/es participante/s: Universidad Politécnica de Valencia; Universidad de Castilla-La Mancha; Universidad de Murcia

Cuantía total: 99.661 €

12 Nombre del proyecto: HiPEAC3: Red de excelencia en arquitecturas de altas prestaciones, arquitecturas empujadas y compilación

Nombres investigadores principales (IP, Co-IP,...): Koen De Bosschere

Entidad/es financiadora/s:

Comisión Europea, CORDIS ICT-287759



Fecha de inicio-fin: 01/2012 - 12/2015

Entidad/es participante/s: Diversas universidades y empresas europeas en su mayoría

Cuantía total: 3.810.000 €

13 Nombre del proyecto: Euro-TM: Transactional Memories: Foundations, Algorithms, Tools, and Applications

Nombres investigadores principales (IP, Co-IP,...): Paolo Romano

Entidad/es financiadora/s:

Comisión Europea, ICT COST Action IC1001

Fecha de inicio-fin: 02/2011 - 02/2015

Entidad/es participante/s: 45 centros europeos

Cuantía total: 400.000 €

14 Nombre del proyecto: Arquitecturas de servidores, aplicaciones y servicios (TIN2009-14475-C04-02)

Nombres investigadores principales (IP, Co-IP,...): José M. García Carrasco

Nº de investigadores/as: 29

Entidad/es financiadora/s:

Ministerio de Educación y Ciencia

Fecha de inicio-fin: 01/01/2010 - 31/12/2012

Entidad/es participante/s: Universidad Politécnica de Valencia; Universidad de Castilla-La Mancha; Universidad de Murcia; Universitat de València

Cuantía total: 409.101 €

15 Nombre del proyecto: Arquitecturas fiables y de altas prestaciones para centros de proceso de datos y servidores de Internet (CSD2006-00046)

Nombres investigadores principales (IP, Co-IP,...): José F. Duato Marín

Nº de investigadores/as: 54

Entidad/es financiadora/s:

Ministerio de Educación y Ciencia

Fecha de inicio-fin: 01/10/2006 - 15/07/2012

Entidad/es participante/s: Universidad Politécnica de Valencia; Universidad de Castilla-La Mancha; Universidad de Murcia; Universitat de València

Cuantía total: 3.500.000 €

16 Nombre del proyecto: Diseño de arquitecturas CMP eficientes energéticamente y fiables para sistemas empujados de próxima generación (05831/PI/07)

Nombres investigadores principales (IP, Co-IP,...): José M. García Carrasco

Nº de investigadores/as: 6

Entidad/es financiadora/s:

Fundación Séneca, Agencia de Ciencia y Tecnología de la Región de Murcia

Fecha de inicio-fin: 01/01/2007 - 31/12/2009

Entidad/es participante/s: Universidad de Murcia

Cuantía total: 33.900 €

17 Nombre del proyecto: Mejora de las prestaciones, servicios y aplicaciones ofrecidas por arquitecturas cluster de altas prestaciones (TIN2006-15516-C04-03)

Nombres investigadores principales (IP, Co-IP,...): José M. García Carrasco

Nº de investigadores/as: 17

Entidad/es financiadora/s:

Ministerio de Educación y Ciencia



Fecha de inicio-fin: 01/10/2006 - 30/09/2009

Entidad/es participante/s: Universidad Politécnica de Valencia; Universidad de Castilla-La Mancha; Universidad de Murcia; Universitat de València

Cuantía total: 193.600 €

18 Nombre del proyecto: Adaptive cache indexing policies

Nombres investigadores principales (IP, Co-IP,...): Manuel E. Acacio

Nº de investigadores/as: 5

Entidad/es financiadora/s:

European Network of Excellence on High Performance and Embedded Architecture and Compilation (HiPEAC)

Fecha de inicio-fin: 01/05/2009 - 31/07/2009

Entidad/es participante/s: Universidad de Murcia; University of Edinburgh

Cuantía total: 6.900 €

19 Nombre del proyecto: Mejora de las prestaciones y servicios ofrecidos por las redes de computadores personales (II) (TIC2003-08154-C06-03)

Nombres investigadores principales (IP, Co-IP,...): José M. García Carrasco

Nº de investigadores/as: 13

Entidad/es financiadora/s:

Ministerio de Ciencia y Tecnología

Fecha de inicio-fin: 28/11/2003 - 27/11/2006

Entidad/es participante/s: Universidad Jaime I; Universidad Politécnica de Valencia; Universidad de Castilla-La Mancha; Universidad de Murcia; Universitat de València

Cuantía total: 309.000 €

20 Nombre del proyecto: Mejora de las prestaciones y servicios ofrecidos por las redes de computadores personales. Desarrollo de aplicaciones multimedia distribuidas (TIC2000-1151- C07-03)

Nombres investigadores principales (IP, Co-IP,...): José M. García Carrasco

Nº de investigadores/as: 11

Entidad/es financiadora/s:

Ministerio de Ciencia y Tecnología

Fecha de inicio: 01/08/1997

Entidad/es participante/s: Universidad Jaime I; Universidad Politécnica de Valencia; Universidad de Castilla-La Mancha; Universidad de Murcia; Universitat de València

Cuantía total: 50.000 €

Contratos, convenios o proyectos de I+D+i no competitivos con Administraciones o entidades públicas o privadas

1 Nombre del proyecto: ARSENIO: Clúster Mutiprocesador RISC-V

Nombres investigadores principales (IP, Co-IP,...): Ricardo Fernández-Pascual; Alberto Ros

Entidad/es financiadora/s:

Semidynamics Technology Services, S.L.

Fecha de inicio: 03/01/2024

Duración: 2 años

2 Nombre del proyecto: Cátedra AED Vantage

Nombres investigadores principales (IP, Co-IP,...): Manuel E. Acacio; Antonio Flores

Entidad/es financiadora/s:



AED Vantage

Fecha de inicio: 26/05/2023**Duración:** 2 años**Cuantía total:** 100.000 €

- 3** **Nombre del proyecto:** Exploring the Implementation Space of ARM's Transactional Memory Extensions (TME) using gem5

Grado de contribución: Investigador/a**Nombres investigadores principales (IP, Co-IP,...):** Rubén Tltos Gil; Ricardo Fernández Pascual**Nº de investigadores/as:** 4**Entidad/es financiadora/s:**

Huawei Technologies CO., LTD

Tipo de entidad: Entidad Empresarial**Fecha de inicio:** 16/03/2021**Duración:** 1 año - 23 días**Cuantía total:** 74.000 €

Actividades científicas y tecnológicas

Producción científica

Publicaciones, documentos científicos y técnicos

- 1** Víctor Nicolás-Conesa; Rubén Tltos-Gil; Ricardo Fernández-Pascual; Alberto Ros; Manuel E. Acacio. On the Interactions between ILP and TLP with Hardware Transactional Memory. Microprocessors and Microsystems. 104, pp. 1 - 12. Elsevier, 2024. ISSN 0141-9331

Tipo de producción: Artículo científico**Fuente de impacto:** WOS (JCR)**Categoría:** Science Edition - COMPUTER SCIENCE, HARDWARE & ARCHITECTURE**Índice de impacto:** 2.6**Revista dentro del 25%:** No**Posición de publicación:** 27**Num. revistas en cat.:** 54

- 2** Francisco Muñoz-Martínez; José L. Abellán; Manuel E. Acacio; Tushar Krishna. STIFT: A Spatio-Temporal Integrated Folding Tree for Efficient Reductions in Flexible DNN Accelerators. ACM Journal on Emerging Technologies in Computing Systems. 19 - 4, pp. 1 - 20. ACM, 2023. ISSN 1550-4832

DOI: 10.1145/3531011**Tipo de producción:** Artículo científico**Tipo de soporte:** Revista**Fuente de impacto:** WOS (JCR)**Categoría:** Science Edition 2022 - COMPUTER SCIENCE, HARDWARE & ARCHITECTURE**Índice de impacto:** 2.2 (Q3)**Revista dentro del 25%:** No**Posición de publicación:** 32**Num. revistas en cat.:** 54

- 3** Josué Feliu; Alberto Ros; Manuel E. Acacio; Stefanos Kaxiras. Speculative inter-thread store-to-load forwarding in SMT architectures. Journal of Parallel and Distributed Computing. 147, pp. 94 - 106. Elsevier, 2023. ISSN 0743-7315

DOI: 10.1016/j.jpdc.2022.11.007**Tipo de producción:** Artículo científico**Tipo de soporte:** Revista**Fuente de impacto:** WOS (JCR)**Categoría:** Science Edition 2022 - COMPUTER SCIENCE, THEORY & METHODS**Índice de impacto:** 3.8 (Q2)**Revista dentro del 25%:** No

**Posición de publicación:** 29**Num. revistas en cat.:** 111

- 4** Marina Shimchenko; Rubén Titos-Gil; Ricardo Fernández-Pascual; Manuel E. Acacio; Stefanos Kaxiras; Alberto Ros; Alexandra Jimborean. Analysing Software Prefetching Opportunities in Hardware Transactional Memory. Journal of Supercomputing. 78 - 1, pp. 919 - 944. Springer, 2022. ISSN 0920-8542

DOI: 10.1007/s11227-021-03897-z**Tipo de producción:** Artículo científico**Fuente de impacto:** WOS (JCR)**Índice de impacto:** 3.3 (Q2)**Posición de publicación:** 37**Tipo de soporte:** Revista**Categoría:** Science Edition 2022 - COMPUTER SCIENCE, THEORY & METHODS**Revista dentro del 25%:** No**Num. revistas en cat.:** 111

- 5** Rubén Titos-Gil; Ricardo Fernández-Pascual; Alberto Ros; Manuel E. Acacio. DeTraS: Delaying Stores for Friendly-Fire Mitigation in Hardware Transactional Memory. IEEE Transactions on Parallel and Distributed Systems. 33 - 1, pp. 1 - 13. IEEE Computer Society, 2022. ISSN 1045-9219

DOI: 10.1109/TPDS.2019.2917185**Tipo de producción:** Artículo científico**Fuente de impacto:** WOS (JCR)**Índice de impacto:** 5.3 (Q1)**Posición de publicación:** 18**Tipo de soporte:** Revista**Categoría:** Science Edition 2022 - COMPUTER SCIENCE, THEORY & METHODS**Revista dentro del 25%:** Si**Num. revistas en cat.:** 111

- 6** Francisco Muñoz-Martínez; José L. Abellán; Manuel E. Acacio; Tushar Krishna. STONNE: Enabling Cycle-Level Microarchitectural Simulation for DNN Inference Accelerators. IEEE Computer Architecture Letters. 20 - 2, pp. 122 - 125. IEEE, 2021. ISSN 1556-6056

DOI: 10.1109/LCA.2021.3097253**Tipo de producción:** Artículo científico**Fuente de impacto:** WOS (JCR)**Índice de impacto:** 2.118 (Q3)**Posición de publicación:** 42**Tipo de soporte:** Revista**Categoría:** Science Edition 2021 - COMPUTER SCIENCE, HARDWARE & ARCHITECTURE**Num. revistas en cat.:** 62

- 7** Rubén Titos-Gil; Ricardo Fernández-Pascual; Alberto Ros; Manuel E. Acacio. Concurrent Irrevocability in Best-Effort Hardware Transactional Memory. IEEE Transactions on Parallel and Distributed Systems. 31 - 6, pp. 1301 - 1315. IEEE Computer Society, 2020. ISSN 1045-9219

DOI: 10.1109/TPDS.2019.2917185**Tipo de producción:** Artículo científico**Fuente de impacto:** WOS (JCR)**Índice de impacto:** 2.687 (Q2)**Posición de publicación:** 30**Tipo de soporte:** Revista**Categoría:** Science Edition 2019 - COMPUTER SCIENCE, THEORY & METHODS**Revista dentro del 25%:** No**Num. revistas en cat.:** 110

- 8** Rubén Titos-Gil; Ricardo Fernández-Pascual; Alberto Ros; Manuel E. Acacio. PfTouch: Concurrent Page-Fault Handling for Intel Restricted Transactional memory. Journal of Parallel and Distributed Computing. 145, pp. 111 - 123. Elsevier, 2020. ISSN 0743-7315

DOI: 10.1016/j.jpdc.2020.06.009**Tipo de producción:** Artículo científico**Fuente de impacto:** WOS (JCR)**Tipo de soporte:** Revista**Categoría:** Science Edition - COMPUTER SCIENCE, THEORY & METHODS



Índice de impacto: 3.734 (Q1)
Posición de publicación: 19

Revista dentro del 25%: Si
Num. revistas en cat.: 110

- 9** Francisco Muñoz-Martínez; José L. Abellán; Manuel E. Acacio. InsideNet: A Tool for Characterizing Convolutional Neural Networks. Future Generation Computer Systems. 100, pp. 298 - 315. Elsevier, 2019. ISSN 0167-739X

Tipo de producción: Artículo científico

Tipo de soporte: Revista

Fuente de impacto: WOS (JCR)

Categoría: Science Edition - COMPUTER SCIENCE, THEORY & METHODS

Índice de impacto: 6.12 (Q1)

Revista dentro del 25%: Si

Posición de publicación: 8

Num. revistas en cat.: 108

- 10** Rubén Titos-Gil; Antonio Flores; Ricardo Fernández-Pascual; Alberto Ros; Salvador Petit; Julio Sahuquillo; Manuel E. Acacio. Way Combination for an Adaptive and Scalable Coherence Directory. IEEE Transactions on Parallel and Distributed Systems. 30 - 11, pp. 2608 - 2623. IEEE Computer Society, 2019. ISSN 1045-9219

DOI: 10.1109/TPDS.2019.2917185

Tipo de producción: Artículo científico

Tipo de soporte: Revista

Fuente de impacto: WOS (JCR)

Categoría: Science Edition - COMPUTER SCIENCE, THEORY & METHODS

Índice de impacto: 2.6 (Q2)

Revista dentro del 25%: Si

Posición de publicación: 29

Num. revistas en cat.: 108

- 11** Gregorio Bernabé; Manuel E. Acacio. On the Parallelization of Stream Compaction on a Low-Cost SDC Cluster. Scientific Programming. 2018 - 2037272, pp. 1 - 10. Hindawi, 2018. ISSN 1058-9244

Tipo de producción: Artículo científico

Tipo de soporte: Revista

Fuente de impacto: WOS (JCR)

Categoría: Science Edition - COMPUTER SCIENCE, SOFTWARE ENGINEERING

Índice de impacto: 1.344 (Q2)

Num. revistas en cat.: 104

Posición de publicación: 52

- 12** Gregorio Bernabé; Raúl Navarro; Manuel E. Acacio. Parallel Implementations of the 3D Fast Wavelet Transform on a Raspberry Pi 2 Cluster. Journal of Supercomputing. 74 - 4, pp. 1765 - 1778. Springer, 2018. ISSN 0920-8542

Tipo de producción: Artículo científico

Tipo de soporte: Revista

Fuente de impacto: WOS (JCR)

Categoría: Science Edition - COMPUTER SCIENCE, THEORY & METHODS

Índice de impacto: 1.532 (Q2)

Num. revistas en cat.: 103

Posición de publicación: 44

- 13** José L. Abellán; Eduardo Padierna; Alberto Ros; Manuel E. Acacio. Photonic-Based Express Coherence Notifications for Many-core CMPs. Journal of Parallel and Distributed Computing. 113, pp. 179 - 194. Elsevier, 2018. ISSN 0743-7315

Tipo de producción: Artículo científico

Tipo de soporte: Revista

Fuente de impacto: WOS (JCR)

Categoría: Science Edition - COMPUTER SCIENCE, THEORY & METHODS

Índice de impacto: 1.815 (Q2)

Num. revistas en cat.: 103

Posición de publicación: 33

- 14** Juan M. Cebrián; Ricardo Fernández-Pascual; Alexandra Jimborean; Manuel E. Acacio; Alberto Ros. A Dedicated Private-Shared Cache Design for Scalable Multiprocessors. Concurrency and Computation: Practice & Experience. 29 - 2, pp. 1 - 13. Wiley, 2017. ISSN 1532-0626



Tipo de producción: Artículo científico

Fuente de impacto: WOS (JCR)

Índice de impacto: 1.114 (Q3)

Posición de publicación: 53

Tipo de soporte: Revista

Categoría: Science Edition - COMPUTER SCIENCE, THEORY & METHODS

Num. revistas en cat.: 103

- 15** Ricardo Fernández-Pascual; Alberto Ros; Manuel E. Acacio. Are Distributed Sharing Codes a Solution to the Scalability Problem of Coherence Directories in Manycores? An Evaluation Study. Journal of Supercomputing. 72 - 2, pp. 612 - 638. Springer, 2016. ISSN 0920-8542

Tipo de producción: Artículo científico

Fuente de impacto: WOS (JCR)

Índice de impacto: 1.326 (Q2)

Posición de publicación: 52

Tipo de soporte: Revista

Categoría: Science Edition - COMPUTER SCIENCE, HARDWARE & ARCHITECTURE

Num. revistas en cat.: 104

- 16** Ricardo Fernández-Pascual; Alberto Ros; Manuel E. Acacio. To Be Silent or Not: On the Impact of Evictions of Clean Data in Cache-Coherent Multicores. Journal of Supercomputing. 73 - 10, pp. 4428 - 4443. Springer, 2016. ISSN 0920-8542

Tipo de producción: Artículo científico

Fuente de impacto: WOS (JCR)

Índice de impacto: 1.326 (Q2)

Posición de publicación: 52

Tipo de soporte: Revista

Categoría: Science Edition - COMPUTER SCIENCE, HARDWARE & ARCHITECTURE

Num. revistas en cat.: 104

- 17** Alberto Ros; Polychronis Xekalakis; Marcelo Cintra; Manuel E. Acacio; José M. García. Adaptive Selection of Cache Indexing Bits for Removing Conflict Misses. IEEE Transactions on Computers. 64 - 6, pp. 1534 - 1547. IEEE Computer Society Press, 2015. ISSN 0018-9340

Tipo de producción: Artículo científico

Fuente de impacto: WOS (JCR)

Índice de impacto: 1.723 (Q1)

Posición de publicación: 12

Tipo de soporte: Revista

Categoría: Science Edition - COMPUTER SCIENCE, HARDWARE & ARCHITECTURE

Num. revistas en cat.: 51

- 18** Alberto Ros; Manuel E. Acacio. DASC-DIR: A Low-Overhead Coherence Directory for Many-Core Processors. Journal of Supercomputing. 71 - 3, pp. 781 - 807. Springer, 2015. ISSN 0920-8542

Tipo de producción: Artículo científico

Fuente de impacto: WOS (JCR)

Índice de impacto: 1.088 (Q2)

Posición de publicación: 47

Tipo de soporte: Revista

Categoría: Science Edition - COMPUTER SCIENCE, HARDWARE & ARCHITECTURE

Num. revistas en cat.: 105

- 19** Epifanio Gaona; José L. Abellán; Manuel E. Acacio. Fast and Efficient Commits for Lazy-Lazy Hardware Transactional Memory. Journal of Supercomputing. 71 - 12, pp. 4305 - 4326. Springer, 2015. ISSN 0920-8542

Tipo de producción: Artículo científico

Fuente de impacto: WOS (JCR)

Índice de impacto: 1.088 (Q2)

Posición de publicación: 47

Tipo de soporte: Revista

Categoría: Science Edition - COMPUTER SCIENCE, HARDWARE & ARCHITECTURE

Num. revistas en cat.: 105



- 20** Epifanio Gaona; Rubén Titos-Gil; Juan Fernández; Manuel E. Acacio. Selective Dynamic Serialization for Reducing Energy Consumption in Hardware Transactional Memory Systems. *Journal of Supercomputing*. 68 - 2, pp. 914 - 934. Springer, 2014. ISSN 0920-8542
Tipo de producción: Artículo científico
Fuente de impacto: WOS (JCR)
Índice de impacto: 0.858 (Q2)
Posición de publicación: 25
Tipo de soporte: Revista
Categoría: Science Edition - COMPUTER SCIENCE, HARDWARE & ARCHITECTURE
Num. revistas en cat.: 50
- 21** Rubén Titos-Gil; Anurag Negi; Manuel E. Acacio; José M. García; Per Stenström. ZEBRA: Data-Centric Contention Management in Hardware Transactional Memory. *IEEE Transactions on Parallel and Distributed Systems*. 25 - 5, pp. 1359 - 1369. IEEE Computer Society Press, 2014. ISSN 1045-9219
Tipo de producción: Artículo científico
Fuente de impacto: WOS (JCR)
Índice de impacto: 2.17 (Q1)
Posición de publicación: 12
Tipo de soporte: Revista
Categoría: Science Edition - COMPUTER SCIENCE, THEORY & METHODS
Num. revistas en cat.: 102
- 22** José L. Abellán; Juan Fernández; Manuel E. Acacio. Design of an Efficient Communication Infrastructure for Highly-Contended Locks in Many-Core CMPs. *Journal of Parallel and Distributed Computing*. 73 - 7, pp. 972 - 985. Elsevier, 2013. ISSN 0743-7315
Tipo de producción: Artículo científico
Fuente de impacto: WOS (JCR)
Índice de impacto: 1.01 (Q2)
Posición de publicación: 37
Tipo de soporte: Revista
Categoría: Science Edition - COMPUTER SCIENCE, THEORY & METHODS
Num. revistas en cat.: 102
- 23** Rubén Titos-Gil; Anurag Negi; Manuel E. Acacio; José M. García; Per Stenström. Eager beats Lazy: Improving Store Management in Eager Hardware Transactional Memory. *IEEE Transactions on Parallel and Distributed Systems*. 24 - 11, IEEE Computer Society Press, 2013. ISSN 1045-9219
Tipo de producción: Artículo científico
Fuente de impacto: WOS (JCR)
Índice de impacto: 2.17 (Q1)
Posición de publicación: 10
Tipo de soporte: Revista
Categoría: Science Edition - COMPUTER SCIENCE, THEORY & METHODS
Num. revistas en cat.: 102
- 24** Rubén Titos-Gil; Manuel E. Acacio; José M. García. Efficient Eager Management of Conflicts for Scalable Hardware Transactional Memory. *IEEE Transactions on Parallel and Distributed Systems*. 24 - 1, pp. 59 - 71. IEEE Computer Society Press, 2013. ISSN 1045-9219
Tipo de producción: Artículo científico
Fuente de impacto: WOS (JCR)
Índice de impacto: 2.17 (Q1)
Posición de publicación: 10
Tipo de soporte: Revista
Categoría: Science Edition - COMPUTER SCIENCE, THEORY & METHODS
Num. revistas en cat.: 102
- 25** Epifanio Gaona; Rubén Titos-Gil; Juan Fernández; Manuel E. Acacio. On the Design of Energy-Efficient Hardware Transactional Memory Systems. *Concurrency and Computation: Practice & Experience*. 25 - 6, pp. 862 - 880. Wiley, 2013. ISSN 1532-0626
Tipo de producción: Artículo científico
Tipo de soporte: Revista

Fuente de impacto: WOS (JCR)

Categoría: Science Edition - COMPUTER SCIENCE, THEORY & METHODS

Índice de impacto: 0.78 (Q2)

Posición de publicación: 50

Num. revistas en cat.: 102

- 26** José L. Abellán; Juan Fernández; Manuel E. Acacio. Efficient Hardware Barrier Synchronization in Many-Core CMPs. IEEE Transactions on Parallel and Distributed Systems. 23 - 8, pp. 1453 - 1466. IEEE Computer Society Press, 2012. ISSN 1045-9219

Tipo de producción: Artículo científico

Tipo de soporte: Revista

Fuente de impacto: WOS (JCR)

Categoría: Science Edition - COMPUTER SCIENCE, THEORY & METHODS

Índice de impacto: 1.796 (Q1)

Posición de publicación: 16

Num. revistas en cat.: 100

Fuente de citas: Google Scholar

Citas: 15

- 27** Alberto Ros; Blas Cuesta; Ricardo Fernández-Pascual; María E. Gómez; Manuel E. Acacio; Antonio Robles; José M. García; José Duato. Extending Magny-Cours Cache Coherence. IEEE Transactions on Computers. 61 - 5, pp. 593 - 606. IEEE Computer Society Press, 2012. ISSN 0018-9340

Tipo de producción: Artículo científico

Tipo de soporte: Revista

Fuente de impacto: WOS (JCR)

Categoría: Science Edition - COMPUTER SCIENCE, HARDWARE & ARCHITECTURE

Índice de impacto: 1.379 (Q2)

Posición de publicación: 14

Num. revistas en cat.: 50

- 28** Rubén Titos-Gil; Manuel E. Acacio; José M. García; Tim Harris; Adrián Cristal; Osman Unsal; Ibrahim Hur; Mateo Valero. Hardware Transactional Memory with Software-Defined Conflicts. ACM Transactions on Architecture and Code Optimization. 8 - 4, pp. 31:1 - 31:20. ACM Press, 2012. ISSN 1544-3566

Tipo de producción: Artículo científico

Tipo de soporte: Revista

Fuente de impacto: WOS (JCR)

Categoría: Science Edition - COMPUTER SCIENCE, HARDWARE & ARCHITECTURE

Índice de impacto: 0.684 (Q3)

Posición de publicación: 36

Num. revistas en cat.: 50

- 29** José M. Cecilia; José L. Abellán; Juan Fernández; Manuel E. Acacio; José M. García; Manuel Ujaldón. Stencil Computations on Heterogeneous Platforms for the Jacobi Method: GPUs versus Cell BE. Journal of Supercomputing. 62 - 2, pp. 787 - 803. Springer, 2012. ISSN 0920-8542

Tipo de producción: Artículo científico

Tipo de soporte: Revista

Fuente de impacto: WOS (JCR)

Categoría: Science Edition - COMPUTER SCIENCE, THEORY & METHODS

Índice de impacto: 0.917 (Q2)

Posición de publicación: 39

Num. revistas en cat.: 100

Fuente de citas: Google Scholar

Citas: 11

- 30** Alberto Ros; Manuel E. Acacio; José M. García. A Direct Coherence Protocol for Many-Core Chip Multiprocessors. IEEE Transactions on Parallel and Distributed Systems. 21 - 12, pp. 1779 - 1792. IEEE Computer Society Press, 2010. ISSN 1045-9219

Tipo de producción: Artículo científico

Tipo de soporte: Revista

Fuente de impacto: WOS (JCR)



Índice de impacto: 1.575 (Q2)

Posición de publicación: 28

Fuente de citas: Google Scholar

Categoría: Science Edition - COMPUTER SCIENCE, THEORY & METHODS

Num. revistas en cat.: 97

Citas: 45

Resultados relevantes: Publicación de portada en el número de diciembre de 2010 en la prestigiosa revista IEEE TPDS.

- 31** Alberto Ros; Manuel E. Acacio; José M. García. A Scalable Organization for Distributed Directories. Journal of Systems Architecture. 56 - 2-3, pp. 77 - 87. Elsevier, 2010. ISSN 1383-7621

Tipo de producción: Artículo científico

Fuente de impacto: WOS (JCR)

Índice de impacto: 0.667 (Q3)

Posición de publicación: 32

Fuente de citas: Google Scholar

Tipo de soporte: Revista

Categoría: Science Edition - COMPUTER SCIENCE, HARDWARE & ARCHITECTURE

Num. revistas en cat.: 48

Citas: 19

- 32** José L. Abellán; Juan Fernández; Manuel E. Acacio. Characterizing the Basic Synchronization and Communication Operations in Dual Cell-based Blades through CellStats. Journal of Supercomputing. 53 - 2, pp. 247 - 268. Elsevier, 2010. ISSN 0920-8542

Tipo de producción: Artículo científico

Fuente de impacto: WOS (JCR)

Índice de impacto: 0.545 (Q3)

Posición de publicación: 36

Tipo de soporte: Revista

Categoría: Science Edition - COMPUTER SCIENCE, HARDWARE & ARCHITECTURE

Num. revistas en cat.: 48

- 33** Ricardo Fernández-Pascual; José M. García; Manuel E. Acacio; José Duato. Dealing with Transient Faults in the Interconnection Network of CMPs at the Cache Coherence Level. IEEE Transactions on Parallel and Distributed Systems. 21 - 8, pp. 1117 - 1131. IEEE Computer Society Press, 2010. ISSN 1045-9219

Tipo de producción: Artículo científico

Fuente de impacto: WOS (JCR)

Índice de impacto: 1.575 (Q2)

Posición de publicación: 28

Tipo de soporte: Revista

Categoría: Science Edition - COMPUTER SCIENCE, THEORY & METHODS

Num. revistas en cat.: 97

- 34** Antonio Flores; Manuel E. Acacio; Juan L. Aragón. Exploiting Address Compression and Heterogeneous Interconnects for Efficient Message Management in Tiled CMPs. Journal of Systems Architecture. 56 - 9, pp. 429 - 441. Elsevier, 2010. ISSN 1383-7621

Tipo de producción: Artículo científico

Fuente de impacto: WOS (JCR)

Índice de impacto: 0.667 (Q3)

Posición de publicación: 32

Tipo de soporte: Revista

Categoría: Science Edition - COMPUTER SCIENCE, HARDWARE & ARCHITECTURE

Num. revistas en cat.: 48

- 35** Antonio Flores; Juan L. Aragón; Manuel E. Acacio. Heterogeneous Interconnects for Energy-Efficient Message Management in CMPs. IEEE Transactions on Computers. 59 - 1, pp. 16 - 28. IEEE Computer Society Press, 2010. ISSN 0018-9340

Tipo de producción: Artículo científico

Tipo de soporte: Revista



Fuente de impacto: WOS (JCR)

Índice de impacto: 1.608 (Q1)

Posición de publicación: 12

Fuente de citas: Google Scholar

Categoría: Science Edition - COMPUTER SCIENCE, HARDWARE & ARCHITECTURE

Num. revistas en cat.: 48

Citas: 40

- 36** Antonio Flores; Juan L. Aragón; Manuel E. Acacio. An Energy Consumption Characterization of On-Chip Interconnection Networks for Tiled CMP Architectures. Journal of Supercomputing. 45 - 3, pp. 341 - 364. Springer, 2008. ISSN 0920-8542

Tipo de producción: Artículo científico

Fuente de impacto: WOS (JCR)

Índice de impacto: 0.615 (Q3)

Posición de publicación: 32

Fuente de citas: Google Scholar

Tipo de soporte: Revista

Categoría: Science Edition - COMPUTER SCIENCE, HARDWARE & ARCHITECTURE

Num. revistas en cat.: 45

Citas: 19

- 37** Ricardo Fernández-Pascual; José M. García; Manuel E. Acacio; José Duato. Extending the TokenCMP Cache Coherence Protocol for Low Overhead Fault Tolerance in CMP Architectures. IEEE Transactions on Parallel and Distributed Systems. 19 - 8, pp. 1044 - 1056. IEEE Computer Society Press, 2008. ISSN 1045-9219

Tipo de producción: Artículo científico

Fuente de impacto: WOS (JCR)

Índice de impacto: 1.916 (Q1)

Posición de publicación: 18

Tipo de soporte: Revista

Categoría: Science Edition - COMPUTER SCIENCE, THEORY & METHODS

Num. revistas en cat.: 84

- 38** Alberto Ros; Ricardo Fernández-Pascual; Manuel E. Acacio; José M. García. Two Proposals for the Inclusion of Directory Information into the Last-Level Private Caches of Glueless Shared-Memory Multiprocessors. Journal of Parallel and Distributed Computing. 68 - 11, pp. 1413 - 1424. Elsevier, 2008. ISSN 0743-7315

Tipo de producción: Artículo científico

Fuente de impacto: WOS (JCR)

Índice de impacto: 1.168 (Q2)

Posición de publicación: 36

Tipo de soporte: Revista

Categoría: Science Edition - COMPUTER SCIENCE, THEORY & METHODS

Num. revistas en cat.: 84

- 39** Gregorio Bernabé; Ricardo Fernández; José M. García; Manuel E. Acacio; José González. An Efficient Implementation of a 3D Wavelet Transform Based Encoder on Hyper-Threading Technology. Parallel Computing. 33 - 1, pp. 54 - 72. Elsevier, 2007. ISSN 0167-8191

Tipo de producción: Artículo científico

Fuente de impacto: WOS (JCR)

Índice de impacto: 0.825 (Q2)

Posición de publicación: 38

Fuente de citas: Google Scholar

Tipo de soporte: Revista

Categoría: Science Edition - COMPUTER SCIENCE, THEORY & METHODS

Num. revistas en cat.: 72

Citas: 11

- 40** Francisco J. Villa; Manuel E. Acacio; José M. García. Toward Energy-Efficient High-Performance Organizations of the Memory Hierarchy in Chip-Multiprocessor Architectures. Journal of Computer Science & Technology. 6 - 1, pp. 1 - 7. Iberoamerican Science & Technology Education Consortium, 2006. ISSN 1666-6046

Tipo de producción: Artículo científico

Tipo de soporte: Revista

Fuente de impacto: LATINDEX

- 41** Manuel E. Acacio; José González; José M. García; José Duato. A Two-Level Directory Architecture for Highly Scalable cc-NUMA Multiprocessors. IEEE Transactions on Parallel and Distributed Systems. 16 - 1, pp. 67 - 79. IEEE Computer Society Press, 2005. ISSN 1045-9219
Tipo de producción: Artículo científico
Fuente de impacto: WOS (JCR)
Índice de impacto: 1.462 (Q1)
Posición de publicación: 17
Fuente de citas: Google Scholar
Tipo de soporte: Revista
Categoría: Science Edition - COMPUTER SCIENCE, THEORY & METHODS
Num. revistas en cat.: 71
Citas: 63
- 42** Francisco J. Villa; Manuel E. Acacio; José M. García. Evaluating IA-32 Web Servers through Simics: A Practical Experience. Euromicro Journal of Systems Architecture (JSA). 51, pp. 251 - 264. Elsevier, 2005. ISSN 1383-7621
Tipo de producción: Artículo científico
Fuente de impacto: WOS (JCR)
Índice de impacto: 0.402 (Q3)
Posición de publicación: 32
Fuente de citas: Google Scholar
Tipo de soporte: Revista
Categoría: Science Edition - COMPUTER SCIENCE, HARDWARE & ARCHITECTURE
Num. revistas en cat.: 44
Citas: 10
- 43** Manuel E. Acacio; José González; José M. García; José Duato. An Architecture for High-Performance Scalable Shared-Memory Multiprocessors Exploiting On-Chip Integration. IEEE Transactions on Parallel and Distributed Systems. 15 - 8, pp. 755 - 768. IEEE Computer Society Press, 2004. ISSN 1045-9219
Tipo de producción: Artículo científico
Fuente de impacto: WOS (JCR)
Índice de impacto: 1.190 (Q2)
Posición de publicación: 20
Fuente de citas: Google Scholar
Tipo de soporte: Revista
Categoría: Science Edition - COMPUTER SCIENCE, THEORY & METHODS
Num. revistas en cat.: 70
Citas: 28
- 44** Manuel E. Acacio; José M. García. Techniques for Improving the Performance and Scalability of Directory-Based Shared-Memory Multiprocessors: A Survey. Journal of Computer Science & Technology. 3 - 2, pp. 1 - 8. Iberoamerican Science & Technology Education Consortium, 2003. ISSN 1666-6046
Tipo de producción: Artículo científico
Fuente de impacto: LATINDEX
Tipo de soporte: Revista
- 45** Manuel E. Acacio; Óscar Cánovas; José M. García; Pedro E. López de Teruel. MPI-Delphi: An MPI Implementation for Visual Programming Environments and Heterogeneous Computing. Journal of Future Generation Computer Systems. 18 - 3, pp. 317 - 333. Elsevier, 2002. ISSN 0167-739X
Tipo de producción: Artículo científico
Fuente de impacto: WOS (JCR)
Índice de impacto: 0.007 (Q4)
Posición de publicación: 68
Fuente de citas: Google Scholar
Tipo de soporte: Revista
Categoría: Science Edition - COMPUTER SCIENCE, THEORY & METHODS
Num. revistas en cat.: 69
Citas: 10



- 46** José L. Abellán; Juan Fernández; Manuel E. Acacio. Efficient Hardware-Supported Synchronization Mechanisms for Manycores. Handbook on Data Centers (Cap. 26). Springer, 2015. ISBN 978-1-4939-2092-1
Tipo de producción: Capítulo de libro **Tipo de soporte:** Libro
- 47** Rubén Titos-Gil; Manuel E. Acacio. Hardware Approaches to Transactional Memory in Chip Multiprocessors. Handbook on Data Centers (Cap. 27). Springer, 2015. ISBN 978-1-4939-2092-1
Tipo de producción: Capítulo de libro **Tipo de soporte:** Libro
- 48** Alberto Ros; Manuel E. Acacio; José M. García. Cache Coherence Protocols for Many-Core CMPs. Parallel and Distributed Computing,. In-Tech, 2010. ISBN 978-953-307-057-5
Tipo de producción: Capítulo de libro **Tipo de soporte:** Libro
Fuente de citas: Google Scholar **Citas:** 17
- 49** José L. Abellán; Juan Fernández; Manuel E. Acacio. Efficient and Scalable Manycores: Optimized Synchronization and Cache Coherency. pp. 1 - 232. LAP Lambert Academic Publishing, 2013. ISBN 978-3-659-37173-8
Tipo de producción: Libro o monografía científica **Tipo de soporte:** Libro

Trabajos presentados en congresos nacionales o internacionales

- 1** **Título del trabajo:** CELLO: Compiler-Assisted Efficient Load-Load Ordering in Data-Race-Free Regions
Nombre del congreso: 32nd International Conference on Parallel Architectures and Compilation Techniques (PACT 2023)
Ciudad de celebración: Atenas, Grecia
Fecha de celebración: 23/10/2023
Fecha de finalización: 20/10/2021
Entidad organizadora: GGS Class 2, GGS Rating A-
 Sawan Singh; Josué Feliú; Manuel E. Acacio; Alexandra Jimborean; Alberto Ros.
- 2** **Título del trabajo:** Flexagon: A Multi-Dataflow Sparse-Sparse Matrix Multiplication Accelerator for Efficient DNN Processing
Nombre del congreso: 28th ACM Int'l Conference on Architectural Support for Programming Languages and Operating Systems (ASPLOS)
Ciudad de celebración: Vancouver, Canadá
Fecha de celebración: 25/03/2023
Fecha de finalización: 29/03/2023
Entidad organizadora: GGS Class 1, GGS Rating A+
 Francisco Muñoz-Martínez; Raveesh Garg; Michael Pellauer; José L. Abellán; Manuel E. Acacio; Tushar Krishna.
- 3** **Título del trabajo:** SST-STONNE: Enabling cycle-level simulation of flexible spatial accelerators for DNNs and GNNs with a detailed memory hierarchy
Nombre del congreso: Workshop on Modeling & Simulation of Systems and Applications (ModSim'22)
Ciudad de celebración: Seattle, Estados Unidos de América
Fecha de celebración: 08/2022
 Francisco Muñoz-Martínez; Raveesh Garg; José L. Abellán; Manuel E. Acacio; Tushar Krishna.
- 4** **Título del trabajo:** Understanding the Design-Space of Sparse/Dense Multiphase GNN Dataflows on Spatial Accelerators
Nombre del congreso: 36th IEEE International Parallel & Distributed Processing Symposium (IPDPS)
Fecha de celebración: 30/05/2022



Fecha de finalización: 03/06/2022

Entidad organizadora: GGS Class 2, GGS Rating A

Raveesh Garg; Eric Qin; Francisco Muñoz-Martínez; Robert Guirado; Akshay Jain; Sergi Abadal; José L. Abellán; Manuel E. Acacio; Eduard Alarcón; Sivasankaran Rajamanickam; Tushar Krishna.

5 Título del trabajo: Analysis of the Interactions Between ILP and TLP With Hardware Transactional Memory

Nombre del congreso: 30th Euromicro International Conference on Parallel, Distributed, and Network-Based Processing (PDP 2022)

Tipo evento: Congreso

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Cambridge, Reino Unido

Fecha de celebración: 03/2022

Entidad organizadora: GGS Class WiP, GGS Rating WiP

Con comité de admisión ext.: Si

Forma de contribución: Artículo científico

Víctor Nicolás-Conesa; Rubén Titos-Gil; Ricardo Fernández-Pascual; Alberto Ros; Manuel E. Acacio. "IEEE Computer Society Press". pp. 157 - 164. IEEE Computer Society, ISSN 2377-5750, ISBN 978-1-6654-6958-6

6 Título del trabajo: STONNE: Enabling Cycle-Level Microarchitectural Simulation for DNN Inference Accelerators

Nombre del congreso: 2021 IEEE International Symposium on Workload Characterization

Fecha de celebración: 07/11/2021

Fecha de finalización: 15/10/2021

Francisco Muñoz-Martínez; José L. Abellán; Manuel E. Acacio; Tushar Krishna.

7 Título del trabajo: ITSFL: Inter-Thread Store-to-Load Forwarding in Simultaneous Multithreading

Nombre del congreso: 54th IEEE/ACM International Symposium on Microarchitecture (MICRO-54)

Ciudad de celebración: Atenas, Grecia

Fecha de celebración: 16/10/2021

Fecha de finalización: 20/10/2021

Entidad organizadora: GGS Class 2, GGS Rating A

Josué Feliú; Alberto Ros; Manuel E. Acacio; Stefanos Kaxiras.

8 Título del trabajo: A Novel Network Fabric for Efficient Spatio-Temporal Reduction in Flexible DNN Accelerators

Nombre del congreso: 15th IEEE/ACM International Symposium on Networks-on-Chip

Fecha de celebración: 14/10/2021

Fecha de finalización: 15/10/2021

Entidad organizadora: GGS Class 2, GGS Rating A-

Francisco Muñoz-Martínez; José L. Abellán; Manuel E. Acacio; Tushar Krishna. Disponible en Internet en: <<https://arxiv.org/abs/2006.07137>>.

9 Título del trabajo: Evaluación de un Sistema de Recomendación en un Acelerador Híbrido

Nombre del congreso: Actas de las XXXI Jornadas de Paralelismo

Tipo evento: Congreso

Ámbito geográfico: Nacional

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Málaga, Andalucía, España

Fecha de celebración: 09/2021

Con comité de admisión ext.: No

Forma de contribución: Artículo científico



Nicolás Meseguer; Francisco Muñoz; Manuel E. Acacio; José L. Abellán. "Jornadas SARTECO". ISBN 978-84-09-32487-3

- 10 Título del trabajo:** STONNE: Un Simulador a Nivel de Ciclo de Arquitecturas Aceleradoras de DNNs
Nombre del congreso: Actas de las XXXI Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Málaga, Andalucía, España
Fecha de celebración: 09/2021
Con comité de admisión ext.: No
Forma de contribución: Artículo científico
 Francisco Muñoz; José L. Abellán; Manuel E. Acacio; Tushar Krishna. "Jornadas SARTECO". ISBN 978-84-09-32487-3
- 11 Título del trabajo:** STONNE: A Detailed Architectural Simulator for Flexible Neural Network Accelerators
Nombre del congreso: 2nd Workshop on Accelerated Machine Learning (AccML)
Fecha de celebración: 31/05/2020
 Francisco Muñoz-Martínez; José L. Abellán; Manuel E. Acacio; Tushar Krishna. Disponible en Internet en: <<https://arxiv.org/abs/2006.07137>>.
- 12 Título del trabajo:** CNN-Sim: Un Simulador de Arquitecturas para Procesamiento de Redes Neuronales Convolucionales
Nombre del congreso: Actas de las XXX Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Teruel, Aragón, España
Fecha de celebración: 09/2019
Con comité de admisión ext.: No
Forma de contribución: Artículo científico
 Francisco Muñoz; José L. Abellán; Manuel E. Acacio. "Jornadas SARTECO". ISBN 978-84-09-12127-4
- 13 Título del trabajo:** CNN-SIM: A Detailed Architectural Simulator of CNN Accelerators
Nombre del congreso: Euro-Par 2019
Tipo evento: Congreso **Ámbito geográfico:** Unión Europea
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Göttingen, Alemania
Fecha de celebración: 08/2019
Entidad organizadora: GGS Class 3, GGS Rating B
Con comité de admisión ext.: Si
Forma de contribución: Artículo científico
 Francisco Muñoz; José L. Abellán; Manuel E. Acacio.
- 14 Título del trabajo:** Caracterización de la Inferencia en MobileNets Utilizando InsideNet
Nombre del congreso: Actas de las XXIX Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Teruel, Aragón, España
Fecha de celebración: 09/2018
Con comité de admisión ext.: No
Forma de contribución: Artículo científico
 Francisco Muñoz; Manuel E. Acacio. "Jornadas SARTECO". ISBN 978-84-09-04334-7

- 15 Título del trabajo:** SAWS: Simple and Adaptive Warp Scheduling for Improved Performance in Throughput Processors

Nombre del congreso: 26th Euromicro International Conference on Parallel, Distributed, and Network-Based Processing (PDP 2018)

Tipo evento: Congreso

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Cambridge, Reino Unido

Fecha de celebración: 03/2018

Entidad organizadora: GGS Class WiP, GGS Rating WiP

Con comité de admisión ext.: Si

Forma de contribución: Artículo científico

Francisco Muñoz; Manuel E. Acacio. "IEEE Computer Society Press". ISBN 0-7695-6380-5

- 16 Título del trabajo:** Influencia de la Memoria en el Rendimiento de una Arquitectura GPGPU

Nombre del congreso: Actas de las XXVIII Jornadas de Paralelismo

Tipo evento: Congreso

Ámbito geográfico: Nacional

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Málaga,

Fecha de celebración: 09/2017

Con comité de admisión ext.: No

Forma de contribución: Artículo científico

Francisco Muñoz; Manuel E. Acacio. "Jornadas SARTECO". ISBN 978-84-697-4835-0

- 17 Título del trabajo:** Manteniendo la Coherencia de Cachés con Tecnología Nanofotónica

Nombre del congreso: Actas de las XXVIII Jornadas de Paralelismo

Tipo evento: Congreso

Ámbito geográfico: Nacional

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Málaga,

Fecha de celebración: 09/2017

Con comité de admisión ext.: No

Forma de contribución: Artículo científico

José L. Abellán; Eduardo Padierna; Alberto Ros; Manuel E. Acacio. "Jornadas SARTECO". ISBN 978-84-697-4835-0

- 18 Título del trabajo:** Uso de Combinación de Vías para mejorar la Eficiencia de las Cachés de Directorio

Nombre del congreso: Actas de las XXVIII Jornadas de Paralelismo

Tipo evento: Congreso

Ámbito geográfico: Nacional

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Málaga,

Fecha de celebración: 09/2017

Con comité de admisión ext.: No

Forma de contribución: Artículo científico

Rubén Titos-Gil; Antonio Flores; Ricardo Fernández-Pascual; Alberto Ros; Manuel E. Acacio. "Jornadas SARTECO". ISBN 978-84-697-4835-0

- 19 Título del trabajo:** Efficient Parallel Stream Compaction on an Extremely Low-Cost SDC Cluster

Nombre del congreso: 17th Int'l Conference on Computational and Mathematical Methods in Science and Engineering (CMMSE 2017)

Tipo evento: Congreso

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)



Ciudad de celebración: Cádiz, España

Fecha de celebración: 07/2017

Forma de contribución: Artículo científico

Gregorio Bernabé; Manuel E. Acacio. "CMMSE". ISBN 978-84-617-8694-7

- 20** **Título del trabajo:** Way-Combining Directory: An Adaptive and Scalable Low-Cost Coherence Directory
Nombre del congreso: 31st Int'l Conference on Supercomputing (ICS 2017)
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Chicago – EEUU,
Fecha de celebración: 06/2017
Entidad organizadora: GGS Class 2, GGS Rating A
Con comité de admisión ext.: Si
Forma de contribución: Artículo científico
Rubén Titos-Gil; Antonio Flores; Ricardo Fernández-Pascual; Alberto Ros; Manuel E. Acacio. "ACM Press". ISBN 978-1-4503-5020-4
- 21** **Título del trabajo:** Gestión de los Reemplazos de Bloques Limpios en Protocolos de Coherencia Basados en Directorio
Nombre del congreso: Actas de las XXVII Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Salamanca,
Fecha de celebración: 09/2016
Con comité de admisión ext.: No
Forma de contribución: Artículo científico
Ricardo Fernández-Pascual; Alberto Ros; Manuel E. Acacio. "Ediciones Universidad Salamanca". ISBN 978-84-9012-626-4
- 22** **Título del trabajo:** Parallelization of the 3D Fast Wavelet Transform on a Cluster of Raspberry Pi 2 Boards
Nombre del congreso: 16th Int'l Conference on Computational and Mathematical Methods in Science and Engineering (CMMSE 2016)
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Cádiz, España
Fecha de celebración: 07/2016
Forma de contribución: Artículo científico
Gregorio Bernabé; Raúl Hernández; Manuel E. Acacio. "CMMSE". ISBN 978-84-608-6082-2
- 23** **Título del trabajo:** Optimization of a Linked Cache Coherence Protocol for Scalable Manycore Coherence
Nombre del congreso: 29th Int'l Conference on Architecture of Computing Systems (ARCS 2016)
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Nuremberg, Alemania
Fecha de celebración: 04/2016
Entidad organizadora: GGS Class WiP, GGS Rating WiP
Con comité de admisión ext.: Si
Forma de contribución: Artículo científico
Ricardo Fernández-Pascual; Alberto Ros; Manuel E. Acacio. "Springer". ISBN 978-3-319-30694-0

- 24** **Título del trabajo:** Early Experiences with Separate Caches for Private and Shared Data
Nombre del congreso: 1st Workshop on E-science ReseaRch leading tO negative Results (ERROR 2015)
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Munich, Alemania
Fecha de celebración: 09/2015
Con comité de admisión ext.: Si
Forma de contribución: Artículo científico
Juan M. Cebrián, Ricardo Fernández-Pascual, Alberto Ros y Manuel E. Acacio. "IEEE Computer Society Press". ISBN 978-1-4673-9325-6
- 25** **Título del trabajo:** Optimización de un Protocolo de Directorio Basado en Lista Simple en Manycores
Nombre del congreso: Actas de las XXVI Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Córdoba,
Fecha de celebración: 09/2015
Con comité de admisión ext.: No
Forma de contribución: Artículo científico
Ricardo Fernández-Pascual; Alberto Ros; Manuel E. Acacio. "XXVI Jornadas de Paralelismo". ISBN 978-84-16017-52-2
- 26** **Título del trabajo:** Diseño y Evaluación de un Directorio Basado en Distancia en Arquitecturas CMP
Nombre del congreso: Actas de las XXV Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Valladolid, Castilla y León, España
Fecha de celebración: 09/2014
Con comité de admisión ext.: No
Forma de contribución: Artículo científico
Alberto Ros; Manuel E. Acacio. 09/2014.
- 27** **Título del trabajo:** Evaluación de un Protocolo de Directorio Basado en Lista de Compartidores para Manycores
Nombre del congreso: Actas de las XXV Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Valladolid, Castilla y León, España
Fecha de celebración: 09/2014
Con comité de admisión ext.: No
Forma de contribución: Artículo científico
Ricardo Fernández; Alberto Ros; Manuel E. Acacio. XXV Jornadas de Paralelismo, 09/2014.
- 28** **Título del trabajo:** Characterization of a List-Based Directory Cache Coherence Protocol for Manycore CMPs
Nombre del congreso: 3rd Int'l Workshop on On-chip Memory Hierarchies and Interconnects (OMHI 2014)
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Porto, Portugal
Fecha de celebración: 08/2014
Con comité de admisión ext.: Si



Forma de contribución: Artículo científico

Ricardo Fernández-Pascual; Alberto Ros; Manuel E. Acacio. "Springer". ISBN 978-3-319-14312-5

29 Título del trabajo: Dynamic Cache Blocks Mapping to Reduce Last-Level Cache Access Latency

Nombre del congreso: Actas de las XXIV Jornadas de Paralelismo

Tipo evento: Congreso

Ámbito geográfico: Nacional

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Madrid,

Fecha de celebración: 09/2013

Con comité de admisión ext.: No

Forma de contribución: Artículo científico

Mario Lodde; José Flich; Manuel E. Acacio. "Servicio de Publicaciones de la Universidad Complutense de Madrid". 09/2013. ISBN 978-84-695-8330-2

30 Título del trabajo: Towards Efficient Dynamic LLC Home Bank Mapping with NoC-Level Support

Nombre del congreso: Euro-Par 2013 Int'l Conference

Tipo evento: Congreso

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Aachen, Alemania

Fecha de celebración: 08/2013

Entidad organizadora: GGS Class 3, GGS Rating B

Con comité de admisión ext.: Si

Forma de contribución: Artículo científico

Mario Lodde; José Flich; Manuel E. Acacio. "IEEE Computer Society Press". ISBN 978-3-642-40046-9

31 Título del trabajo: ECONO: Express Coherence Notifications for Efficient Cache Coherency in Many-Core CMPs

Nombre del congreso: 13th Int'l Conference on Embedded Computer Systems: Architectures, Modeling and Simulation (SAMOS XIII)

Tipo evento: Congreso

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Samos, Grecia

Fecha de celebración: 07/2013

Con comité de admisión ext.: Si

Forma de contribución: Artículo científico

José L. Abellán; Alberto Ros; Juan Fernández; Manuel E. Acacio. "IEEE Computer Society Press". 07/2013. ISBN 978-1-4799-0103-6

32 Título del trabajo: Efficient Dir0B Cache Coherency for Many-Core CMPs

Nombre del congreso: 13th Int'l Conference on Computational Science (ICCS 2013)

Tipo evento: Congreso

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Póster

Ciudad de celebración: Barcelona, España

Fecha de celebración: 06/2013

Entidad organizadora: GGS Class 3, GGS Rating B

Con comité de admisión ext.: Si

Forma de contribución: Artículo científico

José L. Abellán; Alberto Ros; Juan Fernández; Manuel E. Acacio. "Elsevier". ISSN 1877-0509



- 33 Título del trabajo:** Deploying Hardware Locks to Improve Performance and Energy Efficiency of Hardware Transactional Memory
Nombre del congreso: 26th Int'l Conference on Architecture of Computing Systems (ARCS 2013)
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Praga, República Checa
Fecha de celebración: 02/2013
Entidad organizadora: GGS Class WiP, GGS Rating WiP
Con comité de admisión ext.: Si
Forma de contribución: Artículo científico
Epifanio Gaona; José L. Abellán; Juan Fernández; Manuel E. Acacio. "Springer". ISBN 978-3-642-36423-5
- 34 Título del trabajo:** Using Heterogeneous Networks to Improve Energy Efficiency in Direct Coherence Protocols for Many-Core CMPs
Nombre del congreso: 24th Int'l Symposium on Computer Architecture and High Performance Computing (SBAC-PAD 2012)
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: New York,
Fecha de celebración: 10/2012
Entidad organizadora: GGS Class WiP, GGS Rating WiP
Con comité de admisión ext.: Si
Forma de contribución: Artículo científico
Alberto Ros; Ricardo Fernández; Manuel E. Acacio. "IEEE Computer Society Press". ISBN 978-1-4673-4790-7
- 35 Título del trabajo:** A NoC-level Support for Broadcast-based Coherence Protocols
Nombre del congreso: Actas de las XXIII Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Elche,
Fecha de celebración: 09/2012
Con comité de admisión ext.: No
Forma de contribución: Artículo científico
Mario Lodde; José Flich; Manuel E. Acacio. "Servicio de Publicaciones de la Universidad Miguel Hernández de Elche". 09/2012. ISBN 978-84-695-4471-6
- 36 Título del trabajo:** Infraestructuras de Barrera Eficientes para Sistemas Clusterizados MPSoC
Nombre del congreso: Actas de las XXIII Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Elche,
Fecha de celebración: 09/2012
Con comité de admisión ext.: No
Forma de contribución: Artículo científico
José L. Abellán; Juan Fernández; Manuel E. Acacio. "Servicio de Publicaciones de la Universidad Miguel Hernández de Elche". 09/2012. ISBN 978-84-695-4471-6
- 37 Título del trabajo:** Uso de Redes Heterogéneas para Mejorar la Eficiencia Energética de la Coherencia Directa en Many-Core CMPs
Nombre del congreso: Actas de las XXIII Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional



Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Elche,

Fecha de celebración: 09/2012

Con comité de admisión ext.: No

Forma de contribución: Artículo científico

Alberto Ros; Ricardo Fernández; Manuel E. Acacio. "Servicio de Publicaciones de la Universidad Miguel Hernández de Elche". 09/2012. ISBN 978-84-695-4471-6

38 Título del trabajo: ASCIB: Adaptive Selection of Cache Indexing Bits for Removing Conflict Misses

Nombre del congreso: 17th Int'l Symposium on Low Power Electronics and Design (ISLPED 2012)

Tipo evento: Congreso

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Redondo Beach,

Fecha de celebración: 08/2012

Entidad organizadora: GGS Class 2, GGS Rating A

Con comité de admisión ext.: Si

Forma de contribución: Artículo científico

Alberto Ros; Polychronis Xekalakis; Marcelo Cintra; Manuel E. Acacio; José M. García. "IEEE Computer Society Press". 08/2012. ISBN 978-1-4503-1249-3

39 Título del trabajo: Dynamic Last-Level Cache Allocation to Reduce Area and Power Overhead in Directory Coherence Protocols

Nombre del congreso: Euro-Par 2012 Int'l Conference

Tipo evento: Congreso

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Rhodes Island, Grecia

Fecha de celebración: 08/2012

Entidad organizadora: GGS Class 3, GGS Rating B

Con comité de admisión ext.: Si

Forma de contribución: Artículo científico

Mario Lodde; José Flich; Manuel E. Acacio. "IEEE Computer Society Press". 08/2012. ISBN 978-3-642-32819-0

40 Título del trabajo: Heterogeneous NoC Design for Efficient Broadcast-based Coherence Protocol Support

Nombre del congreso: 6th ACM/IEEE Int'l Symposium on Networks-on-Chip (NOCS 2012)

Tipo evento: Congreso

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Lyngby, Dinamarca

Fecha de celebración: 05/2012

Entidad organizadora: GGS Class 2, GGS Rating A-

Con comité de admisión ext.: Si

Forma de contribución: Artículo científico

Mario Lodde; José Flich; Manuel E. Acacio. "IEEE Computer Society Press". 05/2012. ISBN 978-0-7695-4677-3

41 Título del trabajo: Design of a Collective Communication Infrastructure for Barrier Synchronization in Cluster-Based Nanoscale MPSoCs

Nombre del congreso: Design, Automation & Test in Europe conference (DATE 2012)

Tipo evento: Congreso

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Desdren, Alemania



Fecha de celebración: 03/2012

Entidad organizadora: GGS Class 2, GGS Rating A

Con comité de admisión ext.: Si

Forma de contribución: Artículo científico

José L. Abellán; Juan Fernández; Daniele Bortolotti; Manuel E. Acacio; Andrea Morongiu; Davide Bertozzi; Luca Benini. "IEEE Computer Society Press". 03/2012. ISBN 978-3-9810801-8-6

- 42 Título del trabajo:** Dynamic Serialization: Improving Energy Consumption in Eager-Eager Hardware Transactional Memory Systems
Nombre del congreso: 20th Euromicro Conference on Parallel, Distributed and Network-Based Processing (PDP-2012)
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Garching, Alemania
Fecha de celebración: 02/2012
Con comité de admisión ext.: Si
Forma de contribución: Artículo científico
Epifanio Gaona; Rubén Titos-Gil; Manuel E. Acacio; Juan Fernández. "IEEE Computer Society Press". ISBN 978-0-7695-4633-9
- 43 Título del trabajo:** PI-TM: Pessimistic Invalidation for Scalable Lazy Hardware Transactional Memory
Nombre del congreso: 8th Int'l Symposium on High Performance Computer Architecture (HPCA-2012)
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: New Orleans,
Fecha de celebración: 02/2012
Entidad organizadora: GGS Class 1, GGS Rating A+
Con comité de admisión ext.: Si
Forma de contribución: Artículo científico
Anurag Negi; Rubén Titos-Gil; Manuel E. Acacio; José M. García; Per Stenstrom. "IEEE Computer Society Press". ISBN 978-1-4673-0824-3
- 44 Título del trabajo:** Hardware Transactional Memory with Software-Defined Conflicts
Nombre del congreso: 7th Int'l Conference on High-Performance and Embedded Architectures and Compilers (HiPEAC 2012)
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Paris, Francia
Fecha de celebración: 01/2012
Con comité de admisión ext.: Si
Forma de contribución: Artículo científico
Rubén Titos-Gil; Manuel E. Acacio; José M. García; Tim Harris; Adrián Cristal; Osman Unsal; Ibrahim Hur; Mateo Valero.
- 45 Título del trabajo:** Improving Commit Scalability in Lazy Hardware Transactional Memory
Nombre del congreso: 4th Swedish Workshop on Multicore Computing (MCC-2011)
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Linköping, Suecia
Fecha de celebración: 11/2011
Con comité de admisión ext.: No
Forma de contribución: Artículo científico



Anurag Negi; Rubén Titos-Gil; Manuel E. Acacio; José M. García; Per Stenstrom. 11/2011.

- 46** **Título del trabajo:** Eager meets Lazy: The Impact of Write-Buffering on Hardware Transactional Memory
Nombre del congreso: 40th Int'l Conference on Parallel Processing (ICPP-11)
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Taipei, Taiwán
Fecha de celebración: 09/2011
Entidad organizadora: GGS Class 2, GGS Rating A
Con comité de admisión ext.: Si
Forma de contribución: Artículo científico
Rubén Titos-Gil; Anurag Negi; Manuel E. Acacio; José M. García; Per Stenstrom. "IEEE Computer Society Press". ISBN 978-1-4577-1336-1
- 47** **Título del trabajo:** Efficient Hardware Support for Lock Synchronization in Many-Core CMPs
Nombre del congreso: Actas de las XXII Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: La Laguna,
Fecha de celebración: 09/2011
Con comité de admisión ext.: No
Forma de contribución: Artículo científico
Alberto Ros; Blas Cuesta; Ricardo Fernández; María E. Gómez; Manuel E. Acacio; Antonio Robles; José M. García; José Duato. "Universidad de La Laguna". ISBN 978-84-694-1791-1
- 48** **Título del trabajo:** Overcoming the Scalability Constraints of Coherence Protocols of Commodity Systems
Nombre del congreso: Actas de las XXII Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: La Laguna,
Fecha de celebración: 09/2011
Con comité de admisión ext.: No
Forma de contribución: Artículo científico
Antonio Flores; Juan L. Aragón; Manuel E. Acacio. "Universidad de La Laguna". ISBN 978-84-694-1791-1
- 49** **Título del trabajo:** Reducing the Energy Consumption of Hardware Prefetching in Many-Core CMPs using Reply Partitioning
Nombre del congreso: Actas de las XXII Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: La Laguna,
Fecha de celebración: 09/2011
Con comité de admisión ext.: No
Forma de contribución: Artículo científico
José L. Abellán; Juan Fernández; Manuel E. Acacio. "Universidad de La Laguna". ISBN 978-84-694-1791-1
- 50** **Título del trabajo:** GLocks: Efficient Support for Highly-Contented Locks in Many-Core CMPs
Nombre del congreso: 25th IEEE International Parallel & Distributed Processing Symposium (IPDPS 2011) (best paper)
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)



Ciudad de celebración: Anchorage,

Fecha de celebración: 05/2011

Entidad organizadora: GGS Class 2, GGS Rating A

Con comité de admisión ext.: Si

Forma de contribución: Artículo científico

Alberto Ros; Blas Cuesta; Ricardo Fernández; María E. Gómez; Manuel E. Acacio; Antonio Robles; José M. García; José Duato. "IEEE Computer Society Press". ISBN 978-0-7695-4385-7

- 51 Título del trabajo:** The Impact of Non-coherent Buffers on Lazy Hardware Transactional Memory Systems
Nombre del congreso: 13th Workshop on Advances in Parallel and Distributed Computational Models (in conjunction with IPDPS 2011)

Tipo evento: Congreso

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Anchorage,

Fecha de celebración: 05/2011

Con comité de admisión ext.: Si

Forma de contribución: Artículo científico

José L. Abellán; Juan Fernández; Manuel E. Acacio. "IEEE Computer Society Press". ISBN 978-0-7695-4385-7

- 52 Título del trabajo:** ZEBRA : A Data-Centric, Hybrid-Policy Hardware Transactional Memory Design
Nombre del congreso: 25th International Conference on Supercomputing (ICS 2011)

Tipo evento: Congreso

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Tucson,

Fecha de celebración: 05/2011

Entidad organizadora: GGS Class 2, GGS Rating A

Con comité de admisión ext.: Si

Forma de contribución: Artículo científico

Anurag Negi; Rubén Titos-Gil; Manuel E. Acacio; José M. García; Per Stenstrom. "ACM Press". ISBN 978-1-4503-0102-2

- 53 Título del trabajo:** EMC2: Extending Magny-Cours Coherence for Large-Scale Servers
Nombre del congreso: 17th Int'l Conference on High-Performance Computing (HIPC 2010)

Tipo evento: Congreso

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Goa, India

Fecha de celebración: 12/2010

Con comité de admisión ext.: Si

Forma de contribución: Artículo científico

Epifanio Gaona; Rubén Titos; Juan Fernández; Manuel E. Acacio. "IEEE Computer Society Press". ISBN 978-1-4244-8518-5

- 54 Título del trabajo:** Characterizing Energy Consumption in Hardware Transactional Memory Systems
Nombre del congreso: 22nd Int'l Symposium on Computer Architecture and High Performance Computing (SBAC-PAD 2010)

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Petrópolis, Brasil

Fecha de celebración: 10/2010

José L. Abellán; Juan Fernández; Manuel E. Acacio. "IEEE Computer Society Press". 10/2010. ISBN 978-0-7695-4216-4



- 55** **Título del trabajo:** A G-line-based Network for Fast and Efficient Barrier Synchronization in Many-Core CMPs
Nombre del congreso: 39th Int'l Conference on Parallel Processing (ICPP-10)
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: San Diego,
Fecha de celebración: 09/2010
Entidad organizadora: GGS Class 2, GGS Rating A
Con comité de admisión ext.: Si
Forma de contribución: Artículo científico
José L. Abellán; Juan Fernández; Manuel E. Acacio. "IEEE Computer Society Press". ISBN 978-0-7695-4156-3
- 56** **Título del trabajo:** A Novel Mapping Policy for Distributed Shared Caches
Nombre del congreso: Actas de las XXI Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Valencia,
Fecha de celebración: 09/2010
Con comité de admisión ext.: No
Forma de contribución: Artículo científico
Alberto Ros; Manuel E. Acacio; José M. García; Marcelo Cintra. "IBERGARCETA PUBLICACIONES, S.L., Madrid". ISBN 978-84-92812-50-9
- 57** **Título del trabajo:** Caracterización del Rendimiento y Consumo de Energía de dos Sistemas de Memoria Transaccional Hardware
Nombre del congreso: Actas de las XXI Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Valencia,
Fecha de celebración: 09/2010
Con comité de admisión ext.: No
Forma de contribución: Artículo científico
Epifanio Gaona; Rubén Titos; Juan Fernández; Manuel E. Acacio. "IBERGARCETA PUBLICACIONES, S.L., Madrid". ISBN 978-84-92812-50-9
- 58** **Título del trabajo:** Evaluation of Low-Overhead Organizations for the Directory in Future Many-Core CMPs
Nombre del congreso: 4th Workshop on Highly Parallel Processing on a Chip (HPPC 2010)
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Ischia, Italia
Fecha de celebración: 09/2010
Con comité de admisión ext.: Si
Forma de contribución: Artículo científico
Alberto Ros; Manuel E. Acacio. "Lecture Notes in Computer Science, Springer". ISBN 978-3-642-21877-4
- 59** **Título del trabajo:** Hardware Prefetching in Heterogeneous Interconnects: an Approach to Reducing Energy Consumption in Many-Core CMPs
Nombre del congreso: Actas de las XXI Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)



Ciudad de celebración: Valencia,

Fecha de celebración: 09/2010

Con comité de admisión ext.: No

Forma de contribución: Artículo científico

Antonio Flores; Juan L. Aragón; Manuel E. Acacio. "IBERGARCETA PUBLICACIONES, S.L., Madrid". ISBN 978-84-92812-50-9

60 Título del trabajo: Efficient and Scalable Barrier Synchronization for Many-Core CMPs

Nombre del congreso: ACM Int'l Conference on Computing Frontiers 2010

Tipo evento: Congreso

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Bertinoro, Italia

Fecha de celebración: 05/2010

Con comité de admisión ext.: Si

Forma de contribución: Artículo científico

José L. Abellán; Juan Fernández; Manuel E. Acacio. "ACM". 05/2010. ISBN 978-1-4503-0044-5

61 Título del trabajo: Hardware Transactional Memory with Software-Defined Conflicts

Nombre del congreso: 5th ACM SIGPLAN Workshop on Transactional Computing (TRANSACT 2010)

Tipo evento: Congreso

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Paris, Francia

Fecha de celebración: 04/2010

Con comité de admisión ext.: Si

Forma de contribución: Artículo científico

Rubén Titos; Manuel E. Acacio; José M. García; Adrián Cristal; Osman Unsal; Ibrahim Hur; Mateo Valero. 04/2010.

62 Título del trabajo: Energy-Efficient Hardware Prefetching for CMPs using Heterogeneous Interconnects

Nombre del congreso: 18th Euromicro Conference on Parallel, Distributed and Network-Based Processing (PDP-2010)

Tipo evento: Congreso

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Pisa, Italia

Fecha de celebración: 02/2010

Con comité de admisión ext.: Si

Forma de contribución: Artículo científico

Antonio Flores; Juan L. Aragón; Manuel E. Acacio. "IEEE Computer Society Press". ISBN 978-0-7695-3939-3

63 Título del trabajo: A Novel Hardware-based Barrier Synchronization for Many-Core CMPs

Nombre del congreso: Fourth Workshop on Interconnection Network Architectures: On-Chip, Multi-Chip (INA-OCMC 2010)

Tipo evento: Congreso

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Pisa, Italia

Fecha de celebración: 01/2010

Con comité de admisión ext.: Si

Forma de contribución: Artículo científico

José L. Abellán; Juan Fernández; Manuel E. Acacio.

- 64** **Título del trabajo:** Distance-Aware Round-Robin Mapping for Large NUCA Caches
Nombre del congreso: 16th Int'l Conference on High-Performance Computing (HIPC 2009)
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Kochi, India
Fecha de celebración: 12/2009
Con comité de admisión ext.: Si
Forma de contribución: Artículo científico
Alberto Ros; Marcelo Cintra; Manuel E. Acacio; José M. García. "IEEE Computer Society Press". ISBN 978-1-4244-4921-7
- 65** **Título del trabajo:** A Novel Transactional Book-keeping Scheme for Tiled CMPs
Nombre del congreso: Actas de las XX Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: La Coruña,
Fecha de celebración: 09/2009
Con comité de admisión ext.: No
Forma de contribución: Artículo científico
Rubén Titos; Manuel E. Acacio; José M. García. "Servizo de Publicacións, Universidade da Coruña".
- 66** **Título del trabajo:** Achieving Directory Scalability and Lessening Network Traffic in Many-Core CMPs
Nombre del congreso: Actas de las XX Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: La Coruña,
Fecha de celebración: 09/2009
Con comité de admisión ext.: No
Forma de contribución: Artículo científico
Alberto Ros; Manuel E. Acacio; José M. García. "Servizo de Publicacións, Universidade da Coruña".
- 67** **Título del trabajo:** Implementation and Evaluation of Collectives Primitives for Dual Cell-based Blades
Nombre del congreso: Actas de las XX Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: La Coruña,
Fecha de celebración: 09/2009
Con comité de admisión ext.: No
Forma de contribución: Artículo científico
Epifanio Gaona; Juan Fernández; Manuel E. Acacio. "Servizo de Publicacións, Universidade da Coruña".
- 68** **Título del trabajo:** Dealing with Traffic-Area Trade-Off in Cache Coherence Protocols for Many-Core CMPs
Nombre del congreso: 8th International Conference on Advanced Parallel Processing Technologies
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Rapperswil, Suiza
Fecha de celebración: 08/2009
Con comité de admisión ext.: Si
Forma de contribución: Artículo científico
Alberto Ros; Manuel E. Acacio; José M. García. "Lecture Notes in Computer Science, Springer". ISBN 978-3-642-03643-9



- 69** **Título del trabajo:** Fast and Efficient Synchronization and Communication Collective Primitives for Dual Cell-based Blades
Nombre del congreso: Euro-Par 2009
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Delft, Holanda
Fecha de celebración: 08/2009
Con comité de admisión ext.: Si
Forma de contribución: Artículo científico
Epifanio Gaona; Juan Fernández; Manuel E. Acacio. "Lecture Notes in Computer Science 5704, Springer". ISBN 978-3-642-03868-6
- 70** **Título del trabajo:** Speculation-Based Conflict Resolution in Hardware Transactional Memory
Nombre del congreso: 23rd IEEE Int'l Parallel and Distributed Processing Symposium (IPDPS 2009)
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Roma, Italia
Fecha de celebración: 05/2009
Entidad organizadora: GGS Class 2, GGS Rating A
Con comité de admisión ext.: Si
Forma de contribución: Artículo científico
Rubén Titos; Manuel E. Acacio; José M. García. "IEEE Computer Society Press". ISBN 978-1-4244-3750-4
- 71** **Título del trabajo:** A Parallel Implementation of the 2D Wavelet Transform Using CUDA
Nombre del congreso: 17th Euromicro Conference on Parallel, Distributed and Network-Based Processing (PDP-09)
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Thuringia, Alemania
Fecha de celebración: 02/2009
Con comité de admisión ext.: Si
Forma de contribución: Artículo científico
Joaquín Franco; Gregorio Bernabé; Manuel E. Acacio; Juan Fernández. "IEEE Computer Society Press". ISBN 978-0-7695-3544-9
- 72** **Título del trabajo:** Directory-Based Conflict Detection in Hardware Transactional Memory
Nombre del congreso: 15th Int'l Conference on High-Performance Computing (HIPC 2008)
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Bangalore, India
Fecha de celebración: 12/2008
Con comité de admisión ext.: Si
Forma de contribución: Artículo científico
Rubén Titos; José M. García; Manuel E. Acacio. "Lecture Notes in Computer Science 5374, Springer". ISBN 978-3-540-89893-1
- 73** **Título del trabajo:** Fault-Tolerant Cache Coherence Protocols For CMPs: Evaluation and Trade-Offs
Nombre del congreso: 15th Int'l Conference on High-Performance Computing (HIPC 2008)
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)



Ciudad de celebración: Bangalore, India

Fecha de celebración: 12/2008

Con comité de admisión ext.: Si

Forma de contribución: Artículo científico

Ricardo Fernández; José M. García; Manuel E. Acacio; José Duato. "Lecture Notes in Computer Science 5374, Springer". ISBN 978-3-540-89893-1

74 Título del trabajo: A Primer on 2D Fast Wavelet Transform Parallelization for CUDA-Enabled Devices

Nombre del congreso: Actas de las XIX Jornadas de Paralelismo

Tipo evento: Congreso

Ámbito geográfico: Nacional

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Castellón,

Fecha de celebración: 09/2008

Con comité de admisión ext.: No

Forma de contribución: Artículo científico

Joaquín Franco; Gregorio Bernabé; Manuel E. Acacio; Juan Fernández. "Publications de la Universitat Jaume I". ISBN 978-84-8021-676-0

75 Título del trabajo: Address Compression and Heterogeneous Interconnects for Energy-Efficient High-Performance in Tiled CMPs

Nombre del congreso: 37th Int'l Conference on Parallel Processing (ICPP-08)

Tipo evento: Congreso

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Portland,

Fecha de celebración: 09/2008

Con comité de admisión ext.: Si

Forma de contribución: Artículo científico

Antonio Flores; Manuel E. Acacio; Juan L. Aragón. "IEEE Computer Society Press". ISBN 978-0-7695-3374-2

76 Título del trabajo: Cache Coherence Protocol Level Fault-Tolerance for Directory-Based Tiled CMPs

Nombre del congreso: Actas de las XIX Jornadas de Paralelismo

Tipo evento: Congreso

Ámbito geográfico: Nacional

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Castellón,

Fecha de celebración: 09/2008

Con comité de admisión ext.: No

Forma de contribución: Artículo científico

Ricardo Fernández; José M. García; Manuel E. Acacio; José Duato. "Publications de la Universitat Jaume I". ISBN 978-84-8021-676-0

77 Título del trabajo: CellSched: Una Herramienta para Modelar Aplicaciones que Exhiben Paralelismo a Nivel de Bucle sobre el Cell Broadband Engine

Nombre del congreso: Actas de las XIX Jornadas de Paralelismo

Tipo evento: Congreso

Ámbito geográfico: Nacional

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Castellón,

Fecha de celebración: 09/2008

Con comité de admisión ext.: No

Forma de contribución: Artículo científico

José L. Abellán; Juan Fernández; Manuel E. Acacio. "Publications de la Universitat Jaume I". ISBN 978-84-8021-676-0

- 78 Título del trabajo:** Efficient Cache Coherence Protocol in Tiled Chip Multiprocessors
Nombre del congreso: Actas de las XIX Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Castellón,
Fecha de celebración: 09/2008
Con comité de admisión ext.: No
Forma de contribución: Artículo científico
Alberto Ros; Manuel E. Acacio; José M. García. "Publications de la Universitat Jaume I". ISBN 978-84-8021-676-0
- 79 Título del trabajo:** Power-Aware On-Chip Network Management in Tiled CMPs Using Address Compression
Nombre del congreso: Actas de las XIX Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Castellón,
Fecha de celebración: 09/2008
Con comité de admisión ext.: No
Forma de contribución: Artículo científico
Antonio Flores; Manuel E. Acacio; Juan L. Aragón. "Publications de la Universitat Jaume I". ISBN 978-84-8021-676-0
- 80 Título del trabajo:** Multicore Platforms for Scientific Computing: Cell BE and NVIDIA Tesla
Nombre del congreso: 2008 Int'l Conference on Scientific Computing (CSC'08)
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Las Vegas,
Fecha de celebración: 07/2008
Con comité de admisión ext.: Si
Forma de contribución: Artículo científico
Juan Fernández; Manuel E. Acacio; Gregorio Bernabé; José L. Abellán; Joaquín Franco. "CSREA Press". ISBN 1-60132-059-0
- 81 Título del trabajo:** Scalable Directory Organization for Tiled CMP Architectures
Nombre del congreso: 2008 Int'l Conference on Computer Design (CDES 2008)
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Las Vegas,
Fecha de celebración: 07/2008
Con comité de admisión ext.: Si
Forma de contribución: Artículo científico
Alberto Ros; Manuel E. Acacio; José M. García. "CSREA Press". ISBN 1-60132-056-6
- 82 Título del trabajo:** A Fault-Tolerant Directory-Based Cache Coherence Protocol for CMP Architectures
Nombre del congreso: 38th Annual IEEE/IFIP Int'l Conference on Dependable Systems and Networks (DSN 2008)
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Anchorage,



Fecha de celebración: 06/2008

Entidad organizadora: GGS Class 2, GGS Rating A

Con comité de admisión ext.: Si

Forma de contribución: Artículo científico

Ricardo Fernández; José M. García; Manuel E. Acacio; José Duato. "IEEE Computer Society Press". ISBN 978-1-4244-2397-2

83 Título del trabajo: Characterizing the Basic Synchronization and Communication Operations in Dual Cell-Based Blades

Nombre del congreso: Int'l Conference on Computational Science (ICCS 2008)

Tipo evento: Congreso

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Cracovia, Polonia

Fecha de celebración: 06/2008

Con comité de admisión ext.: Si

Forma de contribución: Artículo científico

José L. Abellán; Juan Fernández; Manuel E. Acacio. "Lecture Notes in Computer Science 5101, Springer". ISBN 978-3-540-69383-3

84 Título del trabajo: DiCo-CMP: Efficient Cache Coherency in Tiled CMP Architectures

Nombre del congreso: 22nd IEEE Int'l Parallel and Distributed Processing Symposium (IPDPS 2008)

Tipo evento: Congreso

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Miami,

Fecha de celebración: 04/2008

Entidad organizadora: GGS Class 2, GGS Rating A

Con comité de admisión ext.: Si

Forma de contribución: Artículo científico

Alberto Ros; Manuel E. Acacio; José M. García. "IEEE Computer Society Press". ISBN 978-1-4244-1693-6

85 Título del trabajo: A Characterization of Conflicts in Log-Based Transactional Memory (LogTM)

Nombre del congreso: 16th Euromicro Conference on Parallel, Distributed and Network-Based Processing (PDP-08)

Tipo evento: Congreso

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Toulouse, Francia

Fecha de celebración: 02/2008

Con comité de admisión ext.: Si

Forma de contribución: Artículo científico

Rubén Titos; Manuel E. Acacio; José M. García. "IEEE Computer Society Press". ISBN 978-0-7695-3089-5

86 Título del trabajo: CellStats: A Tool to Evaluate the Basic Synchronization and Communication Operations of the Cell BE

Nombre del congreso: 16th Euromicro Conference on Parallel, Distributed and Network-Based Processing (PDP-08)

Tipo evento: Congreso

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Toulouse, Francia

Fecha de celebración: 02/2008

Con comité de admisión ext.: Si

Forma de contribución: Artículo científico



Jose L. Abellán; Juan Fernández; Manuel E. Acacio. "IEEE Computer Society Press". ISBN 978-0-7695-3089-5

- 87** **Título del trabajo:** Direct Coherence: Bringing Together Performance and Scalability in Shared-Memory Multiprocessors
Nombre del congreso: 14th Int'l Conference on High-Performance Computing (HiPC 2007)
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Goa, India
Fecha de celebración: 12/2007
Con comité de admisión ext.: Si
Forma de contribución: Artículo científico
 Alberto Ros; Manuel E. Acacio; José M. García. "Lecture Notes in Computer Science 4873, Springer". ISBN 978-3-540-77219-4
- 88** **Título del trabajo:** Efficient Message Management in Tiled CMP Architectures Using a Heterogeneous Interconnection Network
Nombre del congreso: 14th Int'l Conference on High-Performance Computing (HiPC 2007)
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Goa, India
Fecha de celebración: 12/2007
Con comité de admisión ext.: Si
Forma de contribución: Artículo científico
 Antonio Flores; Juan L. Aragón; Manuel E. Acacio. "Lecture Notes in Computer Science 4873, Springer". ISBN 978-3-540-77219-4
- 89** **Título del trabajo:** Aproximaciones Hardware a La Memoria Transaccional
Nombre del congreso: Actas de las XVIII Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Zaragoza,
Fecha de celebración: 09/2007
Con comité de admisión ext.: No
Forma de contribución: Artículo científico
 Rubén Titos; Manuel E. Acacio; José M. García. Thomson, ISBN 978-84-9732-593-6
- 90** **Título del trabajo:** CellStats: Una Herramienta para la Evaluación de las Operaciones Básicas de Sincronización y Comunicación del Cell BE
Nombre del congreso: Actas de las XVIII Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Zaragoza,
Fecha de celebración: 09/2007
Con comité de admisión ext.: No
Forma de contribución: Artículo científico
 José L. Abellán; Juan Fernández; Manuel E. Acacio. Thomson, ISBN 978-84-9732-593-6
- 91** **Título del trabajo:** Exploiting Cache-to-Cache Transfers of Clean Data in Glueless Shared-Memory Multiprocessors
Nombre del congreso: Actas de las XVIII Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional



Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Zaragoza,

Fecha de celebración: 09/2007

Con comité de admisión ext.: No

Forma de contribución: Artículo científico

Alberto Ros; Manuel E. Acacio; José M. García. Thomson, ISBN 978-84-9732-593-6

92 Título del trabajo: Sim-PowerCMP: A Detailed Simulator for Energy Consumption Analysis in Future Embedded CMP Architectures

Nombre del congreso: 4th IEEE Int'l Symposium on Embedded Computing (SEC 2007)

Tipo evento: Congreso

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Niagara Falls – Canada,

Fecha de celebración: 05/2007

Con comité de admisión ext.: Si

Forma de contribución: Artículo científico

Antonio Flores; Juan L. Aragón; Manuel E. Acacio. "IEEE Computer Society Press". ISBN 0-7695-2847-3

93 Título del trabajo: A Low Overhead Fault-Tolerant Coherence Protocol for CMP Architectures

Nombre del congreso: 13th Int'l Symposium on High Performance Computer Architecture (HPCA-13)

Tipo evento: Congreso

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Phoenix,

Fecha de celebración: 02/2007

Entidad organizadora: GGS Class 1, GGS Rating A+

Con comité de admisión ext.: Si

Forma de contribución: Artículo científico

Ricardo Fernández; José M. García; Manuel E. Acacio; José Duato. "IEEE Computer Society Press". ISBN 1-4244-0804-0

94 Título del trabajo: High-Performance Chip-Multiprocessor Architecture: A Case Study

Nombre del congreso: Actas de las XVII Jornadas de Paralelismo

Tipo evento: Congreso

Ámbito geográfico: Nacional

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Albacete,

Fecha de celebración: 09/2006

Con comité de admisión ext.: No

Forma de contribución: Artículo científico

Francisco Villa; Manuel E. Acacio; José M. García. "Universidad de Castilla-La Mancha". ISBN 84-690-0551-0

95 Título del trabajo: Sim-PowerCMP: Un Simulador de Consumo para CMPs

Nombre del congreso: Actas de las XVII Jornadas de Paralelismo

Tipo evento: Congreso

Ámbito geográfico: Nacional

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Albacete,

Fecha de celebración: 09/2006

Con comité de admisión ext.: No

Forma de contribución: Artículo científico

Antonio Flores; Juan L. Aragón; Manuel E. Acacio. "Universidad de Castilla-La Mancha". ISBN 84-690-0551-0



- 96 Título del trabajo:** The SGLUM Cache For Scalable Glueless Shared-Memory Multiprocessors
Nombre del congreso: Actas de las XVII Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Albacete,
Fecha de celebración: 09/2006
Con comité de admisión ext.: No
Forma de contribución: Artículo científico
Alberto Ros; Manuel E. Acacio; José M. García. "Universidad de Castilla-La Mancha". ISBN 84-690-0551-0
- 97 Título del trabajo:** A Fault-Tolerant Coherent Protocol for CMP Architectures
Nombre del congreso: Actas de las XVII Jornadas de Paralelismo
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Albacete,
Fecha de celebración: 09/2006
Francisco J. Villa; Manuel E. Acacio; José M. García. "Universidad de Castilla-La Mancha". 09/2006. ISBN 84-690-0551-0
- 98 Título del trabajo:** On the Evaluation of Dense Chip-Multiprocessor Architectures
Nombre del congreso: 2006 Int'l Conference on Embedded Computer Systems: Architectures, Modeling, and Simulation (IC-SAMOS Vi)
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Samos, Grecia
Fecha de celebración: 07/2006
Con comité de admisión ext.: Si
Forma de contribución: Artículo científico
Francisco Villa; Manuel E. Acacio; José M. García. "IEEE Computer Society Press". ISBN 1-4244-0155-0
- 99 Título del trabajo:** Validating a Token Coherence Protocol for Scientific Workloads
Nombre del congreso: 5th Annual Workshop on Duplicating, Deconstructing, and Debunking (WDDD 2006)
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Boston,
Fecha de celebración: 06/2006
Con comité de admisión ext.: Si
Forma de contribución: Artículo científico
Ricardo Fernández; José M. García; Manuel E. Acacio.
- 100 Título del trabajo:** An Efficient Cache Design for Scalable Glueless Shared-Memory Multiprocessors
Nombre del congreso: 2006 ACM Int'l Conference on Computing Frontiers
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Ischia, Italia
Fecha de celebración: 05/2006
Con comité de admisión ext.: Si
Forma de contribución: Artículo científico
Alberto Ros; Manuel E. Acacio; José M. García. "ACM". ISBN 1-59593-302-6



- 101 Título del trabajo:** Diseño y Evaluación de una Arquitectura de Directorio Ligero para Multiprocesadores de Memoria Compartida Escalables
Nombre del congreso: Actas de las XVI Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Granada,
Fecha de celebración: 09/2005
Con comité de admisión ext.: No
Forma de contribución: Artículo científico
Alberto Ros; Manuel E. Acacio; José M. García. Thomson, ISBN 84-9732-430-7
- 102 Título del trabajo:** Estudio y Evaluación del Encaminamiento Multidestino en Arquitecturas cc-NUMA con Directorios Comprimidos
Nombre del congreso: Actas de las XVI Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Granada,
Fecha de celebración: 09/2005
Con comité de admisión ext.: No
Forma de contribución: Artículo científico
Alejandro Orozco; Manuel E. Acacio; José M. García. Thomson, ISBN 84-9732-430-7
- 103 Título del trabajo:** Memory Subsystem Characterization in a 16-Core Snoop-Based Chip-Multiprocessor Architecture
Nombre del congreso: Proc. of the 2005 International Conference on High Performance Computing and Communications
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Sorrento, Italia
Fecha de celebración: 09/2005
Con comité de admisión ext.: Si
Forma de contribución: Artículo científico
Francisco Villa; Manuel E. Acacio; José M. García. "Lecture Notes in Computer Science 3726, Springer-Verlag". ISBN 3-540-29031-1
- 104 Título del trabajo:** Performance Evaluation of a Bus-Based 16-Core Chip-Multiprocessor
Nombre del congreso: Actas de las XVI Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Granada,
Fecha de celebración: 09/2005
Con comité de admisión ext.: No
Forma de contribución: Artículo científico
Francisco Villa; Manuel E. Acacio; José M. García. Thomson, ISBN 84-9732-430-7
- 105 Título del trabajo:** A Novel Lightweight Directory Architecture for Scalable Shared-Memory Multiprocessors
Nombre del congreso: Proc. of the Euro-Par 2005 Conference
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Lisboa, Portugal
Fecha de celebración: 08/2005



Con comité de admisión ext.: Si

Forma de contribución: Artículo científico

Alberto Ros; Manuel E. Acacio; José M. García. "Lecture Notes in Computer Science 3648, Springer-Verlag". ISBN 3-540-28700-0

- 106 Título del trabajo:** Optimizing a 3D-FWT Video Encoder for SMPs and Hyperthreading Architectures
Nombre del congreso: Proc. of the 13th Euromicro Conference on Parallel, Distributed and Network-Based Processing (PDP-05)
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Lugano, Suiza
Fecha de celebración: 02/2005
Con comité de admisión ext.: Si
Forma de contribución: Artículo científico
 Ricardo Fernández; José M. García; Gregorio Bernabé; Manuel E. Acacio. "IEEE Computer Society Press". ISBN 0-7695-2280-7
- 107 Título del trabajo:** Codificador de Vídeo Basado en Wavelet 3D Usando OpenMP y Pthreads
Nombre del congreso: Actas de las XV Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Almería,
Fecha de celebración: 09/2004
Con comité de admisión ext.: No
Forma de contribución: Artículo científico
 Ricardo Fernández; José M. García; Gregorio Bernabé; Manuel E. Acacio. "Universidad de Almería". ISBN 84-8240-714-7
- 108 Título del trabajo:** Arquitectura de los Servidores Escalables
Nombre del congreso: Actas de la XIV Escuela de Verano de Informática
Tipo evento: Jornada **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Albacete,
Fecha de celebración: 07/2004
Con comité de admisión ext.: No
Forma de contribución: Artículo científico
 José M. García; Manuel E. Acacio. "Departamento de Informática de Albacete". ISBN 84-921873-6-0
- 109 Título del trabajo:** On the Evaluation of X86 Web Servers Using Simics: Limitations and Trade-Offs
Nombre del congreso: Int'l Conference on Computational Science 2004
Tipo de participación: Participativo - Póster
Ciudad de celebración: Cracovia, Polonia
Fecha de celebración: 06/2004
 Francisco J. Villa; Manuel E. Acacio; José M. García. "Lecture Notes in Computer Science 3036, Springer Verlag". 06/2004. Disponible en Internet en: <Servers Using Simics: Limitations and Trade-Offs>. ISBN 3-540-22114-X
- 110 Título del trabajo:** Evaluación de un Servidor Multiprocesador Mediante Simics
Nombre del congreso: Actas de las XIV Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)



Ciudad de celebración: Leganés,

Fecha de celebración: 09/2003

Con comité de admisión ext.: No

Forma de contribución: Artículo científico

Francisco J. Villa; Manuel E. Acacio; José M. García. "Universidad Carlos III de Madrid". ISBN 84-89315-34-5

111 Título del trabajo: Owner Prediction for Accelerating Cache-to-Cache Transfer Misses in cc-NUMA Multiprocessors

Nombre del congreso: Int'l SC2002 High Performance Networking and Computing (SC2002)

Tipo evento: Congreso

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Baltimore -MD-, Estados Unidos de América

Fecha de celebración: 11/2002

Entidad organizadora: GGS Class 1, GGS Rating A+

Con comité de admisión ext.: Si

Forma de contribución: Artículo científico

Manuel E. Acacio; José González; José M. García; José Duato. "IEEE Computer Society Press". ISBN 0-7695-1524-X

112 Título del trabajo: The Use of Prediction for Accelerating Upgrade Misses in cc-NUMA Multiprocessors

Nombre del congreso: 2002 Int'l Conference on Parallel Architectures and Compilation Techniques (PACT 2002)

Tipo evento: Congreso

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Charlottesville -Virginia-, Estados Unidos de América

Fecha de celebración: 09/2002

Entidad organizadora: GGS Class 2, GGS Rating A-

Con comité de admisión ext.: Si

Forma de contribución: Artículo científico

Manuel E. Acacio; José González; José M. García; José Duato. "IEEE Computer Society Press". ISBN 0-7695-1620-3

113 Título del trabajo: A Novel Approach to Reduce L2 Miss Latency in Shared-Memory Multiprocessors

Nombre del congreso: 16th Int'l Parallel and Distributed Processing Symposium (IPDPS'02)

Tipo evento: Congreso

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Fort Lauderdale -Florida-, Estados Unidos de América

Fecha de celebración: 04/2002

Entidad organizadora: GGS Class 2, GGS Rating A

Con comité de admisión ext.: Si

Forma de contribución: Artículo científico

Manuel E. Acacio; José González; José M. García; José Duato. "IEEE Computer Society Press". ISBN 0-7695-1573-8

114 Título del trabajo: Reducing the Latency of L2 Misses in Shared-Memory Multiprocessors through On-Chip Directory Integration

Nombre del congreso: 10th Euromicro Workshop on Parallel, Distributed and Network-Based Processing (Euromicro PDP'02)

Tipo evento: Congreso

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Las Palmas, España



Fecha de celebración: 01/2002

Con comité de admisión ext.: Si

Forma de contribución: Artículo científico

Manuel E. Acacio; José González; José M. García; José Duato. "IEEE Computer Society Press". ISBN 0-7695-1444-8

115 Título del trabajo: Improving the Performance of cc-NUMA Multiprocessors Through On-Chip Directory Integration

Nombre del congreso: Actas de Las XII Jornadas de Paralelismo

Tipo evento: Congreso

Ámbito geográfico: Nacional

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Valencia,

Fecha de celebración: 09/2001

Con comité de admisión ext.: No

Forma de contribución: Artículo científico

Manuel E. Acacio; José González; José M. García; José Duato. "Universidad Politécnica De Valencia". ISBN 84-9705-043-6

116 Título del trabajo: A New Scalable Directory Architecture for Large-Scale Multiprocessors

Nombre del congreso: 7th Int'l Symposium on High Performance Computer Architecture (HPCA-7)

Tipo evento: Congreso

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Monterrey, México

Fecha de celebración: 01/2001

Entidad organizadora: GGS Class 1, GGS Rating A+

Con comité de admisión ext.: Si

Forma de contribución: Artículo científico

Manuel E. Acacio; José González; José M. García; José Duato. "IEEE Computer Society Press". ISBN 0-7695-1019-1

117 Título del trabajo: A Performance Evaluation of P-EDR in Different Parallel Environments

Nombre del congreso: Int'l Conference on Parallel and Distributed Processing Techniques and Applications (PDPTA'99)

Tipo evento: Congreso

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Las Vegas, Estados Unidos de América

Fecha de celebración: 07/1999

Con comité de admisión ext.: Si

Forma de contribución: Artículo científico

P.E. López de Teruel; J.M. García; M. Acacio. "CSREA Press". ISBN 1-892512-10-6

118 Título del trabajo: The MPI-Delphi Interface: A Visual Programming Environment for Clusters of Workstations

Nombre del congreso: Int'l Conference on Parallel and Distributed Processing Techniques and Applications (PDPTA'99)

Tipo evento: Congreso

Ámbito geográfico: Internacional no UE

Tipo de participación: Participativo - Ponencia oral (comunicación oral)

Ciudad de celebración: Las Vegas, Estados Unidos de América

Fecha de celebración: 07/1999

Con comité de admisión ext.: Si

Forma de contribución: Artículo científico

M. Acacio; P.E. López de Teruel; J.M. García; O. Cánovas. "CSREA Press". ISBN 1-892512-09-2



- 119 Título del trabajo:** The Parallel EM Algorithm and its Applications in Computer Vision
Nombre del congreso: Int'l Conference on Parallel and Distributed Processing Techniques and Applications (PDPTA'99)
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: Las Vegas, Estados Unidos de América
Fecha de celebración: 07/1999
Con comité de admisión ext.: Si
Forma de contribución: Artículo científico
M. Acacio; J.M. García; P.E. López de Teruel. "CSREA Press". ISBN 1-892512-09-2
- 120 Título del trabajo:** P-EDR: An Algorithm for Parallel Implementation of Parzen Density Estimation from Uncertain Observations
Nombre del congreso: 13th Int'l Parallel and Distributed Processing Symposium (IPDPS'99)
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: San Juan de Puerto Rico, Estados Unidos de América
Fecha de celebración: 04/1999
Entidad organizadora: GGS Class 2, GGS Rating A
Con comité de admisión ext.: Si
Forma de contribución: Artículo científico
M. Acacio; O. Cánovas; J.M. García; P.E. López De Teruel. "IEEE Computer Society Press". ISBN 0-7695-0143-5
- 121 Título del trabajo:** An Evaluation of Parallel Computing In PC Clusters
Nombre del congreso: 4th Int'l Conference on Parallel Computing (ACPC'99)
Tipo evento: Congreso **Ámbito geográfico:** Internacional no UE
Tipo de participación: Participativo - Póster
Ciudad de celebración: Salzburgo,
Fecha de celebración: 02/1999
Con comité de admisión ext.: Si
Forma de contribución: Artículo científico
M. Acacio; O. Cánovas; P.E. López de Teruel; J.M. García. "Lecture Notes in Computer Science 1557, Springer Verlag". ISBN 3-540-65641-3
- 122 Título del trabajo:** The Performance of MPI Parallel Jacobi Implementations on Workstation Clusters
Nombre del congreso: Actas de las IX Jornadas de Paralelismo
Tipo evento: Congreso **Ámbito geográfico:** Nacional
Tipo de participación: Participativo - Ponencia oral (comunicación oral)
Ciudad de celebración: San Sebastián,
Fecha de celebración: 09/1998
Con comité de admisión ext.: No
Forma de contribución: Artículo científico
M. Acacio; O. Cánovas; P.E. López de Teruel; J.M. García. "Universidad del País Vasco".

Gestión de I+D+i y participación en comités científicos

Comités científicos, técnicos y/o asesores

- 1** **Título del comité:** Comité de Programa / Program Committee 56th IEEE/ACM International Symposium on Microarchitecture (MICRO-56)
Entidad de afiliación: IEEE / ACM
Fecha de inicio-fin: 28/10/2023 - 01/11/2023
- 2** **Título del comité:** Comité de programa / Program Committee 5th Workshop on Accelerated Machine Learning (AccML 2023)
Fecha de inicio-fin: 18/01/2023 - 18/01/2023
- 3** **Título del comité:** Comité de programa / Program Committee 4th Workshop on Accelerated Machine Learning (AccML 2022)
Fecha de inicio-fin: 22/06/2022 - 22/06/2022
- 4** **Título del comité:** Comité de revisión externo / External Review Committee 28th IEEE International Symposium on High-Performance Computer Architecture (HPCA-28)
Fecha de finalización: 27/10/2021
- 5** **Título del comité:** Comité de programa / Program Committee 3rd Workshop on Accelerated Machine Learning (AccML 2021)
Fecha de finalización: 18/01/2021
- 6** **Título del comité:** Comité de programa / Program Committee 2nd Workshop on Accelerated Machine Learning (AccML 2020)
Fecha de finalización: 31/05/2020
- 7** **Título del comité:** Comité de Programa / Program Committee 34th IEEE International Parallel and Distributed Processing Symposium (IPDPS 2020)
Entidad de afiliación: IEEE
Fecha de inicio-fin: 05/2020 - 05/2020
- 8** **Título del comité:** Comité de programa / Program Committee 2019 International Symposium on Advanced Parallel Processing Technology (APPT 2019)
Fecha de inicio-fin: 15/08/2019 - 16/08/2019
- 9** **Título del comité:** Comité de programa / Program Committee 5th International Workshop on Modeling and Simulation of Parallel and Distributed Systems (MSPDS 2019)
Fecha de finalización: 15/07/2019
- 10** **Título del comité:** Comité de Programa / Program Committee 33rd IEEE International Parallel and Distributed Processing Symposium (IPDPS 2019)
Entidad de afiliación: IEEE
Fecha de inicio-fin: 05/2019 - 05/2019



- 11 Título del comité:** Comité de Programa / Program Committee 16th IEEE International Conference on Pervasive Intelligence and Computing (PICom-2018)
Entidad de afiliación: IEEE
Fecha de inicio-fin: 08/2018 - 08/2018
- 12 Título del comité:** Comité de Programa / Program Committee 4th International Workshop on Modeling and Simulation of Parallel and Distributed Systems (MSPDS 2018)
Entidad de afiliación: HPCS 2018
Fecha de inicio-fin: 07/2018 - 07/2018
- 13 Título del comité:** Comité de Programa / Program Committee 20th IEEE International Conference on High Performance Computing and Communications (HPCC-2018)
Entidad de afiliación: IEEE
Fecha de inicio-fin: 06/2018 - 06/2018
- 14 Título del comité:** Comité de Programa / Program Committee 19th International Conference on Enterprise Information Systems (ICEIS 2018)
Entidad de afiliación: INSTICC
Fecha de inicio-fin: 04/2018 - 04/2018
- 15 Título del comité:** Comité de Programa / Program Committee 2nd International Conference on Robotics and Automation Engineering (ICRAE 2017)
Entidad de afiliación: East China University of Science and Technology
Fecha de inicio-fin: 12/2017 - 12/2017
- 16 Título del comité:** Comité de Programa / Program Committee 8th International Workshop on Multicore and Multithreaded Architectures and Algorithms (M2A2 2017)
Entidad de afiliación: Conjuntamente con HPCC-2017
Fecha de inicio-fin: 12/2017 - 12/2017
- 17 Título del comité:** Comité de Programa / Program Committee 15th IEEE International Conference on Pervasive Intelligence and Computing (PICom-2017)
Entidad de afiliación: IEEE
Fecha de inicio-fin: 11/2017 - 11/2017
- 18 Título del comité:** Comité de Programa / Program Committee 10th IEEE International Conference on Cyber, Physical and Social Computing (CPSCoM-2017)
Entidad de afiliación: IEEE
Fecha de inicio-fin: 06/2017 - 06/2017
- 19 Título del comité:** Comité de Programa / Program Committee 19th International Conference on Enterprise Information Systems (ICEIS 2017)
Entidad de afiliación: INSTICC
Fecha de inicio-fin: 04/2017 - 04/2017
- 20 Título del comité:** Comité de Programa / Program Committee 14th IEEE International Conference on Pervasive Intelligence and Computing (PICom-2016)
Entidad de afiliación: IEEE
Fecha de inicio-fin: 12/2016 - 12/2016



- 21 Título del comité:** Comité de Programa / Program Committee 4a Conferencia Ibero-Americana sobre Computación Aplicada 2016 (CIACA-16)
Entidad de afiliación: IADIS
Fecha de inicio-fin: 12/2016 - 12/2016
- 22 Título del comité:** Comité de Programa / Program Committee 13th IEEE International Conference on Embedded Software and Systems (ICESS-16)
Entidad de afiliación: IEEE
Fecha de inicio-fin: 08/2016 - 08/2016
- 23 Título del comité:** Comité de Programa / Program Committee 3a Conferencia Ibero-Americana sobre Computación Aplicada 2015 (CIACA-15)
Entidad de afiliación: IADIS
Fecha de inicio-fin: 11/2015 - 11/2015
- 24 Título del comité:** Comité de Programa / Program Committee 13th IEEE International Conference on Pervasive Intelligence and Computing (PCom-2015)
Entidad de afiliación: IEEE
Fecha de inicio-fin: 10/2015 - 10/2015
- 25 Título del comité:** Comité de Programa / Program Committee 12th IEEE International Conference on Embedded Software and Systems (ICESS-15)
Entidad de afiliación: IEEE
Fecha de inicio-fin: 08/2015 - 08/2015
- 26 Título del comité:** Comité de Programa / Program Committee 4th International Workshop on On-Chip Memory Hierarchies and Interconnects (OMHI-15)
Entidad de afiliación: Euro-Par
Fecha de inicio-fin: 08/2015 - 08/2015
- 27 Título del comité:** Comité de Programa / Program Committee Conferencia Ibero-Americana sobre Computación Aplicada 2014 (CIACA-14)
Entidad de afiliación: IADIS
Fecha de inicio-fin: 10/2014 - 10/2014
- 28 Título del comité:** Comité de Programa / Program Committee 11th IEEE International Conference on Embedded Software and Systems (ICESS-14)
Entidad de afiliación: IEEE
Fecha de inicio-fin: 08/2014 - 08/2014
- 29 Título del comité:** Comité de Programa / Program Committee 12th IEEE International Conference on Embedded Computing (EmbeddedCom-14)
Entidad de afiliación: IEEE
Fecha de inicio-fin: 08/2014 - 08/2014
- 30 Título del comité:** Comité de Programa / Program Committee 3rd International Workshop on On-Chip Memory Hierarchies and Interconnects (OMHI-14)
Entidad de afiliación: Euro-Par
Fecha de inicio-fin: 08/2014 - 08/2014



- 31 Título del comité:** Comité de Revisores Externos / External Reviewers Committee ACM International Conference on Supercomputing (ICS 2014)
Entidad de afiliación: ACM
Fecha de inicio-fin: 06/2014 - 06/2014
- 32 Título del comité:** Revisor distinguido / Distinguished Reviewer 9th HiPEAC Conference
Entidad de afiliación: HiPEAC Network of Excellence
Fecha de inicio-fin: 01/2014 - 01/2014
- 33 Título del comité:** Comité de Programa / Program Committee 10th IEEE International Conference on Embedded Software and Systems (ICISS-13)
Entidad de afiliación: IEEE
Fecha de inicio-fin: 12/2013 - 12/2013
- 34 Título del comité:** Comité de Programa / Program Committee Conferencia Ibero-Americana sobre Computación Aplicada 2013 (CIACA-13)
Entidad de afiliación: IADIS
Fecha de inicio-fin: 11/2013 - 11/2013
- 35 Título del comité:** Comité de Programa / Program Committee 2013 IEEE Symposium on Computers & Informatics
Entidad de afiliación: IEEE Malaysia Section
Fecha de inicio-fin: 04/2013 - 04/2013
- 36 Título del comité:** Revisor distinguido / Distinguished reviewer 8th HiPEAC Conference
Entidad de afiliación: HiPEAC Network of Excellence
Fecha de inicio-fin: 01/2013 - 01/2013
- 37 Título del comité:** Comité de Programa / Program Committee 9th IEEE International Conference on Embedded Software and Systems (ICISS-12)
Entidad de afiliación: IEEE
Fecha de inicio-fin: 06/2012 - 06/2012
- 38 Título del comité:** Comité de Programa / Program Committee International Conference on Computer Technology (ICCT-2010)
Entidad de afiliación: Department of Computer Science and Engineering, CV Raman College of Engineering, Bhubanesar, India
Fecha de inicio-fin: 12/2010 - 12/2010
- 39 Título del comité:** Comité de Programa / Program Committee 7th IEEE International Conference on Embedded Software and Systems (ICISS-10)
Entidad de afiliación: IEEE
Fecha de inicio-fin: 06/2010 - 06/2010
- 40 Título del comité:** Comité de Programa / Program Committee 10th MEDEA Workshop
Entidad de afiliación: PACT 2009
Fecha de inicio-fin: 09/2009 - 09/2009
- 41 Título del comité:** Comité de Programa / Program Committee 8th IEEE International Conference on Embedded Computing (EmbeddedCom-09)
Entidad de afiliación: IEEE
Fecha de inicio-fin: 09/2009 - 09/2009



- 42 Título del comité:** Comité de Programa / Program Committee 23rd IEEE International Parallel and Distributed Processing Symposium (IPDPS 2009)
Entidad de afiliación: IEEE
Fecha de inicio-fin: 05/2009 - 05/2009
- 43 Título del comité:** Comité de Programa / Program Committee International Conference on Embedded Software and Systems 2009 (ICESS09)
Entidad de afiliación: IEEE
Fecha de inicio-fin: 05/2009 - 05/2009
- 44 Título del comité:** Comité de Programa / Program Committee IADIS Applied Computing 2008 Conference
Entidad de afiliación: IADIS
Fecha de inicio-fin: 04/2008 - 04/2008
- 45 Título del comité:** Comité de Programa / Program Committee 2007 International Workshop on Embedded System Architectures for Pervasive Devices and Computers (WESAPEC 2007)
Fecha de inicio-fin: 10/2007 - 10/2007
- 46 Título del comité:** Comité de Programa / Program Committee IADIS Applied Computing 2007 Conference
Entidad de afiliación: IADIS
Fecha de inicio-fin: 02/2007 - 02/2007
- 47 Título del comité:** Comité de Programa / Program Committee 12th International Conference on Parallel and Distributed Systems (ICPADS 2006)
Entidad de afiliación: IEEE
Fecha de inicio-fin: 07/2006 - 07/2006
- 48 Título del comité:** Comité de Programa / Program Committee IADIS Applied Computing 2006 Conference
Entidad de afiliación: IADIS
Fecha de inicio-fin: 02/2006 - 02/2006
- 49 Título del comité:** Comité de Programa / Program Committee 2005 International Conference on Parallel Processing (ICPP-05)
Entidad de afiliación: IEEE
Fecha de inicio-fin: 06/2005 - 06/2005
- 50 Título del comité:** Comité de Programa / Program Committee IADIS Applied Computing 2005 Conference
Entidad de afiliación: IADIS
Fecha de inicio-fin: 02/2005 - 02/2005
- 51 Título del comité:** Comité de Programa / Program Committee IADIS Applied Computing 2004 Conference
Entidad de afiliación: IADIS
Fecha de inicio-fin: 03/2004 - 03/2004
- 52 Título del comité:** Miembro del Panel de Revisores Distinguidos de la Revista Internacional / Member of the Distinguished Reviewers Panel of the International. Journal ACM Transactions on Architecture and Code Optimization (ACM TACO)
Entidad de afiliación: ACM
Fecha de inicio: 05/2014

Organización de actividades de I+D+i

- 1** **Título de la actividad:** Enabling Detailed Cycle-Level Simulation of AI and HPC Applications with Detailed Memory Hierarchy using STONNE, OMEGA and SST-STONNE
Tipo de actividad: Tutorial en el congreso internacional: 28th Int'l Conference on Architectural Support for Programming Languages and Operating Systems (ASPLOS)
Ciudad entidad convocante: Vancouver, Canadá
Fecha de inicio-fin: 26/03/2023 - 26/03/2023
- 2** **Título de la actividad:** STONNE: A Simulation Tool for Neural Network Engines
Tipo de actividad: Tutorial en el congreso internacional: 27th Int'l Conference on Architectural Support for Programming Languages and Operating Systems (ASPLOS)
Ciudad entidad convocante: Laussane, Suiza
Fecha de inicio-fin: 01/03/2022 - 03/03/2022
- 3** **Título de la actividad:** An OS-Based Alternative to Full Hardware Coherence on Tiled CMPs
Tipo de actividad: Conferencia y reunión con el Dr. **Ámbito geográfico:** Grupo de investigación GACOP
Marcelo Cintra (Universidad de Edimburgo)
Fecha de inicio-fin: 14/05/2008 - 15/05/2008
- 4** **Título de la actividad:** Mejora de la Equidad y las Prestaciones de Procesadores SMT Comerciales Mediante Estrategias de Planificación y Ubicación de Tareas
Tipo de actividad: Prof. Julio Sahuquillo: **Ámbito geográfico:** Grupo de investigación CAPS
Conferencia y reunión
Fecha de inicio: 20/05/2016

Gestión de I+D+i

- 1** **Nombre de la actividad:** Técnicas Innovadoras en Computación Especializada y de Altas Prestaciones (RTI2018-098156-B-C53)
Tipología de la gestión: Gestión de acciones y proyectos de I+D+i
Funciones desempeñadas: Investigador responsable
Fecha de inicio: 01/2019
- 2** **Nombre de la actividad:** Técnicas para la Mejora de las Prestaciones, Fiabilidad y Consumo de Energía de los Servidores. Optimización de Aplicaciones Científicas, Médicas y de Visión Artificial (TIN2015-66972-C5-3-R)
Tipología de la gestión: Gestión de acciones y proyectos de I+D+i
Funciones desempeñadas: Investigador responsable
Fecha de inicio: 01/2016
- 3** **Nombre de la actividad:** Diseño de una Infraestructura Hardware para la Comunicación y Sincronización Eficientes en Arquitecturas Multicore para Servidores (19295/PI/14)
Tipología de la gestión: Gestión de acciones y proyectos de I+D+i
Funciones desempeñadas: Investigador responsable
Fecha de inicio: 07/2015 **Duración:** 2 años

4 **Nombre de la actividad:** Mejora de las arquitecturas de servidores, aplicaciones y servicios (TIN2012-38341-C04-03)

Tipología de la gestión: Gestión de acciones y proyectos de I+D+i

Funciones desempeñadas: Investigador responsable

Fecha de inicio: 01/2012

Duración: 3 años

5 **Nombre de la actividad:** Grupo de Arquitectura de Computadores y Sistemas Paralelos

Tipología de la gestión: Gestión de grupo de investigación

Funciones desempeñadas: Investigador Responsable

Fecha de inicio: 11/2010

6 **Nombre de la actividad:** Adaptive cache indexing policies

Tipología de la gestión: Gestión de acciones y proyectos de I+D+i

Funciones desempeñadas: Investigador responsable

Fecha de inicio: 05/2009

Duración: 3 meses

Evaluación y revisión de proyectos y artículos de I+D+i

1 **Nombre de la actividad:** The Journal of Supercomputing

Funciones desempeñadas: Revisor de artículos en revistas internacionales indexadas en JCR

Fecha de inicio-fin: 2018 - 2018

2 **Nombre de la actividad:** Concurrency and Computation: Practice and Experience (CC-PE)

Funciones desempeñadas: Revisor de artículos en revistas internacionales indexadas en JCR

Fecha de inicio-fin: 2013 - 2018

3 **Nombre de la actividad:** ACM Transactions on Embedded Computing Systems (TACO)

Funciones desempeñadas: Revisor de artículos en revistas internacionales indexadas en JCR

Fecha de inicio-fin: 2012 - 2018

4 **Nombre de la actividad:** International Symposium on High-Performance Computer Architecture (HPCA): 2018, 2013, 2011, 2006, 2005

Funciones desempeñadas: Revisor de artículos en congresos internacionales

Fecha de inicio-fin: 2005 - 2018

5 **Nombre de la actividad:** IET Electronics Letters

Funciones desempeñadas: Revisor de artículos en revistas internacionales indexadas en JCR

Fecha de inicio-fin: 2017 - 2017

6 **Nombre de la actividad:** Parallel Computing

Funciones desempeñadas: Revisor de artículos en revistas internacionales indexadas en JCR

Fecha de inicio-fin: 2017 - 2017

7 **Nombre de la actividad:** IEEE Transactions on Computers (TC)

Funciones desempeñadas: Revisor de artículos en revistas internacionales indexadas en JCR

Fecha de inicio-fin: 2016 - 2017

8 **Nombre de la actividad:** Journal of Parallel and Distributed Computing (JPDC)

Funciones desempeñadas: Revisor de artículos en revistas internacionales indexadas en JCR

Fecha de inicio-fin: 2005 - 2017



- 9** **Nombre de la actividad:** IEEE Transactions on Computer-Aided Design of Integrated Circuits and Systems (TCAD)
Funciones desempeñadas: Revisor de artículos en revistas internacionales indexadas en JCR
Fecha de inicio-fin: 2016 - 2016
- 10** **Nombre de la actividad:** Microprocessors and Microsystems
Funciones desempeñadas: Revisor de artículos en revistas internacionales indexadas en JCR
Fecha de inicio-fin: 2016 - 2016
- 11** **Nombre de la actividad:** IEEE Transactions on Parallel and Distributed Systems (TPDS)
Funciones desempeñadas: Revisor de artículos en revistas internacionales indexadas en JCR
Fecha de inicio-fin: 2003 - 2015
- 12** **Nombre de la actividad:** IEEE Computer Architecture Letters (CAL)
Funciones desempeñadas: Revisor de artículos en revistas internacionales indexadas en JCR
Fecha de inicio-fin: 2007 - 2014
- 13** **Nombre de la actividad:** Canadian Journal of Electrical and Computer Engineering
Funciones desempeñadas: Revisor de artículos en revistas internacionales indexadas en JCR
Fecha de inicio-fin: 2013 - 2013
- 14** **Nombre de la actividad:** IFIP International Conference on Network and Parallel Computing (NPC): 2012
Funciones desempeñadas: Revisor de artículos en congresos internacionales
Fecha de inicio-fin: 2012 - 2012
- 15** **Nombre de la actividad:** IET Circuits, Devices & Systems
Funciones desempeñadas: Revisor de artículos en revistas internacionales indexadas en JCR
Fecha de inicio-fin: 2012 - 2012
- 16** **Nombre de la actividad:** International Symposium on Low Power Electronics and Design (ISLPED): 2012, 2010
Funciones desempeñadas: Revisor de artículos en congresos internacionales
Fecha de inicio-fin: 2010 - 2012
- 17** **Nombre de la actividad:** IEEE Micro
Funciones desempeñadas: Revisor de artículos en revistas internacionales indexadas en JCR
Fecha de inicio-fin: 2010 - 2010
- 18** **Nombre de la actividad:** International Symposium on Computer Architecture (ISCA): 2010, 2006, 2001
Funciones desempeñadas: Revisor de artículos en congresos internacionales
Fecha de inicio-fin: 2001 - 2010
- 19** **Nombre de la actividad:** IEEE International Parallel and Distributed Processing Symposium (IPDPS): 2009, 2006, 2005, 2004
Funciones desempeñadas: Revisor de artículos en congresos internacionales
Fecha de inicio-fin: 2004 - 2009
- 20** **Nombre de la actividad:** International Symposium on High-Performance Interconnects (Hot Interconnects): 2008
Funciones desempeñadas: Revisor de artículos en congresos internacionales



Fecha de inicio-fin: 2008 - 2008

21 Nombre de la actividad: International Conference on Parallel Architectures and Compilation Techniques (PACT): 2008, 2003

Funciones desempeñadas: Revisor de artículos en congresos internacionales

Fecha de inicio-fin: 2003 - 2008

22 Nombre de la actividad: Europar 2007

Funciones desempeñadas: Revisor de artículos en congresos internacionales

Fecha de inicio-fin: 2007 - 2007

23 Nombre de la actividad: IEEE Transactions on VLSI Systems (TVLSI)

Funciones desempeñadas: Revisor de artículos en revistas internacionales indexadas en JCR

Fecha de inicio-fin: 2007 - 2007

24 Nombre de la actividad: IADIS Applied Computing Conference: 2007, 2006, 2005, 2004

Funciones desempeñadas: Revisor de artículos en congresos internacionales

Fecha de inicio-fin: 2004 - 2007

25 Nombre de la actividad: International Conference on Supercomputing: 2007, 2003

Funciones desempeñadas: Revisor de artículos en congresos internacionales

Fecha de inicio-fin: 2003 - 2007

26 Nombre de la actividad: International Conference on Parallel and Distributed Systems (ICPADS): 2006

Funciones desempeñadas: Revisor de artículos en congresos internacionales

Fecha de inicio-fin: 2006 - 2006

27 Nombre de la actividad: IEE Proceedings – Computers and Digital Techniques (CDT)

Funciones desempeñadas: Revisor de artículos en revistas internacionales indexadas en JCR

Fecha de inicio-fin: 2003 - 2006

28 Nombre de la actividad: International Conference on Parallel Processing (ICPP): 2005

Funciones desempeñadas: Revisor de artículos en congresos internacionales

Fecha de inicio-fin: 2005 - 2005

29 Nombre de la actividad: International Symposium on Code Generation and Optimization (CGO): 2005

Funciones desempeñadas: Revisor de artículos en congresos internacionales

Fecha de inicio-fin: 2005 - 2005

30 Nombre de la actividad: International Symposium on Computer Architecture and High Performance Computing (SBAC-PAD): 2004

Funciones desempeñadas: Revisor de artículos en congresos internacionales

Fecha de inicio-fin: 2004 - 2004

31 Nombre de la actividad: International Symposium on High Performance Computing (ISHPC): 2003

Funciones desempeñadas: Revisor de artículos en congresos internacionales

Fecha de inicio-fin: 2003 - 2003

32 Nombre de la actividad: International SC2002 High Performance Networking and Computing

Funciones desempeñadas: Revisor de artículos en congresos internacionales

Fecha de inicio-fin: 2002 - 2002



33 **Nombre de la actividad:** International Symposium on Parallel Algorithms and Architectures (SPAA): 2001
Funciones desempeñadas: Revisor de artículos en congresos internacionales
Fecha de inicio-fin: 2001 - 2001

34 **Funciones desempeñadas:** Evaluador Proyectos Investigación ANEP
Entidad de realización: Agencia Estatal de Investigación
Tipo de entidad: Agencia Estatal
Fecha de inicio: 2018

Otros méritos

Estancias en centros de I+D+i públicos o privados

Entidad de realización: IBM TJ Watson Research Center
Tipo de entidad: Centro de I+D
Ciudad entidad realización: Yorktown Heights (Nueva York), Estados Unidos de América
Fecha de inicio-fin: 01/07/2002 - 31/08/2002
Duración: 62 días
Objetivos de la estancia: Contratado/a
Tareas contrastables: Verificación del Supercomputador Bluegene/L

Ayudas y becas obtenidas

- 1** **Nombre de la ayuda:** Beca para una estancia de duración corta en el extranjero
Finalidad: Predoctoral
Entidad concesionaria: Fundación Cultural Esteban Romero
Fecha de concesión: 03/07/2002
- 2** **Nombre de la ayuda:** Beca de Formación de Personal Investigador
Finalidad: Predoctoral
Entidad concesionaria: FUNDACION SENECA AGENCIA DE CIENCIA Y TECNOLOGIA DE LA REGION DE MURCIA
Fecha de concesión: 1998

Sociedades científicas y asociaciones profesionales

Nombre de la sociedad: Sociedad Española de Arquitectura y Tecnología de Computadores (SARTECO)
Ciudad entidad afiliación: España
Fecha de inicio: 11/2006



Consejos editoriales

- 1 **Nombre del Consejo editorial:** Comité Editorial de la Revista Internacional / Editorial Board International
Journal MDPI Electronics (JCR 2018: 1.764-Q3)
Entidad de afiliación: MDPI
Fecha de inicio: 07/2019
- 2 **Nombre del Consejo editorial:** Comité Editorial de la Revista Internacional / Editorial Board International
Journal Scientific Programming (JCR 2017: 1.344-Q2)
Entidad de afiliación: Hindawi
Fecha de inicio: 09/2018
- 3 **Nombre del Consejo editorial:** Comité Editorial de la Revista Internacional / Editorial Board International
Journal IEEE Transactions on Parallel and Distributed Systems (JCR 2014: 2.170-Q1)
Entidad de afiliación: IEEE Computer Society
Fecha de inicio: 04/2010 **Duración:** 4 años - 1 mes

Premios, menciones y distinciones

- 1 **Descripción:** Premio al mejor artículo en el track de Arquitectura de Computadores en el 25th IEEE Int'l Parallel and Distributed Processing Symposium (IPDPS 2011), Mayo 2011. Ratio de aceptación: 19,5% (111/570 enviados).
Entidad concesionaria: 25th IEEE Int'l Parallel and Distributed Processing Symposium (IPDPS 2011)
Fecha de concesión: 19/05/2011
- 2 **Descripción:** Artículo de portada en IEEE Transactions of Parallel and Distributed Systems (Q1)
Entidad concesionaria: IEEE Transactions of Parallel and Distributed Systems
Fecha de concesión: 12/2010
- 3 **Descripción:** Premio Extraordinario de Doctorado
Entidad concesionaria: Facultad de Informática - **Tipo de entidad:** Universidad
Universidad de Murcia
Fecha de concesión: 28/01/2004

Resumen de otros méritos

- 1 **Descripción del mérito:** Editor del Número Especial / Editor for the Special Issue "Processors, Interconnects, Storage and Caches for Exascale Systems" in Intl. Journal Concurrency and Computation: Practice & Experience. July 2019. JCR-indexed (Q3).
Fecha de concesión: 2019
- 2 **Descripción del mérito:** Revisor de proyectos de investigación para / Reviewer of research projects for Austrian Science Fund (FWF), Austria.
Fecha de concesión: 09/2018
- 3 **Descripción del mérito:** Conferencia invitada en la Universidad de Murcia / Invited conference at Universidad de Murcia: "Meltdown and Spectre Vulnerabilities: Causes, Risks and Possible Mitigations", Murcia, 16 February 2018.



Fecha de concesión: 02/2018

- 4 Descripción del mérito:** Revisor de proyectos de investigación para / Reviewer of research projects for Agencia Estatal de Investigación (AEI), Spain.
Fecha de concesión: 2018
- 5 Descripción del mérito:** Moderador / Chairman Session 8 “Data Aggregation and Hardware/Software Co-design Approaches” 2017 Int’l Conference on Supercomputing, Chicago (USA), 16 June 2017.
Fecha de concesión: 06/2017
- 6 Descripción del mérito:** Oponente en la tesis doctoral de / Opponent in the PhD Thesis of Mahdad Davari entitled “Advances Towards Data-Race-Free Cache Coherence Through Data Classification”, Uppsala Universitet (Sweden), 8 June 2017.
Fecha de concesión: 06/2017
- 7 Descripción del mérito:** Moderador / Chairman session 8 “Transactional Memory” 12th HiPEAC Conference, Stockholm (Sweden), 24 January 2017.
Fecha de concesión: 01/2017
- 8 Descripción del mérito:** Revisor de proyectos de investigación para / Reviewer of research projects for Israel Science Foundation (ISF), Israel.
Fecha de concesión: 04/2016
- 9 Descripción del mérito:** Keynote at the 3er Int’l Workshop on On-Chip Memory Hierarchies and Interconnects (OMHI): “Increased Hardware Support for Efficient Communication and Synchronization in Future Manycores”, Porto (Portugal), 26 September 2014.
Fecha de concesión: 08/2014
- 10 Descripción del mérito:** Conferencia invitada en la Universidad de Málaga / Invited conference at Universidad de Málaga: “Efficient Communication and Synchronization in Manycores”, Málaga, 6 July 2012.
Fecha de concesión: 07/2012
- 11 Descripción del mérito:** Revisor de proyectos de investigación para / Reviewer of research projects for City University of Hong Kong, China.
Fecha de concesión: 03/2012
- 12 Descripción del mérito:** Participante en la mesa redonda “Laboratorios de investigación: nuevas salidas profesionales” dentro de los Cursos de Verano 2004, Universidad de Castilla-La Mancha, 8 de julio de 2004.
Fecha de concesión: 06/2004
- 13 Descripción del mérito:** Participante en la mesa redonda que sucedió a la conferencia “Supercomputadores: pasado, presente y futuro”, impartida por el Prof. Dr. José Duato Marín, Facultad de Informática, Universidad Politécnica de Valencia, 9 de enero de 2003.
Fecha de concesión: 01/2003
- 14 Descripción del mérito:** Miembro de la red de excelencia europea HiPEAC.
- 15 Descripción del mérito:** Participación por invitación en el tribunal de 11 tesis doctorales.