

PLIEGO DE PRESCRIPCIONES TÉCNICAS

Contratación de: Sistema de prototipado MultiFPGA para Modelado y Desarrollo de Sistemas Multinúcleo con 256 procesadores

Presupuesto máximo licitación (IVA excluido): 67.151,60 euros

DESCRIPCIÓN TÉCNICA:

Para el modelado de arquitecturas y sistemas multinúcleo con más de 256 procesadores se hace necesario la utilización de sistemas de prototipado complejos y eficientes basados en múltiples dispositivos FPGA con elevadas capacidades. Por ello, se solicita un sistema de prototipado avanzado basado en múltiples FPGAs con elevada capacidad y escalable (que pueda ser ampliado en el futuro). El sistema consta de los siguientes elementos con las características técnicas mínimas indicadas:

- Sistema de placa base para soporte de 4 dispositivos FPGA interconectados entre ellos a través de la propia placa.
 - Capacidad para 48 Millones de puertas por placa
 - Conexión punto a punto entre los 4 dispositivos FPGA conectados en placa.
 - Mínimo de 4000 señales de Entrada/Salida y conexión con las FPGA
 - o 32 Regiones de voltaje ajustables
 - Ancho de banda de 1.8 Gbps
 - O Capacidad de extensión hasta un total de 20 FPGAs conectando diferentes placas entre si (en incrementos de uno), conexionado de placas en dos dimensiones.

JUAN COAS POSODAS



- 4 Dispositivos FPGA (en el sistema base)
 - o Virtex-7 XC7V2000T (o similar, de capacidades similares o superiores)
 - o 12 Millones de puertas
- Cableado y Accesorios de conectividad
 - O Cableado para conexionado entre los sistemas FPGA en la placa
 - o Cableado de alimentación
 - o Posibilidad de extensión a Gigabit Ethernet
- Servicio de garantia
 - O La empresa suministradora debe disponer de un servicio técnico que ofrezca servicio de mantenimiento y adiestramiento al usuario responsable del sistema.
 - La empresa suministradora debe ofrecer una garantía, como mínimo de un año, de todos los componentes, a partir de la fecha de recepción del equipo.

Valencia a 13 de Junio de 2014,

67 h

June Culs Dosams

Juan Carlos Cano Escribá

Director Departamento DISCA