UNIVERSITAT POLITÈCNICA DE VALÈNCIA

DIRECCIÓN DELEGADA DE EMPRENDIMIENTO Y EMPLEO

COMISIÓN DE PRÁCTICAS DE ESTUDIANTES UPV EN LA UPV

Nº SOLICITUD: 601209

Fecha solicitud: 15/06/2017

Fecha aprobación: 21/06/2017

Solicitante (Responsable de la aplicación presupuestaria)

Nombre	Petit Marti, Salvador Vicente

Condiciones de la práctica

Entidad	Dpto. de Informatica de Sistemas y Computadores (DISCA)
Bolsa (€/mes)	180
Dedicación (horas)	180
Duración (meses)	6
Nº prácticas	1

Titulación o titulaciones

156 - Grado en Ingenieria Informatica

Descripcion de la práctica

Proyecto Formativo

Indicar objetivos educativos, actividades a desarrollar, forma prevista de orientacion y seguimiento

La practica se centrara en procesadores Intel que implementen la tecnologia CAT (cache allocation technology). Esta tecnologia permite especificar la cantidad de la memoria cache de ultimo nivel (LLC) que se asigna cada COS (class of service) constituida por una sola aplicacion o conjunto de aplicaciones.

El objetivo es definir en tiempo de ejecucion que aplicaciones constituirian cada COS, estimar sus necesidades de prestaciones, y asignar espacio en consecuencia.

Entre las actividades a desarrollar se tendrian. Actividad 1. Estimacion de interterferencias entre aplicaciones en tiempo de ejecucion. Actividad 2. Criterios de clasificacion de aplicaciones en COS. Actividad 3. Politicas de reparto de espacio de cache.

Las actividades a desarrollar estarian monitorizadas por un estudiante de doctorado con una reunion semanal o quincenal con el profesor que realiza la propuesta y su equipo de trabajo.

Comentarios

Esta planteada para la asignatura de Arquitecturas Avanzadas (11582)