

## SESIONES POR EMPRESAS

### LEYENDA:

Semiconductors Industry	Digital Design & Verification	Analog Design	SW / HW Codesign	Measurements
-------------------------	-------------------------------	---------------	------------------	--------------

### Austria Microsystems (AMS – OSRAM)

CODIGO	AMS_1
NOMBRE	Diseño de circuitos integrados: Experiencia en una empresa internacional de la industria microelectrónica
DURACIÓN	2 horas
PERSONAL	Rafael Serrano-Gotarredona

CODIGO	AMS_2
NOMBRE	Pressure sensors
DURACIÓN	2 horas
PERSONAL	Joel Bertomeu

CODIGO	AMS_3
NOMBRE	Diseño de circuitos analógicos para ASICs médicas e industriales
DURACIÓN	2 horas
PERSONAL	José Manuel García González

CODIGO	AMS_4
NOMBRE	Diseño digital de circuitos para ASIC's con aplicaciones médicas e industriales "from RTL to Si"
DURACIÓN	2 horas
PERSONAL	Luis Pérez Lafuente

CODIGO	AMS_5
NOMBRE	Temperature sensors design
DURACIÓN	1 horas
PERSONAL	Sebastien Poirier

## Analog Devices Inc. (ADI)

CODIGO	ADI_1
NOMBRE	A brief history of the semiconductor industry
DURACIÓN	1 hora
PERSONAL	Santiago Iriarte

CODIGO	ADI_2
NOMBRE	Steps to make a successful chip
DURACIÓN	2 horas
PERSONAL	Miguel Usach

CODIGO	ADI_3
NOMBRE	Digital Verification. Basic concepts
DURACIÓN	2 horas
PERSONAL	Pepe Juan Cerdà

CODIGO	ADI_4
NOMBRE	Digital Verification II. UVM
DURACIÓN	2 horas
PERSONAL	Claudio Barriuso

CODIGO	ADI_6
NOMBRE	Vital Sign Monitoring applications
DURACIÓN	2 horas
PERSONAL	Jose Carlos Conchell

CODIGO	ADI_7
NOMBRE	ECG, SPO2
DURACIÓN	1,5 horas
PERSONAL	Roberto Muñoz

CODIGO	ADI_8
NOMBRE	Cap Touch
DURACIÓN	1,5 horas
PERSONAL	Enrique Company Bosch

CODIGO	ADI_9
NOMBRE	From silicon to cloud
DURACIÓN	1 hora
PERSONAL	Alvaro Yebenes

CODIGO	ADI_10
NOMBRE	Time of Flight
DURACIÓN	1 hora
PERSONAL	Nofre Sanmartín Vich & Amina Achaibou

CODIGO	ADI_11
NOMBRE	Optical Image Stabilization
DURACIÓN	1 hora
PERSONAL	José Cañada

CODIGO	ADI_12
NOMBRE	Digital Design
DURACIÓN	2,5 horas
PERSONAL	Lucas Valentín

CODIGO	ADI_13
NOMBRE	Introduction to analog design
DURACIÓN	2,5 horas
PERSONAL	Jesús Bonache

CODIGO	ADI_14
NOMBRE	Converters (DACs and ADCs)
DURACIÓN	2 horas
PERSONAL	Ramón Tortosa

CODIGO	ADI_15
NOMBRE	Power Management for Integrated Circuits
DURACIÓN	2 horas
PERSONAL	Ricardo Coimbra

CODIGO	ADI_16
NOMBRE	IC Analog Layout
DURACIÓN	1 hora
PERSONAL	Miriam Naranjo

CODIGO	ADI_17
NOMBRE	Introduction to the Measurement teams in ADI
DURACIÓN	1 hora
PERSONAL	Francisco Sevilla

CODIGO	ADI_18
NOMBRE	Measurement techniques for DACs and ADCs
DURACIÓN	1 hora
PERSONAL	Pedro Tomas

CODIGO	ADI_19
NOMBRE	System level testing: EMC and robustness measurements
DURACIÓN	1 hora
PERSONAL	David Martinez

CODIGO	ADI_20
NOMBRE	Testing real-life systems
DURACIÓN	1 hora
PERSONAL	Juan Francisco Valero

## MAXLINEAR

CODIGO	MAX_1
NOMBRE	Fully Integrated Frequency Synthesizers: PLLs for Modern Wireless Communications Systems
DURACIÓN	3 horas
PERSONAL	Juan Pablo Alegre Pérez

CODIGO	MAX_2
NOMBRE	WiFi7 Physical layer transceiver design. An overview
DURACIÓN	3 horas
PERSONAL	Antonio Arregui De la Cruz

CODIGO	MAX_3
NOMBRE	Clock Distribution for Modern RF ICs: an overview
DURACIÓN	3 horas
PERSONAL	Alejandro Acuña Muñoz

CODIGO	MAX_4
NOMBRE	SW/HW codesign: FW architectures and development process during System On Chip design
DURACIÓN	3 horas
PERSONAL	Paco Escuder Roberto

CODIGO	MAX_5
NOMBRE	Digital verification: practical use case
DURACIÓN	3 horas
PERSONAL	Samuel Rodriguez Rodriguez y Raul Sahuquillo Valle

CODIGO	MAX_6
NOMBRE	Low Dropout voltage regulators design
DURACIÓN	3 horas
PERSONAL	Guillermo Darder Calabuig

## BOSCH

CODIGO	BOSCH_1
NOMBRE	Automotive RADAR systems
DURACIÓN	2 horas
PERSONAL	David Balaguer Andrés

CODIGO	BOSCH_2
NOMBRE	Component design in 70-80 GHz range
DURACIÓN	2 horas
PERSONAL	Miguel Chanca Martín

CODIGO	BOSCH_3
NOMBRE	Silicon evaluation of complex SOCs
DURACIÓN	2 horas
PERSONAL	Jaume Espinosa

CODIGO	BOSCH_4
NOMBRE	Digital Mixed signal verification
DURACIÓN	2 horas
PERSONAL	Ovidiu Balan

CODIGO	BOSCH_5
NOMBRE	Clock domain crossing in digital design
DURACIÓN	2 horas
PERSONAL	Pablo Cruz

## UPV

CODIGO	UPV_3
NOMBRE	Codiseño en FPGA
DURACIÓN	2 horas
PERSONAL	Ricardo Colom Palero

CODIGO	UPV_4
NOMBRE	Bandgaps and current references
DURACIÓN	2 horas
PERSONAL	Vicente Herrero Bosch

CODIGO	UPV_2
NOMBRE	Non-linear circuits
DURACIÓN	2 horas
PERSONAL	Vicente Herrero Bosch

BLOQUE	CÓDIGO	HORAS	TÍTULO
Semiconductors Industry (5h)	AMS_1	2	Diseño de circuitos integrados: Experiencia en una empresa internacional de la industria microelectrónica
	ADI_1	1	A brief history of the semiconductor industry
	ADI_2	2	Steps to make a successful chip
Digital Design & Verification (17,5h)	ADI_12	2,5	Digital Design
	AMS_4	2	Diseño digital de circuitos para ASIC's con aplicaciones médicas e industriales "from RTL to Si"
	ADI_3	2	Digital Verification I. Basic concepts
	ADI_4	2	Digital Verification II. UVM
	MAX_5	3	Digital verification: practical use case (I)
	BOSCH_3	2	Silicon evaluation of complex SOCs
	BOSCH_4	2	Digital Mixed signal verification
	BOSCH_5	2	Clock domain crossing in digital design
Analog Design (26h)	ADI_13	2,5	Introduction to analog design
	AMS_3	2	Diseño de circuitos analógicos para ASICs médicas e industriales
	UPV_4	2,5	Bandgaps and current references
	ADI_14	2	Converters (DACs and ADCs)
	ADI_15	2	Power Management for Integrated Circuits
	ADI_16	1	IC Analog Layout
	MAX_3	3	Clock Distribution for Modern RF ICs: an overview
	MAX_6	3	Low Dropout voltage regulators design
	BOSCH_2	2	Component design in 70-80 GHz range
	AMS_5	1	Temperature sensors design
	MAX_1	3	Fully Integrated Frequency Synthesizers: PLLs for Modern Wireless Communications Systems
	UPV_2	2	Non linear circuits
Measurements (4h)	ADI_17	1	Introduction to the Measurement teams in AD
	ADI_18	1	Measurement techniques for DACs and ADCs
	ADI_19	1	System level testing: EMC and robustness measurements
	ADI_20	1	Testing real-life systems

SW / HW Codesign  (5,5h)	MAX_4	3	SW/HW codesign: FW architectures and development process during System On Chip design
	UPV_3	2,5	CoDiseño en FPGA
Applications  (15h)	MAX_2	3	WiFi7 Physical layer transceiver design. An overview
	ADI_6	2	Vital Sign Monitoring applications
	ADI_7	1,5	ECG, SPO2
	ADI_8	1,5	Capacitive Touch
	ADI_9	1	From silicon to cloud
	ADI_10	1	Time of Flight
	ADI_11	1	Optical Image Stabilization
	AMS_2	2	Capacitive pressure sensors
	BOSCH_1	2	Automotive RADAR systems
	TOTAL	73h	

Los cursos se impartirán en el aula 2.8 del edificio 4D (ETSIT). La hora de inicio será las 15:00. Se contemplan 10 min de descanso entre seminarios.

L	M	X	J	V	
<b>29</b>	<b>30</b>	<b>31</b>	<b>1</b>	<b>2</b>	MAYO - JUNIO
	AMS_1 (2h)	AMS_4 (2h)		BOSCH_5 (2h)	
	ADI_1 (1h)	ADI_12 (2,5h)		BOSCH_3 (2h)	
	ADI_2 (2h)				
<b>5</b>	<b>6</b>	<b>7</b>	<b>8</b>	<b>9</b>	JUNIO
ADI_3 (2h)	MAX_5 (3h)	MAX_4 (3h)	ADI_13 (2,5h)	AMS_5 (1h)	
ADI_4 (2h)	UPV_4 (2,5h)	UPV_3 (2,5h)	ADI_16 (1h)	ADI_14 (2h)	
<b>12</b>	<b>13</b>	<b>14</b>	<b>15</b>	<b>16</b>	JUNIO
	MAX_3 (3h)		AMS_3 (2h)	ADI_18 (1h)	
	UPV_2 (2h)		MAX_1 (3h)	ADI_19 (1h)	
				BOSCH_1 (2h)	
<b>19</b>	<b>20</b>	<b>21</b>	<b>22</b>	<b>23</b>	JUNIO
ADI_15 (2h)			BOSCH_4 (2h)	ADI_6 (2h)	
ADI_17 (1h)			ADI_10 (1h)	ADI_7 (1,5h)	
ADI_20 (1h)			ADI_11 (1h)		
<b>26</b>	<b>27</b>	<b>28</b>	<b>29</b>	<b>30</b>	JUNIO
MAX_6 (3h)		AMS_2 (2h)	MAX_2 (3h)		
ADI_9 (1h)		ADI_8 (1,5h)	BOSCH_2 (2h)		
<b>3</b>	<b>4</b>	<b>5</b>	<b>6</b>	<b>7</b>	JULIO